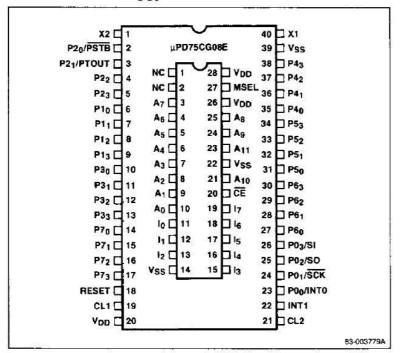
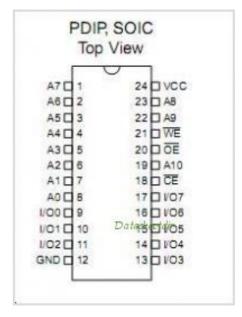
40-Pin Ceramic Piggyback DIP





AT28C16 anstatt 2732 nehmen beim uPD75CG08

Pin 21-/WE aus der Fassung lassen (braucht nicht mit VCC/VDD=+5V verbunden werden). Der wäre sonst mit A11 verbunden, was wir nicht wollen.

/OE liegt an VSS=GND – das sollte so passen

Die anderen Pins passen übereinander