## DIY Projektvortrag

Christof Pfannenmüller

4. Februar 2016

# Wordclock auf einer Platine

#### mein Projekt

#### Was sollte das Projekt enthalten?

- Wordclock
- Möglichkeit mich aufzuwecken
- ▶ klein genug für den Nachttisch -> max. 20cm
- Stromreserve über die Nacht
- viele viele verschiedene Sprachen

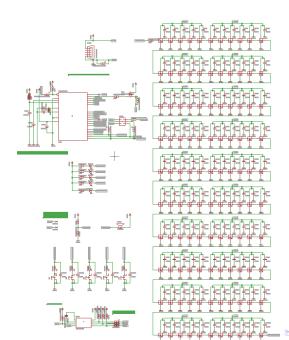
#### mein Workflow

- Pflichten und Lastenheft
- ► Layout in Eagle
- CAD Modell
- ► Frontplatte

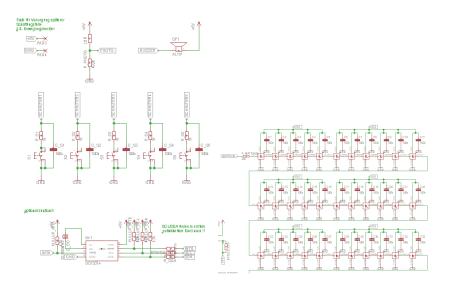
## Layout in Eagle

- möglichst universell
- ► Größe des Vorbildes einhalten

## Layout

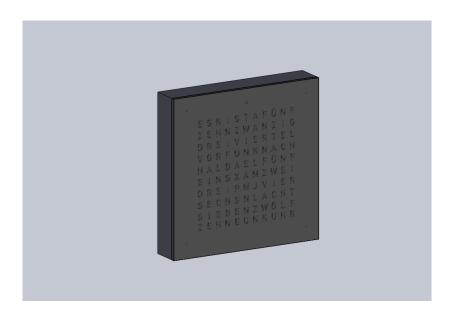


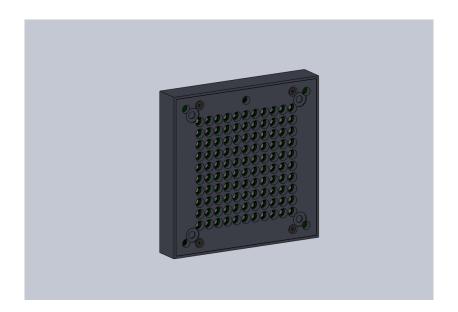
#### Layout

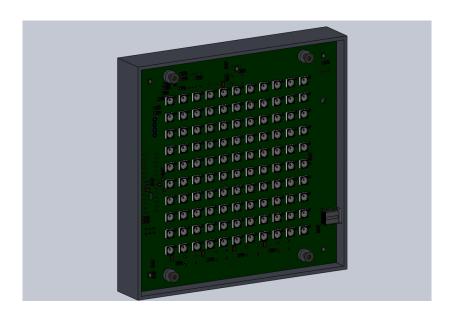


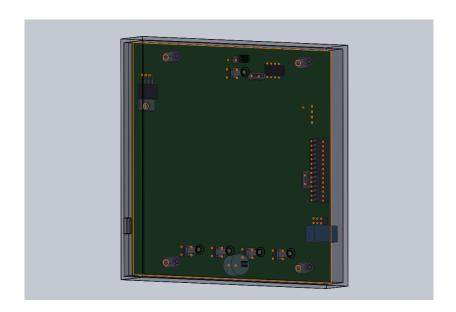
## Qlocktwo als Größenvorbild

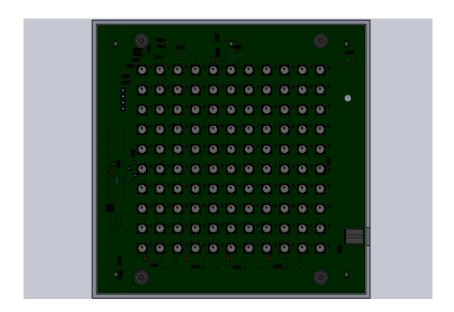


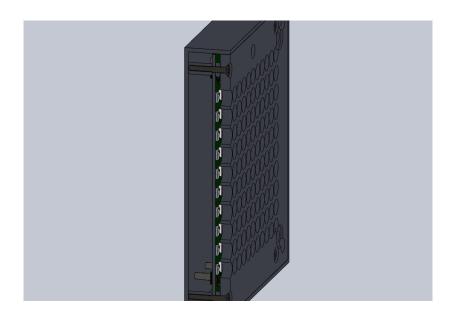












#### Frontplatte

#### Anordnung der Buchstaben

SKISTAFÜNF ESKISTLFÜNF 7 F H N B Y GVORG REIVIERTE ALBVORNACH TGNACHVORJM INSLMEZWE HALBQZWÖLFP INSIEBE FÜNFTOSECHS KDREIRHFÜNF FNIACHT EUNZEHNE ACHTZEHNRS ZWÖLFUNKUHR BSECHSFMUHR

#### Frontplatte

#### meine Frontplatten:

ESKISTAFÜNF ZEHNZWANZIG 000000 DREIVIERTEL V O R F U N K N A C H HALBAELFÜNF EINSXAMZWE REIPMJVIER SECHSNLACHT DDMYYHHMMSS SIEBENZWÖLF ZEHNEUNKUHR

#### Software

- RTC Ansteuerung vs μC
- ▶ light\_ws2812 Library von cpldcpu

## noch Fragen?

