

Semesterarbeit der Technikerschule HF Zürich

Studiengang: Digitaltechnik Labor

Semester: 4ED

Thema

Uhr mit Ausgabe an VGA Display

Ziel:

Es wird eine Uhr im FPGA implementiert. Die aktuelle Zeit wird im 7 Segmentdisplay ausgegeben. Mittels Tasten und Switches muss die Uhr gerichtet werden können.

Optional:

- Der Sekundenimpuls wird als Grafik auf einem VGA Display ausgegeben

Umfang:

- Analyse der Aufgabenstellung
- Definition der Architektur
- Entwurf und Realisierung der ausgewählten Variante
- Simulation und Timing Analyse → Dokumentation
- Dokumentation und Test (Es ist ein Laborbericht zu erstellen)
- Der Umfang der Arbeit ist laufend mit dem Betreuer abzustimmen

Bemerkung

Der Dozent unterstützt den Studenten bei der Entwicklung der Architektur

Diplomand / Diplomandin:

Philipp Frase

Betreuer:

Beat Käppeli

Auftraggeber:

Ausgabe der Arbeit:

Abgabe der Arbeit:

Donnerstag, 24. Januar 2018, 23.59 Uhr

an die Dozentin / den Dozenten

Allgemein:

Als Basis dient der eingereichte Themenvorschlag

Mitbegleitende Dokumente:

- -

Unterschriften

Name Vorname
Studierende / Studierender

Name Vorname
Dozentin / Dozent

Name Vorname
Studiengangleiter
