# 实验 5: 汇编语言编程练习 2

## 22336313 郑鸿鑫

## 一. 实验目的:

熟悉 MIPS 汇编程序开发环境,学习使用 MARS 工具,知道如何查看内存分配,熟悉无符号乘法操作

## 二 . 实验内容和过程:

实验 1: 汇编语言实现以下伪代码,使用移位指令实现乘除法运算

```
一.用汇编程序实现以下伪代码:要求使用移位指令实现乘除法运算。
Int main ()
{
    Int K,Y;
    Int Z[50];
    Y=56;
    For(k=0;k<50;K++) Z[k]=Y-16*(k/4+210);
}</li>
```

#### 代码截图:

```
.data
.text
main:
addi $v0, $0,0  #multi
addi $t2, $t2, 0

Loop:
beq $a1, $0, Exit  #is End?
andi $t0, $a1, 1
beq $0, $t0, Else  #0 to else
addu $v0, $v0, $a0  #v1 = v1 + a0
sltu $t1, $v0, $a0  #test if overflow
add $t2, $t2, $t1
sll $t2, $t2, $t1
sll $t2, $t2, 1
addu $v1, $v1, $t2  #overflow then add 1 to hi_res

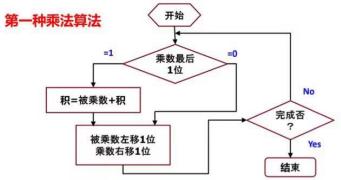
Else:
#andi $t2, $a0, 0x80000000
#xrl $t2, $t2, 31
sll $a0, $a0, 1
srl $a1, $a1, 1
j Loop

Finit.
```

### 运行结果展示:

egment								
Address	Value (+0)	Value (+4)	Value (+8)	Value (+c)	Value (+10)	Value (+14)	Value (+18)	Value (+1c)
0x10010000	0xfffff318	0xfffff318	0xfffff318	0xfffff318	0xfffff308	0xfffff308	0xfffff308	Oxff
0x10010020	0xfffff2f8	0xfffff2f8	0xfffff2f8	0xfffff2f8	0xffffff2e8	0xfffff2e8	0xfffff2e8	0xf1
0x10010040	0xfffff2d8	0xfffff2d8	0xfffff2d8	0xfffff2d8	0xfffff2c8	0xfffff2c8	0xfffff2c8	0xf1
0x10010060	0xffffff2b8	0xfffff2b8	0xfffff2b8	0xfffff2b8	0xffffff2a8	0xffffff2a8	0xfffff2a8	0xf
0x10010080	0xfffff298	0xfffff298	0xfffff298	0xfffff298	0xfffff288	0xfffff288	0xfffff288	0xfi
0x100100a0	0xfffff278	0xfffff278	0xffffff278	0xffffff278	0xfffff268	0xffffff268	0xfffff268	0xff

实验 2: 将乘数放在\$a0,\$a1 中, 将结果放在\$v0,\$v1 中



思考: 如何扩展为带符号的乘法运算, 并写出代码。

#### 代码截图:

## 运行结果展示 (以 5\*6 = 30 为例):

## 结果的高 32 位存储在\$v0 中, 低 32 位存储在\$v1 中

```
| The Control of Contr
```

## 有符号乘法代码:

#### Mult:

```
      subi
      $sp,
      $sp,
      8

      sw
      $a0,
      0($sp)
      # save $a0 in $sp

      sw
      $a1,
      4($sp)
      # save $a1 in $sp+4

      li
      $v0,
      0

      li
      $v1,
      0

      li
      $t0,
      0

      andi
      $t1,
      $a0,
      0x800000000
      # signed extend A

      beqz
      $t1,
      Loop
```

```
not $t3, $t3
Loop:
andi
                                     \# test if the lowest bit of B is 0
          $t1,
                $a1,
                                     # if ture then don't add A
beq
          $t1,
                 0,
                           shift
addu
          $v0,
                 $a0,
                                     # else add A to res
                           $v0
addu
          $v1,
                 $t3,
                                     # test if overflow
sltu
          $t1,
                 $v0,
                           $a0
                                     # overflow then add 1 to hi_res
addu
          $v1,
                 $v1,
                           $t1
shift:
                           0x80000000 # test if the highest bit of lo_A is 1
andi
        $t1,
                 $a0,
          $t1,
                 $t1,
                           31
                                     # adjust result to 1
                                     # shift A
sll
          $a0,
                 $a0,
s11
         $t3,
                $t3,
addu $t3,
                 $t3,
                                     # adjust A
srl
          $a1,
                 $a1,
                                     # shift B
addiu $t0,
                 $t0,
sltiu $t1,
                 $t0,
                                     # loop if i < 31
          $t1,
                $zero,
                                     # corner case: if B is signed then res -= A, which means A
          $t1,
                $t0,
                           32
= -A and loop it once again
bne $t1, $zero,
                           Done
andiu $t1,
                 $a1,
                                     # test if is signed
          $t1,
                $zero,
                           Done
                                     # if not then done
          $a0,
                                     \# else A = -A and loop
not
                 $a0
not
          $t3,
                                     # not and plus 1
addiu $a0,
                 $a0,
          $t1,
                 $a0,
                                     # if lo_A is 0 then overflow
                                     # overflow then add 1 to hi_res
addu $v1,
                 $v1,
j Loop
Done:
lw
          $a0,
                0($sp)
          $a1,
                4($sp)
addiu $sp,
                 $sp, 8
   jr $ra
```

#### 运行结果展示:

2	0xffffffc
3	0x00000048
4	0x00000008
5	0x80000009
	2 3 4 5

大数据测试样例: (有符号和无符号)

实验 3: 实现 swap 代码,作用是将两个寄存器中的数交换,而且必须使用栈来保存局部变量。

#### 代码截图:

```
.data
num1: .word 1
num2: .word 2
    text
    la $a0, num l
    la $a1, num2
swap:
  addi $sp, $sp, -4
  lw $t0, 0($a0)
                   \# temp = *px
      $t0, 0($sp)
  sw
       $t0, 0($a1)
                   #*px = *py
  lw
      $t0, 0($a0)
  sw
       $t0, 0($sp)
                   # *py = temp
       $t0, 0($a1)
  addi $sp, $sp, 4
  lw $a0,0($a0)
  li $v0, 1
  syscall
  lw $a0,0($a1)
  li $v0, 1
  syscall
运行结果展示:
```

```
21
-- program is finished running (dropped off bottom) --
```

说明:代码中将 num1 (1)和 num2 (2)存入\$a0和\$a1中,经过汇编程序后,依次输出\$a0和\$a1中的数,得到结果为 21,说明交换成功。

## 三.实验总结

- 1.实验中较难实现的应该是第二个实验,一开始没有考虑到 32 位数乘法的溢出问题,会导致乘法的最终结果最坏的情况下会达到 64 位,所以依照要求,将结果的高 32 位存储在\$v0 中,低 32 位存储在\$v1 中。基于无符号乘法改进为带符号乘法,只需要进行以下改动,在初始化 A 时对高 32 位进行符号扩展(即符号位为 1 则用 1 补齐,符号位为 0 则用 0 补齐)然后在最后一次循环中如果 B 符号位置位,则应将积减去 A.也就是加上-A.
- 2.无符号位移可以当作乘除 2 的幂运算,带符号算数也可以,对于负数右移,可以证明舍入方向为负方向。
- 3.无符号加法和带符号加法在硬件运算上是一样的,区别只在于溢出时带符号运算会抛出异常,而无符号不会。因此在需要自然溢出时应使用无符号加法。
- 4. 栈的地址从高到低减小,函数开始时将栈指针下移,使用偏移寻址访问栈指针以上分配给该函数的内存空间,函数执行完毕在返回前将栈指针上移。