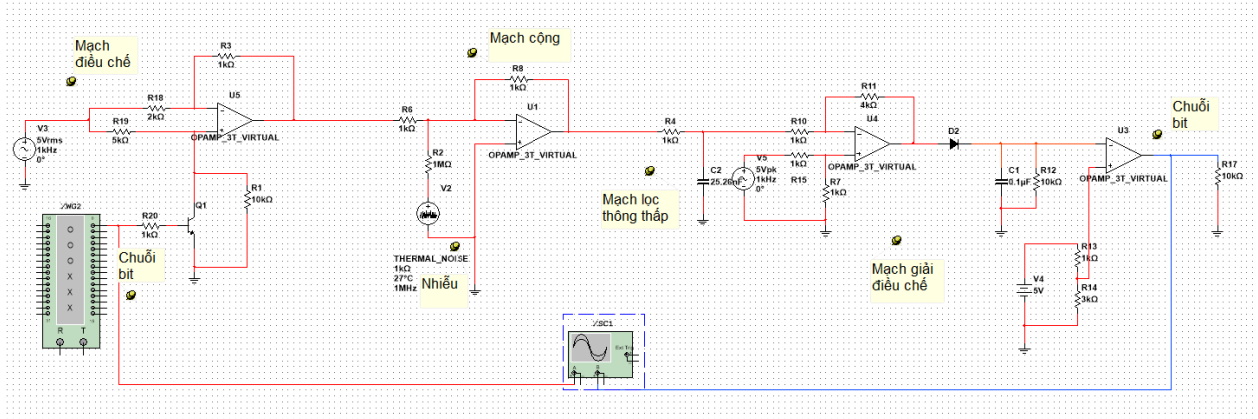


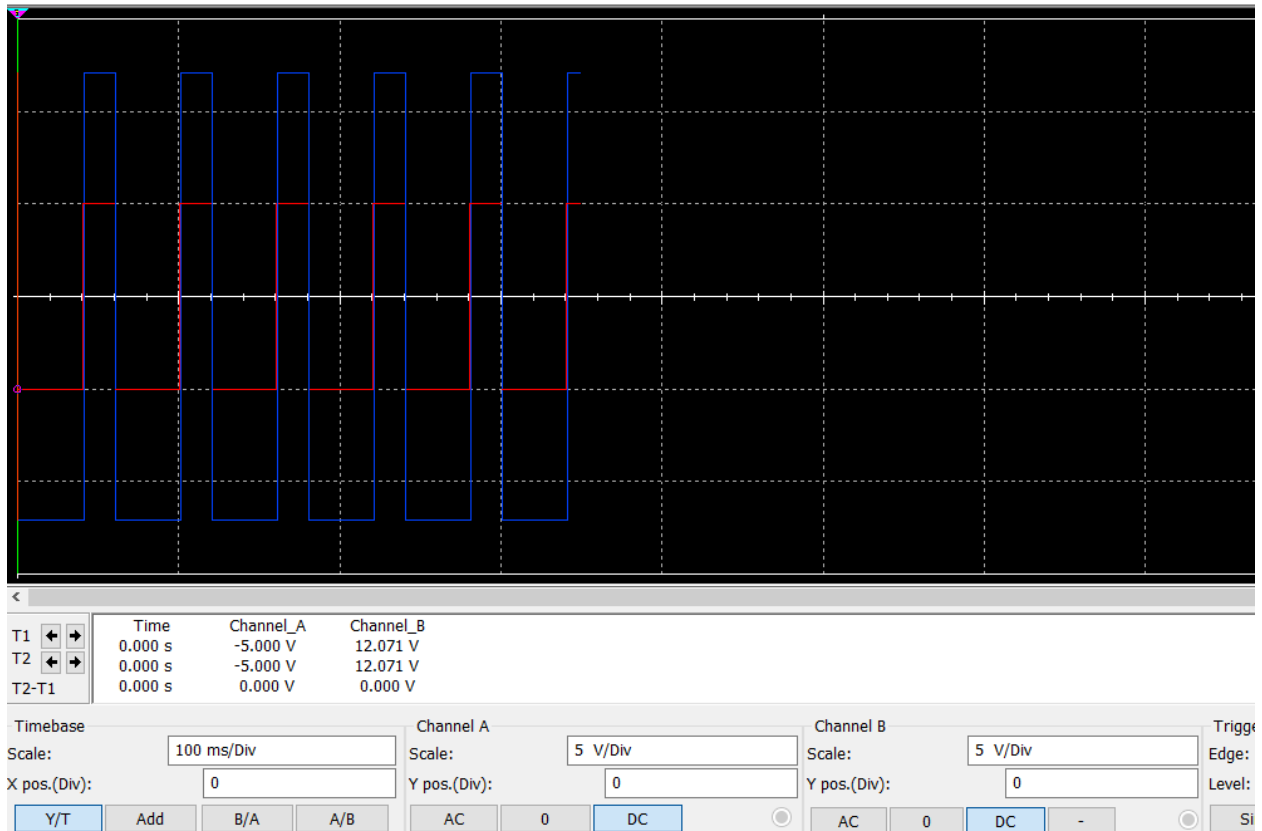
BÁO CÁO BÀI TẬP TUẦN 8

1. Xây dựng mạch mô phỏng hệ thống truyền nhận dữ liệu trong thực tế



- Kết quả khi chạy thực nghiệm

Oscilloscope-XSC1

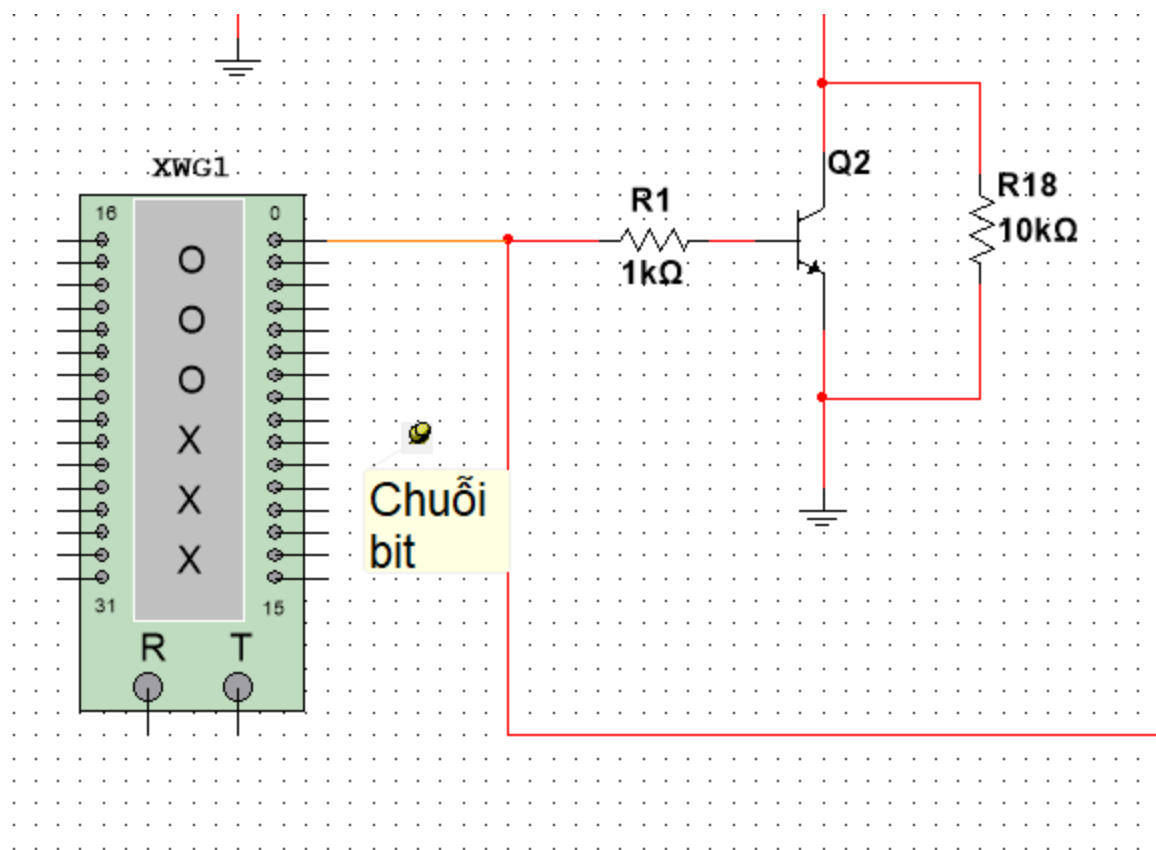


2. Chức năng các khối

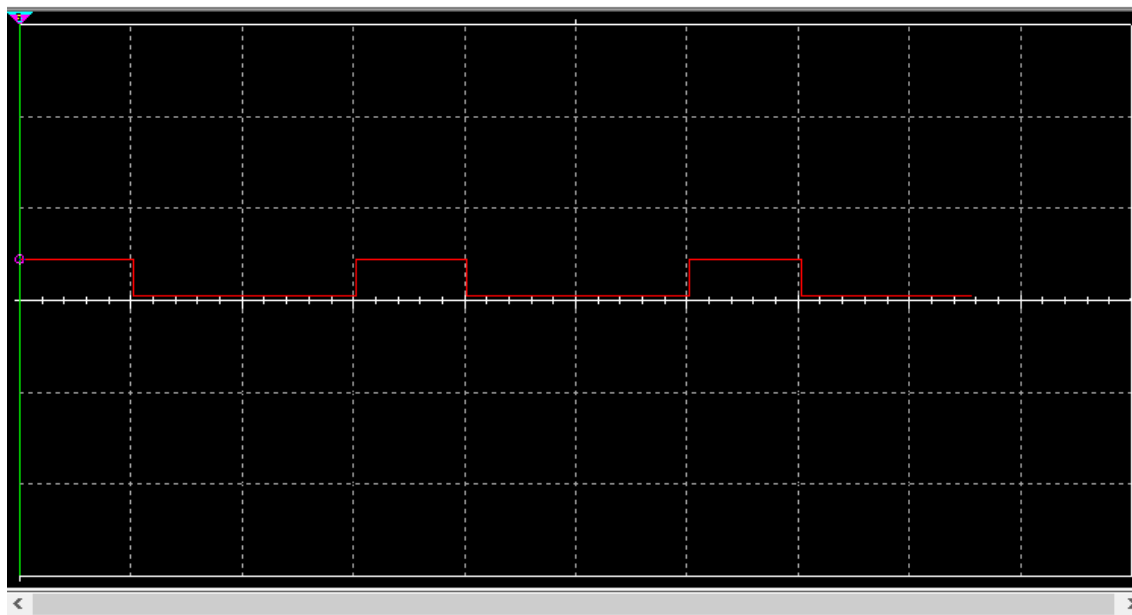
a. Chuỗi bit

Biến đổi chuỗi ký tự gửi đi là “CNTTBK” thành chuỗi bit

- Lắp mạch



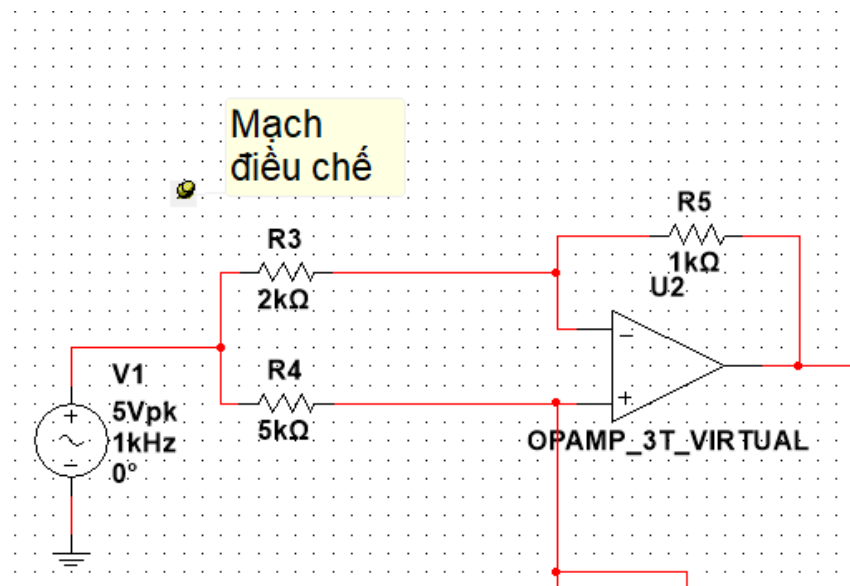
- Kết quả khảo sát



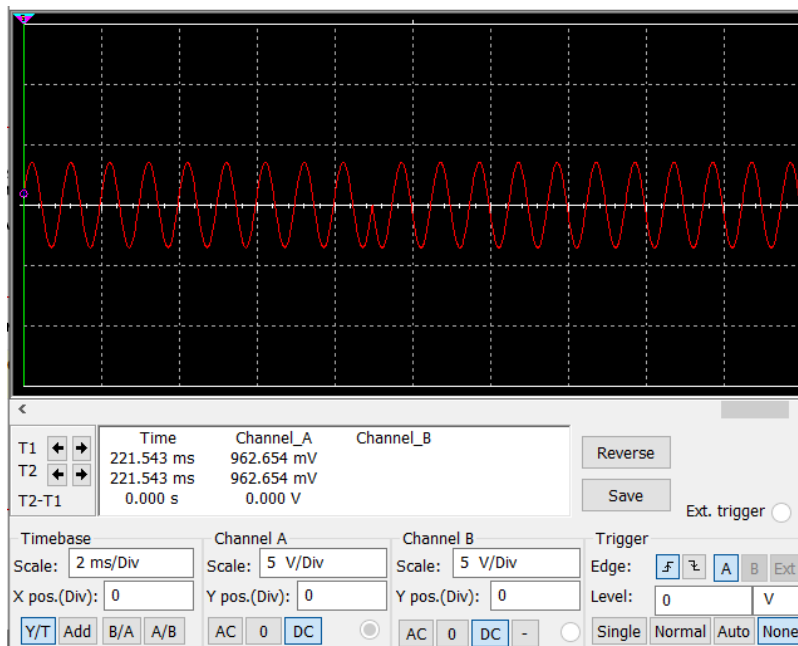
b. Mạch điều chế

- Điều chế số: là việc điều chế mà một sóng mang tương tự sẽ được biến đổi theo một chuỗi bit có chiều dài cố định hoặc thay đổi.
- Tín hiệu điều chế được tạo ra bằng cách nhân toán học thành phần dãy bit cần điều chế và thành phần sóng mang: $S(t) = D(t)C(t)$

• Lắp mạch

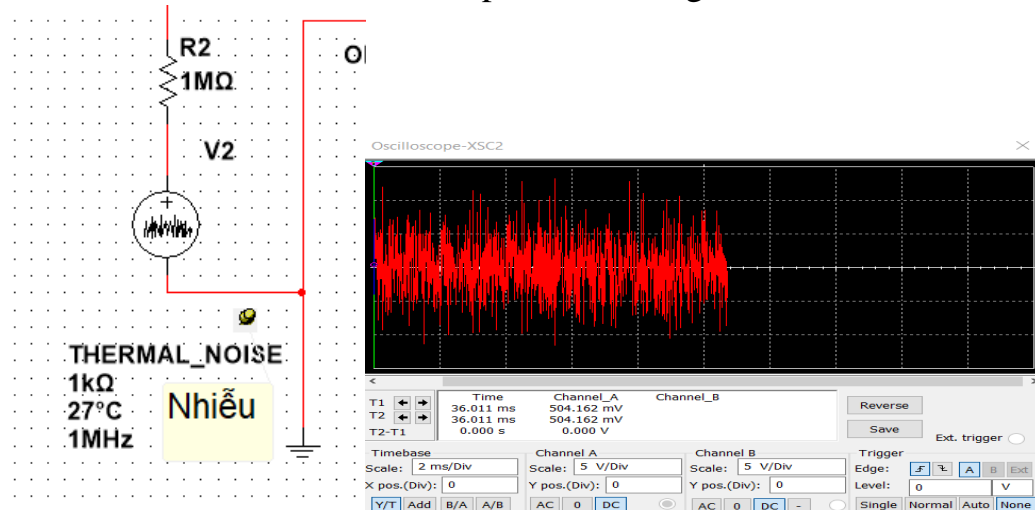


• Kết quả khảo sát



c. Nhiễu

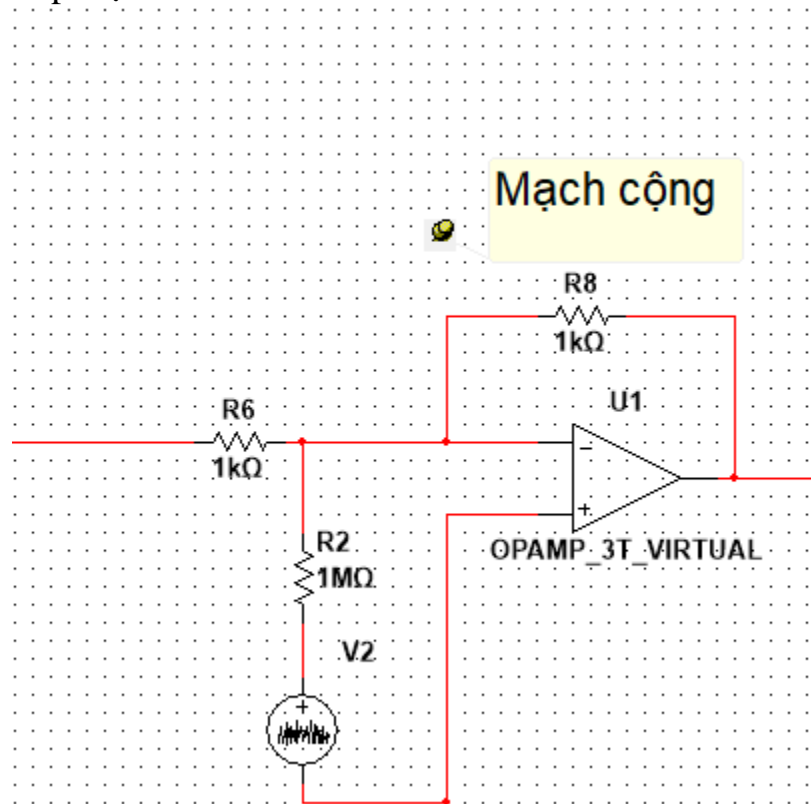
Tạo tín hiệu nhiễu, khiến điện áp đầu ra không ổn định



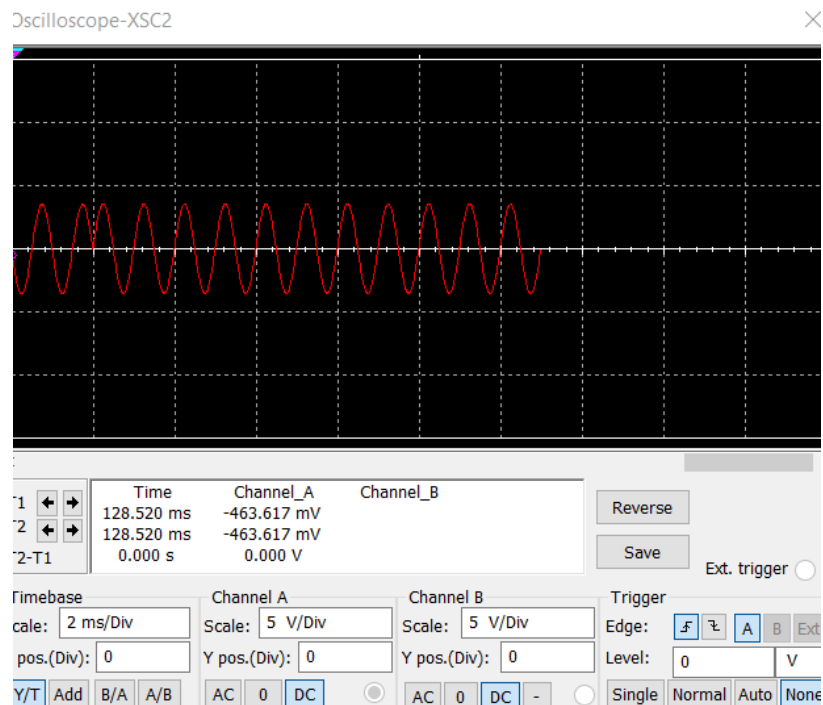
d. Mạch cộng

Điện áp đầu ra là tổng của các điện áp đầu vào

- Lắp mạch



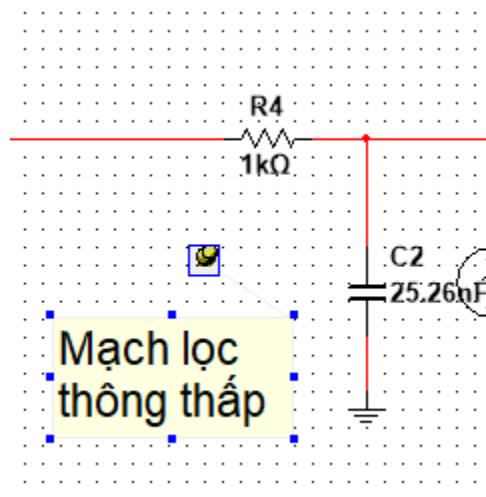
- Kết quả chạy thử



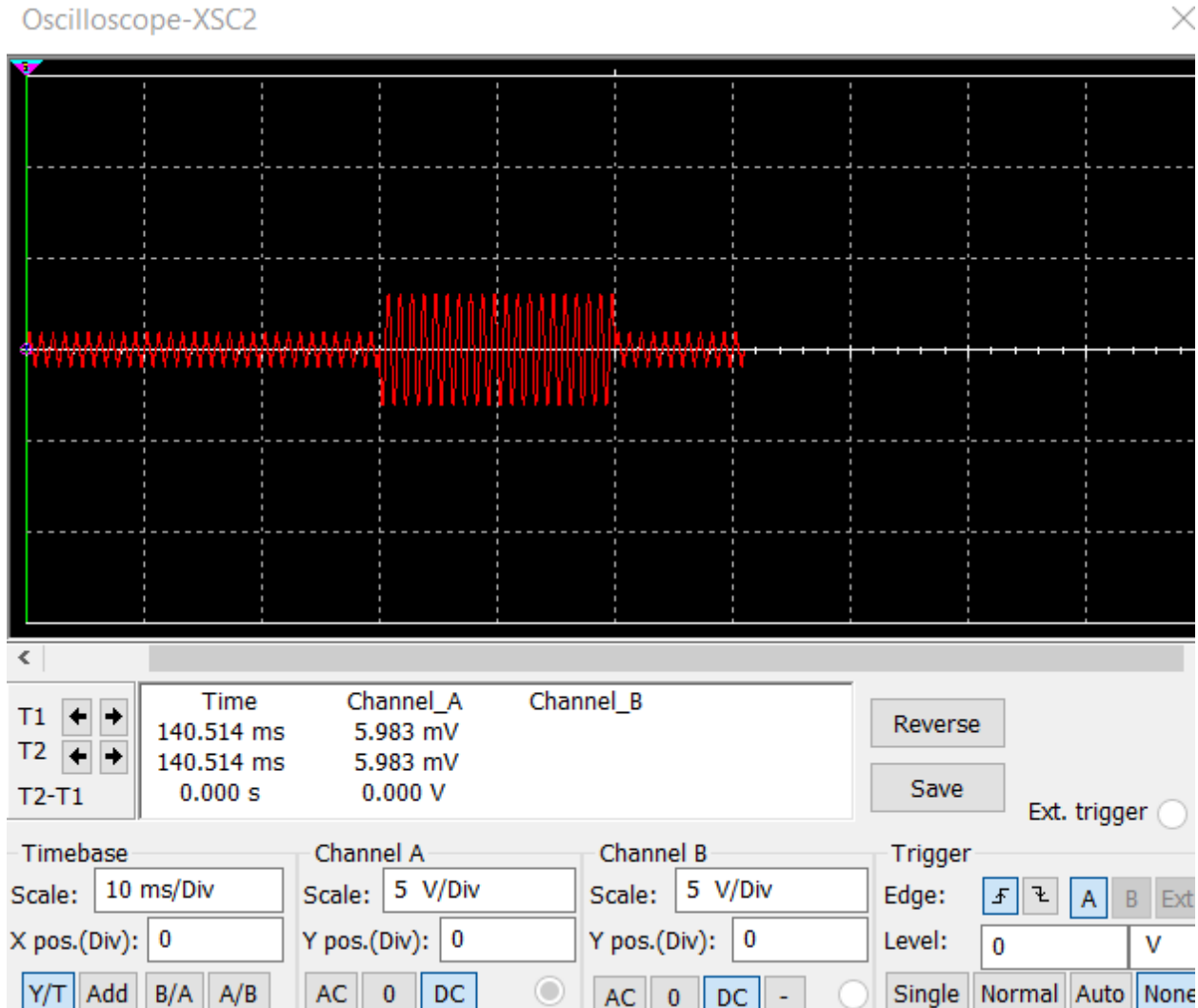
e. Mạch lọc thông thấp

- Lọc với tần số $f=6,3$ kHz
- Tín hiệu đầu vào có chứa thành phần tần số cao.
- Tín hiệu đầu ra không còn thành phần tần số cao nữa, chỉ giữ lại thành phần tần số thấp.
- Pha của tín hiệu đầu ra lệch so với pha của thành phần tần số thấp đầu vào.

* Lắp mạch



- Kết quả chạy thực nghiệm



f. Mạch giải điều chế

* Mạch giải điều chế gồm 2 thành phần:

- Mạch phát hiện biên của tín hiệu
- Mạch so sánh biên để lấy tín hiệu ra.

* Mục đích của phát hiện biên:

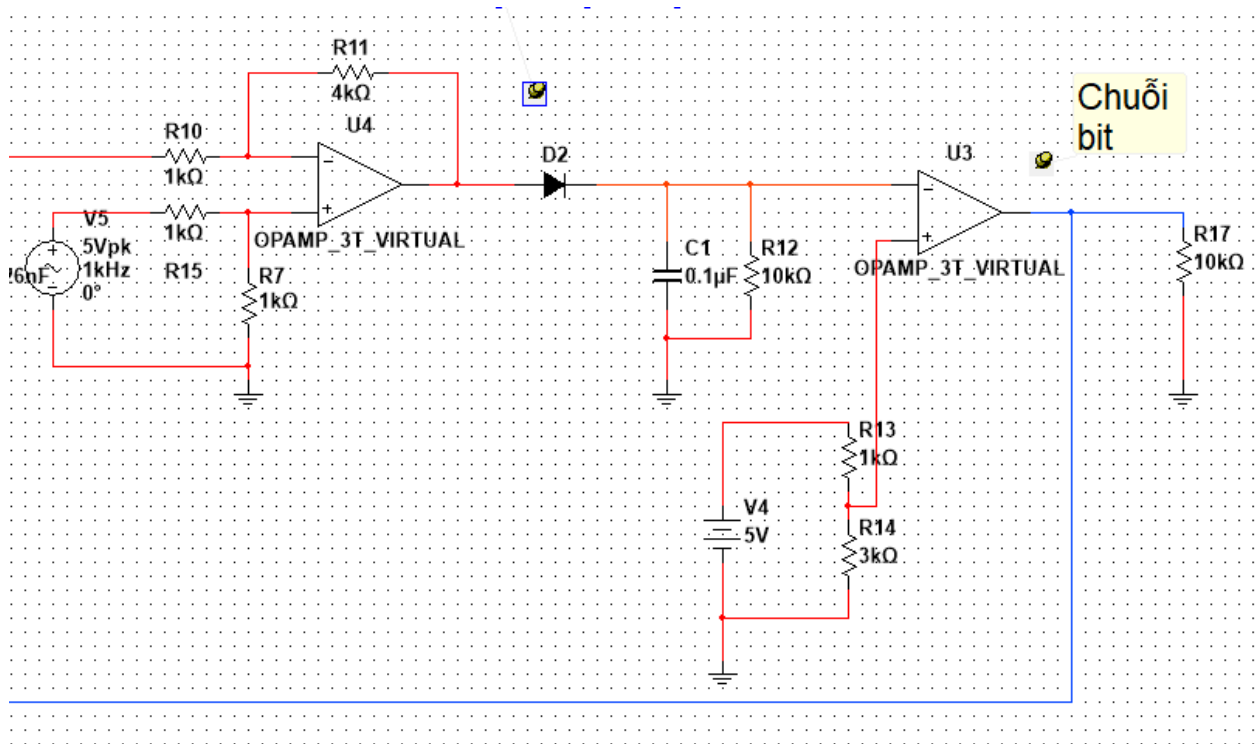
- Xét tín hiệu $E(t) = C(t) - D(t)C(t) = (1 - D(t))C(t)$

- Do $D(t)$ chỉ nhận 2 giá trị “1” và “-1” nên những thành phần cùng pha sẽ triệt tiêu. Tín hiệu $E(t)$ khi đó chỉ còn thành phần khác pha.

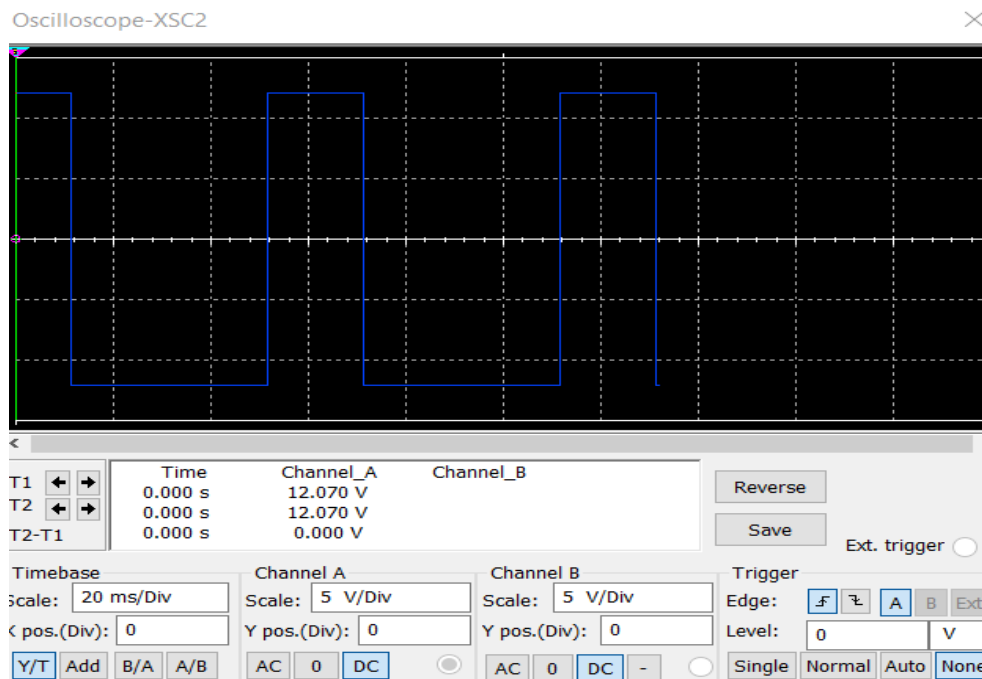
Thành phần này sau đó được loại bỏ 1 chiều bằng cách sử dụng diode và làm phẳng bằng cách sử dụng tụ điện.

* Mục đích của so sánh biên: tín hiệu $E(t)$ sau khi được loại bỏ 1 chiều và làm phẳng được đưa qua mạch so sánh V_{ref} để lấy giá trị đầu ra.

* Lắp mạch

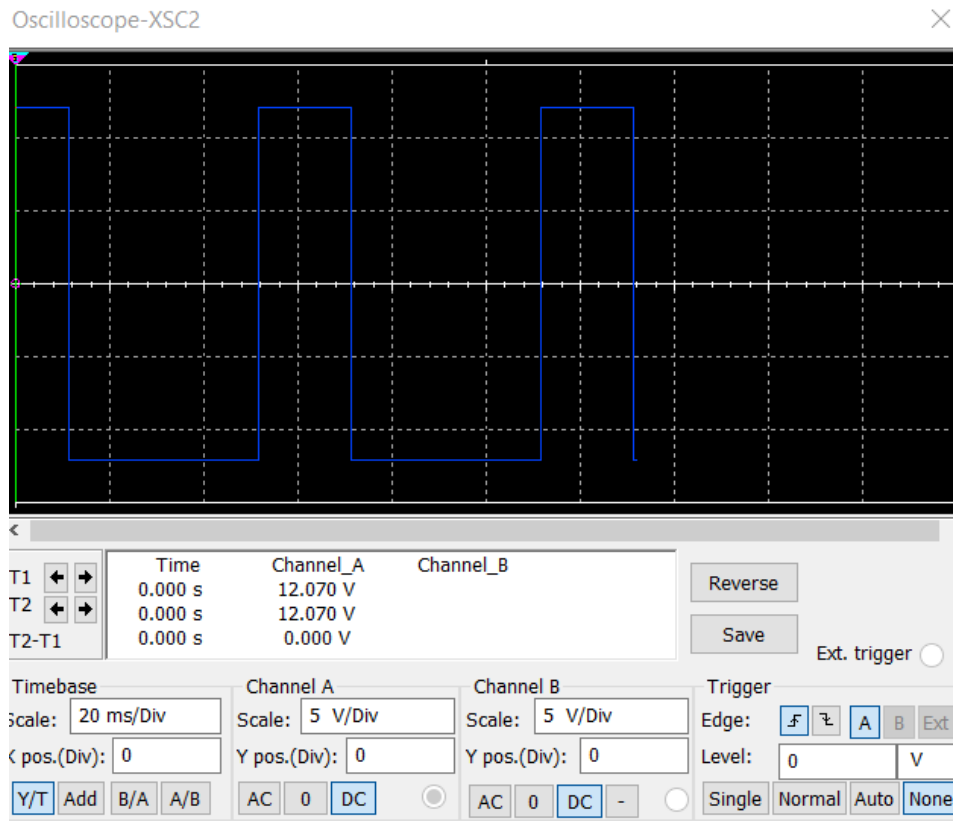


- Kết quả thực nghiệm

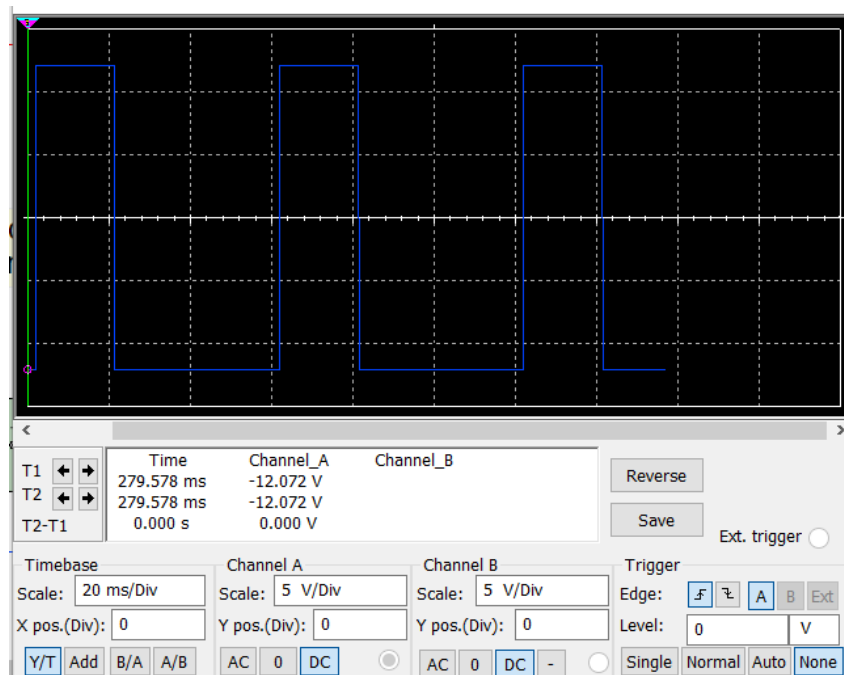


3. Đo đặc chuỗi bit đầu ra khi có mạch lọc và không có mạch lọc

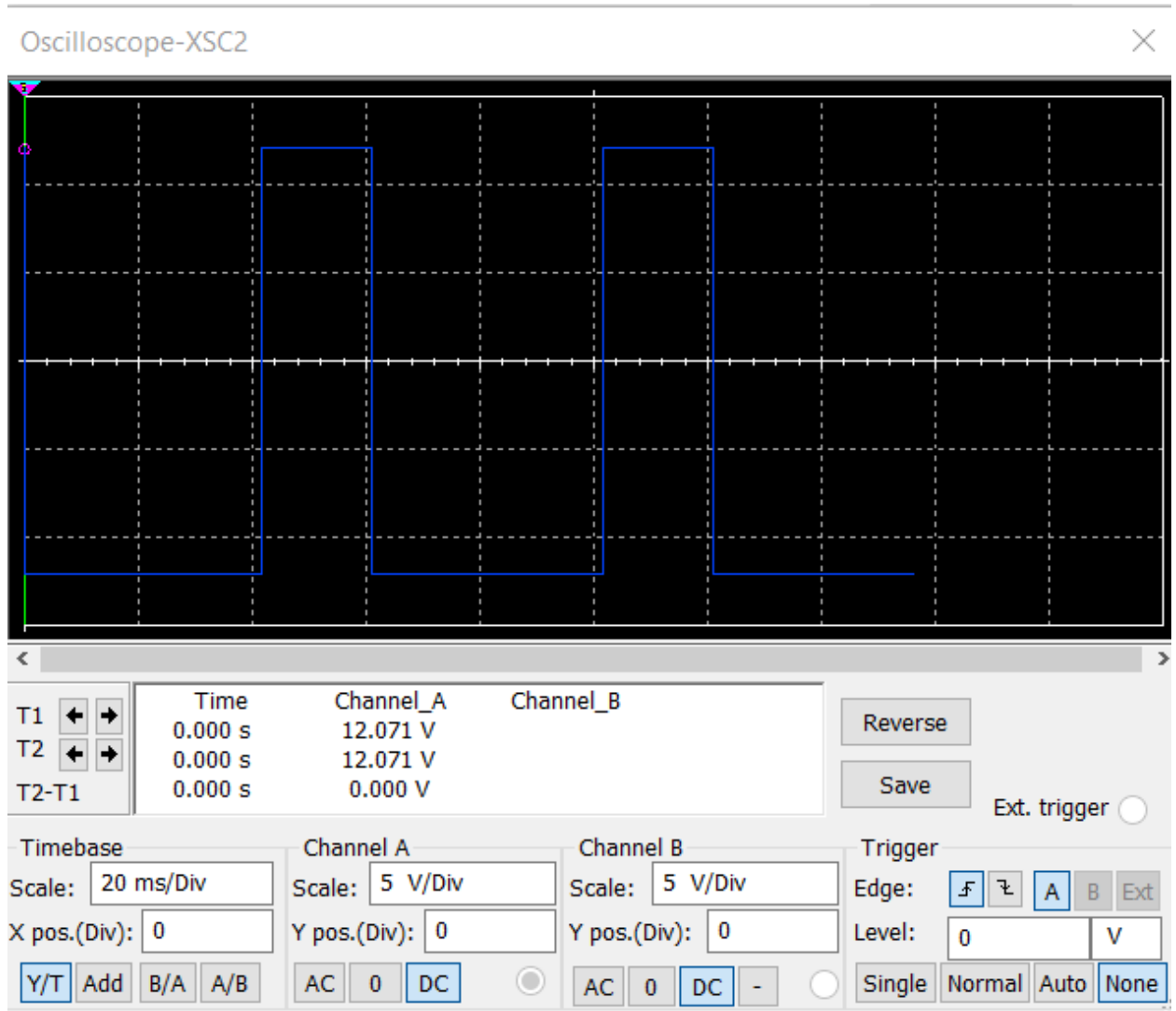
- Khi có mạch lọc



- Khi không có mạch lọc

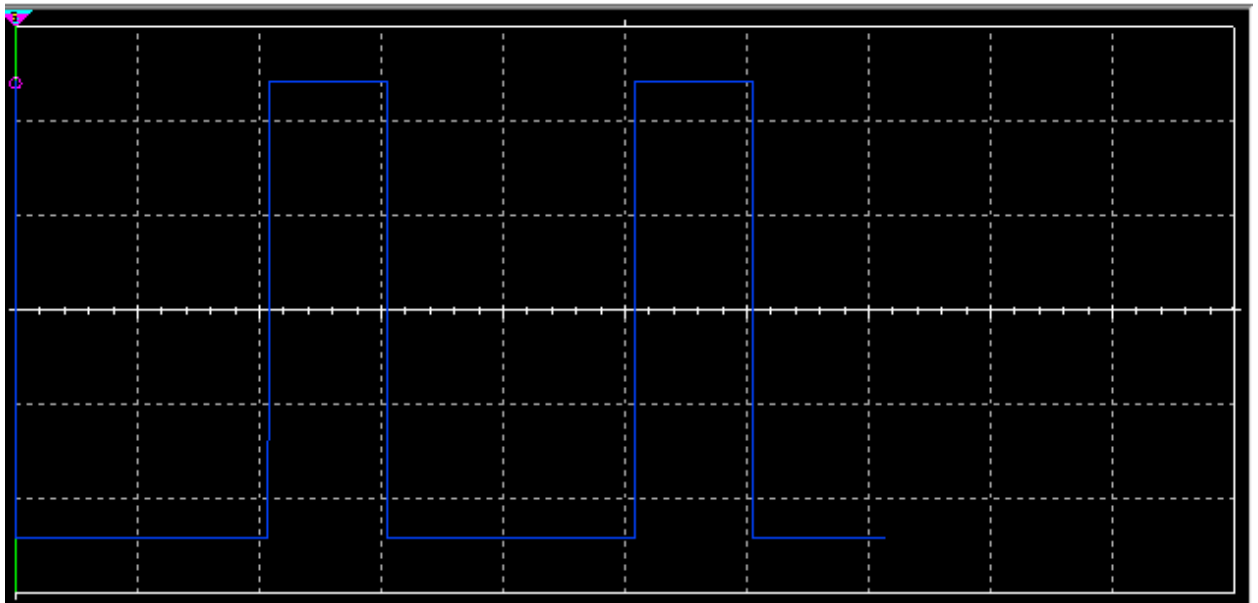


- Giải thích kết quả
 - Mạch lọc tín hiệu (filter) là mạch xử lý tín hiệu cho phép tín hiệu có tần số nhất định đi qua mạch, và cản trở những thành phần còn lại.
 - Khi không có mạch lọc, tín hiệu đầu ra sẽ không thay đổi
- 4. Thay đổi mạch lọc với tần số cắt là 3KHz, 100KHz, 500KHz. Quan sát và giải thích kết quả đầu ra**
- Với $f=3\text{ kHz}$



Với $f=100\text{ KHz}$

Oscilloscope-XSC2



	Time	Channel_A	Channel_B
T1	0.000 s	12.071 V	
T2	0.000 s	12.071 V	
T2-T1	0.000 s	0.000 V	

Timebase

Scale: 20 ms/Div

Y pos.(Div): 0

Y/T Add B/A A/B

Channel A

Scale: 5 V/Div

Y pos.(Div): 0

AC 0 DC

Channel B

Scale: 5 V/Div

Y pos.(Div): 0

AC 0 DC -

Trigger

Edge: ☒ F ☐ T ☒ A ☐ B ☐ Ext

Level: 0 V

Single Normal Auto None

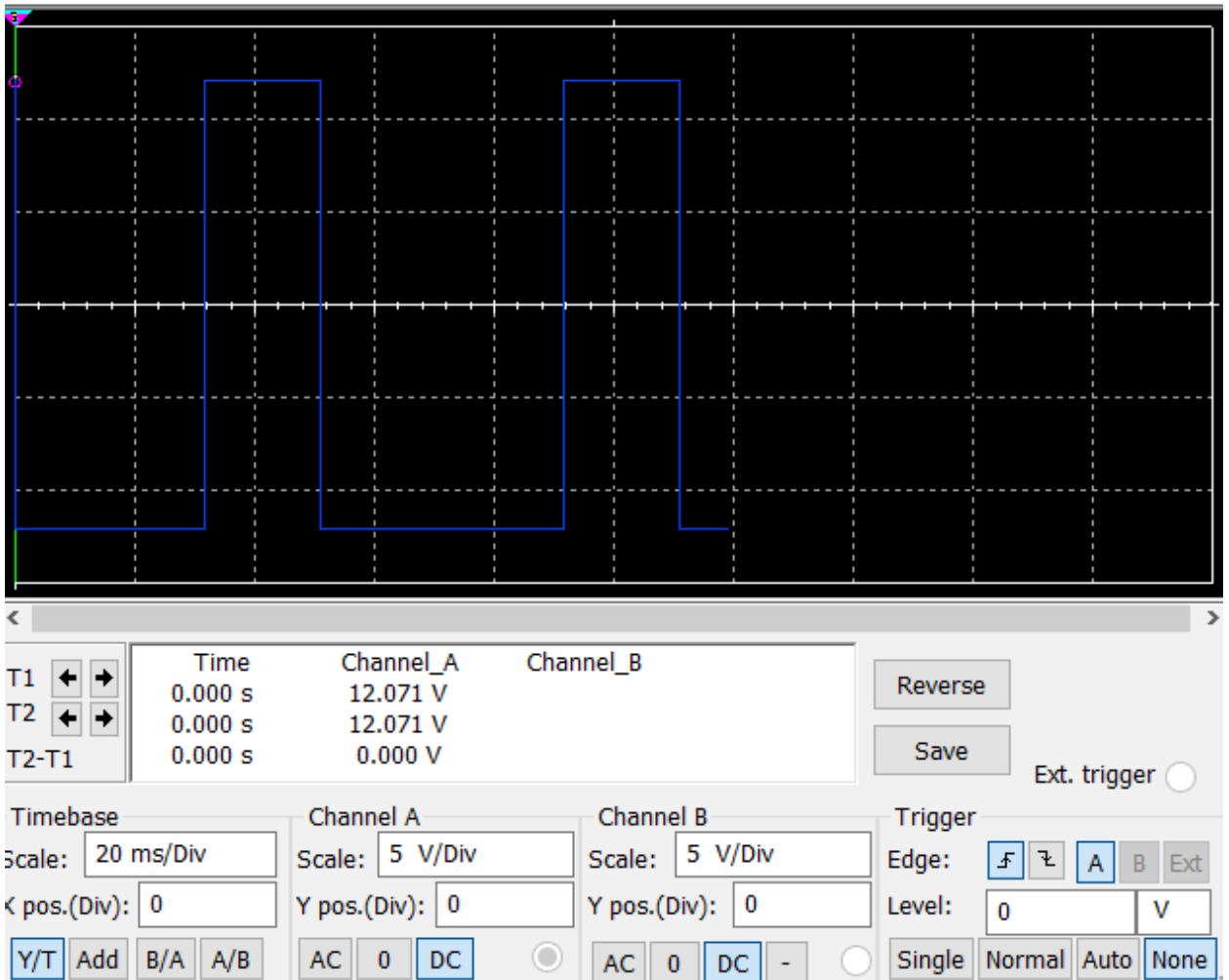
Reverse

Save

Ext. trigger ☐

Với $f=500\text{KHz}$

Oscilloscope-XSC2



- Giải thích kết quả: vì Điều chế BPSK ở tần số 1 KHz nên mạch lọc với các tần số trên thì tín hiệu đầu ra không thay đổi