

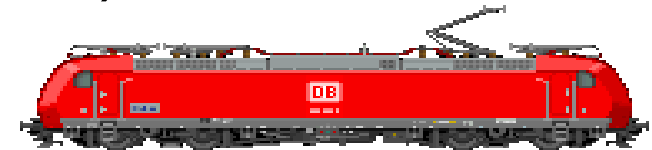
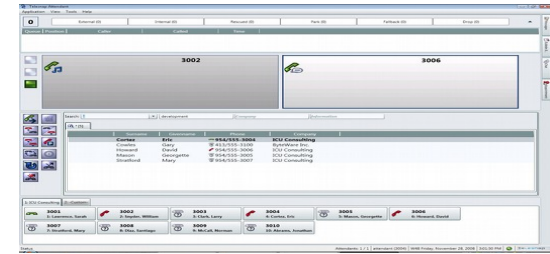
**Dr. Peter Dillinger**  
**Jahrgang 1969**

# Studium / Ausbildung

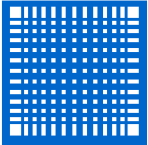


- Informatik an der Fachhochschule Mannheim
- Diplomarbeit am NIST, Maryland, USA  
„Script based Test for Determining Conformance to the BACnet Protocol“
- Doktorarbeit am Lehrstuhl für Informatik V, Universität Mannheim  
„Einsatz von FPGA Prozessoren als Datenreduktionshardware in der Bildverarbeitung“
- Postdoc BMBF-Projekt im Forschungszentrum Jülich  
„2D/3D-Bildsegmentierung in Echtzeit mittels FPGA Prozessoren“

# Arbeitserfahrung

- Systementwickler (Telesnap GmbH Stuttgart)
  - Unified Messaging System
  - Mobile Presence Management
- Leitender Software Architekt (Bombardier Transportation GmbH Mannheim)
  - Architekturbeschreibung für die Zulassung gemäß EN 50128
- Selbständiger IT-Consultant / SW-Architekt
  - Entwicklung kundenspezifischer Anwendungen
  - Beratung für die Portierung großer SW-Projekte



# Lehrerfahrung

- Lehrbeauftragter / Honorarprofessor (seit Oktober 2010)
  - Duale Hochschule Baden-Württemberg, Mannheim und Mosbach
  - Hochschule Mannheim
  - SRH Berufliche Rehabilitation, Heidelberg
-  Vertretungsprofessor Informatik (2 Semester)  
Hochschule Mannheim
-  Vertretungsprofessor Wirtschaftsinformatik (5 Semester)  
Duale Hochschule Baden-Württemberg, Mosbach
-  Schulleiter Fachschule für Angewandte Informatik  
SRH Berufliche Rehabilitation, Heidelberg (seit Mai 2021)  
„Staatlich anerkannte/r Wirtschaftsinformatiker/in“