

Linguaggi per il global computing Esercizi B e D + Barbershop

Federico Perin - 2029215 - Ottobre 2021

Indice

1	$\mathbf{E}\mathbf{se}$	rcizi .				2
	1.1	Eserci	zio B			2
		1.1.1	Sintassi			2
		1.1.2	Dimostrazione per somme finite			2
			1.1.2.1 Punto 1			2
			1.1.2.1.1 Dimostrazione			3
			1.1.2.2 Punto 2			4
			1.1.2.2.1 Dimostrazione			5
			1.1.2.3 Conclusione prima parte			6
		1.1.3	Dimostrazione per somme infinite			6
		1.1.4	Conclusione			8
	1.2	Eserci				9
		1.2.1	Dimostrazione			9
			1.2.1.1 Prefisso C[] = α			9
			1.2.1.2 Contesto non deterministico $C[] = (+ R)$			10
			1.2.1.3 Contesto parallelo C[] = ($ R $)			12
			1.2.1.4 Contesto restrizione $C[] = L$			14
			1.2.1.5 Contesto relabelling $C[\] = [f] \dots \dots \dots$			16
		1.2.2	Conclusione			17
2	Bar	bersho	op			18
_	2.1		ossibile soluzione			18
	2.2	_	lazione in CCS			19
		2.2.1	Codifica Mutex e contattore clienti			20
		2.2.2				-20
		2.2.2 $2.2.3$	Codifica Customer			20 21
		2.2.3	Codifica Customer			21
	2.3	2.2.3 2.2.4	Codifica Customer		 	21 21
	2.3	2.2.3 2.2.4 Verific	Codifica Customer		 	21 21 21
	2.3	2.2.3 2.2.4 Verific 2.3.1	Codifica Customer		 	21 21 21 21
	2.3	2.2.3 2.2.4 Verific	Codifica Customer	· · · · · · · · · · · · · · · · · · ·	· · · · · · · ·	21 21 21 21 22
	2.3	2.2.3 2.2.4 Verific 2.3.1	Codifica Customer Codifica Barber Codifica del sistema a della correttezza attraverso CWB Trace Equivalence Verifica tramite HML 2.3.2.1 Assenza di deadlock		· · · · · · · · · · · · · · · · · · ·	21 21 21 21 22 22
	2.3	2.2.3 2.2.4 Verific 2.3.1	Codifica Customer Codifica Barber Codifica del sistema a della correttezza attraverso CWB Trace Equivalence Verifica tramite HML 2.3.2.1 Assenza di deadlock 2.3.2.2 Presenza di Livelock			21 21 21 21 22 22 22
	2.3	2.2.3 2.2.4 Verific 2.3.1	Codifica Customer Codifica Barber Codifica del sistema a della correttezza attraverso CWB Trace Equivalence Verifica tramite HML 2.3.2.1 Assenza di deadlock 2.3.2.2 Presenza di Livelock 2.3.2.3 Mutua esclusione contattore			21 21 21 21 22 22 22 23
	2.3	2.2.3 2.2.4 Verific 2.3.1	Codifica Customer Codifica Barber Codifica del sistema a della correttezza attraverso CWB Trace Equivalence Verifica tramite HML 2.3.2.1 Assenza di deadlock 2.3.2.2 Presenza di Livelock 2.3.2.3 Mutua esclusione contattore 2.3.2.4 Mutua esclusione nell'esecuzione del taglio			21 21 21 21 22 22 22
	2.3	2.2.3 2.2.4 Verific 2.3.1	Codifica Customer Codifica Barber Codifica del sistema a della correttezza attraverso CWB Trace Equivalence Verifica tramite HML 2.3.2.1 Assenza di deadlock 2.3.2.2 Presenza di Livelock 2.3.2.3 Mutua esclusione contattore			21 21 21 22 22 22 23 23
	2.3	2.2.3 2.2.4 Verific 2.3.1	Codifica Customer Codifica Barber Codifica del sistema a della correttezza attraverso CWB Trace Equivalence Verifica tramite HML 2.3.2.1 Assenza di deadlock 2.3.2.2 Presenza di Livelock 2.3.2.3 Mutua esclusione contattore 2.3.2.4 Mutua esclusione nell'esecuzione del taglio 2.3.2.5 Verifica comportamento del barbiere nell'attesa del			21 21 21 22 22 22 23 23
	2.3	2.2.3 2.2.4 Verific 2.3.1	Codifica Customer Codifica Barber Codifica del sistema a della correttezza attraverso CWB Trace Equivalence Verifica tramite HML 2.3.2.1 Assenza di deadlock 2.3.2.2 Presenza di Livelock 2.3.2.3 Mutua esclusione contattore 2.3.2.4 Mutua esclusione nell'esecuzione del taglio 2.3.2.5 Verifica comportamento del barbiere nell'attesa del vo di un nuovo cliente			21 21 21 22 22 22 23 23 23

1 Esercizi

1.1 Esercizio B

Dimostrare che ogni processo CCS finito termina in un numero finito di passi.

1.1.1 Sintassi

$$P, Q ::= \alpha.P \mid (P \mid Q) \mid \sum_{i \in I} P_i \mid P \setminus L \mid P[f] \mid \mathbf{0}$$

Note:

Nel CCS finito non sono previste le costanti \mathcal{K} .

Il processo **0** ha un solo stato e non ha interazioni con altri processi.

La dimostrazione viene divisa in due casi:

- Nel primo caso si hanno somme finite, cioè l'insieme I contenente le scelte della somma non deterministica, è finito;
- Nel secondo caso l'insieme I sarà infinito.

1.1.2 Dimostrazione per somme finite

La dimostrazione prevede i seguenti punti:

- 1. Ogni processo del CCS finito termina con un numero finito di passi;
- 2. Ogni processo del CCS finito ha un numero finito di stati.

1.1.2.1 Punto 1

Dato che non esistono costanti \mathcal{K} , non è possibile rigenerare passi eseguiti in precedenza, perciò dopo un certo numero finito di passi ogni processo P in CCS finito terminerà perché non avrà più passi da eseguire. Si deduce perciò che ogni processo ha un numero di passi limitato da un limite superiore è quindi tale numero è finito.

Per dimostrare quanto scritto si procede attraverso una dimostrazione induttiva sull'altezza di derivazione di un processo P, con ipotesi induttiva: $P \stackrel{\alpha}{\to} P' \Rightarrow Size_p(P') < Size_p(P)$, dove $Size_p(P')$ si intende il numero di passi del processo P dopo aver fatto l'azione α .

Definiamo $Size_n(P)$:

$$Size_{p}(P) \begin{cases} P = \alpha.R, & 1 + Size_{p}R \\ P = \sum_{i \in I} P_{i}, & max(Size_{p}(P_{i})) \\ P = R \mid Q, & Size_{p}R + Size_{p}Q \\ P = R \setminus L, & Size_{p}R \\ P = R[f], & Size_{p}R \end{cases}$$

Si dimostrerà che $Size_p(P)$ indica il limite superiore del numero di passi eseguiti dal processo P per terminare.

1.1.2.1.1 Dimostrazione

Caso Base:

$$\overline{\alpha.P \xrightarrow{\alpha} P} \stackrel{ACT}{\rightarrow} Size_p(\alpha.P) = 1 + Size_p(P) > Size_p(P)$$

Si ha che l'azione α concatenata al processo P aggiunge un passo in più, perciò risulta essere corretto il limite superiore $Size_p(\alpha.P) = 1 + Size_p(P)$ passi.

Caso Induttivo:

$$* \frac{P_j \xrightarrow{\alpha} P'}{\sum_{i \in I} P_i \xrightarrow{\alpha} P'} SUM \ j \in I$$

Si osserva che nell'esecuzione di un passo α , per ipotesi induttiva vale che: $Size_p(P_j) > Size_p(P')$.

Perciò
$$Size_p(\sum_{i\in I}P_i)>Size_p(P_j)>Size_p(P')$$
 allora $max(Size_p(P_i))>Size_p(P')$

Il limite superiore $Size_p(\sum_{i\in I}P_i)=max(Size_p(P_i))$ passi, risulta essere corretto.

*
$$\frac{P \stackrel{\alpha}{\rightarrow} P'}{P|Q \stackrel{\alpha}{\rightarrow} P'|Q} PAR-L$$

Si osserva che nell'esecuzione di un passo α , per ipotesi induttiva vale che: $Size_p(P) > Size_p(P')$.

E quindi dato che $Size_p(P|Q) = Size_p(P) + Size_p(Q)$ mentre $Size_p(P'|Q) = Size_p(P') + Size_p(Q)$, per ipotesi induttiva $Size_p(P|Q) > Size_p(P'|Q)$

*
$$\frac{Q \stackrel{\alpha}{\to} Q'}{P|Q \stackrel{\alpha}{\to} P|Q'} PAR-R$$

Si osserva che nell'esecuzione di un passo α , per ipotesi induttiva vale che: $Size_p(Q) > Size_p(Q')$

E quindi dato che $Size_p(P|Q) = Size_p(P) + Size_p(Q)$ mentre $Size_p(P|Q') = Size_p(P) + Size_p(Q')$, per ipotesi induttiva $Size_p(P|Q) > Size_p(P|Q')$

*
$$\frac{P \stackrel{\alpha}{\to} P'}{P|Q \stackrel{\tau}{\to} P'|Q'} PAR-\tau$$

Si osserva che nell'esecuzione di un passo di sincronizzazione, per ipotesi induttiva vale che: $Size_p(P) > Size_p(P')$ e $Size_p(Q) > Size_p(Q')$

E quindi dato che $Size_p(P|Q) = Size_p(P) + Size_p(Q)$ mentre $Size_p(P'|Q') = Size_p(P') + Size_p(Q')$, per ipotesi induttiva $Size_p(P|Q) > Size_p(P'|Q')$

Perciò si è dimostrato che il limite superiore $Size_p(P|Q) = Size_p(P) + Size_p(Q)$ passi, risulta essere corretto in tutti i tre casi PAR-L, PAR-R e PAR- τ .

*
$$\frac{P \xrightarrow{\alpha} P'}{P \setminus L \xrightarrow{\alpha} P' \setminus L} RES \text{ se } \alpha, \overline{\alpha} \notin L$$

Si osserva che nell'esecuzione di un passo α , per ipotesi induttiva vale che: $Size_p(P) > Size_p(P')$

Applicare una restrizione ad un processo non fa aumentare il numero massimo di passi di esecuzione, ma avere una possibile variazione delle possibili interazioni con altri processi in parallelo, vale che:

$$Size_p(P \setminus L) = Size_p(P)$$
 mentre $Size_p(P' \setminus L) = Size_p(P')$, per ipotesi induttiva $Size_p(P \setminus L) > Size_p(P' \setminus L)$

Perciò si è dimostrato che il limite superiore $Size_p(P \setminus L) = Size_p(P)$ passi, risulta essere corretto.

$$* \ \frac{P \overset{\alpha}{\to} P'}{P[\mathbf{f}] \overset{f(\alpha)}{\to} P'[\mathbf{f}]} \ REL$$

Si osserva che nell'esecuzione di un passo α , per ipotesi induttiva vale che: $Size_p(P) > Size_p(P')$

Applicare un relabelling ad un processo non fa aumentare il numero massimo di passi di esecuzione, ma avere una possibile variazione delle possibili interazioni con altri processi in parallelo, vale che:

$$Size_p(P[\mathbf{f}]) = Size_p(P)$$
 mentre $Size_p(P'[\mathbf{f}]) = Size_p(P')$, per ipotesi induttiva $Size_p(P[\mathbf{f}]) > Size_p(P'[\mathbf{f}])$

Perciò si è dimostrato che il limite superiore $Size_p(P[\mathbf{f}]) = Size_p(P)$ passi, risulta essere corretto.

1.1.2.2 Punto 2

Si vuole dimostrare che ogni processo CCS ha un numero finito di stati, cioè esiste un limite superiore del numero di stati di esecuzione per un processo P.

Definiamo $Size_s(P)$:

$$Size_{s}(P) \begin{cases} P = \mathbf{0}, & 1 \\ P = \alpha.R, & 1 + Size_{s}R \\ P = \sum_{i \in I} P_{i}, & \sum_{i \in I} Size_{s}P_{i} \\ P = R \mid Q, & Size_{s}R * Size_{s}Q \\ P = R \setminus L, & Size_{s}R \\ P = R[f], & Size_{s}R \end{cases}$$

Si dimostrerà di seguito che $Size_s(()P)$ calcola il limite superiore del numero di stati dell'esecuzione del processo P.

1.1.2.2.1 Dimostrazione

Tramite dimostrazione per induzione sull'esecuzione di un processo P si dimostra che i limiti di $Size_s(P)$ sono corretti.

Caso Base:

0

Il processo $\mathbf{0}$ ha un solo stato, quello di partenza, per definizione quindi $Size_s(\mathbf{0})=1$ stato.

Caso Induttivo:

In un passo si raggiunge uno sotto processo dal quale poi in n passi finiti si raggiungerà un stato terminante. Si utilizza la seguente ipotesi induttiva:

Un processo composto da sotto processi con un limite superiore ai stati di esecuzione ha anch'esso un limite superiore di stati di esecuzione.

Tale ipotesi scritta verrà utilizzata per dimostrare che il sotto processo raggiunto, da lui allo stato terminante, ci saranno un numero finiti di stati perché limitati da un limiti superiore. Si ricorda inoltre che il numero di stati raggiunti è finito se gli n passi sono finiti. Grazie alla dimostrazione del punto 1 si sa che n è finito.

* ACT

Con l'azione α concatenata al processo P viene aggiunto a P uno stato in più, infatti $\alpha.P \xrightarrow{\alpha} P$. P per ipotesi induttiva ha al più $Size_s(P)$ stati, quindi $\alpha.P$ avrà al più $Size_s(\alpha.P) = 1 + Size_s(P)$ stati.

* SUM

Si ha la seguente esecuzione: $\sum_{i\in I} P_i \stackrel{\alpha}{\to} P'$, dove qualunque P_i sia scelto per ipotesi induttiva ha un numero finito di stati d'esecuzione. Quindi tutti i processi che compongono la somma non deterministica hanno un numero finito di stati. Perciò $\sum_{i\in I} P_i$ ha al più $Size_s(\sum_{i\in I} P_i) = \sum_{i\in I} Size_s P_i$ stati inoltre, dato che il numero di processi P_i è finito, anche la somma dei stati lo sarà.

È corretto il limite superiore presentato precedentemente perché potrebbero esserci stati non condivisi tra i vari processi P_i , quindi tutti i $Size_s(P_i)$.

* PAR-L

Si ha la seguente esecuzione: $P|Q \xrightarrow{\alpha} P'|Q$, dove P|Q raggiunge lo stato P'|Q.

Per ipotesi induttiva P'|Q ha un numero finito di stati d'esecuzione, cioè ha al più $Size_s(P'|Q) = Size_s(P') * Size_s(Q)$ stati, quindi P|Q ha al più $Size_s(P|Q) = (Size_s(P') + 1) * Size_s(Q)$ stati. Dato che è possibile che non ci sia alcun stato condiviso durante l'esecuzione dei due processi, il limite superiore ad essi è uguale al totale delle combinazioni possibili tra gli stati dei due singoli processi.

* PAR-R

Si ha la seguente esecuzione: $P|Q \xrightarrow{\alpha} P|Q'$, dove P|Q raggiunge lo stato P|Q'.

Per ipotesi induttiva P|Q' ha un numero finito di stati d'esecuzione, cioè ha al più $Size_s(P|Q') = Size_s(P) * Size_s(Q')$ stati, quindi P|Q ha al più $Size_s(P|Q) = Size_s(P) * (Size_s(Q') + 1)$ stati. Dato che è possibile che non ci sia alcun stato condiviso durante l'esecuzione dei due processi, il limite superiore ad essi è uguale al totale delle combinazioni possibili tra gli stati dei due singoli processi.

* PAR- τ

Si ha la seguente esecuzione: $P|Q \xrightarrow{\tau} P'|Q'$, dove P|Q raggiunge lo stato P'|Q'.

Per ipotesi induttiva P'|Q' ha un numero finito di stati d'esecuzione, cioè ha al più $Size_s(P'|Q') = Size_s(P') * Size_s(Q')$ stati, quindi P|Q ha al più $Size_s(P|Q) = Size_s(P') * Size_s(Q') + 1$ stati. Dato che è possibile che non ci sia alcun stato condiviso durante l'esecuzione dei due processi, il limite superiore ad essi è uguale al totale delle combinazioni possibili tra gli stati dei due singoli processi.

Dunque $Size_s(P|Q) = Size_s(P) * Size_s(Q)$ stati, risulta essere corretto.

* RES

Si ha la seguente esecuzione: $P \setminus L \xrightarrow{\alpha} P' \setminus L$.

Per ipotesi induttiva P' \L ha al più $Size_s(P' \setminus L) = Size_s(P')$ stati. Dato che $Size_s(P' \setminus L)$ è finito, allora P \L avrà al più: $Size_s(P \setminus L) = 1 + Size_s(P' \setminus L) = 1 + Size_s(P') = Size_s(P)$ stati, perché applicando una funzione di restrizione non si aumentano il numero massimo di stati d'esecuzione, vale quindi il limite superiore $Size_s(P \setminus L) = Size_s(P)$.

* REL

Si ha la seguente esecuzione: $P[\mathbf{f}] \stackrel{f(\alpha)}{\to} P'[\mathbf{f}]$.

Per ipotesi induttiva $P'[\mathbf{f}]$ ha al più $Size_s(P'[\mathbf{f}]) = Size_s(P')$ stati. Dato che $Size_s(P'[\mathbf{f}])$ è finito, allora $P[\mathbf{f}]$ avrà al più: $Size_s(P[\mathbf{f}]) = 1 + Size_s(P'[\mathbf{f}]) = 1 + Size_s(P') = Size_s(P)$ stati, perché applicando una funzione di relabelling non si aumentano il numero massimo di stati d'esecuzione ma si cambiano solo le possibili interazioni con altri processi in parallelo, vale quindi il limite superiore $Size_s(P[\mathbf{f}]) = Size_s(P)$.

1.1.2.3 Conclusione prima parte

Si è dimostrato nei punti precedenti che i processi definiti attraverso il CCS finito hanno sempre un limite superiore sia per il numero di passi e sia per il numero di stati d'esecuzione, di conseguenza il numero di passi e stati sono entrambi finiti.

1.1.3 Dimostrazione per somme infinite

Ora per quanto riguarda la somma non deterministica $\sum_{i\in I} P_i,$ l'insieme I sarà infinito.

Infatti i processi CCS che fanno parte della somma non deterministica, saranno infiniti e quindi hanno un numero infinito di stati ma hanno tutti una derivazione finita.

La dimostrazione sarà simile alla precedente per tutti i vari punti, tranne per il punto riguardante la somma non deterministica, infatti per dimostrare la finitezza dell'esecuzione si utilizzerà un'astrazione basata sulle generazioni della grammatica di CCS.

Si dimostra perciò per induzione sulla lunghezza di derivazione che ogni processo CCS termina in numero finito di passi.

Caso Base:

0

Il processo **0** termina in 0 passi per definizione.

Caso Induttivo:

La generazione della sequenza di interazioni avanza attraverso uno dei termini della grammatica e come ipotesi induttiva si ha che tale sequenza ha derivazione finita.

* ACT, RES e REL

Con l'azione α concatenata al processo P si ha che, la derivazione produrrà un processo del tipo, $\alpha^{n+1}.P$ con $n \geq 0$, dove esiste un nuovo passo e uno nuovo stato nell'esecuzione di P. Perciò il numero di stati e di passi d'esecuzione rimangono finiti.

* PAR-L, PAR-R, PAR-au

Come dimostrato per il caso del CCS finito con somme finite, nell'esecuzione parallela la derivazione produrrà dei sotto processi che per ipotesi induttiva sono finiti e quindi il processo di cui fanno parte sarà anch'esso finito.

* RES

Con **RES** si avrà che la derivazione produrrà un certo numero finito di restrizioni. Perciò si avranno sempre passi e stati in numero finito e quindi vale quanto dimostrato nel CCS finito con somme finite.

* REL

Con **REL** si avrà che la derivazione produrrà un certo numero finito di relabelling. Perciò si avranno sempre passi e stati in numero finito e quindi vale quanto dimostrato nel CCS finito con somme finite.

* SUM In questo caso il processo derivato sarà del tipo $P_1 + P_2 + \dots$ Per ipotesi induttiva ogni P_i ha una derivazione di lunghezza finita, perciò si può dimostrare che la derivazione del processo P è finita per induzione sul numero di sotto processi che vengono usati nella somma.

Caso Base:

Processo 0 per definizione è finito.

Caso Induttivo:

L'ipotesi induttiva afferma che la scelta non deterministica tra i processi ha una derivazione di lunghezza finita. Inoltre si deve tener conto che nella scelta non deterministica, viene scelto un solo processo da eseguire tra tutti quelli presenti.

Quindi aggiungendo il processo P_{n+1} alla scelta, che per ipotesi induttiva anch'esso ha derivazione finita; la scelta diventerà tra l'esecuzione di uno

dei processi già presenti e il processo appena aggiunto P_{n+1} . Solo uno dei processi verrà eseguito e quindi la derivazione avrà una lunghezza superiormente limitata dalla massima lunghezza di derivazione dei sotto processi. Si è perciò dimostrato che l'insieme dei processi della scelta non deterministica può essere illimitato ma finito senza perdere la finitezza di esecuzione. Questo perché la derivazione esegue solo uno dei processi della scelta come scritto in precedenza e in più si sa che l'altezza della derivazione di P è limitata superiormente dall'altezza della derivazione del processo con l'altezza maggiore +1, ovvero $max_h(P_i) + 1$.

Purtroppo pero il numero di stati che si ha durante l'esecuzione non è più limitato superiormente, perché essendo il limite superiore dato dalla $\sum_{i\in I} P_i \text{ con } I \text{ infinito, il numero di processi CCS risulta essere infinito, e quindi la somma dei stati d'esecuzione sarà anch'essa infinita. Perciò il numero di stati non é limitato superiormente.$

1.1.4 Conclusione

È stato dimostrato che ogni processo CCS finito termina in un numero finito di passi, indipendente dal fatto si utilizzi una grammatica che permette scelte non deterministiche in un insieme o infinito o finito. Si sottolinea che scelta di un insieme infinito o finito determinerà, se il numero di stati d'esecuzione raggiungibili sarà finito o infinito.

1.2 Esercizio D

Dimostrare che la trace equivalence è una congruenza per il CCS.

Prima di illustrare la dimostrazione si definisce che cosa si intende con i concetti di trace equivalence e congruenza.

Innanzitutto per tracce di un processo P che di seguito verrà indicata con Tr(P), si intendono tutte le possibili sequenze di interazioni $\alpha_1....\alpha_n \in Act$ con n>= 0 tale che esiste una sequenza di transizioni $P \xrightarrow{\alpha_1} P_1 \xrightarrow{\alpha_2} ... \xrightarrow{\alpha_n} P_n$, e quindi rappresentata tutte le possibili interazioni con un processo. Più formalmente Tr(P) = $\{\alpha_1....\alpha_n|P\xrightarrow{\alpha_1}P_1\xrightarrow{\alpha_2}...\xrightarrow{\alpha_n}P_n\}$. Quindi due processi P e Q si dicono trace equivalence $P\sim_t Q$ se Tr(P) = Tr(Q).

Per congruenza si intende, dati due processi P e Q in relazione tra loro (P R Q), allora per ogni contesto C[], C[P] R C[Q].

Perciò si dimostrerà che se $P \sim_t Q \Rightarrow \forall C[\]\ C[P] \sim_t C[Q]$.

1.2.1 Dimostrazione

Siano P,Q e R processi CCS con P \sim_t Q, allora

- 1. $\alpha.P \sim_t \alpha.Q$
- 2. $P + R \sim_t Q + R$
- 3. $P|R \sim_t Q|R$
- 4. $P \setminus L \sim_t Q \setminus L$
- 5. $P[\mathbf{f}] \sim_t Q[\mathbf{f}]$

Si definiscono di seguito alcune terminologie che verranno usate durante la dimostrazione.

Si indica con ε la sequenza vuota di interazioni. Essendo vuoto tutti i processi CCS sono in grado di eseguirla.

Sia R un processo CCS, indichiamo con α .Tr(R) l'insieme $\{\alpha t \mid t \in Tr(R)\}$

1.2.1.1 Prefisso C[] = α .

Nel caso del contesto prefisso si ha che $\operatorname{Tr}(\alpha.P) = \alpha.\operatorname{Tr}(P)$. Se questo è vero allora, grazie all'ipotesi $\operatorname{Tr}(P) = \operatorname{Tr}(Q)$ si ha che $\alpha.\operatorname{Tr}(P) = \alpha.\operatorname{Tr}(Q) = \operatorname{Tr}(\alpha.Q)$ e quindi vale che $\alpha.P$ $\sim_t \alpha.Q$

 (\subseteq)

Sia
$$t \in Tr(\alpha.P) \Rightarrow t \in \alpha.Tr(P)$$

Per induzione su |t|:

Caso Base
$$|t| = 0$$

Allora
$$t = \varepsilon \in \alpha.Tr(P)$$

Caso Induttivo |t| = n + 1

t ha una prima interazione seguita poi dalla traccia t'. Sappiamo che $\alpha.P \xrightarrow{\alpha} P \xrightarrow{t'}$, ovvero $\alpha.P$ sa fare α grazie alla regola del prefisso che ne permette la transizione.

$$\frac{}{\alpha.P \stackrel{\alpha}{\rightarrow} P \stackrel{t'}{\rightarrow}} \ ACT$$

 $t = \alpha.t'$ dove t' sarà una certa sequenza di interazioni dove per ipotesi induttiva t' $\in Tr(P)$. E quindi vale che $t = \alpha.t' \in \alpha.Tr(P)$.

 (\supseteq)

Sia
$$t \in \alpha.Tr(P) \Rightarrow t \in Tr(\alpha.P)$$

Suddividiamo il problema in due casi:

Caso $t = \varepsilon$

Per definizione $t = \varepsilon \in Tr(\alpha.P)$.

Caso $\mathbf{t} \neq \varepsilon$

Per definizione di α .Tr(P), t = α .t' con t' \in Tr(P). È quindi è possibili effettuare la seguente sequenza di transizioni α . $P \xrightarrow{\alpha} P \xrightarrow{t'}$. Questo dimostra che α .P sa fare l'interazione t, allora t = α .t' \in Tr(α .P).

Perciò si è dimostrato che $\text{Tr}(\alpha.P) = \alpha.\text{Tr}(P)$ e quindi con Tr(P) = Tr(Q), $\alpha.P \sim_t \alpha.Q$ come si voleva dimostrare.

1.2.1.2 Contesto non deterministico C[] = (+ R)

Nel caso del contesto non deterministico tra i processi P e R le Tr(P+R)=Tr(P) \bigcup Tr(R). Se questo è vero, dato che per ipotesi Tr(P)=Tr(Q) e Tr(Q+R)=Tr(Q) \bigcup Tr(R), allora Tr(P+R)=Tr(Q+R).

Perciò si deve dimostrare che il contesto non deterministico tra i processi P e R è uguale alla unione delle traccie dei due processi. Dimostrato questo ne consegue la veridicità di P + R \sim_t Q + R.

 (\subseteq)

Sia
$$t \in Tr(P + R) \Rightarrow t \in (Tr(P) \bigcup Tr(R))$$

Per induzione su $|t|$:

Caso Base
$$|\mathbf{t}| = 0$$

Allora
$$t = \varepsilon \in (Tr(P) \cup Tr(R))$$

Caso Induttivo |t| = n + 1

t ha una prima interazione seguita poi dalla traccia t', quindi $P + R \xrightarrow{\alpha_1} X' \xrightarrow{t'}$ ovvero viene applicata una transizione secondo la regola della somma non deterministica arrivando in certo processo X'. Ci sono perciò due possibilità:

• P+R ha effettuato una transizione usando la regola SUM-L:

$$\frac{P \stackrel{\alpha_1}{\to} P'}{P + R \stackrel{\alpha_1}{\to} P' \stackrel{t'}{\to}} SUM-L$$

 $t=\alpha_1.t'$ dove t' è una certa sequenza di interazioni con |t'|=n. Per ipotesi induttiva $t'\in Tr(P')$, quindi $\alpha_1.t'\in \alpha_1.Tr(P')$ che ne consegue che $t\in \alpha_1.Tr(P')$. Alla luce di ciò e grazie alla regola SUM-L che permette la transizione $P\stackrel{\alpha_1}{\to}P'$, si può concludere che $t\in Tr(P)$.

• P+R ha effettuato una transizione usando la regola SUM-R:

$$\frac{R \stackrel{\alpha_1}{\to} R'}{P + R \stackrel{\alpha_1}{\to} R' \stackrel{t'}{\to}} SUM-R$$

 $t=\alpha_1.t$ ' dove t' è una certa sequenza di interazioni con |t'|=n. Per ipotesi induttiva $t'\in Tr(R')$, quindi $\alpha_1.t'\in \alpha_1.Tr(R')$ che ne consegue che $t\in \alpha_1.Tr(R')$. Alla luce di ciò e grazie alla regola SUM-R che permette la transizione $R\stackrel{\alpha_1}{\to}R'$, si può concludere che $t\in Tr(R)$.

 (\supseteq)

Sia $t \in (Tr(P) \cup Tr(R)) \Rightarrow t \in Tr(P + R)$ t può essere una traccia sia di P e sia di R oppure solo uno dei due.

Suddividiamo il problema in due casi:

Caso $t = \varepsilon$

Per definizione $t = \varepsilon \in Tr(P + R)$.

Caso $\mathbf{t} \neq \varepsilon$

t è una sequenza non vuota di interazioni di P.

Se $t \in Tr(P)$, si sa che esiste la sequenza di transizione $P \xrightarrow{\alpha_1} P' \xrightarrow{t'}$. Quindi $t = \alpha_1.t'$ con $t' \in Tr(P')$. Fatta questa premessa, applicando la regola SUM-L si ottiene che $P + R \xrightarrow{\alpha_1} P' \xrightarrow{t'}$, questo dimostra che P + R sa fare t, allora $t \in Tr(P + R)$.

Se $t \in Tr(R)$, si sa che esiste la sequenza di transizione $R \xrightarrow{\alpha_1} R' \xrightarrow{t'}$. Quindi $t = \alpha_1.t'$ con $t' \in Tr(R')$. Fatta questa premessa, applicando la regola SUM-R si ottiene che $P + R \xrightarrow{\alpha_1} R' \xrightarrow{t'}$, questo dimostra che P + R sa fare t, allora $t \in Tr(P + R)$.

Se t appartiene sia a P che R, qualsiasi regola venga applicata per fare la transizione vale sempre $t \in Tr(P + R)$.

Perciò si è dimostrato che $Tr(P + R) = Tr(P) \cup Tr(R)$ e quindi con Tr(P) = Tr(Q), $P + R \sim_t Q + R$ come si voleva dimostrare.

1.2.1.3 Contesto parallelo C[] = (] R)

Intuitivamente le traccie Tr(P|R) sono tutte le possibili combinazione tra Tr(P) e Tr(R), cioè quindi tutte le loro interazioni e sincronizzazioni. Se tale intuizione è vera allora dato che Tr(P) = Tr(Q), si potrebbe sostituire P con Q nelle Tr(P|R) ed ottenere le stesse combinazioni della versione precedente, quindi varrebbe che Tr(P|R) = Tr(Q|R) e di conseguenza $P|R \sim_t Q|R$.

Per dimostrare ciò, si deve prima dimostrare il seguente lemma che sarà utilizzato nella dimostrazione:

Siano A e B due processi CSS, se
$$\operatorname{Tr}(A) = \operatorname{Tr}(B) \Rightarrow \forall \alpha \operatorname{Tr}(A') \subseteq \operatorname{Tr}(\sum \{B' | B \xrightarrow{\alpha} B'\})$$

$$\operatorname{con} A \stackrel{\alpha}{\to} A'$$

Cioè se i processi A e B hanno le stesse traccie allora le traccie del sotto processo di A, A' sono incluse nell'insieme delle traccie relative ai sotto processi B', raggiunti con una transizione α dal processo B.

Si dimostra di seguito tale lemma:

$$\operatorname{Tr}(\sum \{B'|B \xrightarrow{\alpha} B'\}) = \{t'|t = \alpha.t' \in \operatorname{Tr}(B)\}, \text{ dato che } \operatorname{Tr}(A) = \operatorname{Tr}(B)$$

allora posso sostituire le Tr(B) con Tr(A) quindi, $\{t'|t=\alpha.t'\in Tr(A)\}.$

Perciò $\text{Tr}(A') \subseteq \{t' | t = \alpha.t' \in \text{Tr}(A)\} = \text{Tr}(\sum \{B' | B \xrightarrow{\alpha} B'\})$ in accordo con quanto scritto precedentemente.

Si procede con la dimostrazione Tr(P|R) = Tr(Q|R):

 (\subseteq)

Sia $t \in Tr(P|R) \Rightarrow t \in (Q|R)$ Per induzione su |t|:

Caso Base |t| = 0

Allora
$$t = \varepsilon \in Tr(P|R) \Rightarrow \varepsilon \in Tr(Q|R)$$

Caso Induttivo |t| = n + 1

t ha una prima interazione seguita poi dalla traccia t', quindi $P|R \xrightarrow{\alpha_1} X' \xrightarrow{t'}$ ovvero viene applicata una transizione secondo la regola del parallelo arrivando in un certo processo X'; ci sono perciò tre possibilità:

• P|R ha effettuato una transizione usando la regola PAR-L:

$$\frac{P \stackrel{\alpha_1}{\rightarrow} P'}{P|R \stackrel{\alpha_1}{\rightarrow} P'|R \stackrel{t'}{\rightarrow}} PAR\text{-}L$$

 $t = \alpha_1 . t'$ con |t'| = n, per ipotesi induttiva $t' \in Tr(P'|R)$, si applica il lemma:

si applica ii iemina:
$$\operatorname{Tr}(\mathbf{P}') \subseteq \operatorname{Tr}(\sum \{Q'|Q \xrightarrow{\alpha_1} Q'\}) \text{ e quindi } \mathbf{t}' \in \operatorname{Tr}(\mathbf{P}'|\mathbf{R}) \Rightarrow \mathbf{t}' \in \operatorname{Tr}(\sum_{Q \xrightarrow{\alpha_1} Q'} (Q'|R))$$

Di conseguenza $\mathbf{t} \in \alpha_1.\mathrm{Tr}(\sum_{Q \overset{\alpha_1}{\to} Q'} (Q'|R)) = \bigcup_{Q \overset{\alpha_1}{\to} Q'} Tr(\alpha_1.(Q'|R))$ e quindi, dato che

il processo Q|R attraverso una transizione α_1 può arrivare al processo Q'|R, si dimostra che se $t \in (P|R) \Rightarrow t \in (Q|R)$.

• P|R ha effettuato una transizione usando la regola PAR-R:

$$\frac{R \stackrel{\alpha_1}{\to} R'}{P|R \stackrel{\alpha_1}{\to} P|R' \stackrel{t'}{\to}} PAR-R$$

 $t = \alpha_1 . t' \text{ con } |t'| = n$, per ipotesi induttiva $t' \in \text{Tr}(P|R')$, si applica il lemma:

 $t' \in Tr(P|R') \Rightarrow t' \in Tr(Q|R') \text{ e quindi } t \in Tr(\alpha_1.(P|R')) \Rightarrow t \in Tr(\alpha_1.(Q|R')).$

Dato che il processo Q|R attraverso una transizione α_1 può arrivare al processo Q|R', si dimostra che se $t \in (P|R) \Rightarrow t \in (Q|R)$.

• P|R ha effettuato una transizione usando la regola PAR-au:

$$\frac{P \xrightarrow{\alpha_1} P' \qquad R \xrightarrow{\overline{\alpha_1}} R'}{P|R \xrightarrow{\tau_1} P'|R' \xrightarrow{t'}} PAR-\tau$$

 $t = \tau_1.t'$ con |t'| = n, per ipotesi induttiva $t' \in Tr(P'|R')$, si applica il lemma:

$$\operatorname{Tr}(\mathbf{P'}) \subseteq \operatorname{Tr}(\sum\{Q'|Q \xrightarrow{\alpha_1} Q'\}) \text{ e quindi } \mathbf{t'} \in \operatorname{Tr}(\mathbf{P'}|\mathbf{R'}) \Rightarrow \mathbf{t'} \in \operatorname{Tr}(\sum_{Q \xrightarrow{\alpha_1} Q'} (Q'|R'))$$

Di conseguenza t
 $\in \tau_1.\mathrm{Tr}(\sum_{Q\stackrel{\alpha_1}{\to}Q'}(Q'|R'))=\bigcup_{Q\stackrel{\alpha_1}{\to}Q'}Tr(\tau_1.(Q'|R'))$ e quindi, dato che

il processo Q|R attraverso una transizione τ_1 effettua la sincronizzazione tra Q e R per arrivare al processo Q'|R', si dimostra che se $t \in (P|R) \Rightarrow t \in (Q|R)$.

 (\supseteq)

Sia $t \in Tr(Q|R) \Rightarrow t \in (P|R)$ Per induzione su |t|:

Caso Base |t| = 0

Allora $t = \varepsilon \in Tr(Q|R) \Rightarrow \varepsilon \in Tr(P|R)$

Caso Induttivo |t| = n + 1

t ha una prima interazione seguita poi dalla traccia t', quindi $Q|R \xrightarrow{\alpha_1} X' \xrightarrow{t'}$ ovvero viene applicata una transizione secondo la regola del parallelo arrivando in un processo stato X'; ci sono perciò tre possibilità:

• Q|R ha effettuato una transizione usando la regola PAR-L:

$$\frac{Q \overset{\alpha_1}{\rightarrow} Q'}{Q|R \overset{\alpha_1}{\rightarrow} Q'|R \overset{t'}{\rightarrow}} \ PAR\text{-}L$$

 $t = \alpha_1 . t' \text{ con } |t'| = n$, per ipotesi induttiva $t' \in Tr(Q'|R)$, si applica il lemma:

$$\operatorname{Tr}(\mathbf{Q}') \subseteq \operatorname{Tr}(\sum \{P'|P \overset{\alpha_1}{\to} P'\}) \text{ e quindi } \mathbf{t}' \in \operatorname{Tr}(\mathbf{Q}'|\mathbf{R}) \Rightarrow \mathbf{t}' \in \operatorname{Tr}(\sum_{P \overset{\alpha_1}{\to} P'} (P'|R))$$

Di conseguenza t $\in\alpha_1.\mathrm{Tr}(\sum_{P\stackrel{\alpha_1}{\to}P'}(P'|R))=\bigcup_{P\stackrel{\alpha_1}{\to}Q'}Tr(\alpha_1.(P'|R))$ e quindi, dato che

il processo P|R attraverso una transizione α_1 può arrivare al processo P'|R, si dimostra che se $t \in (Q|R) \Rightarrow t \in (P|R)$.

• P|R ha effettuato una transizione usando la regola PAR-R:

$$\frac{R \stackrel{\alpha_1}{\to} R'}{Q|R \stackrel{\alpha_1}{\to} Q|R' \stackrel{t'}{\to}} PAR-R$$

 $t = \alpha_1 \cdot t'$ con |t'| = n, per ipotesi induttiva $t' \in Tr(Q|R')$, si applica il lemma:

 $t' \in Tr(Q|R') \Rightarrow t' \in Tr(P|R') \text{ e quindi } t \in Tr(\alpha_1.(Q|R')) \Rightarrow t \in Tr(\alpha_1.(P|R')).$

Dato che il processo P|R attraverso una transizione α_1 può arrivare al processo P|R', si dimostra che se $t \in (Q|R) \Rightarrow t \in (P|R)$.

• P|R ha effettuato una transizione usando la regola PAR- τ :

$$\frac{Q \xrightarrow{\alpha_1} Q' \qquad R \xrightarrow{\overline{\alpha_1}} R'}{Q|R \xrightarrow{\tau_1} Q'|R' \xrightarrow{t'}} PAR - \tau$$

 $t = \tau_1.t'$ con |t'| = n, per ipotesi induttiva $t' \in Tr(Q'|R') \Rightarrow t' \in Tr(P'|R')$, si applica il lemma:

si applica ii femma:
$$\operatorname{Tr}(\mathbf{Q}') \subseteq \operatorname{Tr}(\sum \{P'|P \xrightarrow{\alpha_1} P'\}) \text{ e quindi } \mathbf{t}' \in \operatorname{Tr}(\mathbf{Q}'|\mathbf{R}') \Rightarrow \mathbf{t}' \in \operatorname{Tr}(\sum_{P \xrightarrow{\alpha_1} P'} (P'|R'))$$

Di conseguenza $\mathbf{t} \in \tau_1.\mathrm{Tr}(\sum_{P \xrightarrow{\alpha_1} P'} (P'|R')) = \bigcup_{P \xrightarrow{\alpha_1} P'} Tr(\tau_1.(P'|R'))$ e quindi, dato che

il processo P|R attraverso una transizione τ_1 effettua la sincronizzazione tra P e R per arrivare al processo P'|R', si dimostra che se $t \in (Q|R) \Rightarrow t \in (P|R)$.

Quindi con Tr(P) = Tr(Q), $P|R \sim_t Q|R$ come si voleva dimostrare.

1.2.1.4 Contesto restrizione C[] = L

Il caso del contesto restrizione L sul processo P ha la seguente uguaglianza: $Tr(P \setminus L) = Tr(P) \setminus \{t = ... \alpha_x ... | \alpha_x \in L\}$ cioè le traccie che stanno in Tr(P) non ci sono

nell'insieme di restrizione definito precedentemente. Se questo è vero, dato che per ipotesi Tr(P) = Tr(Q) e quindi $\text{Tr}(Q \setminus L) = \text{Tr}(Q) \setminus \{t = ...\alpha_x ... | \alpha_x \in L\}$, allora $\text{Tr}(P \setminus L) = \text{Tr}(Q \setminus L)$.

Perciò si deve dimostrare che il contesto restrizione L sul processo P è uguale a $Tr(P)\setminus\{t=...\alpha_x...|\alpha_x\in L\}$. Dimostrato questo ne consegue la veridicità di $P\setminus L\sim_t Q\setminus L$.

 (\subseteq)

Sia $t \in Tr(P \setminus L) \Rightarrow t \in Tr(P) \setminus \{t = ...\alpha_x ... | \alpha_x \in L\}$ Per induzione su |t|:

Caso Base |t| = 0

Allora
$$t = \varepsilon \in Tr(P) \setminus \{t = ... \alpha_x ... | \alpha_x \in L\}$$

Caso Induttivo |t| = n + 1

t ha una prima interazione seguita poi dalla traccia t', quindi $P \setminus L \xrightarrow{\alpha_1} X' \xrightarrow{t'}$ ovvero viene applicata una transizione secondo la regola della restrizione arrivando in un certo processo X', quindi:

$$\frac{P \xrightarrow{\alpha_1} P'}{P \setminus L \xrightarrow{\alpha_1} P' \setminus L \xrightarrow{t'}} RES \text{ se } \alpha_1, \overline{\alpha_1} \notin L$$

 $t = \alpha_1.t'$ con |t'| = n, per ipotesi induttiva $t' \in Tr(P' \setminus L)$, quindi $\alpha_1.t' \in \alpha_1.Tr(P' \setminus L) \subseteq Tr(P \setminus L)$. Dato che $\alpha_1, \overline{\alpha_1} \notin L$ quindi $t = \alpha.t' \notin \{t = ...\alpha_x... | \alpha_x \in L\}$ allora $t \in Tr(P) \setminus \{t = ...\alpha_x... | \alpha_x \in L\}$.

 (\supseteq)

Sia $t \in Tr(P) \setminus \{t = ... \alpha_x ... | \alpha_x \in L\} \Rightarrow t \in Tr(P \setminus L)$. Per induzione su |t|:

Caso Base $|\mathbf{t}| = 0$

Allora $t = \varepsilon \in Tr(P \setminus L)$

Caso Induttivo |t| = n + 1

t ha una prima interazione seguita poi dalla traccia t', cioè $t = \alpha_1.t'$. Si ha quindi una transizione $P \stackrel{\alpha_1}{\to} P'$, ciò è permesso dalla regola della restrizione, quindi:

$$\frac{P \xrightarrow{\alpha_1} P'}{P \setminus L \xrightarrow{\alpha_1} P' \setminus L \xrightarrow{t'}} RES \text{ se } \alpha_1, \overline{\alpha_1} \notin \{t = ... \alpha_x ... | \alpha_x \in L\}$$

Questo dimostra che P\L sa fare l'interazione α_1 , perciò per ipotesi induttiva t' \in P'\L allora α_1 .t' \in Tr(P\L).

Quindi dato che $\text{Tr}(P \setminus L) = \text{Tr}(P) \setminus \{t = ... \alpha_x ... | \alpha_x \in L\}$ con Tr(P) = Tr(Q) allora si è dimostrato che $P \setminus L \sim_t Q \setminus L$.

1.2.1.5 Contesto relabelling C[] = [f]

Nel caso del contesto relabelling sul processo P si ha che:

Data la funzione $f: Act \to Act$, le traccie di P[f] sono:

$$f(\epsilon) = \epsilon$$

$$f(\alpha.t) = f(\alpha).f(t)$$

Quindi voglio dimostrare che $Tr(P[\mathbf{f}]) = \{f(t) | t \in Tr(P)\}$. Se questo è vero, dato che Tr(P) = Tr(Q) si può sostituire Tr(P) con Tr(Q) scrivendo $\{f(t) | t \in Tr(Q)\}$ e grazie alla uguaglianza scritta precedentemente, allora $Tr(P[\mathbf{f}]) = Tr(Q[\mathbf{f}])$.

 (\subseteq)

Sia $t \in Tr(P[f]) \Rightarrow t \in \{f(t) | t \in Tr(P)\}.$ Per induzione su |t|:

Caso Base |t| = 0

Allora
$$t = \varepsilon \in \{f(\varepsilon) | \varepsilon \in Tr(P)\}$$

Caso Induttivo |t| = n + 1

t ha una prima interazione seguita poi dalla traccia t', quindi $P[f] \xrightarrow{\alpha_1} X' \xrightarrow{t'}$ ovvero viene applicata una transizione secondo la regola del relabelling arrivando in un certo processo X', quindi:

$$\frac{P \overset{\alpha_1}{\rightarrow} P'}{P[\mathbf{f}] \overset{f(\alpha_1)}{\rightarrow} P'[\mathbf{f}] \overset{f(t')}{\rightarrow}} REL$$

 $t = f(\alpha_1).f(t)'$ con |t'| = n, per ipotesi induttiva si ha che $f(t') \in \{f(t')|\ t' \in Tr(P')\}$, allora $f(\alpha).f(t') \in \{f(t)|\ t \in Tr(P)\}$.

 (\supseteq)

Sia $t \in \{f(t) | t \in Tr(P)\} \Rightarrow t \in Tr(P[f])$. Per induzione su |t|:

Caso Base |t| = 0

Allora $t = \varepsilon \in Tr(P[\mathbf{f}])$

Caso Induttivo |t| = n + 1

t ha una prima interazione seguita poi dalla traccia t', cioè $t = \alpha_1$.t'. Si ha quindi una transizione $P \xrightarrow{\alpha_1} P'$, ciò è permesso dalla regola del relabelling, quindi:

$$\frac{P \overset{\alpha_1}{\rightarrow} P'}{P[\mathbf{f}] \overset{f(\alpha_1)}{\rightarrow} P'[\mathbf{f}] \overset{f(t')}{\rightarrow}} REL$$

Questo dimostra che $P[\mathbf{f}]$ sa fare l'interazione α_1 , perciò per ipotesi induttiva t' $\in P'[\mathbf{f}]$ allora α_1 .t' $\in Tr(P[\mathbf{f}])$.

Quindi dato che $Tr(P[\mathbf{f}]) = \{f(t) | t \in Tr(P)\}$ con Tr(P) = Tr(Q) allora si è dimostrato che $P[\mathbf{f}] \sim_t Q[\mathbf{f}]$.

1.2.2 Conclusione

Si è dimostrato con i vari casi della dimostrazione precedente, che per ogni possibile contesto che può essere usato, la trace equivalence risulta essere è una congruenza per il CCS.

2 Barbershop

Il problema del Barbiere formato da 2 tipi di processi, un processo barbiere che effettua tagli di barba/capelli a dei processi clienti, e un insieme di processi clienti che vogliono effettuare un taglio. Il negozio del barbiere prevede l'esistenza di una sala d'attesa con n sedie, e la stanza del barbiere con una sedia dove viene effettuato il taglio. Se non ci sono clienti che aspettano di essere serviti, il barbiere dorme. Se arriva un cliente nel negozio vi sono tre casi possibili; tutte le sedie sono occupate da altri clienti, e quindi il cliente se ne va dal negozio, oppure il barbiere è occupato e c'è almeno una sedia libera nella sala d'attesa, il cliente può sedersi ed aspettare che il barbiere si liberi ed effettui il taglio, infine se il barbiere sta dormendo, il barbiere si sveglierà e effettuerà il taglio al cliente.

É importante rispettare i seguenti vincoli:

- I processi cliente dovrebbero ricevere il taglio;
- Se un cliente arriva quando il negozio è pieno, se ne va;
- Il barbiere dovrebbe effettuare i tagli;
- Il barbiere serve i clienti uno per volta.

2.1 Una possibile soluzione

Il libro Little Book of Semaphores suggerisce la seguente soluzione:

Sia n = 2, quindi una sedia per la sala d'attesa e una per la barberia.

Si vuole utilizzare un mutex per proteggere la sezione critica al cui interno vi è un contattore di clienti presenti nel negozio. Quindi il contattore per essere modificato si dovrà garantire la mutua esclusione. Quando un cliente entra nel negozio dovrà entrare nella sezione critica per controllare che il contattore sia uguale a n, se lo è allora esce dal negozio, se invece non lo è incrementa il contattore ed esce dalla sezione critica. Una volta incrementato il cliente segnala attraverso un semaforo Customer la sua presenza al barbiere e si mette in attesa nel semaforo Barber per attendere il servizio del barbiere.

Una volta che il barbiere segnala la presa in carico del cliente sul semaforo Barber, viene effettuato il taglio e il cliente e il barbiere si sincronizzano sui semafori CustomerDone e BarberDone per garantire che il taglio sia stato fatto e che il barbiere possa effettuare un taglio ad un altro cliente in attesa se c'è altrimenti torna a dormire. Il cliente dopo il taglio entra di nuovo nella sezione critica per decrementare il contattore in modo tale da uscire dal negozio.

Il barbiere nello specifico all'inizio rimane in attesa sul semaforo Customer aspettando l'arrivo di un cliente (simula il fatto che stia dormendo), una volta svegliato, segnala sul semaforo Barber di essere pronto con il taglio e prendere in carico un cliente(il primo che sincronizza con il segnale), effettua il taglio si sincronizza con il cliente che ha ricevuto il servizio. Se ci sono altri clienti in attesa passa direttamente al nuovo lavoro da effettuare senza mettersi a dormire, invece se non c'è nessuno torna a dormire e si ferma sul semaforo Customer.

Di seguito viene mostrata una possibile soluzione in pseudo-codice.

```
mutex.wait()
    if customers == n:
        mutex.signal()
        balk()
    customers += 1
mutex.signal()

customer.signal()
barber.wait()

# getHairCut()

customerDone.signal()
barberDone.wait()

mutex.wait()
    customers -= 1
mutex.signal()
```

Figura 1: Definizione processo cliente.

```
customer.wait()
barber.signal()

# cutHair()

customerDone.wait()
barberDone.signal()
```

Figura 2: Definizione processo barbiere.

2.2 Modellazione in CCS

Quindi le entità utilizzate nel programma CCS sono:

- Customer_i: Processo cliente che riceve il taglio;
- Count_i: Mutex con al suo interno il contattore del numero di clienti presenti nel negozio;
- Barber: Processo barbiere che effettua il taglio;
- Sys: Sistema.

Di seguito si mostra un esempio del sistema con n = 2 e tre clienti.

```
Count1 = enter.incExit.Count2;
Count2 = enter.(incExit.CountB + decExit.Count1);
CountB = enter.(balk.CountB + decExit.Count2);

Customer1 = 'enter.enter1.exit1.('incExit.C1 + 'balk.Customer1);
C1 = semCustomer.'semBarber.getHairCut1.semCustomerDone.'semBarberDone.
'enter.enter1.exit1.'decExit.Customer1;

Customer2 = 'enter.enter2.exit2.('incExit.C2 + 'balk.Customer2);
C2 = semCustomer.'semBarber.getHairCut2.semCustomerDone.'semBarberDone.
'enter.enter2.exit2.'decExit.Customer2;

Customer3 = 'enter.enter3.exit3.('incExit.C3 + 'balk.Customer3);
```

C3 = semCustomer.'s emBarber.getHairCut3.semCustomerDone.'s emBarberDone.

'enter.enter3.exit3.'decExit.Customer3;

Barber = 'semCustomer.semBarber.cutHair.'semCustomerDone.semBarberDone.Barber;

set $L = \{$ enter, incExit, decExit, balk, semCustomer, semCustomerDone, semBarber, semBarberDone $\}$;

 $Sys = (Customer1|Customer2|Customer3|Count1|Barber) \ \ L;$

2.2.1 Codifica Mutex e contattore clienti

Per codificare il contattore e il *mutex* si è deciso di utilizzare un unico processo, o meglio un insieme di processi che codificano il **mutex** e il contattore, perciò abbiamo:

Count1 = enter.incExit.Count2;

Codifica il contatore che passa da zero a uno gestendo il tutto in mutua esclusione. Per interagire con il contattore i processi clienti devono sincronizzarsi su enter che risulta essere un canale ristretto, ciò permette la mutua esclusione che sarà dimostrata in seguito. Per poter incrementare il contattore e uscire dalla sezione critica i processi cliente utilizzeranno il canale incExit anch'esso ristretto, mentre il processo Count1 andrà nel processo Count2 per mantenere il contattore a uno e per dare la possibilità di decrementare o incrementare un successivo processo cliente.

Count2 = enter.(incExit.CountB + decExit.Count1);

Codifica il contatore che passa da uno a due e/o da uno a zero, gestendo il tutto in mutua esclusione. Analogamente a Count1 c'è enter per la sincronizzazione in mutua esclusione. Viene data una scelta in più su come proseguire l'esecuzione. A seconda di cosa richiede il processo cliente può essere data la possibilità di incrementare il contattore e uscire, sempre attraverso il canale incExit, oppure il decremento attraverso decExit(canale ristretto). La scelta dipende dello stato d'esecuzione in cui si trova il processo cliente. Nel caso incrementi, Count2 va in CountB altrimenti torna in Count1.

CountB = enter.(balk.CountB + decExit.Count2);

Codifica il contatore che non può essere più incrementato perché uguale a n, e l'azione di decremento. Il funzionamento è uguale a Count2 tranne per il fatto che incExit non esiste ma c'è balk(canale ristretto) usato per simulare l'uscita dal locale del cliente nel caso in cui voglia ricevere un taglio ma non ci sono sedie disponibili.

2.2.2 Codifica Customer

La codifica dei clienti avviene nel seguente modo:

 $\label{eq:Customer1} Customer1 = \mbox{'enter.enter1.exit1.('incExit.C1 + 'balk.Customer1);} \\ C1 = semCustomer.'semBarber.getHairCut1.semCustomerDone.'semBarberDone.'enter.enter1.exit1.'decExit.Customer1;}$

Il cliente per poter controllare se può entrare si sincronizza sul canale enter rimando in attesa della possibilità di entrare nella sezione critica. Una volta entrato controlla se può incrementare oppure no il contattore, quindi sceglie se eseguire incExit o back, tale scelta dipende da cosa offre il processo count. Nel caso sia CountB, l'unica azione possibile per il cliente è eseguire balk che lo fa uscire dalla sezione critica e non lo fa entrare nel negozio. Nel caso invece sia Count1 o Count2 il cliente esegue incExit cosi che incrementi il contattore e esca dalla sezione critica. Successivamente si sincronizza con il barbiere, che nel caso in cui il barbiere sia libero passa a ricevere il taglio. Finito il

taglio si sincronizza subito con il barbiere per poi entrare nella sezione critica in mutua esclusione e decrementare il contattore per simulare la sua uscita dal negozio.

2.2.3 Codifica Barber

La codifica del Barbiere avviene nel seguente modo:

Barber = 'semCustomer.semBarber.cutHair'semCustomerDone.semBarberDone.Barber;

Il barbiere rimane in attesa di un nuovo cliente da servire su semCustomer se non ci sono cliente in attesa. Una volta arrivato un cliente si sincronizza con esso ed esegue il taglio, successivamente si sincronizza con il cliente appena servito per garantire che sia avvenuto il taglio per poi tornare all'inizio della sua esecuzione per poter eseguire un nuovo cliente se c'é, altrimenti attende un nuovo cliente.

2.2.4 Codifica del sistema

L'intero sistema viene codificato nel seguente modo:

Il sistema viene rappresentato attraverso una composizione parallela dei processi Customer, Barber e Count1. Tutti i canali vengono ristretti per permettere la sincronizzazione dei processi, escluso cutHair, $getHairCut_i$, $enter_i$, $exit_i$ usato per mostrare un comportamento all'esterno.

2.3 Verifica della correttezza attraverso CWB

Di seguito si verificano se il programma definito rispetta tutte le caratteristiche stabilite dalla definizione del problema, attraverso l'uso della Edinburgh Concurrency Workbench (CWB).

2.3.1 Trace Equivalence

Dato che il sistema con 3 clienti e n=2 risulta avere 752 stati, è troppo complesso scrivere una specifica che catturi il comportamento dell'intero sistema. Quindi trovare un specifica che sia bisimile a Sys non è molto interesse quello che ci interessa è perciò catturare alcune caratteristiche intessenti utili per la verifica. Si procede quindi nello scrivere due specifiche generali che catturino, una la mutua esclusione nella modifica del contattore e l'altra che ogni cliente viene servito uno alla volta. Si hanno le seguenti:

```
SpecM = enter1.exit1.SpecM + enter2.exit2.SpecM + enter3.exit3SpecM;
```

```
SpecC = cutHair.getHairCut1.SpecC + getHairCut1.cutHair.SpecC + cutHair.getHairCut2.SpecC + getHairCut2.cutHair.SpecC + cutHair.getHairCut3.SpecC + getHairCut3.cutHair.SpecC;
```

Si nota che unendo nel modo corretto queste due specifiche si può costruire la specifica bisimile a Sys, ma come detto risulta essere troppo complesso e quello che ci interessa è la cattura delle caratteristiche chiave del sistema, le quali garantiscono il corretto funzionamento.

Quindi si prendono due versioni di Sys, Sys1 versione senza i canali cutHair e getHairCut $_i$ e Sys2 versione senza i canali enter $_i$ e exit $_i$.

Per dimostrare che Sys1 e Sys2 hanno le caratteristiche descritte dalle specifiche SpecM e SpecC si ricorre all'uso della Trace Equivalence. Si vuole che le traccie di Sys1 siano Tr(Sys1) = Tr(SpecM), mentre le traccie di Sys2 siano Tr(Sys2) = Tr(SpecC).

Vogliamo perciò che le traccie di Sys1 siano sequenze di $enter_i$ e $exit_i$ ben accoppiate mentre per le traccie di Sys2 siano sequenze di $enter_i$ e $exit_i$ anch'essi ben accoppiate.

Attraverso la CWB con il commando mayeq(Sys1,SpecM) otteniamo la conferma che Tr(Sys1) = Tr(SpecM). Analogamente con mayeq(Sys2,SpecC) si dimostra che Tr(Sys2) = Tr(SpecC).

Si sottolinea che nonostante Sys1 e Sys2 hanno comportamenti esterni differenti, al loro interno sono garantite le due proprietà che si sono verificate con la Trace Equivalence, dato che si è solo modificato il comportamento esterno che ha origine dalla struttura interna del sistema rimasta in variata.

2.3.2 Verifica tramite HML

Passiamo ora a dimostrare alcune proprietà chiave del Sys attraverso la logica di Hennessy-Milner per una dimostrazione più formale.

Nelle verifiche verranno usate le seguenti formule:

- Inv(P) = max(X.(P & [-]X)); Sempre vera la proprietà P.
- Pos(P) = min(X. (P | <-> X));
 Esiste un stato in cui vale la proprietà P.
- WeakEven(P) = min(X. (P | «eps» <-tau> «eps» T & [[eps]][-tau][[eps]] X)));
 Prima o poi l'esecuzione eseguirà un stato in cui vale P attraverso passi interni e esterni.
- WUntil(P,Q) = max(X. Q | (P & [-]X));
 Until in versione weak. Vale la proprietà P finché non diventa vera Q cioè l'esecuzione arriva un stato dove può vale Q.
- SUntil(P,Q) = min(X. Q | (P & <->T & [-]X));
 Until in versione strong. Vale la proprietà P finché non diventa vera Q.

2.3.2.1 Assenza di deadlock

Il sistema riesce sempre a eseguire un passo senza rimanere bloccato.

NoDeadlock =
$$Inv(<->T)$$
;

con il commando **checkprop(Sys, Nodeadlock)** si ottiene **true**, quindi il sistema non va mai in deadlock.

2.3.2.2 Presenza di Livelock

Siano:

$$TauLoop = max (X. < tau > X);$$

 $prop Livelock = Pos(TauLoop);$

Attreverso **checkprop**(**Sys**, **Livelock**) si ottiene **false**, quindi non vi è la presenza di Livelock.

2.3.2.3 Mutua esclusione contattore

L'accesso alla sezione critica che contiene il contattore avviene in mutua esclusione, sia per incrementare e sia per decrementare il contattore. Quindi solo un processo può eseguire exit perchè solo un processo cliente puo trovarsi nella sezione critica.

```
MutexC = Inv(([[exit1]]F | [[exit2]]F) & ([[exit2]]F | [[exit3]]F) & ([[exit1]]F | [[exit3]]F));
```

È sempre vero che al più solo uno dei tre processi è in grado di fare $exit_i$. Con il commando **checkprop(Sys, MutexC)** si ottiene **true**, quindi vale la mutua esclusione.

2.3.2.4 Mutua esclusione nell'esecuzione del taglio

Ogni cliente viene servito uno alla volta, quindi non e possibile che due clienti vengono serviti contemporaneamente dal barbiere ma al più solo uno. Si dimostra perciò la mutua esclusione nell'esecuzione del taglio.

```
\label{eq:mutexB} \begin{aligned} \mathsf{MutexB} &= \mathsf{Inv}(([[\mathsf{getHairCut1}]]\mathsf{F} \mid [[\mathsf{getHairCut2}]]\mathsf{F}) \ \& \ ([[\mathsf{getHairCut3}]]\mathsf{F}) \ \& \ ([[\mathsf{getHairCut1}]]\mathsf{F} \mid [[\mathsf{getHairCut3}]]\mathsf{F})); \end{aligned}
```

È sempre vero che al più solo uno dei tre processi è in grado di fare $getHairCut_i$. Con il commando checkprop(Sys, MutexB) si ottiene true, quindi vale la mutua esclusione.

2.3.2.5 Verifica comportamento del barbiere nell'attesa dell'arrivo di un nuovo cliente

Il barbiere aspetta, cioè dorme, finché non entra un cliente. Quindi a livello di codice CCS il processo Barber rimane fermo in 'semCustomer finché non si sincronizza con un processo Customer_i attraverso l'azione semCustomer, dopo di che Barber può proseguire la sua esecuzione.

Per dimostrare tale proprietà si inseriscono nel sistema Sys, i canali entered in tutti i processi C_i , quindi:

C1 = semCustomer.entered.'semBarber.getHairCut1.semCustomerDone.'semBarberDone.'enter.enter1.exit1.'decExit.Customer1;

Mentre nel processo Barber si inserisce waked, quindi:

Barber = 'semCustomer.waked.semBarber.cutHair'semCustomerDone.semBarberDone.Barber;

```
UntilB = Inv(WUntil([[waked]]F, wentered));
```

È sempre vero che il processo Barber non sa fare waked finché un processo Customer_i può fare entered. La possibilità di poter fare entered la si ha solo se c'è stata una sincronizzazione, cioè il barbiere si è svegliato e il cliente è entrato e successivamente può segnalarlo. Quindi eseguendo checkprop(Sys, UntilB) si ottiene true, vale perciò la proprietà.

Non sarebbe andata bene la versione con lo strong until perché non è sempre vero che il processo Barber non sa fare waked finché un processo Customer $_i$ esegue entered, infatti:

UntilB =
$$Inv(SUntil([[waked]]F, wentered));$$

Allora checkprop(Sys, UntilB) ritorna false.

2.3.2.6 Verifica comportamento del cliente nell'attesa di essere servito

Il cliente aspetta, finché il barbiere non gli da il segnale di sedersi per il taglio. Quindi a livello di codice CCS il processo Customer_i rimane fermo in 'semBarber finché non si sincronizza con un processo Barber attraverso l'azione semBarber, dopo di che Customer_i può proseguire la sua esecuzione.

È sempre vero che il processo $Customer_i$ non sa fare $getHairCut_i$ finché un processo Barber può fare cutHair. La possibilità di poter fare cutHair la si ha solo se c'è stata una sincronizzazione. Si è aggiunta la clausola OR perché può accadere che nonostante si abbia la possibilità di poter fare cutHair non è detto che il processo $Customer_i$ sa fare $getHairCut_i$ perché a causa della mutua esclusione dopo la sincronizzazione al più solo uno sa fare l'azione. Quindi eseguendo checkprop(Sys, UntilC) si ottiene true, vale perciò la proprietà.

2.3.2.7 Fairness

Purtroppo la soluzione data al problema non garantisce una piena fairness, cioè può accadere che un processo $\mathsf{Customer}_j$ prenda per molte volte possesso del Barber lasciando gli altri processi $\mathsf{Customer}_{k \neq j}$ in attesa di un taglio. Vi è quindi solo garantita la possibilità che si possa ricevere il taglio. Per dimostrare ciò si aggiunge ad ogni processo $\mathsf{Customer}_i$ si aggiunge il canale will_iper esprimere la volontà di effettuare un taglio, quindi:

```
Customer1 = will.'enter.enter1.exit1.('incExit.C1 + 'balk.Customer1);
```

Sia la seguente formula:

```
FairC = Inv(([will1] Pos(«getHairCut1»T))
    & ([will2] Pos(«getHairCut2»T))
    & ([will3] Pos(«getHairCut3»T)));
```

Una volta espressa la volontà di eseguire un taglio esiste uno stato in cui è possibile effettuarlo. Quindi eseguendo **checkprop(Sys, FairC)** si ottiene **true**, esiste perciò uno stato in cui è possibile eseguire il taglio. Non è detto pero che venga eseguito questo, infatti:

```
FairC2 = Inv(([will1] WeakEven(«getHairCut1»T))
& ([will2] WeakEven(«getHairCut2»T))
& ([will3] WeakEven(«getHairCut3»T)));
```

È sempre vero che dopo aver espresso la volonta di eseguire un taglio attraverso will_j prima o poi il processo $Customer_j$ lo riceverà. Ma per checkprop(Sys, FairC2) risulta essere **false**, e quindi vale ciò che si è detto precedentemente, non vale la fairness.

Vi è garantita pero che non ci sia la possibilità di attesa infinita per ogni processo $Customer_i$, infatti siano:

```
WaitForever1 = max (X. «getHairCut1» X);
WaitForever2 = max (X. «getHairCut2» X);
WaitForever3 = max (X. «getHairCut3» X);
```

```
WaitForeverWill = (Pos(«will1» WaitForever1) | (Pos(«will2» WaitForever2)) | (Pos(«will3» WaitForever3)) );
```

Attraverso checkprop(Sys, WaitForeverWill) si ottiene false, quindi non vi è la possibilità di avere attesa infinita nel ricevere il taglio.

Si può ragionare sul fatto che è possibile modificare il sistema in modo che sia garantita la fairness.

Un modo soluzione diciamo "semplice" può essere quella di far terminare i processi $\mathsf{Customer}_i$ una volta effettuato un taglio, e quando sono terminati tutti ci sia un processo preposto a riattivarli tutti. Questo modifica garantisce che prima o poi tutti i processi $\mathsf{Customer}_i$ eseguano un taglio.

Una soluzione più raffinata può essere quella di impostare un ordine d'esecuzione tale da garantire che tutti eseguano un taglio, quindi si potrebbe realizzare una sorta di coda FIFO in modo tale da stabilire un ordine d'esecuzione dando a tutti i clienti un turno in cui verrà eseguito il taglio.