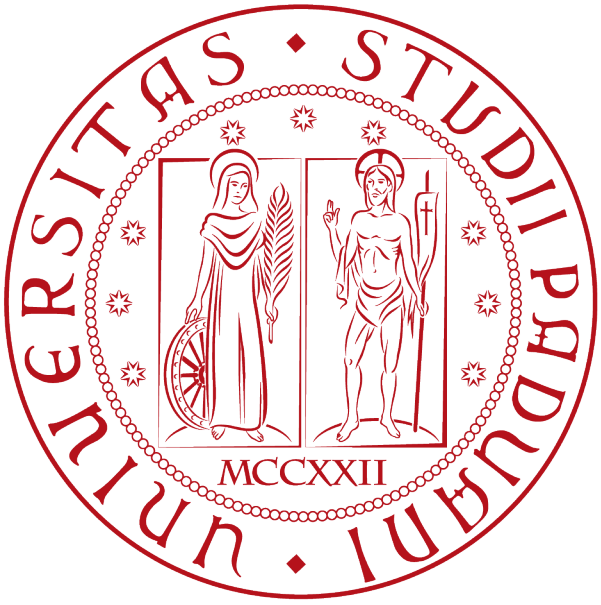


# Linguaggi per il global computing
# Esercizi B e D + Barbershop

Federico Perin - 2029215 - Ottobre 2021

# Indice

# 1 Esercizi

## 1.1 Esercizio B

Dimostrare che ogni processo CCS finito termina in un numero finito di passi.

### 1.1.1 Sintassi

$$P, Q ::= \alpha.P \mid (P \mid Q) \mid \sum_{i \in I} P_i \mid P \setminus L \mid P[f] \mid \mathbf{0}$$

**Note:**

Nel CCS finito non sono previste le costanti $\mathcal{K}$.

Il processo **0** ha un solo stato e non ha interazioni con altri processi.

La dimostrazione viene divisa in due casi:

- Nel primo caso si hanno somme finite, cioè l'insieme $I$ contenente le scelte della somma non deterministica è finito;
- Nel secondo caso l'insieme $I$ sarà infinito.

### 1.1.2 Dimostrazione per somme finite

La dimostrazione prevede i seguenti punti:

1. Ogni processo del CCS finito termina con un numero finito di passi;
2. Ogni processo del CCS finito ha un numero finito di stati.

#### 1.1.2.1 Punto 1

Dato che non esistono costanti $\mathcal{K}$, non è possibile rigenerare passi eseguiti in precedenza; perciò, dopo un certo numero finito di passi, ogni processo P in CCS finito terminerà perché non avrà più passi da eseguire. Si deduce quindi che il numero di passi di ogni processo ha un limite superiore e di conseguenza tale numero è finito.

Per dimostrare quanto scritto, si procede attraverso una dimostrazione induttiva sull'altezza di derivazione di un processo P, con ipotesi induttiva: $P \xrightarrow{\alpha} P' \Rightarrow Size_p(P') < Size_p(P)$, dove $Size_p(P')$ si intende il numero di passi del processo P'.

Definiamo $Size_p(P)$:

$$Size_p(P) \begin{cases} P = \alpha.R, & 1 + Size_pR \\ P = \sum_{i \in I} P_i, & max(Size_p(P_i)) \\ P = R \mid Q, & Size_pR + Size_pQ \\ P = R \setminus L, & Size_pR \\ P = R[f], & Size_pR \end{cases}$$

Si dimostrerà che $Size_p(P)$ indica il limite superiore del numero di passi eseguiti dal processo P per terminare.

#### 1.1.2.1.1 Dimostrazione

**Caso Base:**

$\frac{}{\alpha.P \xrightarrow{\alpha} P}\ ACT$ $\qquad Size_p(\alpha.P) = 1 + Size_p(P) > Size_p(P)$

Si ha che l'azione $\alpha$ concatenata al processo P aggiunge un passo in più, perciò risulta essere corretto il limite superiore $Size_p(\alpha.P) = 1 + Size_p(P)$ passi.

**Caso Induttivo:**

* $\frac{P_j \xrightarrow{\alpha} P'}{\sum_{i \in I} P_i \xrightarrow{\alpha} P'}\ SUM\ j \in I$

  Dato che $\sum_{i \in I}$P$_i \xrightarrow{\alpha}$ P' ha un livello in più rispetto a P$_j \xrightarrow{\alpha}$ P', allora per ipotesi induttiva vale che su P$_j \xrightarrow{\alpha}$ P', $Size_p(P_j) > Size_p(P')$.

  Si deduce che $Size_p(\sum_{i \in I} P_i) > Size_p(P_j) > Size_p(P')$ ma allora sicuramente $max(Size_p(P_i)) > Size_p(P')$.
  Il limite superiore $Size_p(\sum_{i \in I} P_i) = max(Size_p(P_i))$ passi, risulta essere corretto.

* $\frac{P \xrightarrow{\alpha} P'}{P|Q \xrightarrow{\alpha} P'|Q}\ PAR\text{-}L$

  Dato che P|Q $\xrightarrow{\alpha}$ P'|Q ha un livello in più rispetto a P $\xrightarrow{\alpha}$ P', allora nell'esecuzione di un passo $\alpha$, P $\xrightarrow{\alpha}$ P', per ipotesi induttiva vale che $Size_p(P) > Size_p(P')$.

  E quindi dato che $Size_p(P|Q) = Size_p(P) + Size_p(Q)$ mentre $Size_p(P'|Q) = Size_p(P') + Size_p(Q)$, allora si può dedurre che $Size_p(P|Q) > Size_p(P'|Q)$

* $\frac{Q \xrightarrow{\alpha} Q'}{P|Q \xrightarrow{\alpha} P|Q'}\ PAR\text{-}R$

  Dato che P|Q $\xrightarrow{\alpha}$ P|Q' ha un livello in più rispetto a Q $\xrightarrow{\alpha}$ Q', allora nell'esecuzione di un passo $\alpha$, Q $\xrightarrow{\alpha}$ Q', per ipotesi induttiva vale che $Size_p(Q) > Size_p(Q')$.

  E quindi dato che $Size_p(P|Q) = Size_p(P) + Size_p(Q)$ mentre $Size_p(P|Q') = Size_p(P) + Size_p(Q')$, allora si può dedurre che $Size_p(P|Q) > Size_p(P|Q')$

* $\frac{P \xrightarrow{\alpha} P' \qquad Q \xrightarrow{\overline{\alpha}} Q'}{P|Q \xrightarrow{\tau} P'|Q'}\ PAR\text{-}\tau$

  Dato che P|Q $\xrightarrow{\tau}$ P'|Q' ha un livello in più rispetto sia a P $\xrightarrow{\alpha}$ P' e sia a Q $\xrightarrow{\overline{\alpha}}$ Q', allora nell'esecuzione di un passo $\alpha$, per ipotesi induttiva vale che

$Size_p(P) > Size_p(P')$ e $Size_p(Q) > Size_p(Q')$

E quindi dato che $Size_p(P|Q) = Size_p(P) + Size_p(Q)$ mentre $Size_p(P'|Q') = Size_p(P') + Size_p(Q')$, allora si può dedurre che $Size_p(P|Q) > Size_p(P'|Q')$

Perciò si è dimostrato che il limite superiore $Size_p(P|Q) = Size_p(P) + Size_p(Q)$ passi, risulta essere corretto in tutti i tre casi PAR-L, PAR-R e PAR-$\tau$.

* $\dfrac{P \xrightarrow{\alpha} P'}{P\backslash L \xrightarrow{\alpha} P'\backslash L}$ *RES* se $\alpha, \overline{\alpha} \notin$ L

Dato che P $\backslash L \xrightarrow{\alpha}$ P' \L ha un livello in più rispetto a P $\xrightarrow{\alpha}$ P', allora nell'esecuzione di un passo $\alpha$, per ipotesi induttiva vale che $Size_p(P) > Size_p(P')$

Applicare una restrizione ad un processo non fa aumentare il numero massimo di passi di esecuzione, ma potrebbe far ottenere una variazione delle possibili interazioni con altri processi in parallelo:
$Size_p(P\backslash L) = Size_p(P)$ mentre $Size_p(P'\backslash L) = Size_p(P')$, si deduce che $Size_p(P\backslash L) > Size_p(P'\backslash L)$

Perciò si è dimostrato che il limite superiore $Size_p(P\backslash L) = Size_p(P)$ passi risulta essere corretto.

* $\dfrac{P \xrightarrow{\alpha} P'}{P[\mathbf{f}] \xrightarrow{f(\alpha)} P'[\mathbf{f}]}$ *REL*

Dato che P $[\mathbf{f}] \xrightarrow{f(\alpha)}$ P'$[\mathbf{f}]$ ha un livello in più rispetto a P $\xrightarrow{\alpha}$ P', allora nell'esecuzione di un passo $\alpha$, per ipotesi induttiva vale che $Size_p(P) > Size_p(P')$

Applicare un relabelling ad un processo non fa aumentare il numero massimo di passi di esecuzione, ma invece si potrebbe ottenere variazione delle possibili interazioni con altri processi in parallelo, vale che:
$Size_p(P[\mathbf{f}]) = Size_p(P)$ mentre $Size_p(P'[\mathbf{f}]) = Size_p(P')$,
si deduce che $Size_p(P[\mathbf{f}]) > Size_p(P'[\mathbf{f}])$

Perciò si è dimostrato che il limite superiore $Size_p(P[\mathbf{f}]) = Size_p(P)$ passi, risulta essere corretto.

#### 1.1.2.2 Punto 2

Si vuole dimostrare che ogni processo CCS ha un numero finito di stati, cioè esiste un limite superiore del numero di stati di esecuzione per un processo P.

Definiamo $Size_s(P)$:

$$Size_s(P)\begin{cases} P = \mathbf{0}, & 1 \\ P = \alpha.R, & 1 + Size_s R \\ P = \sum_{i \in I} P_i, & \sum_{i \in I} Size_s P_i \\ P = R \mid Q, & Size_s R * Size_s Q \\ P = R \setminus L, & Size_s R \\ P = R[f], & Size_s R \end{cases}$$

Si dimostrerà di seguito che $Size_s(P)$ calcola il limite superiore del numero di stati dell'esecuzione del processo P.

#### 1.1.2.2.1 Dimostrazione

Tramite dimostrazione per induzione sull'esecuzione di un processo P si dimostra che i limiti di $Size_s(P)$ sono corretti.

**Caso Base:**

**0**
Il processo **0** ha un solo stato, quello di partenza, per definizione quindi $Size_s(\mathbf{0}) = 1$ stato.

**Caso Induttivo:**

In un passo si raggiunge un sotto processo dal quale, in $n$ passi finiti, si raggiungerà uno stato terminante. Si può quindi utilizzare la seguente ipotesi induttiva:
Un processo composto da sotto processi con un limite superiore di stati di esecuzione ha anch'esso un limite superiore di stati di esecuzione.
Tale ipotesi verrà utilizzata per dimostrare che il sotto processo raggiunto, da lui allo stato terminante, ci saranno un numero finito di stati perché limitati da un limite superiore. Si ricorda inoltre che il numero di stati raggiunti è finito se gli $n$ passi sono finiti. Grazie alla dimostrazione del punto 1 si sa che $n$ è finito.

* **ACT**
  Con l'azione $\alpha$ concatenata al processo P, ad esso viene aggiunto uno stato in più: $\alpha.P \xrightarrow{\alpha} P$. Per ipotesi induttiva, P ha al più $Size_s(P)$ stati, quindi $\alpha.P$ avrà al più $Size_s(\alpha.P) = 1 + Size_s(P)$ stati. Risulta perciò corretto il limite scelto.

* **SUM**
  Si ha la seguente esecuzione: $\sum_{i \in I} P_i \xrightarrow{\alpha}$ P', dove qualunque $P_i$ sia scelto, per ipotesi induttiva ha un numero finito di stati d'esecuzione. Quindi tutti i processi che compongono la somma non deterministica hanno un numero finito di stati. Perciò $\sum_{i \in I} P_i$ ha al più $Size_s(\sum_{i \in I} P_i) = \sum_{i \in I} Size_s P_i$ stati inoltre, dato che il numero di processi $P_i$ è finito, anche la somma dei stati lo sarà.

  È corretto il limite superiore presentato precedentemente perché potrebbero esserci stati non condivisi tra i vari processi $P_i$. Quindi può esserci il caso in cui tutti i stati raggiunti sono diversi tra loro.

* **PAR-L**
  Si ha la seguente esecuzione: $P|Q \xrightarrow{\alpha} P'|Q$, dove P|Q raggiunge lo stato P'|Q.

  Per ipotesi induttiva P'|Q ha un numero finito di stati d'esecuzione, cioè ha al più $Size_s(P'|Q) = Size_s(P')$ * $Size_s(Q)$ stati, quindi P|Q ha al più $Size_s(P|Q) = (Size_s(P') + 1)$ * $Size_s(Q)$ stati. Dato che è possibile che non ci sia alcuno stato condiviso durante l'esecuzione dei due processi, il limite superiore ad essi è uguale al numero totale di combinazioni possibili tra gli stati dei due singoli processi.

* **PAR-R**
  Si ha la seguente esecuzione: $P|Q \xrightarrow{\alpha} P|Q'$, dove P|Q raggiunge lo stato P|Q'.

  Per ipotesi induttiva P|Q' ha un numero finito di stati d'esecuzione, cioè ha al più $Size_s(P|Q') = Size_s(P)$ * $Size_s(Q')$ stati, quindi P|Q ha al più $Size_s(P|Q) = Size_s(P)$ * $(Size_s(Q') + 1)$ stati. Dato che è possibile che non ci sia alcuno stato condiviso durante l'esecuzione dei due processi, il limite superiore ad essi è uguale al numero totale di combinazioni possibili tra gli stati dei due singoli processi.

* **PAR-$\tau$**
  Si ha la seguente esecuzione: $P|Q \xrightarrow{\tau} P'|Q'$, dove P|Q raggiunge lo stato P'|Q'.

  Per ipotesi induttiva P'|Q' ha un numero finito di stati d'esecuzione, cioè ha al più $Size_s(P'|Q') = Size_s(P')$ * $Size_s(Q')$ stati, quindi P|Q ha al più $Size_s(P|Q) = Size_s(P')$ * $Size_s(Q') + 1$ stati. Dato che è possibile che non ci sia alcuno stato condiviso durante l'esecuzione dei due processi, il limite superiore ad essi è uguale al numero totale di combinazioni possibili tra gli stati dei due singoli processi.

  Dunque $Size_s(P|Q) = Size_s(P)$ * $Size_s(Q)$ stati, risulta essere corretto.

* **RES**
  Si ha la seguente esecuzione: $P\backslash L \xrightarrow{\alpha} P'\backslash L$.

  Per ipotesi induttiva P' \L ha al più $Size_s(P'\backslash L) = Size_s(P')$ stati.
  Dato che $Size_s(P'\backslash L)$ è finito, allora P \L avrà al più:
  $Size_s(P\backslash L) = 1 + Size_s(P'\backslash L) = 1 + Size_s(P') = Size_s(P)$ stati, perché applicando una funzione di restrizione non aumenta il numero massimo di stati d'esecuzione, vale quindi il limite superiore $Size_s(P\backslash L) = Size_s(P)$.

* **REL**
  Si ha la seguente esecuzione: $P[\mathbf{f}] \xrightarrow{f(\alpha)} P'[\mathbf{f}]$.

  Per ipotesi induttiva $P'[\mathbf{f}]$ ha al più $Size_s(P'[\mathbf{f}]) = Size_s(P')$ stati.
  Dato che $Size_s(P'[\mathbf{f}])$ è finito, allora $P[\mathbf{f}]$ avrà al più:
  $Size_s(P[\mathbf{f}]) = 1 + Size_s(P'[\mathbf{f}]) = 1 + Size_s(P') = Size_s(P)$ stati, perché applicando una funzione di relabelling non aumenta il numero massimo di stati d'esecuzione ma cambiano solo le possibili interazioni con altri processi in parallelo, vale quindi il limite superiore $Size_s(P[\mathbf{f}]) = Size_s(P)$.

#### 1.1.2.3 Conclusione prima parte

Si è dimostrato nei punti precedenti che i processi definiti attraverso il CCS finito hanno sempre un limite superiore sia per il numero di passi, sia per il numero di stati d'esecuzione. Di conseguenza il numero di passi ed il numero di stati sono finiti.

### 1.1.3 Dimostrazione per somme infinite

Per quanto riguarda la somma non deterministica $\sum_{i \in I} P_i$, l'insieme $I$ sarà infinito. Infatti i processi CCS che fanno parte della somma non deterministica saranno infiniti e quindi hanno un numero infinito di stati ma tutti con una derivazione finita.

La dimostrazione sarà simile alla precedente in tutti i vari punti, tranne per quello riguardante la somma non deterministica. Infatti, per dimostrare la finitezza dell'esecuzione, si utilizzerà un'astrazione basata sulle generazioni della grammatica di CCS.

Si dimostra quindi che ogni processo CCS termina in numero finito di passi, per induzione sulla lunghezza di derivazione.

**Caso Base:**

**0**

Il processo **0** termina in 0 passi per definizione.

**Caso Induttivo:**
La generazione della sequenza di interazioni avanza attraverso uno dei termini della grammatica e come ipotesi induttiva si ha che tale sequenza ha derivazione finita.

* **ACT**
  Con l'azione $\alpha$ concatenata al processo P si ha che la derivazione produrrà un processo del tipo $\alpha^{n+1}.P$ con $n \geq 0$, dove esiste un nuovo passo ed uno nuovo stato nell'esecuzione di P. Perciò il numero di stati e di passi d'esecuzione rimangono finiti.

* **PAR-L, PAR-R, PAR-$\tau$**
  Come dimostrato per il caso del CCS finito con somme finite, nell'esecuzione parallela la derivazione produrrà dei sotto processi che, per ipotesi induttiva, sono finiti e quindi il processo di cui fanno parte sarà anch'esso finito.

* **RES**
  Con **RES** si avrà che la derivazione produrrà un certo numero finito di restrizioni. Perciò si avranno sempre passi e stati in numero finito e quindi vale quanto dimostrato nel CCS finito con somme finite.

* **REL**
  Con **REL** si avrà che la derivazione produrrà un certo numero finito di relabelling. Perciò si avranno sempre passi e stati in numero finito e quindi vale quanto dimostrato nel CCS finito con somme finite.

* **SUM** In questo caso il processo derivato sarà del tipo $P_1 + P_2 + \ldots$. Per ipotesi induttiva ogni $P_i$ ha una derivazione di lunghezza finita. Perciò si può

dimostrare che la derivazione del processo P è finita, per induzione sul numero di sotto processi che vengono usati nella somma.

**Caso Base:**

Processo **0** per definizione è finito.

**Caso Induttivo:**

L'ipotesi induttiva afferma che la scelta non deterministica tra i processi ha una derivazione di lunghezza finita. Inoltre si deve tener conto che, nella scelta non deterministica, viene scelto un solo processo da eseguire tra tutti quelli presenti.

Quindi, aggiungendo il processo $P_{n+1}$ alla scelta, che per ipotesi induttiva anch'esso ha derivazione finita, la scelta verterà tra l'esecuzione di uno dei processi già presenti ed il processo appena aggiunto $P_{n+1}$. Solo uno dei processi verrà eseguito e quindi la derivazione avrà una lunghezza superiormente limitata dalla massima lunghezza di derivazione dei sotto processi. Si è perciò dimostrato che l'insieme dei processi della scelta non deterministica può essere illimitato ma finito, senza perdere la finitezza di esecuzione. Questo perché la derivazione esegue solo uno dei processi della scelta, come scritto in precedenza, ed inoltre si sa che l'altezza della derivazione di P è limitata superiormente dall'altezza della derivazione del processo con l'altezza maggiore + 1, ovvero $max_h(P_i) + 1$.

Purtroppo, il numero di stati che si ha durante l'esecuzione non è più limitato superiormente, perché essendo il limite superiore dato dalla $\sum_{i \in I} P_i$ con $I$ infinito, il numero di processi CCS risulta essere infinito e quindi la somma degli stati d'esecuzione sarà anch'essa infinita. Dunque il numero di stati non é limitato superiormente.

### 1.1.4 Conclusione

È stato dimostrato che ogni processo CCS finito termina in un numero finito di passi, indipendente dal fatto si utilizzi una grammatica che permetta scelte non deterministiche in un insieme infinito o finito. Si sottolinea che la scelta di un insieme infinito o finito determinerà se il numero di stati d'esecuzione raggiungibili sarà finito o infinito.

## 1.2 Esercizio D

Dimostrare che la trace equivalence è una congruenza per il CCS.

Prima di illustrare la dimostrazione si definisce che cosa si intende con i concetti di trace equivalence e congruenza.

Innanzitutto, per tracce di un processo P, che di seguito verrà indicata con Tr(P), si intendono tutte le possibili sequenze di interazioni $\alpha_1.....\alpha_n \in Act$ con n >= 0 tali che esiste una sequenza di transizioni $P \stackrel{\alpha_1}{\rightarrow} P_1 \stackrel{\alpha_2}{\rightarrow} ... \stackrel{\alpha_n}{\rightarrow} P_n$, e quindi rappresenta tutte le possibili interazioni con un processo. Più formalmente Tr(P) = { $\alpha_1.....\alpha_n | P \stackrel{\alpha_1}{\rightarrow} P_1 \stackrel{\alpha_2}{\rightarrow} ... \stackrel{\alpha_n}{\rightarrow} P_n$ }. Quindi due processi P e Q si dicono trace equivalent P$\sim_t$Q se Tr(P) = Tr(Q).

Per congruenza si intende che, dati due processi P e Q in relazione tra loro (P $R$ Q), per ogni contesto C[ ], C[P] $R$ C[Q].

Perciò si dimostrerà che se P$\sim_t$Q $\Rightarrow \forall$C[ ] C[P] $\sim_t$C[Q].

### 1.2.1 Dimostrazione

Siano P,Q e R processi CCS con P$\sim_t$Q, allora

1. $\alpha$.P $\sim_t$ $\alpha$.Q
2. P + R $\sim_t$ Q + R
3. P|R $\sim_t$ Q|R
4. P\L $\sim_t$ Q\L
5. P[**f**] $\sim_t$ Q[**f**]

Si definiscono di seguito alcune terminologie che verranno usate durante la dimostrazione.

Si indica con $\varepsilon$ la sequenza vuota di interazioni. Essendo vuota, tutti i processi CCS sono in grado di eseguirla.

Sia R un processo CCS, indichiamo con $\alpha$.Tr(R) l'insieme $\{\alpha t \mid t \in Tr(R)\}$

#### 1.2.1.1 Prefisso C[ ] = $\alpha$.

Nel caso del contesto prefisso si ha che Tr($\alpha.P$) = $\alpha$.Tr(P). Se questo è vero allora, grazie all'ipotesi Tr(P) = Tr(Q) si ha che $\alpha$.Tr(P) = $\alpha$.Tr(Q) = Tr($\alpha.Q$) e quindi vale che $\alpha$.P $\sim_t$ $\alpha$.Q

($\subseteq$)

Sia t $\in$ Tr($\alpha.P$) $\Rightarrow$ t $\in$ $\alpha$.Tr(P)

Per induzione su |t|:

**Caso Base |t| = 0**

Allora t = $\varepsilon \in \alpha$.Tr(P)

**Caso Induttivo |t| = n + 1**

t ha una prima interazione seguita poi dalla traccia t'. Sappiamo che $\alpha$.P $\xrightarrow{\alpha}$ P $\xrightarrow{t'}$, ovvero $\alpha$.P sa fare $\alpha$ grazie alla regola del prefisso che ne permette la transizione.

$$\frac{}{\alpha.P \xrightarrow{\alpha} P \xrightarrow{t'}} \; ACT$$

t = $\alpha$.t' dove t' sarà una certa sequenza di interazioni con |t'| = n e per ipotesi induttiva t'$\in$ Tr(P). Quindi vale che t = $\alpha$.t'$\in$ $\alpha$.Tr(P).

($\supseteq$)

Sia t $\in$ $\alpha$.Tr(P) $\Rightarrow$ t $\in$ Tr($\alpha.P$)

Suddividiamo il problema in due casi:

**Caso t = $\varepsilon$**

Per definizione t = $\varepsilon \in$ Tr($\alpha.P$).

**Caso t $\neq$ $\varepsilon$**

Per definizione di $\alpha$.Tr(P), t = $\alpha$.t' con t'$\in$Tr(P). È quindi possibile effettuare la seguente sequenza di transizioni $\alpha$.P $\xrightarrow{\alpha}$ P $\xrightarrow{t'}$. Questo dimostra che, se $\alpha$.P sa fare l'interazione t allora t = $\alpha$.t' $\in$Tr($\alpha$.P).

Perciò si è dimostrato che Tr($\alpha.P$) = $\alpha$.Tr(P) e quindi con Tr(P) = Tr(Q), $\alpha$.P $\sim_t$ $\alpha$.Q.

#### 1.2.1.2 Contesto non deterministico C[ ] = (  + R)

Nel caso del contesto non deterministico tra i processi P e R le Tr(P + R) = Tr(P) $\bigcup$ Tr(R). Se questo è vero, dato che per ipotesi Tr(P) = Tr(Q) e Tr(Q + R) = Tr(Q) $\bigcup$ Tr(R), allora Tr(P + R) = Tr(Q + R) .

Perciò si deve dimostrare che il contesto non deterministico tra i processi P e R è uguale alla unione delle traccie dei due processi. Dimostrato questo, ne consegue la veridicità di P + R $\sim_t$ Q + R.

($\subseteq$)

Sia t $\in$ Tr(P + R) $\Rightarrow$ t $\in$ (Tr(P) $\bigcup$ Tr(R))
Per induzione su |t|:

**Caso Base |t| = 0**

Allora t = $\varepsilon \in$(Tr(P) $\bigcup$ Tr(R))

**Caso Induttivo |t| = n + 1**

t ha una prima interazione seguita poi dalla traccia t', quindi P + R $\stackrel{\alpha_1}{\to}$ X' $\stackrel{t'}{\to}$ ovvero viene applicata una transizione secondo la regola della somma non deterministica arrivando in certo processo X'. Ci sono perciò due possibilità:

- P+R ha effettuato una transizione usando la regola SUM-L:

  $$\frac{P \stackrel{\alpha_1}{\to} P'}{P + R \stackrel{\alpha_1}{\to} P' \stackrel{t'}{\to}} \; SUM\text{-}L$$

  t = $\alpha_1$.t' dove t' è una certa sequenza di interazioni con |t'| = n. Per ipotesi induttiva t' ∈ Tr(P'), quindi $\alpha_1$.t' ∈ $\alpha_1$.Tr(P') e ne consegue che t ∈ $\alpha_1$.Tr(P'). Alla luce di ciò e grazie alla regola SUM-L che permette la transizione P $\stackrel{\alpha_1}{\to}$ P', si può concludere che t ∈ Tr(P) .

- P+R ha effettuato una transizione usando la regola SUM-R:

  $$\frac{R \stackrel{\alpha_1}{\to} R'}{P + R \stackrel{\alpha_1}{\to} R' \stackrel{t'}{\to}} \; SUM\text{-}R$$

  t = $\alpha_1$.t' dove t' è una certa sequenza di interazioni con |t'| = n. Per ipotesi induttiva t' ∈ Tr(R'), quindi $\alpha_1$.t' ∈ $\alpha_1$.Tr(R') e ne consegue che t ∈ $\alpha_1$.Tr(R'). Alla luce di ciò e grazie alla regola SUM-R che permette la transizione R $\stackrel{\alpha_1}{\to}$ R', si può concludere che t ∈ Tr(R) .

($\supseteq$)

Sia t ∈(Tr(P) $\bigcup$ Tr(R)) ⇒ t ∈Tr(P + R)
t può essere una traccia sia di P e sia di R oppure solo uno dei due.

Suddividiamo il problema in due casi:

**Caso t = $\varepsilon$**

Per definizione t = $\varepsilon$ ∈ Tr(P + R).

**Caso t ≠ $\varepsilon$**

t è una sequenza non vuota di interazioni di P.

Se t ∈ Tr(P), si sa che esiste la sequenza di transizione P $\stackrel{\alpha_1}{\to}$ P' $\stackrel{t'}{\to}$. Quindi t = $\alpha_1$.t' con t' ∈ Tr(P'). Fatta questa premessa, applicando la regola SUM-L si ottiene che P + R $\stackrel{\alpha_1}{\to}$ P' $\stackrel{t'}{\to}$. Si deduce che $\alpha_1$ ∈ Tr(P + R), ma allora P + R sa fare t e quindi t ∈ Tr(P + R).

Se t ∈ Tr(R), si sa che esiste la sequenza di transizione R $\stackrel{\alpha_1}{\to}$ R' $\stackrel{t'}{\to}$. Quindi t = $\alpha_1$.t' con t' ∈ Tr(R'). Fatta questa premessa, applicando la regola SUM-R si ottiene che P + R $\stackrel{\alpha_1}{\to}$ R' $\stackrel{t'}{\to}$. Si deduce che $\alpha_1$ ∈ Tr(P + R), ma allora P + R sa fare t e quindi t ∈ Tr(P + R).

Se t appartiene sia a P che R, qualsiasi regola venga applicata per fare la transizione vale sempre t ∈ Tr(P + R).

Perciò si è dimostrato che Tr(P + R) = Tr(P) $\bigcup$ Tr(R) e quindi con Tr(P) = Tr(Q), P + R $\sim_t$ Q + R, come si voleva dimostrare.

#### 1.2.1.3 Contesto parallelo C[ ] = ( | R)

Intuitivamente le traccie Tr(P|R) sono tutte le possibili combinazione tra Tr(P) e Tr(R), cioè tutte le loro interazioni e sincronizzazioni. Se tale intuizione è vera allora dato che Tr(P) = Tr(Q), si potrebbe sostituire P con Q nelle Tr(P|R) ed ottenere le stesse combinazioni della versione precedente. Perciò varrebbe Tr(P|R) = Tr(Q|R) e di conseguenza P|R $\sim_t$ Q|R.

Per dimostrare ciò, si definisce un insieme Tr(P,R) che contiene tutte e sole le sequenze di interazioni che si possono ottenere combinando Tr(P) e Tr(R) e seguendo le regole del parallelo: PAR-L, PAR-R e PAR-$\tau$.

Quindi si definisce la seguente funzione $C$ che date due traccie ne esegue la loro combinazione:

$$C(a,b) = \begin{cases} max(x,y) & \text{se } a = \varepsilon \text{ OR } b = \varepsilon \\ \alpha_1 C(a', \alpha_2 b') \bigcup \alpha_2 C(\alpha_1 a', b') & \text{se } a = \alpha_1 a' \text{ AND } b = \alpha_2 b' \\ \tau C(a', b') & \text{se } a = \alpha a' \text{ AND } b = \overline{\alpha} b' \end{cases}$$

dove Tr(P,R) = { $C$(a,b) | a $\in$ Tr(P), b $\in$ Tr(R)}.

Si procede con la dimostrazione Tr(P|R) = Tr(P,R).

($\subseteq$)

Sia t $\in$ Tr(P|R) $\Rightarrow$ t $\in$ Tr(P,R).
Ovvero la funzione $C$ sa eseguire la traccia t. Per induzione su |t|:

**Caso Base |t| = 0**

Allora t = $\varepsilon$, quindi $\varepsilon \in$ Tr(P) e $\varepsilon \in$ Tr(R) per definizione. Perciò applicando Tr(P,R), si ha che $C(\varepsilon, \varepsilon)$ = { max( $\varepsilon, \varepsilon$) } = {$\varepsilon$} dove t $\in$ {$\varepsilon$}.

**Caso Induttivo |t| = n + 1**

Si ha che t = $\alpha_1.t'$ ovvero, t ha una prima interazione seguita poi dalla traccia t', quindi si ha P|R $\stackrel{\alpha_1}{\to}$ X' $\stackrel{t'}{\to}$ con t'$\in$ Tr(X'). Viene perciò applicata una transizione secondo la regola del parallelo arrivando in un certo processo X'. Vi sono perciò tre possibilità:

- P|R ha effettuato una transizione usando la regola PAR-L:

  $$\frac{P \stackrel{\alpha_1}{\to} P'}{P|R \stackrel{\alpha_1}{\to} P'|R \stackrel{t'}{\to}} \; PAR\text{-}L$$

  t' $\in$ Tr(P'|R) con |t'| = n, per ipotesi induttiva t' $\in$ Tr(P',R) allora esistono a' $\in$ Tr(P'), b' $\in$ Tr(R), tale che t' $\in C$(a',b'). Voglio però dimostrare che a $\in$ Tr(P), b $\in$ Tr(R), tale che t $\in C$(a,b). Come mostrato precedentemente con l'applicazione della regola PAR-L esiste un interazione $\alpha_1$ tale che P $\stackrel{\alpha_1}{\to}$ P' con $\alpha_1$a' $\in$ Tr(P). Perciò mostriamo che t $\in C$(a = $\alpha_1$a', b = b') = Tr(P, R). Quindi:

- Se b' = $\varepsilon$
  Si sa che $C$(a', $\varepsilon$) = {a'}, inoltre per ipotesi induttiva
  t' ∈ Tr(P',R) = { $C$(a', $\varepsilon$) | a' ∈ Tr(P'), $\varepsilon$ ∈ Tr(R)} quindi risulta che t' = a', ma allora dato che $\alpha_1$a' ∈ Tr(P) posso concludere che t = $\alpha_1$t' ∈ $C$($\alpha_1$a', b') e quindi t ∈ Tr(P, R).
- Se b' ≠ $\varepsilon$
  Per ipotesi induttiva t' ∈ $C$(a', b'). Si sa che dalla definizione di $C$, $C$($\alpha_1$a', b') può assumere il valore $\alpha_1 C$(a', b'), ma allora t = $\alpha_1$.t ∈ $\alpha_1 C$(a', b') e quindi t ∈ Tr(P, R).

- P|R ha effettuato una transizione usando la regola PAR-R:

$$\frac{R \xrightarrow{\alpha_1} R'}{P|R \xrightarrow{\alpha_1} P|R' \xrightarrow{t'}} \; PAR\text{-}R$$

  t' ∈ Tr(P|R') con |t'| = n, per ipotesi induttiva t' ∈ Tr(P,R') allora esistono a' ∈ Tr(P), b' ∈ Tr(R'), tale che t' ∈ $C$(a',b'). Voglio però dimostrare che a ∈ Tr(P), b ∈ Tr(R), tale che t ∈ $C$(a,b). Come mostrato precedentemente con l'applicazione della regola PAR-R esiste un interazione $\alpha_1$ tale che R $\xrightarrow{\alpha_1}$ R' con $\alpha_1$b' ∈ Tr(R). Perciò mostriamo che t ∈ $C$(a = a', b = $\alpha_1$b') = Tr(P, R). Quindi:
  - Se a' = $\varepsilon$
    Si sa che $C$($\varepsilon$, b') = {b'}, inoltre per ipotesi induttiva
    t' ∈ Tr(P,R') = { $C$($\varepsilon$, b') | $\varepsilon$ ∈ Tr(P'), b' ∈ Tr(R)} quindi risulta che t' = b', ma allora dato che $\alpha_1$b' ∈ Tr(R) posso concludere che t = $\alpha_1$t' ∈ $C$(a', $\alpha_1$b') e quindi t ∈ Tr(P, R).
  - Se a' ≠ $\varepsilon$
    Per ipotesi induttiva t' ∈ $C$(a', b'). Si sa che dalla definizione di $C$, $C$(a', $\alpha_1$b') può assumere il valore $\alpha_1 C$(a', b'), ma allora t = $\alpha_1$.t ∈ $\alpha_1 C$(a', b') e quindi t ∈ Tr(P, R).

- P|R ha effettuato una transizione usando la regola PAR-$\tau$:

$$\frac{P \xrightarrow{\alpha_1} P' \qquad R \xrightarrow{\overline{\alpha_1}} R'}{P|R \xrightarrow{\tau_1} P'|R' \xrightarrow{t'}} \; PAR\text{-}\tau$$

  t' ∈ Tr(P'|R') con |t'| = n, per ipotesi induttiva t' ∈ Tr(P', R') allora esistono a' ∈ Tr(P'), b' ∈ Tr(R'), tale che t' ∈ $C$(a',b'). Voglio però dimostrare che a ∈ Tr(P), b ∈ Tr(R), tale che t ∈ $C$(a,b). Come mostrato precedentemente con l'applicazione della regola PAR-$\tau$ esistono le interazioni $\alpha_1$ e $\overline{\alpha_1}$ tale che P $\xrightarrow{\alpha_1}$ P' e R $\xrightarrow{\overline{\alpha}_1}$ R' con $\alpha_1$a' ∈ Tr(P) e $\overline{\alpha}_1$b' ∈ Tr(R).
  Perciò mostriamo che t ∈ $C$(a = $\alpha_1$a', b = $\overline{\alpha}_1$b') = Tr(P, R).
  Quindi dato che si sincronizzano nessuna delle due traccie possono essere vuote, e per ipotesi induttiva t' ∈ $C$(a', b'), sapendo che dalla definizione di $C$, $C$($\alpha_1$a', $\overline{\alpha}_1$b') può assumere il valore $\tau C$(a', b'), allora t = $\tau$t' ∈ $\tau C$(a', b') e quindi t ∈ Tr(P, R).

($\supseteq$)

Sia t $\in$ Tr(P,R) $\Rightarrow$ t $\in$ (P|R)
Per induzione su |t|:

**Caso Base |t| = 0**

t = $\varepsilon$, allora $\varepsilon \in$ Tr(P | R) per definizione.

**Caso Induttivo |t| = n + 1**

t ha una prima interazione $\alpha_1$ seguita poi dalla traccia t', ovvero t = $\alpha_1$t'. Si ricorda inoltre che esiste una a $\in$ Tr(P), b $\in$ Tr(R), tale che t $\in C$(a,b). Ci sono perciò tre possibili $\alpha_1$:

- $\alpha_1 \in$ Tr(P), si ha quindi una sequenza di transizione P $\xrightarrow{\alpha_1}$ P' $\xrightarrow{a'}$ con a = $\alpha_1$a' con a'$\in$ Tr(P'). Posso perciò applicare PAR-L:

  $$\frac{P \xrightarrow{\alpha_1} P'}{P|R \xrightarrow{\alpha_1} P'|R \xrightarrow{a'}} \; PAR\text{-}L$$

  Dall'applicazione della regola PAR-L si ottiene che P|R $\xrightarrow{\alpha_1}$ P'|R $\xrightarrow{a'}$. Si deduce che $\alpha_1 \in$ Tr(P|R), |t'| = n per ipotesi induttiva t' $\in$ Tr(P'|R), allora (P|R) sa fare t quindi t = $\alpha_1$t' $\in$ Tr(P|R).

- $\alpha_1 \in$ Tr(R), si ha quindi una sequenza di transizione R $\xrightarrow{\alpha_1}$ R' $\xrightarrow{b'}$ con b = $\alpha_1$b' con b'$\in$ Tr(R'). Posso perciò applicare PAR-R:

  $$\frac{R \xrightarrow{\alpha_1} R'}{P|R \xrightarrow{\alpha_1} P|R' \xrightarrow{b'}} \; PAR\text{-}R$$

  Dall'applicazione della regola PAR-R si ottiene che P|R $\xrightarrow{\alpha_1}$ P|R' $\xrightarrow{b'}$. Si deduce che $\alpha_1 \in$ Tr(P|R), |t'| = n per ipotesi induttiva t' $\in$ Tr(P|R'), allora (P|R) sa fare t quindi t = $\alpha_1$t' $\in$ Tr(P|R).

- $\alpha_1 \in$ Tr(P) AND $\alpha_1 \in$ Tr(R), si ha quindi una sequenza di transizione P $\xrightarrow{\alpha_1}$ P' $\xrightarrow{a'}$ con a = $\alpha_1$.a' con a'$\in$ Tr(P'), e un altra sequenza di transizioni R $\xrightarrow{\overline{\alpha}_1}$ R' $\xrightarrow{b'}$ con b = $\overline{\alpha}_1.b'$ con b'$\in$ Tr(R'). Posso perciò applicare PAR-$\tau$:

  $$\frac{P \xrightarrow{\alpha_1} P' \qquad R \xrightarrow{\overline{\alpha_1}} R'}{P|R \xrightarrow{\tau_1} P'|R' \xrightarrow{t'}} \; PAR\text{-}\tau$$

  Dall'applicazione della regola PAR-$\tau$ si ottiene che P|R $\xrightarrow{\tau_1}$ P'|R' $\xrightarrow{t'}$. Si deduce che $\tau_1 \in$ Tr(P|R), |t'| = n per ipotesi induttiva t' $\in$ Tr(P'|R'), allora (P|R) sa fare t quindi t = $\tau_1$t' $\in$ Tr(P|R).

Quindi sia Tr(P) = Tr(Q) e Tr(P,R) = { $C$(a,b) | a ∈ Tr(P), b ∈ Tr(R)} = Tr(P | R), allora posso sostituire le traccie di P con quelle di Q per ottenere { $C$(a,b) | a ∈ Tr(Q), b ∈ Tr(R)} = Tr(P,R) = Tr(Q | R), dimostrando che P|R $\sim_t$ Q|R.

#### 1.2.1.4 Contesto restrizione C[ ] = \L

Il caso del contesto restrizione L sul processo P ha la seguente uguaglianza:
Tr(P\L) = Tr(P)\{$\alpha_1...\alpha_n|\alpha_i \in$L} cioè le traccie che stanno in Tr(P) non ci sono nell'insieme di restrizione L. Se questo è vero, dato che per ipotesi Tr(P) = Tr(Q) e quindi Tr(Q)\{$\alpha_1...\alpha_n|\alpha_i \in$L} = Tr(Q\L), allora Tr(P\L) = Tr(Q\L).

Perciò si deve dimostrare che il contesto restrizione L sul processo P è uguale a Tr(P)\{$\alpha_1...\alpha_n|\alpha_i \in$L}. Dimostrato questo ne consegue la veridicità di P\L $\sim_t$ Q\L.

($\subseteq$)

Sia t ∈Tr(P\L) ⇒ t ∈Tr(P)\{$\alpha_1...\alpha_n|\alpha_i \in$L}
Per induzione su |t|:

**Caso Base |t| = 0**

Allora t = $\varepsilon$ ∈ Tr(P)\{$\alpha_1...\alpha_n|\alpha_i \in$L} per definizione.

**Caso Induttivo |t| = n + 1**

t ha una prima interazione seguita poi dalla traccia t', quindi P\L $\stackrel{\alpha_1}{\rightarrow}$ X' $\stackrel{t'}{\rightarrow}$ ovvero viene applicata una transizione secondo la regola della restrizione arrivando in un certo processo X', quindi:

$$\frac{P \stackrel{\alpha_1}{\rightarrow} P'}{P\backslash L \stackrel{\alpha_1}{\rightarrow} P'\backslash L \stackrel{t'}{\rightarrow}} \; RES \text{ se } \alpha_1, \overline{\alpha_1} \notin \text{L}$$

t = $\alpha_1.t'$ con |t'| = n, per ipotesi induttiva t' ∈ Tr(P')\{$\alpha_1...\alpha_n|\alpha_i \in$L}.
Dato che $\alpha_1, \overline{\alpha_1} \notin$ L quindi t = $\alpha$.t' $\notin$ {$\alpha_1...\alpha_n|\alpha_i \in$L} allora vale che t = $\alpha_1.t' \in$ Tr(P)\{$\alpha_1...\alpha_n|\alpha_i \in$L}.

($\supseteq$)

Sia t ∈ Tr(P)\{$\alpha_1...\alpha_n|\alpha_i \in$L} ⇒ t ∈ Tr(P\L).
Per induzione su |t|:

**Caso Base |t| = 0**

Allora t = $\varepsilon$ ∈ Tr(P\L) per definizione.

**Caso Induttivo |t| = n + 1**

t ha una prima interazione seguita poi dalla traccia t', cioè t = $\alpha_1$.t'. Si ha quindi una transizione P $\stackrel{\alpha_1}{\rightarrow}$ P', ciò è permesso dalla regola della restrizione, quindi:

$$\frac{P \xrightarrow{\alpha_1} P'}{P\backslash L \xrightarrow{\alpha_1} P'\backslash L \xrightarrow{t'}} \; RES \text{ se } \alpha_1, \overline{\alpha_1} \notin \{\alpha_1 ... \alpha_n | \alpha_i \in \text{L}\}$$

Dall'applicazione della regola RES si ottiene che P\L $\xrightarrow{\alpha_1}$ P'\L$\xrightarrow{t'}$, posso dedurre che $\alpha_1 \in$ Tr(P\L). |t'| = n per ipotesi induttiva t'$\in$ Tr(P'\L) allora Tr(P\L) sa fare t, quindi t = $\alpha_1$.t' $\in$ Tr(P\L).

Dato che Tr(P\L) = Tr(P)\{$\alpha_1 ... \alpha_n | \alpha_i \in$L} con Tr(P) = Tr(Q) allora si è dimostrato che P\L $\sim_t$ Q\L.

#### 1.2.1.5 Contesto relabelling C[ ] = [f]

Nel caso del contesto relabelling sul processo P si ha che:
Data la funzione $f : Act \to Act$, le traccie di P[**f**] sono:
f($\epsilon$) = $\epsilon$
f($\alpha.t$) = f($\alpha$).f(t)
Quindi voglio dimostrare che Tr(P[**f**]) = {f(t)| t $\in$ Tr(P)}. Se questo è vero, dato che Tr(P) = Tr(Q) si può sostituire Tr(P) con Tr(Q) scrivendo {f(t)| t $\in$ Tr(Q)} e grazie alla uguaglianza scritta precedentemente, allora Tr(P[**f**]) = Tr(Q[**f**]).

($\subseteq$)

Sia t$\in$ Tr(P[**f**]) $\Rightarrow$ t $\in$ {f(t)| t $\in$ Tr(P)}.
Per induzione su |t|:

**Caso Base |t| = 0**

Allora t = $\varepsilon \in$ {f($\varepsilon$)| $\varepsilon \in$ Tr(P)} per definizione.

**Caso Induttivo |t| = n + 1**

t ha una prima interazione seguita poi dalla traccia t', quindi P[**f**] $\xrightarrow{\alpha_1}$ X' $\xrightarrow{t'}$ ovvero viene applicata una transizione secondo la regola del relabelling arrivando in un certo processo X', quindi:

$$\frac{P \xrightarrow{\alpha_1} P'}{P[\mathbf{f}] \xrightarrow{f(\alpha_1)} P'[\mathbf{f}] \xrightarrow{f(t')}} \; REL$$

t = $f(\alpha_1).f(t)'$ dove t' è una certa sequenza di interazioni con |t'| = n. Per ipotesi induttiva si ha che f(t') $\in$ {f(t')| t' $\in$ Tr(P')}, inoltre per l'applicazione della regola REL che permette la transizione P $\xrightarrow{\alpha_1}$ P' allora f($\alpha$).f(t') $\in$ {f(t)| t $\in$ Tr(P)}.

($\supseteq$)

Sia t$\in${f(t)| t $\in$ Tr(P)} $\Rightarrow$ t$\in$Tr(P[**f**]).
Per induzione su |t|:

**Caso Base |t| = 0**

Allora t = $\varepsilon \in$ Tr(P[**f**]) per definizione.

**Caso Induttivo |t| = n + 1**

t ha una prima interazione seguita poi dalla traccia t', cioè t = $\alpha_1$.t'. Si ha quindi una transizione P $\stackrel{\alpha_1}{\rightarrow}$ P', ciò è permesso dalla regola del relabelling, quindi:

$$\frac{P \stackrel{\alpha_1}{\rightarrow} P'}{P[\mathbf{f}] \stackrel{f(\alpha_1)}{\rightarrow} P'[\mathbf{f}] \stackrel{f(t')}{\rightarrow}} \; REL$$

Dall'applicazione della regola REL si ottiene che P [**f**] $\stackrel{f(\alpha_1)}{\rightarrow}$P'[**f**] $\stackrel{f(t')}{\rightarrow}$. Si deduce che P[**f**] sa fare l'interazione $\alpha_1$, inoltre |t'| = n, per ipotesi induttiva t'$\in$ P'[**f**] allora t = $\alpha_1$.t' $\in$ Tr(P[**f**]).

Quindi dato che Tr(P[**f**]) = {f(t)| t $\in$ Tr(P)} con Tr(P) = Tr(Q) allora si è dimostrato che P[**f**] $\sim_t$ Q[**f**].

### 1.2.2 Conclusione

Si è dimostrato con i vari casi della dimostrazione precedente, che per ogni possibile contesto che può essere usato, la trace equivalence risulta essere una congruenza per il CCS.

# 2 Barbershop

Il problema del Barbiere è formato da due tipi di processi: un processo barbiere che effettua tagli di barba/capelli a dei processi clienti e un insieme di processi clienti che vogliono ricevere un taglio. Il negozio del barbiere prevede l'esistenza di una sala d'attesa con n-1 sedie, e la stanza del barbiere con una sedia dove viene effettuato il taglio, quindi in totale n sedie. Se non ci sono clienti che aspettano di essere serviti, il barbiere dorme. Se arriva un cliente nel negozio vi sono tre casi possibili: tutte le sedie sono occupate da altri clienti e quindi il cliente se ne va dal negozio, oppure il barbiere è occupato e c'è almeno una sedia libera nella sala d'attesa quindi il cliente può sedersi ed aspettare che il barbiere si liberi ed effettui il taglio, ed infine se il barbiere sta dormendo, si sveglierà e effettuerà il taglio al cliente.

É importante rispettare i seguenti vincoli:

- I processi cliente dovrebbero ricevere il taglio;
- Il barbiere dovrebbe effettuare i tagli;
- Il barbiere serve i clienti uno per volta.

## 2.1 Una possibile soluzione

Il libro Little Book of Semaphores suggerisce la seguente soluzione:

Sia n = 2, quindi una sedia per la sala d'attesa e una per la barberia.

Si vuole utilizzare un mutex per proteggere la sezione critica al cui interno vi è un contatore di clienti presenti nel negozio. Infatti, si dovrà garantire la mutua esclusione per effettuare modifiche sul contatore. Quando un cliente entra nel negozio, dovrà entrare nella sezione critica per controllare che il contatore sia uguale a n: se lo è allora esce dal negozio, se non lo è allora incrementa il contatore ed esce dalla sezione critica. Una volta incrementato il contatore, il cliente segnala attraverso un semaforo Customer la sua presenza al barbiere e si mette in attesa nel semaforo Barber per attendere il servizio del barbiere.

Una volta che il barbiere segnala la presa in carico del cliente sul semaforo Barber, viene effettuato il taglio ed il cliente si sincronizza con il barbiere sui semafori CustomerDone e BarberDone per garantire che il taglio venga fatto. Il barbiere successivamente può effettuare un taglio ad un altro cliente in attesa se c'è, altrimenti torna a dormire. Il cliente dopo il taglio entra di nuovo nella sezione critica per decrementare il contatore in modo tale da uscire dal negozio.

Il barbiere rimane inizialmente in attesa sul semaforo Customer aspettando l'arrivo di un cliente (simula il fatto che stia dormendo) e, una volta svegliato, segnala sul semaforo Barber di essere pronto con il taglio e prendere in carico un cliente(il primo che si sincronizza con il segnale). Successivamente effettua il taglio ed infine si sincronizza con il cliente che ha ricevuto il servizio. Se ci sono altri clienti in attesa passa direttamente al nuovo taglio senza mettersi a dormire, invece se non c'è nessuno, torna a dormire e si ferma sul semaforo Customer.

Di seguito viene mostrata una possibile soluzione in pseudo-codice.

```
mutex.wait()
    if customers == n:
        mutex.signal()
        balk()
    customers += 1
mutex.signal()

customer.signal()
barber.wait()

# getHairCut()

customerDone.signal()
barberDone.wait()

mutex.wait()
    customers -= 1
mutex.signal()
```

Figura 1: Definizione processo cliente.

```
customer.wait()
barber.signal()

# cutHair()

customerDone.wait()
barberDone.signal()
```

Figura 2: Definizione processo barbiere.

## 2.2 Modellazione in CCS

Quindi le entità utilizzate nel programma CCS sono:

- Customer$_i$: Processo cliente che riceve il taglio;
- Count$_i$: Mutex con al suo interno il contatore del numero di clienti presenti nel negozio;
- Barber: Processo barbiere che effettua il taglio;
- Sys: Sistema.

Di seguito si mostra un esempio del sistema con n = 2 e tre clienti.

Count1 = enter.incExit.Count2;
Count2 = enter.(incExit.CountB + decExit.Count1);
CountB = enter.(balk.CountB + decExit.Count2);

Customer1 = 'enter.enter1.exit1.('incExit.C1 + 'balk.Customer1);
C1 = semCustomer.'semBarber.getHairCut1.semCustomerDone.'semBarberDone.
'enter.enter1.exit1.'decExit.Customer1;

Customer2 = 'enter.enter2.exit2.('incExit.C2 + 'balk.Customer2);
C2 = semCustomer.'semBarber.getHairCut2.semCustomerDone.'semBarberDone.
'enter.enter2.exit2.'decExit.Customer2;

Customer3 = 'enter.enter3.exit3.('incExit.C3 + 'balk.Customer3);
C3 = semCustomer.'semBarber.getHairCut3.semCustomerDone.'semBarberDone.

'enter.enter3.exit3.'decExit.Customer3;

Barber = 'semCustomer.semBarber.cutHair.'semCustomerDone.semBarberDone.Barber;

set L = { enter, incExit, decExit, balk, semCustomer, semCustomerDone, semBarber, semBarberDone};

Sys = (Customer1|Customer2|Customer3|Count1|Barber) \L;

### 2.2.1 Codifica Mutex e contatore clienti

Per codificare il contatore e il mutex si è deciso di utilizzare un unico processo, o meglio un insieme di processi che codificano il mutex ed il contatore, perciò abbiamo:

Count1 = enter.incExit.Count2;

Codifica il contatore che passa da zero a uno gestendo, il tutto in mutua esclusione. Per interagire con il contatore, i processi clienti devono sincronizzarsi su enter che risulta essere un canale ristretto, permettendo la mutua esclusione che sarà dimostrata in seguito. Per poter incrementare il contatore ed uscire dalla sezione critica, i processi cliente utilizzeranno il canale incExit anch'esso ristretto. Successivamente il processo Count1 andrà nel processo Count2 per mantenere il contatore a uno e per dare la possibilità di decrementare o incrementare un successivo processo cliente.

Count2 = enter.(incExit.CountB + decExit.Count1);

Codifica il contatore che passa da uno a due e/o da uno a zero, gestendo il tutto in mutua esclusione. Analogamente a Count1 c'è enter per la sincronizzazione in mutua esclusione. Viene data una scelta in più su come proseguire l'esecuzione. A seconda di cosa richiede il processo cliente, può essere data la possibilità di incrementare il contatore ed uscire, sempre attraverso il canale incExit, oppure di decrementare il contatore attraverso decExit(canale ristretto). La scelta dipende dello stato d'esecuzione in cui si trova il processo cliente: in caso di incremento, Count2 passa a CountB, altrimenti torna in Count1.

CountB = enter.(balk.CountB + decExit.Count2);

Codifica il contatore che non può essere più incrementato perché uguale a n e l'azione di decremento. Il funzionamento è uguale a Count2 tranne per il fatto che incExit non esiste ma c'è balk(canale ristretto) usato per simulare l'uscita dal locale del cliente nel caso in cui voglia ricevere un taglio ma non ci sono sedie disponibili.

### 2.2.2 Codifica Customer

La codifica dei clienti avviene nel seguente modo:

$Customer_i$ ='enter.$enter_i$.$exit_i$.('incExit.$C_i$ + 'balk.$Customer_i$);
$C_i$ = semCustomer.'semBarber.$getHairCut_i$.semCustomerDone.'semBarberDone.
'enter.$enter_i$.$exit_i$.'decExit.$Customer_i$;

Il cliente, per poter verificare la possibilità di entrare, si sincronizza sul canale enter rimanendo in attesa della possibilità di entrare nella sezione critica. Una volta entrato, controlla se può incrementare o meno il contatore, quindi sceglie se eseguire incExit o back. Tale scelta dipende da cosa offre il processo count: nel caso sia CountB, l'unica azione possibile per il cliente è eseguire balk che lo fa uscire dalla sezione critica e non lo fa entrare nel negozio mentre nel caso sia Count1 o Count2, il cliente esegue incExit così che incrementi il contatore e esca dalla sezione critica. Successivamente si sincronizza

con il barbiere, che nel caso in cui il barbiere sia libero passa a ricevere il taglio. Finito il taglio si sincronizza subito con il barbiere per poi entrare nella sezione critica in mutua esclusione e decrementare il contatore per simulare la sua uscita dal negozio.

### 2.2.3 Codifica Barber

La codifica del Barbiere avviene nel seguente modo:

Barber = 'semCustomer.semBarber.cutHair.'semCustomerDone.semBarberDone.Barber;

Il barbiere rimane in attesa di un nuovo cliente da servire su semCustomer se non ci sono cliente in attesa. Una volta arrivato un cliente, si sincronizza con esso ed esegue il taglio e successivamente si sincronizza con il cliente appena servito per garantire che sia avvenuto il taglio, per poi tornare all'inizio della sua esecuzione e poter eseguire un nuovo taglio.

### 2.2.4 Codifica del sistema

L'intero sistema viene codificato nel seguente modo:

set L = { enter, incExit, decExit, balk, semCustomer, semCustomerDone, semBarber, semBarberDone};
Sys = (Customer1|Customer2|Customer3|Count1|Barber) \L;

Il sistema viene rappresentato attraverso una composizione parallela dei processi Customer, Barber e Count1. Tutti i canali vengono ristretti per permettere la sincronizzazione dei processi, esclusi cutHair, $\text{getHairCut}_i$, $\text{enter}_i$, $\text{exit}_i$ usati per mostrare un comportamento all'esterno.

## 2.3 Verifica della correttezza attraverso CWB

Di seguito si verificano se il programma definito rispetta tutte le caratteristiche stabilite dalla definizione del problema, attraverso l'uso della Edinburgh Concurrency Workbench (CWB).

### 2.3.1 Trace Equivalence

Dato che il sistema con tre clienti e n = 2 risulta avere 752 stati, è troppo complesso scrivere una specifica che catturi il comportamento dell'intero sistema. Quindi trovare un specifica che sia bisimile a Sys non è molto interessante. Quello che ci interessa è perciò catturare alcune caratteristiche intessenti e utili per la verifica. Si procede quindi nello scrivere due specifiche generali che catturino rispettivamente la mutua esclusione nella modifica del contatore ed il fatto che ogni cliente viene servito uno alla volta. Si hanno le seguenti specifiche:

SpecM = enter1.exit1.SpecM + enter2.exit2.SpecM + enter3.exit3.SpecM;

SpecC = cutHair.getHairCut1.SpecC + getHairCut1.cutHair.SpecC +
cutHair.getHairCut2.SpecC + getHairCut2.cutHair.SpecC +
cutHair.getHairCut3.SpecC + getHairCut3.cutHair.SpecC;

Si nota che unendo nel modo corretto queste due specifiche si può costruire la specifica bisimile a Sys, ma come detto in precedenza, risulta essere troppo complesso mentre quello che ci interessa è la cattura delle caratteristiche chiave del sistema che ne garantiscono il corretto funzionamento.

Quindi si prendono due versioni di Sys: Sys1 versione senza i canali cutHair e $\mathsf{getHairCut}_i$ e versione Sys2 senza i canali $\mathsf{enter}_i$ e $\mathsf{exit}_i$.

Per dimostrare che Sys1 e Sys2 hanno le caratteristiche descritte dalle specifiche SpecM e SpecC si ricorre all'uso della Trace Equivalence. Si vuole che le traccie di Sys1 siano Tr(Sys1) = Tr(SpecM), mentre le traccie di Sys2 siano Tr(Sys2) = Tr(SpecC).
Vogliamo perciò che le traccie di Sys1 siano sequenze di $\mathsf{enter}_i$ e $\mathsf{exit}_i$ ben accoppiate mentre per le traccie di Sys2 siano sequenze di cutHair e $\mathsf{getHairCut}_i$ anch'essi ben accoppiate.

Attraverso la CWB con il commando **mayeq(Sys1,SpecM)** otteniamo la conferma che Tr(Sys1) = Tr(SpecM). Analogamente con **mayeq(Sys2,SpecC)** si dimostra che Tr(Sys2) = Tr(SpecC).

Si sottolinea che nonostante Sys1 e Sys2 hanno comportamenti esterni differenti, al loro interno sono garantite le due proprietà che si sono verificate con la Trace Equivalence, dato che si è solo modificato il comportamento esterno che ha origine dalla struttura interna del sistema, rimasta invece invariata.

### 2.3.2 Verifica tramite HML

Passiamo ora a dimostrare alcune proprietà chiave del Sys attraverso la logica di Hennessy-Milner per una dimostrazione più formale.

Nelle verifiche verranno usate le seguenti formule:

- **Inv(P)** = max(X.(P & [-]X));
  Sempre vera la proprietà P.
- **Pos(P)** = min(X. (P | <-> X));
  Esiste un stato in cui vale la proprietà P.
- **WeakEven(P)** = min(X. (P | «eps»<-tau>«eps»T & [[eps]][-tau][[eps]] X )));
  Prima o poi l'esecuzione eseguirà un stato in cui vale P oppure P vale subito.
- **WUntil(P,Q)** = max(X. Q | (P & [-]X));
  Until in versione weak. Vale la proprietà P finché non diventa vera Q cioè l'esecuzione arriva un stato dove è possibile eseguire ciò che indica Q.
- **SUntil(P,Q)** = min(X. Q | (P & <->T & [-]X));
  Until in versione strong. Vale la proprietà P finché non diventa vera Q.

#### 2.3.2.1 Assenza di deadlock

Il sistema riesce sempre a eseguire un passo senza rimanere bloccato.

NoDeadlock = Inv(<->T);

Con il commando **checkprop(Sys, Nodeadlock)** si ottiene **true**, quindi il sistema non va mai in deadlock.

#### 2.3.2.2 Presenza di Livelock

Siano:

TauLoop = max (X. <tau> X);
Livelock = Pos( TauLoop );

Attreverso **checkprop(Sys, Livelock)** si ottiene **false**, quindi non vi è la presenza di Livelock.

#### 2.3.2.3 Mutua esclusione contatore

L'accesso alla sezione critica che contiene il contatore avviene in mutua esclusione, sia per incrementare e sia per decrementare il contatore (anche per eseguire balk). Quindi solo un processo può eseguire exit perché solo un processo cliente può trovarsi nella sezione critica.

MutexC = Inv( ([[exit1]]F | [[exit2]]F) & ([[exit2]]F | [[exit3]]F) & ([[exit1]]F | [[exit3]]F));

È sempre vero che al più solo uno dei tre processi è in grado di fare $\mathsf{exit}_i$.
Con il commando **checkprop(Sys, MutexC)** si ottiene **true**, quindi vale la mutua esclusione.

#### 2.3.2.4 Mutua esclusione nell'esecuzione del taglio

Ogni cliente viene servito uno alla volta, quindi non è possibile che due clienti vengono serviti contemporaneamente dal barbiere ma al più solo uno. Si dimostra perciò la mutua esclusione nell'esecuzione del taglio.

MutexB = Inv(([[getHairCut1]]F | [[getHairCut2]]F) & ([[getHairCut2]]F | [[getHairCut3]]F) & ([[getHairCut1]]F | [[getHairCut3]]F));

È sempre vero che al più solo uno dei tre processi è in grado di fare $\mathsf{getHairCut}_i$.
Con il commando **checkprop(Sys, MutexB)** si ottiene **true**, quindi vale la mutua esclusione.

#### 2.3.2.5 Verifica comportamento del barbiere nell'attesa dell'arrivo di un nuovo cliente

Il barbiere aspetta, cioè dorme, finché non entra un cliente. Quindi a livello di codice CCS il processo Barber rimane fermo in 'semCustomer finché non si sincronizza con un processo $\mathsf{Customer}_i$ attraverso l'azione semCustomer, dopo di che Barber può proseguire la sua esecuzione.

Per dimostrare tale proprietà si inseriscono nel sistema Sys, i canali entered in tutti i processi $\mathsf{C}_i$, quindi:

$\mathsf{C}_i$ = semCustomer.entered.'semBarber.$\mathsf{getHairCut}_i$.semCustomerDone.'semBarberDone.
'enter.$\mathsf{enter}_i$.$\mathsf{exit}_i$.'decExit.$\mathsf{Customer}_i$;

Mentre nel processo Barber si inserisce sleep e waked, quindi:

Barber = sleep.'semCustomer.waked.semBarber.cutHair.'semCustomerDone.semBarberDone.Barber;

UntilB = Inv([[sleep]]WUntil([[waked]]F, «entered»T));

È sempre vero che in qualunque modo venga eseguito sleep è vero che il processo Barber non sa fare waked finché non diventa vero che un processo $\mathsf{Customer}_i$ può fare entered. La possibilità di poter fare entered la si ha solo se c'è stata una sincronizzazione, cioè il barbiere si è svegliato e il cliente è entrato e successivamente può segnalarlo. Quindi eseguendo **checkprop(Sys', UntilB)** si ottiene **true**, vale perciò la proprietà.

Non sarebbe andata bene la versione con lo strong until perché non è sempre vero in qualunque modo venga eseguito sleep è vero che il processo Barber non sa fare waked finché non diventa vero che un processo $\mathsf{Customer}_i$ esegue entered, infatti:

UntilB = Inv([[sleep]]SUntil([[waked]]F, «entered»T));

Allora **checkprop(Sys', UntilB)** ritorna **false**.

#### 2.3.2.6 Verifica comportamento del cliente nell'attesa di essere servito

Il cliente aspetta, finché il barbiere non invia il segnale di sedersi per il taglio. Quindi a livello di codice CCS il processo $\mathsf{Customer}_i$ rimane fermo in 'semBarber finché non si sincronizza con un processo Barber attraverso l'azione semBarber, dopo di che $\mathsf{Customer}_i$ può proseguire la sua esecuzione.

$$\begin{aligned}\mathsf{UntilC} = \mathsf{Inv}(&\mathsf{WUntil}([[\mathsf{getHairCut1}]]\mathsf{F}, \text{«}\mathsf{cutHair}\text{»}\mathsf{T})\\ &| \mathsf{WUntil}([[\mathsf{getHairCut2}]]\mathsf{F}, \text{«}\mathsf{cutHair}\text{»}\mathsf{T})\\ &| \mathsf{WUntil}([[\mathsf{getHairCut3}]]\mathsf{F}, \text{«}\mathsf{cutHair}\text{»}\mathsf{T}));\end{aligned}$$

È sempre vero che il processo $\mathsf{Customer}_i$ non sa fare $\mathsf{getHairCut}_i$ finché non diventa vero che il processo Barber può fare cutHair. La possibilità di fare cutHair si ha solo se c'è stata una sincronizzazione. Si è aggiunta la clausola OR perché può accadere che, nonostante si abbia la possibilità di fare cutHair, non è detto che il processo $\mathsf{Customer}_i$ sappia fare $\mathsf{getHairCut}_i$ perché, a causa della mutua esclusione dopo la sincronizzazione, al più solo uno sa fare l'azione. Quindi eseguendo **checkprop(Sys', UntilC)** si ottiene **true** e vale perciò la proprietà.

#### 2.3.2.7 Fairness

Purtroppo la soluzione data al problema non garantisce una piena fairness, cioè può accadere che un processo $\mathsf{Customer}_j$ prenda per molte volte possesso del Barber lasciando gli altri processi $\mathsf{Customer}_{k\neq j}$ in attesa di un taglio. Vi è quindi solo garantita la possibilità che si possa ricevere il taglio. Per dimostrare ciò si aggiunge ad ogni processo $\mathsf{Customer}_i$ il canale $\mathsf{will}_i$ per esprimere la volontà di effettuare un taglio dopo essersi seduto e per semplicità si tolgono i canali $\mathsf{enter}_i$ e $\mathsf{exit}_i$ (La mutua esclusione rimane garantita), quindi:

$\mathsf{C}_i = \mathsf{will}_i.\mathsf{semCustomer}.'\mathsf{semBarber}.\mathsf{getHairCut}_i.\mathsf{semCustomerDone}.'\mathsf{semBarberDone}.$
$'\mathsf{enter}.'\mathsf{decExit}.\mathsf{Customer}_i;$

Sia la seguente formula:

$$\begin{aligned}\mathsf{FairC} = \mathsf{Inv}(&[[\mathsf{will1}]]\ \mathsf{Pos}(\text{«}\mathsf{getHairCut1}\text{»}\mathsf{T})\\ &\&\ [[[\mathsf{will2}]]\ \mathsf{Pos}(\text{«}\mathsf{getHairCut2}\text{»}\mathsf{T})\\ &\&\ [[\mathsf{will3}]]\ \mathsf{Pos}(\text{«}\mathsf{getHairCut3}\text{»}\mathsf{T}));\end{aligned}$$

Una volta espressa la volontà di eseguire un taglio esiste uno stato in cui è possibile effettuarlo. Quindi eseguendo **checkprop(Sys', FairC)** si ottiene **true**. Esiste perciò uno stato in cui è possibile eseguire il taglio. Non è detto però che venga eseguito questo. Infatti:

$$\begin{aligned}\mathsf{FairC2} = \mathsf{Inv}(&[[\mathsf{will1}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut1}\text{»}\mathsf{T})\\ &\&\ [[\mathsf{will2}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut2}\text{»}\mathsf{T}))\\ &\&\ [[\mathsf{will3}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut3}\text{»}\mathsf{T})));\end{aligned}$$

È sempre vero che dopo aver espresso la volontà di eseguire un taglio attraverso $\mathsf{will}_j$ prima o poi il processo $\mathsf{Customer}_j$ lo riceverà. Ma per **checkprop(Sys', FairC2)** risulta essere **false** e quindi come si è detto precedentemente, non vale la fairness.

A dimostrazione di ciò, vi è la possibilità che ogni processo $\mathsf{Customer}_i$ non riceva mai il taglio, nonostante abbia eseguito il canale $\mathsf{will}_i$ per esprimere la volontà di ottenere un taglio, infatti siano:

$$\begin{aligned}\mathsf{WaitForever1} &= \mathsf{max}\ (\mathsf{X}.\ \text{«-}\mathsf{getHairCut1}\text{»}\ \mathsf{X});\\ \mathsf{WaitForever2} &= \mathsf{max}\ (\mathsf{X}.\ \text{«-}\mathsf{getHairCut2}\text{»}\ \mathsf{X});\end{aligned}$$

WaitForever3 = max (X. «-getHairCut3» X);

WaitForeverWill = Pos(«will1» WaitForever1) & Pos(«will2» WaitForever2) & Pos(«will3» WaitForever3);

Attraverso **checkprop(Sys, WaitForeverWill)** si ottiene **true**, quindi vi è la possibilità di avere attesa infinita nel ricevere il taglio.

Si può ragionare sul fatto che è possibile modificare il sistema in modo che sia garantita la fairness.

Una soluzione "semplice" può essere far terminare i processi $\mathsf{Customer}_i$ una volta effettuato un taglio e, quando sono terminati tutti, predisporre un processo per riattivarli tutti. Questo modifica garantisce che prima o poi tutti i processi $\mathsf{Customer}_i$ eseguano un taglio.

Una soluzione migliore può essere fermare i processi senza terminarli. Nello specifico si intende che quando un $\mathsf{Customer}_j$ riceve un taglio, per riceverne uno nuovo aspetta che tutti gli altri $\mathsf{Customer}_{k\neq j}$ ne ricevano almeno uno. Serve perciò un gruppo di processi in grado di capire come proceda l'esecuzione e di eseguire le giuste azioni per garantire la fairness.

Quindi si aggiunge una nuova serie di processi che sono i seguenti:

Sreset = 'sleep1.Sreset1 + 'sleep2.Sreset2 + 'sleep3.Sreset3;
Sreset1 = 'sleep2.Sreset12-21 + 'sleep3.Sreset13-31;
Sreset12-21 = 'sleep3.Wreset;
Sreset13-31 = 'sleep2.Wreset;
Sreset2 = 'sleep1.Sreset12-21 + 'sleep3.Sreset23-32;
Sreset23-32 = 'sleep1.Wreset;
Sreset3 = 'sleep1.Sreset13-31 + 'sleep2.Sreset23-32;

Wreset = wakeUp1.Wreset23 + wakeUp2.Wreset13 + wakeUp3.Wreset12;
Wreset23 = wakeUp2.Wreset3 + wakeUp3.Wreset2;
Wreset13 = wakeUp1.Wreset3 + wakeUp3.Wreset1;
Wreset12 = wakeUp1.Wreset2 + wakeUp2.Wreset1;
Wreset1 = wakeUp1.Sreset;
Wreset2 = wakeUp2.Sreset;
Wreset3 = wakeUp3.Sreset;

Mentre vengono aggiunti i canali ristretti $\mathsf{sleep}_i$ e $\mathsf{wakeUp}_i$ ai processi $\mathsf{Customer}_i$, quindi:

$\mathsf{C}_i$ = $\mathsf{will}_i$.semCustomer.'semBarber.$\mathsf{getHairCut}_i$.semCustomerDone.'semBarberDone.
'enter.'decExit.$\mathsf{sleep}_i$.'$\mathsf{wakeUp}_i$.$\mathsf{Customer}_i$;

Il sistema diventa:

Sys = (Customer1|Customer2|Customer3|Sreset|Count1|Barber) \L;

Quindi il funzionamento è il seguente: Il processo $\mathsf{Customer}_j$ una volta terminato il taglio si sincronizza con Sreset attraverso $\mathsf{sleep}_j$ e, per continuare, deve sincronizzarsi anche con il processo Wreset attraverso $\mathsf{wakeUp}_j$, ma questo è possibile solo se tutti gli altri $\mathsf{Customer}_{k\neq j}$ si sono sincronizzati con Sreset e quindi hanno ricevuto tutti lo stesso numero di tagli. A quel punto tutti i processi potranno ricevere un nuovo taglio sincronizzandosi prima con Wreset e ricominciando l'esecuzione.

Si sottolinea perciò che il processo Sreset e tutti i suoi sotto processi contengono tutte le possibili sequenze di sincronizzazione che i processi $\mathsf{Customer}_i$ possono eseguire dopo aver ricevuto il taglio così che una volta completata una sequenza di sincronizzazione si ha la garanzia che tutti abbiano ricevuto un taglio ciascuno. Analogamente il processo Wreset e tutti i suoi sotto processi contengono tutte le possibili sequenze di sincronizzazione per ricominciare l'esecuzione dei processi $\mathsf{Customer}_i$.

Si può dimostrare che una volta che il $\mathsf{Customer}_j$ ha espresso la volontà di ricevere un taglio con $\mathsf{will}_j$ ed essersi seduto, la fairness è garantita. Infatti

$$\begin{aligned}\mathsf{FairC2} = \mathsf{Inv}([[\mathsf{will1}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut1}\text{»}\mathsf{T})\\ \&\ [[\mathsf{will2}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut2}\text{»}\mathsf{T}))\\ \&\ [[\mathsf{will3}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut3}\text{»}\mathsf{T})));\end{aligned}$$

Con **checkprop(Sys', FairC2)** risulta essere vera.

Purtroppo la fairness vale quando i $\mathsf{Customer}_i$ si sono seduti e non prima. Infatti può accedere che un $\mathsf{Customer}_j$ voglia ricevere un taglio senza mai riuscire a sedersi in quanto i posti sono tutti occupati e quindi eseguirà sempre il ramo balk tenendo ferme le altre esecuzioni ad occupare i posti. Spostando però il canale $\mathsf{will}_i$ da dove si era indicato precedentemente all'inizio del processo $\mathsf{Customer}_i$, per indicare la volontà di ricevere un taglio, si ha che

$\mathsf{Customer}_i = \mathsf{will}_i.'\mathsf{enter}.('\mathsf{incExit}.\mathsf{C}_i + '\mathsf{balk}.\mathsf{Customer}_i);$
$\mathsf{C}_i = \mathsf{semCustomer}.'\mathsf{semBarber}.\mathsf{getHairCut}_i.\mathsf{semCustomerDone}.'\mathsf{semBarberDone}.$
$'\mathsf{enter}.'\mathsf{decExit}.\mathsf{sleep}_i.'\mathsf{wakeUp}_i.\mathsf{Customer}_i;$

Perciò

$$\begin{aligned}\mathsf{FairC2} = \mathsf{Inv}([[\mathsf{will1}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut1}\text{»}\mathsf{T})\\ \&\ [[\mathsf{will2}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut2}\text{»}\mathsf{T}))\\ \&\ [[\mathsf{will3}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut3}\text{»}\mathsf{T})));\end{aligned}$$

Con **checkprop(Sys', FairC2)** risulta essere falsa.

Una soluzione adottabile per ottenere una fairness per tutto il sistema è bloccare il processo $\mathsf{Customer}_j$ che entra, non trova posto e quindi si sincronizza su balk. Una volta bloccato, esso viene sbloccato solo quando un processo $\mathsf{Customer}_{k\neq j}$ ha terminato il suo taglio e quindi viene aggiunto il canale ristretto balkWakeUp. Si ha la seguente modifica del processo $\mathsf{Customer}_i$

$\mathsf{Customer}_i = \mathsf{will}_i.'\mathsf{enter}.\mathsf{enter}_i.\mathsf{exit}_i.('\mathsf{incExit}.\mathsf{C}_i + '\mathsf{balk}.\mathsf{balkWakeUp}.\mathsf{Customer}_i);$
$\mathsf{C}_i = \mathsf{semCustomer}.'\mathsf{semBarber}.\mathsf{getHairCut}_i.\mathsf{semCustomerDone}.'\mathsf{semBarberDone}.$
$'\mathsf{enter}.\mathsf{enter}_i.\mathsf{exit}_i.'\mathsf{decExit}_i.\mathsf{sleep}_i.('\mathsf{balkWakeUp}.'\mathsf{wakeUp}_i.\mathsf{Customer}_i + '\mathsf{wakeUp}_i.\mathsf{Customer}_i);$

Quindi, una volta che un processo $\mathsf{Customer}_{k\neq j}$ ha terminato il suo taglio, se c'è un processo $\mathsf{Customer}_j$ bloccato, lo sblocca sincronizzandosi con lui su balkWakeUp e successivamente si sincronizza su $\mathsf{wakeUp}_k$, altrimenti si sincronizza solo su $\mathsf{wakeUp}_k$.

Con questa modifica ora

$$\begin{aligned}\mathsf{FairC2} = \mathsf{Inv}([[\mathsf{will1}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut1}\text{»}\mathsf{T})\\ \&\ [[\mathsf{will2}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut2}\text{»}\mathsf{T}))\\ \&\ [[\mathsf{will3}]]\mathsf{WeakEven}(\text{«}\mathsf{getHairCut3}\text{»}\mathsf{T})));\end{aligned}$$

Con **checkprop(Sys', FairC2)** risulta essere vera, e inoltre **checkprop(Sys, WaitForeverWill)** restituisce **false**. Quindi la fairness viene supportata dall'intero sistema.

**Nota a margine:** L'utilizzo del canale $\mathsf{will}_i$ per dimostrare che vi è la fairness risulta essere inutile dopo le ultime modifiche. Viene comunque utilizzato nella dimostrazione per mostrare cosa hanno prodotto le ultime modifiche rispetto a prima.