

Philippe Sasseville

1566 rue Clémenceau
Montréal, QC, H4H 2R1
(514) 850-9755
philippe.sasseville@polymtl.ca

LANGUES	<i>Parlé:</i> Français, Anglais <i>Écrite:</i> Français, Anglais
ÉDUCATION	<i>Diplôme d'Études Collégiales</i> , Sciences de la nature CEGEP André Laurendeau, 2010-2012 <i>Baccalauréat</i> , génie informatique École Polytechnique de Montréal, Montréal, QC, 111 crédits sur 120 Finissant décembre 2016
COMPÉTENCES TECHNIQUES	<i>Langages:</i> C, C++, C#, Python, Java, x86/x64 Assembleur, VHDL, HTML/CSS, SQL, JavaScript, Objective-C <i>Logiciels:</i> Visual Studio, Cocoa Touch, Android Studio, Netbeans, Eclipse, Open Office, MSOffice, GNU tool chain <i>Systèmes d'exploitations:</i> Windows, GNU/Linux, Mac OSX
STAGES	<i>Stagiaire architecture Positive Train Control (PTC)</i> Été 2016 Canadian National Railway, Montréal, QC <ul style="list-style-type: none">• Administration du logiciel Enterprise Architect (EA)• Production de documentations écrites et vidéos sur le fonctionnement de EA• Création de schémas UML et cas d'utilisations reliés au programme PTC <i>Développeur stagiaire pour une application bancaire</i> Été 2015 Société Générale, Centre de solutions MSC, Équipe EFTS (Equity Finance Trading System), Montréal, QC <ul style="list-style-type: none">• Profilage d'une application J2EE et élimination d'une fuite mémoire• Développement de divers scripts (Déploiement, vérification, data dump)• Installation et gestion d'un système de collecte des registres (logs) avec ELK
EXPÉRIENCES DE TRAVAIL	<i>Répétiteur de Laboratoire</i> Automne 2014 Cours de programmation procédurale (INF1005C) <ul style="list-style-type: none">• Répondre aux questions des étudiants durant les périodes de laboratoire
PROJETS	<i>Exploration architecturale et prototypage rapide sur FPGA : codec h264</i> <ul style="list-style-type: none">• Études des dépendances et du parallélisme avec Pareon• Modularisation et exploration architecturale• Optimisation des modules en matériel avec vivado HLS <i>Système de gestion pour restaurant embarqué sur FPGA avec interface sur tablette</i> <ul style="list-style-type: none">• Développement de l'application Android avec android studio• Implémentation de communication par messages HTTP1.1 avec API REST• Programmation du back end en C sur processeurs ARM
PRIX	<i>Lauréat de la question Deloitte, compétition informatique CEGE/CEGInfo 2016</i>