

# Philippe Sasseville

---

1566 rue Clémenceau  
Montréal, QC H4H 2R1  
(514) 850-9755  
philippe.sasseville@polymtl.ca

|                                   |   |
|-----------------------------------|---|
| <b>LANGUES</b>                    | <i>Parlés:</i> Anglais, Français<br><i>Écrites:</i> Anglais, Français   |
| <b>ÉDUCATION</b>                  | <i>Diplôme d'Études Collégiales</i> , Sciences de la nature<br>CEGEP André Laurendeau, 2010-2012<br><br><i>Baccalauréat</i> , génie informatique<br>École Polytechnique de Montréal, Montréal, QC, 111 crédits sur 120<br>Finissant décembre 2016   |
| <b>COMPÉTENCES<br/>TECHNIQUES</b> | <i>Langages:</i> C, C++, C#, Python, Java, x86/x64 Assembly, VHDL, HTML/CSS, SQL, JavaScript, Objective-C<br><i>Logiciels:</i> Visual Studio, Cocoa Touch, Android Studio, Netbeans, Eclipse, Open Office, MSOffice, GNU tool chain<br><i>Systèmes d'exploitations:</i> Windows, GNU/Linux, Mac OSX   |
| <b>STAGES</b>                     | <i>Stagiaire architecture Positive Train Control</i> Été 2016<br>Canadian National Railway, Montréal, QC <ul style="list-style-type: none"><li>• Administration du logiciel Enterprise Architect (EA)</li><li>• Production de documentation écrite et vidéo sur le fonctionnement de EA</li><li>• Création de schémas UML et Use Case relié au programme PTC</li></ul><br><i>Développeur stagiaire pour une application bancaire</i> Été 2015<br>Société Générale, Centre de solutions MSC, Équipe EFTS (Equity Finance Trading System), Montréal, QC <ul style="list-style-type: none"><li>• Profilage d'une application J2EE et élimination d'une fuite mémoire</li><li>• Développement de divers scripts (Déploiement, vérification, data dump)</li><li>• Installation et gestion d'un système de collecte des registres (logs) avec ELK</li></ul> |
| <b>EXPÉRIENCES<br/>DE TRAVAIL</b> | <i>Répétiteur de Laboratoire</i> Automne 2014<br>Cours de programmation procédurale <ul style="list-style-type: none"><li>• Répondre aux questions des étudiants durant les périodes de laboratoire</li></ul>   |
| <b>PROJETS</b>                    | <i>Exploration architecturale et prototypage rapide sur FPGA : codec h264</i> <ul style="list-style-type: none"><li>• Etudes des dépendances et du parallélisme avec Pareon</li><li>• Modularisation et exploration architecturale</li><li>• Optimisation des modules en matériel avec vivado HLS</li></ul><br><i>Système de gestion pour restaurant embarqué sur FPGA avec interfaces sur tablettes</i> <ul style="list-style-type: none"><li>• Développement de l'application Android avec android studio</li><li>• Implémentation de communication par messages http1.1 avec API REST</li><li>• Programmation du back end en C sur processeurs ARM</li></ul>   |
| <b>PRIX</b>                       | <i>Lauréat de la question Deloitte, compétition informatique CEGE/CEGInfo 2016</i>  |