

Philippe Sasseville

3300 Sherbrooke Est
Montréal, QC, H1W 1C2
(514) 850-9755
philippesasseville12@gmail.com

LANGUES	<i>Parlé:</i> Français, Anglais <i>Écrite:</i> Français, Anglais
ÉDUCATION	<i>Diplôme d'Études Collégiales</i> , Sciences de la nature CEGEP André Laurendeau, 2010-2012 <i>Baccalauréat</i> , génie informatique École Polytechnique de Montréal, Montréal, QC 2012-2017
COMPÉTENCES TECHNIQUES	<i>Langages:</i> C, C++, C#, Python, Java, HTML5/CSS3, AngularJS, ReactJS, SQL, NoSQL (MongoDB, ElasticSearch), JavaScript ES6, Obj-C <i>Logiciels:</i> JIRA, TFS, Visual Studio, Cocoa Touch, Android Studio, Netbeans, Eclipse, Open Office, MSOffice, GNU tool chain <i>Systèmes d'exploitations:</i> Windows, GNU/Linux, Mac OSX
EMPLOIS	<i>Développeur Full Stack</i> 2017-2019 Société Radio-Canada, Montréal, QC <ul style="list-style-type: none">• Développement d'un API de présentation pour les applications web et mobiles avec ASP.net MVC• Mise en place d'un front end moderne (ReactJS, Redux, Sagas, générateurs et outils de tests)• Analyser la faisabilité technique de maquettes UI/UX et développement sur toute la verticale (CMS, Back End, API et conteneurs Front End)
STAGES	<i>Stagiaire architecture Positive Train Control (PTC)</i> Été 2016 Canadian National Railway, Montréal, QC <ul style="list-style-type: none">• Administration du logiciel Enterprise Architect (EA)• Production de documentations écrites et vidéos sur le fonctionnement de EA• Création de schémas UML et cas d'utilisations reliés au programme PTC <i>Développeur stagiaire pour une application bancaire</i> Été 2015 Société Générale, Centre de solutions MSC, Équipe EFTS (Equity Finance Trading System), Montréal, QC <ul style="list-style-type: none">• Profilage d'une application J2EE et élimination d'une fuite mémoire• Développement de divers scripts (Déploiement, vérification, data dump)• Installation et gestion d'un système de collecte des registres (logs) avec ELK
ÉXPERIENCES DE TRAVAIL	<i>Répétiteur de Laboratoire</i> Automne 2014 Cours de programmation procédurale (INF1005C) <ul style="list-style-type: none">• Répondre aux questions des étudiants durant les périodes de laboratoire

PROJETS

Exploration architecturale et prototypage rapide sur FPGA : codec h264

- Études des dépendances et du parallélisme avec Pareon
- Modularisation et exploration architecturale
- Optimisation des modules en matériel avec vivado HLS

Système de gestion pour restaurant embarqué sur FPGA avec interface sur tablette

- Développement de l'application Android avec android studio
- Implémentation de communication par messages HTTP1.1 avec API REST
- Programmation du back end en C sur processeurs ARM

PRIX

Lauréat de la question Deloitte, compétition informatique CEG/CEGInfo 2016