

Digitaler Output	Bitmuster	Erwarteter Spannungswert, [V]	Tatsächlicher Spannungswert, [V]	Abweichung, [V]	Abweichung, %
16	"00010000"	0,320	0,321	0,001	0,313
32	"00100000"	0,640	0,639	-0,001	0,156
48	"00110000"	0,960	0,967	0,007	0,729
64	"01000000"	1,280	1,277	-0,003	0,234
80	"01010000"	1,600	1,601	0,001	0,062
96	"01100000"	1,920	1,922	0,002	0,104
112	"01110000"	2,240	2,240	0,000	0,000
128	"10000000"	2,560	2,566	0,006	0,234
144	"10010000"	2,880	2,887	0,007	0,243
160	"10100000"	3,200	3,203	0,003	0,094
176	"10110000"	3,520	3,534	0,014	0,398
192	"11000000"	3,840	3,843	0,003	0,078
208	"11010000"	4,160	4,158	-0,002	0,048
224	"11100000"	4,480	4,483	0,003	0,067
240	"11110000"	4,800	4,802	0,002	0,042
255	"11111111"	5,120	5,119	-0,001	0,020