

Aplikace

```
graph TD; A[Aplikace] <--> B[Jádro]; B <--> C[Procesor]; B <--> D[Paměť]; B <--> E[Zařízení];
```

The diagram illustrates a system architecture with five components arranged in a vertical stack. At the top is a red rounded rectangle labeled 'Aplikace'. Below it is a blue rounded rectangle labeled 'Jádro'. At the bottom are three green rounded rectangles labeled 'Procesor', 'Paměť', and 'Zařízení' from left to right. Bidirectional arrows connect 'Aplikace' to 'Jádro', and 'Jádro' to each of the three bottom components.

Jádro

Procesor

Paměť

Zařízení