PKaya Operating System

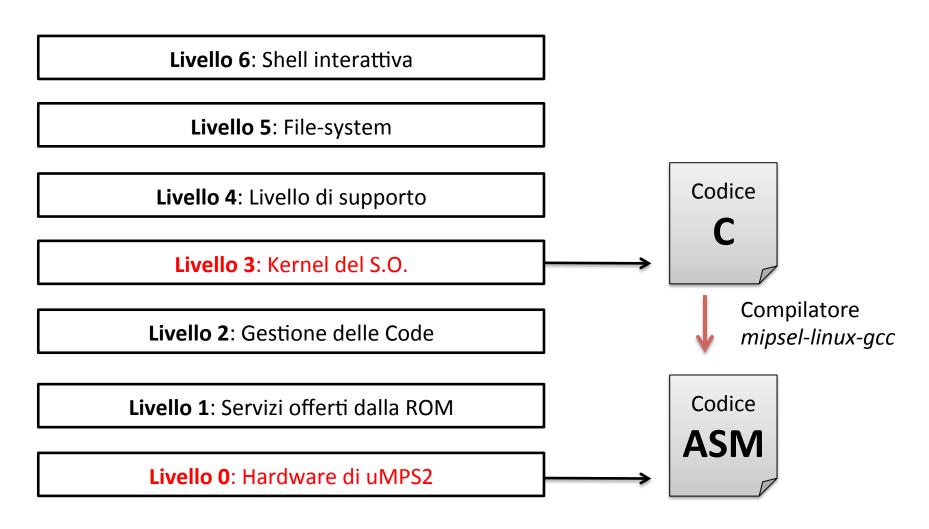
Librerie di supporto: LibUMPS

FASE 2

Anno Accademico 2011-2012

pKaya OS

• Sistema Operativo in 6 livelli di astrazione.



pKaya OS

• Sistema Operativo in 6 livelli di astrazione.

Livello 6: Shell interattiva

Livello 5: File-system

Livello 4: Livello di supporto

Livello 3: Kernel del S.O.

Livello 2: Gestione delle Code

Livello 1: Servizi offerti dalla ROM

Livello 0: Hardware di uMPS2

Gestione del bootstrap

Gestione delle eccezioni

 Estensione del set di istruzioni del linguaggio macchina.

pKaya: File di Supporto

- ➤ libumps: librerie di supporto di UMPS2
- > Wrapper per le istruzioni della ROM:
 - Eseguire istruzioni della ROM (tramite codice C)
 - Accedere ad i registri del co-processore CPO
 - Eseguire istruzioni SYSCALL e TLB
- > libumps e' composto da due parti:
 - libumps.h: da includere nei sorgenti C
 - libumps.o: da linkare con gli altri file oggetto per produrre l'eseguibile.

pKaya: File di Supporto

const.h: File contentente costanti e macro utili per lo sviluppo di Fase2

Esempi:

- Costanti: Indirizzi di memoria
- Costanti: Linee di interrupt
- Costanti: Maschere di bit
- Costanti: Id delle Syscall
- Macro: Gestione dei timer
- Macro: Calcolo del device register address
- **—**

pKaya: File di Supporto

uMPStypes.h: File contentente strutture dati utili per lo sviluppo di Fase2

```
Esempi:
```

Istruzioni della ROM:

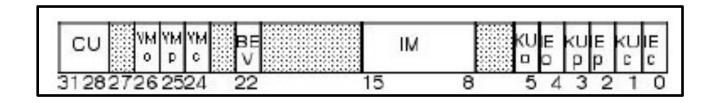
- > Estensioni del linguaggio assembly ...
- > Alcune eseguibili solo in Kernel Mode
- Utilizzano indirizzi fisici (non virtuali!)
- > Invocate mediante istruzioni BREAK
- Scritte in Assembly MIPS, ma wrapperC attraverso libumps ...

> Stato della CPU/sistema:

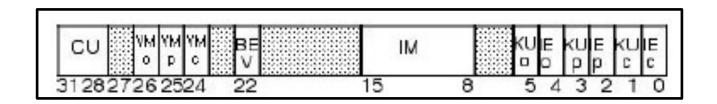
Metodo C	Istruzione ROM	Descrizione
void HALT()	HALT	Spegne la macchina
void PANIC()	PANIC	Kernel panic!
Void WAIT()	WAIT	Mette la CPU in stato idle

> Accesso ai registri del CPO:

Metodo C	Registro	Descrizione
unsigned int setSTATUS (unsigned int)	Status	Setta il registro Status
unsigned int getSTATUS()	Status	Restituisce il valore del registro



> Accesso ai registri del CPO:

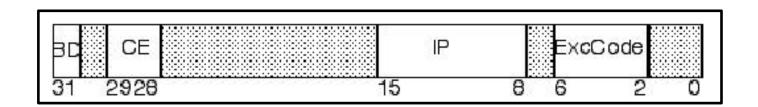


Es. Settare Kernel Mode ON agendo sul registro CPO:

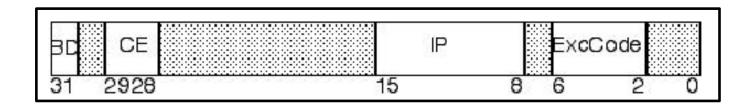
```
...
status=getSTATUS();
status |= (STATUS_KUc); // maschera di bit definita in const.h
setSTATUS(status);
....
```

> Accesso ai registri del CPO:

Metodo C	Registro	Descrizione
unsigned int setCAUSE (unsigned int)	Cause	Setta il registro Cause
unsigned int getCAUSE()	Cause	Restituisce il valore del registro



> Accesso ai registri del CPO:



Es. Verificare quale linea ha causato un interrupt ...

```
...
int cause=getCAUSE();

if (CAUSE_IP_GET(cause, INT_TIMER)) { // Macro in const.h
....
```

Operazioni con Timer:

Metodo C	Registro	Descrizione
unsigned int setTIMER (unsigned int)	Timer	Setta il timer della CPU
unsigned int getTIMER()	Timer	Preleva il valore del timer

Operazioni con Timer del BUS (<u>in const.h, non libumps</u>): void **setIT**(unsigned int) unsigned int **getGET_TODLOW**()

Esempio1: fare in modo che ogni 5 secondi venga incrementata una variabile, inizializzata a 0. Quando la variabile diventa uguale a 5, spegnere la macchina ...

int main(void){ state_t* new_area = (state_t *) INT_NEWAREA; /* interrupt disabilitati, kernel mode e memoria virtuale spenta */ new_area->pc_epc = new_area->reg_t9 = (memaddr)timerHandler; new_area->status &= ~(STATUS_IEc | STATUS_KUc | STATUS_VMc); new area->reg sp = RAMTOP; int status=0; status |= (STATUS_IEc | STATUS_INT_UNMASKED); setSTATUS(status); **SET_IT**(5000000); while(1) {}

```
void timerHandler() {
    int cause=getCAUSE();
   if (CAUSE_IP_GET(cause, INT_TIMER)) {
        numTimes++;
        if (numTimes >5)
            HALT();
        SET_IT(5000000);
```

> Altre operazioni sui registri CP0:

```
unsigned int getINDEX() → registro CP0: Index unsigned int getENTRYHI() → registro CP0: EntryHi unsigned int getENTRYLO() → registro CP0: EntryLo unsigned int getPRID() → registro CP0: PRID unsigned int getRANDOM() → registro CP0: Random unsigned int getEPC() → registro CP0: EPC unsigned int getBADVADDR() → registro CP0: BadVAddr unsigned int setINDEX(unsigned int) → registro CP0: Index unsigned int setENTRYHI(unsigned int) → registro CP0: EntryHi unsigned int setENTRYLO(unsigned int) → registro CP0: EntryLo
```

Operazioni sui registri TLB:

```
void TLBWR() → Istruzione ROM: TLB-Write-Random void TLBWI() → Istruzione ROM:TLB-Write-Index void TLBR() → Istruzione ROM:TLB-Read void TLBP() → Istruzione ROM:TLB-Probe void TLBCLR() → Istruzione ROM: TLB-Clear
```

➤ Load/Store dello Stato della CPU:

Metodo C	Istruzione	Descrizione
unsigned int STST (state_t * statep)	STST	Salva lo stato della CPU in memoria
unsigned int LDST (state_t * statep)	LDST	Carica lo stato della CPU da *statep (atomica)
unsigned int FORK(unsigned int entryhi, unsigned int status, unsigned int pc, state_t * statep)	FORK	*statep (NON atomica)

➤ **Esempio2**: caricamento nella CPU di uno *state_t* (associato ad un processo) ...

```
void pcode() {
    int i;
    for (i=0; i<3000000; i++);
    HALT();
int main(void){
    state_t pstate;
    STST(&pstate);
    pstate.reg_sp = RAMTOP;
    pstate.pc_epc = pstate.reg_t9 = (memaddr)pcode;
    pstate.status = pstate.status | STATUS_IEp | STATUS_INT_UNMASKED;
    LDST(&pstate);
    PANIC();
```

> Avvio di una CPU (uMPS2):

Metodo C	Istruzione	Descrizione
unsigned int void	INITCPU	Invia un segnale di RESET alla
INITCPU(uint32_t		CPU con id pari a cpuid.
cpuid, state_t		Lo stato della CPU viene
*start_state,		inizializzato a *start_state
state_t		Le new/old area della CPU
*state_areas);		sono in *state_areas

> Esempio3: avvio di 2 processi concorrenti su CPU0 e CPU1. Il primo processo (su CPU0) incrementa una variabile, il secondo processo (su CPU1) spegne la macchina quando la variabile raggiunge un valore soglia ...

```
#define MAX CPUS 2
int main(void){
    state t new old areas[MAX CPUS][8];
    state t pstate, pstate2;
    STST(&pstate);
    pstate.reg sp = RAMTOP;
    pstate.pc_epc = pstate.reg_t9 = (memaddr)pcode2;
    pstate.status = pstate.status | STATUS | IEp | STATUS | INT UNMASKED;
    INITCPU(1,&pstate,&new_old_areas[1]);
    STST(&pstate2);
    pstate2.reg sp = RAMTOP - QTABLE;
    pstate2.pc_epc = pstate2.reg_t9 = (memaddr)pcode;
    pstate2.status = pstate2.status | STATUS | IEp | STATUS | INT | UNMASKED;
    LDST(&pstate2);
```

```
int end=0;
// Process 1
void pcode() {
    long i=0;
    for (i=0; i<3000000; i++);
    end=1;
// Process 2
void pcode2() {
    while (!end);
    HALT();
}
```

> Implementazione sezioni critiche

Meto	do C	Istruzione	Descrizione
	\S (uint32 t , uint32 t	CAS (atomica)	Setta l'area puntata da *area con il valore di nv, se il valore
	nt32 t nv)	(atomica)	attuale di *area e' pari a ov.
			Restituisce 1 in caso di update, 0 altrimenti.