

Extra GPIO pins

	JP2		
ICA3 SIMO	10	$\Omega^2$	UCA3 SOMI
JCA3 CLK	3	<u>~4</u>	UCA3 STE
JCB3 SOMI	_5×	$\approx$ 6	UCB3 SIMO
JCB3_CLK	$ \sim$	<u>8</u>	UCB3_STE
/BUS	$\simeq$	$\sim 10$	GND!
/BUS	11	<u></u>	GND!
/BUS	13	<u>14</u>	GND!
/RFF+	15	$\sim$ 16	VRFF-
\1	17	<u> 18</u>	A0
\3	19	≃20	A2
١5	21	×22	A4
.7	23	<u> </u>	A6
9	25	○26	A8 A10
11	27	28	A10
\13	29	30	A12
15	31	32	A14
		0	