Calcolatori Elettronici Esercitazioni Assembler

L. Sterpone – M. Grosso
M. Sonza Reorda – M. Monetti
michelangelo.grosso@polito.it

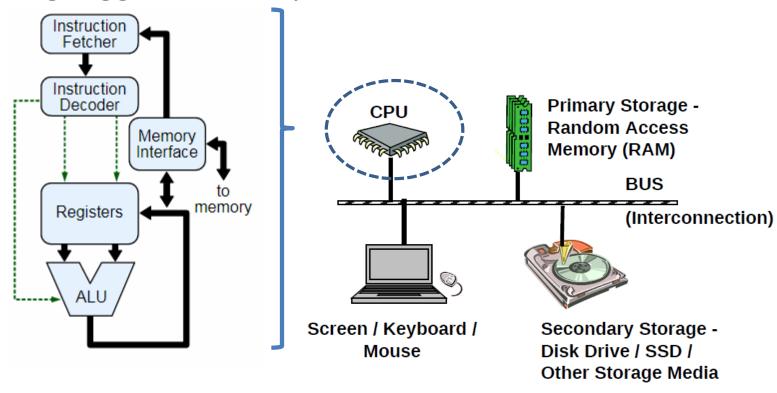
Politecnico di Torino Dipartimento di Automatica e Informatica

Informazioni generali

- LABINF
 - 1° piano, ingresso da C.so Castelfidardo lato ovest
- Esercitazioni assistite: 2 squadre
 - Martedì h. 13.00-14.30 (N Q)
 - Giovedì h. 16.00-17.30 (R Z)
- 1° laboratorio: 26-28 marzo

Il calcolatore

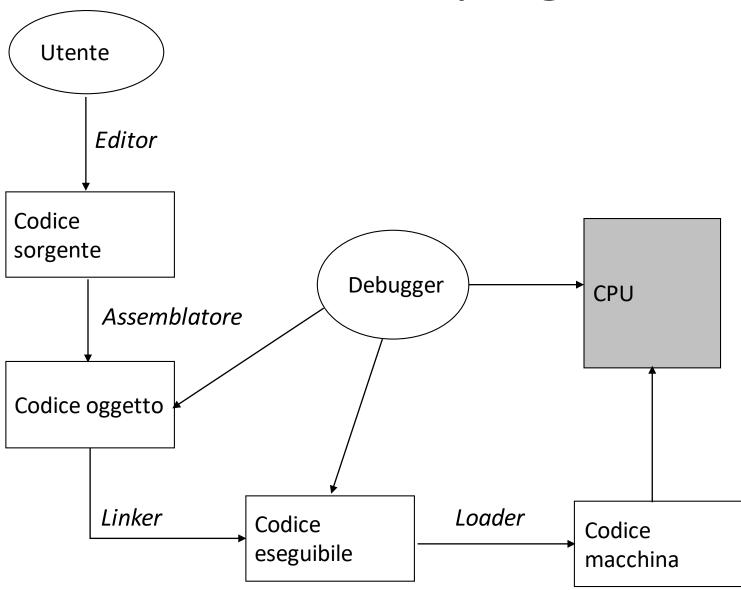
 Schema dal punto di vista del programmatore in linguaggio Assembly



Architettura MIPS32 - Registri

Name	Register Number	Usage
\$0	0	the constant value 0
\$at	1	assembler temporary
\$v0-\$v1	2-3	function return values
\$a0-\$a3	4-7	function arguments
\$t0-\$t7	8-15	temporaries
\$s0-\$s7	16-23	saved variables
\$t8-\$t9	24-25	more temporaries
\$k0-\$k1	26-27	OS temporaries
\$gp	28	global pointer
\$sp	29	stack pointer
\$fp	30	frame pointer
\$ra	31	function return address

Ciclo di vita di un programma



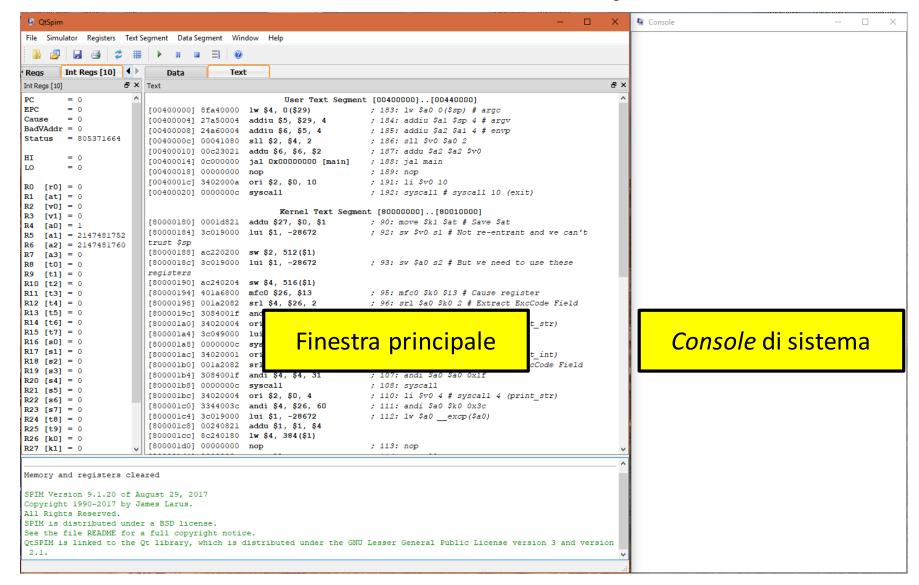


- Simulatore di <u>programmi</u> per MIPS32
 - Legge ed esegue programmi scritti nel linguaggio assembly di questo processore
 - Include un semplice debugger e un insieme minimo di servizi del sistema operativo
 - Non è possibile eseguire programmi compilati (binario)
- È compatibile con (quasi) l'intero *instruction set* MIPS32 (Istruzioni e PseudoIstruzioni)
 - Non include confronti e arrotondamenti floating point
 - Non include la gestione delle tabelle di pagina della memoria
- È gratuito e open-source, e sono disponibili versioni per MS-Windows, Mac OS X e Linux
- Informazioni utili: http://spimsimulator.sourceforge.net/further.html



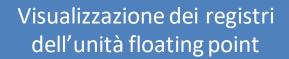
- QtSpim è già installato sui PC del laboratorio in ambiente MS-Windows
- Gli studenti possono inoltre installare il programma sul proprio PC, scaricandolo da http://spimsimulator.sourceforge.net/
- Per qualsiasi problema, è possibile
 - Rivolgersi all'esercitatore o ai borsisti in laboratorio
 - Contattare l'esercitatore via email.

Interfaccia di QtSpim



Finestra principale

```
QtSpim
                                                                                                                     File Simulator Registers Text Segment Data Segment Window Help
        Int Regs [10] |
                                           Text
Reas
                             Data
                     ₽ X Text
                                                                                                                           ₽×
Int Regs [10]
PC:
                                                      User Text Segment [00400000]..[00440000]
EPC
         = 0
                          [00400000] 8fa40000 lw $4, 0($29)
                                                                        ; 183: lw $a0 0($sp) # argc
Cause
         = 0
                          [00400004] 27a50004 addiu $5, $29, 4
                                                                        ; 184: addiu $a1 $sp 4 # argv
BadVAddr = 0
                          [00400008] 24a60004 addiu $6, $5, 4
                                                                        ; 185: addiu $a2 $a1 4 # envp
Status = 805371664
                          [0040000c] 00041080 sll $2, $4, 2
                                                                        : 186: sll $v0 $a0 2
                          [00400010] 00c23021 addu $6, $6, $2
                                                                        ; 187: addu $a2 $a2 $v0
HT
         = 0
                          [00400014] 0c000000 jal 0x00000000 [main]
                                                                        ; 188: jal main
LO
         = 0
                          [00400018] 00000000 nop
                                                                        ; 189: nop
                          [0040001c] 3402000a ori $2, $0, 10
                                                                        : 191: li $v0 10
   [r0] = 0
                          [00400020] 0000000c syscall
                                                                        ; 192: syscall # syscall 10 (exit)
R1 [at] = 0
R2 [v01 = 0]
                                                     Kernel Text Segment [80000000]..[80010000]
R3 [v1] = 0
                          [80000180] 0001d821 addu $27, $0, $1
                                                                        ; 90: move $k1 $at # Save $at
R4 [a01 = 1]
                          [80000184] 3c019000 lui $1, -28672
                                                                        : 92: sw $v0 s1 # Not re-entrant and we can't
   [a1] = 2147481752
                          trust $sp
R6 [a2] = 2147481760
                          [80000188] ac220200 sw $2, 512($1)
R7 \quad [a31 = 0]
                          [8000018c] 3c019000 lui $1, -28672
                                                                        ; 93: sw $a0 s2 # But we need to use these
R8 [t0] = 0
R9 [t1] = 0
                          registers
                          [80000190] ac240204 sw $4, 516($1)
R10 [t2] = 0
                          [80000194] 401a6800 mfc0 $26, $13
                                                                        ; 95: mfc0 $k0 $13 # Cause register
R11 [t3] = 0
R12 [t4] = 0
                          [80000198] 001a2082 srl $4, $26, 2
                                                                        ; 96: srl $a0 $k0 2 # Extract ExcCode Field
R13 [t5] = 0
                          [8000019c] 3084001f andi $4, $4, 31
                                                                        ; 97: andi $a0 $a0 0x1f
R14 [t6] = 0
                          [800001a0] 34020004 ori $2, $0, 4
                                                                        ; 101: li $v0 4 # syscall 4 (print str)
R15 [t7] = 0
                          [800001a4] 3c049000 lui $4, -28672 [ m1 ] ; 102: la $a0 m1
R16 [s0] = 0
                          [800001a8] 0000000c syscall
                                                                        ; 103: syscall
R17 [s1] = 0
                          [800001ac] 34020001 ori $2, $0, 1
[800001b0] 001a2082 srl $4. $26. 2
                                                                        ; 105: li $v0 1 # syscall 1 (print int)
R18 [s2] = 0
                                                                        : 106: srl $a0 $k0 2 # Extract ExcCode Field
```



Text Segment

Data Segment

File

R8

R9

R10

R11

R12

R13

R14

R15

R16

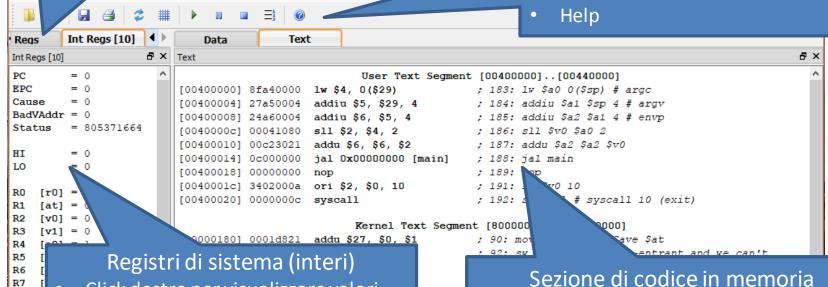
R17

R18

tra princ

Barra dei pulsanti

- Carica / Reinizializza e carica
- Salva log / Stampa
- Azzera registri / Reinizializza
- Run/pause/stop/single-step



m1]

- Click destro per visualizzare valori binari, decimali o esadecimali
- Click destro per modificare un valore
- Durante l'esecuzione passo-passo del codice, i nuovi valori sono evidenziati in rosso

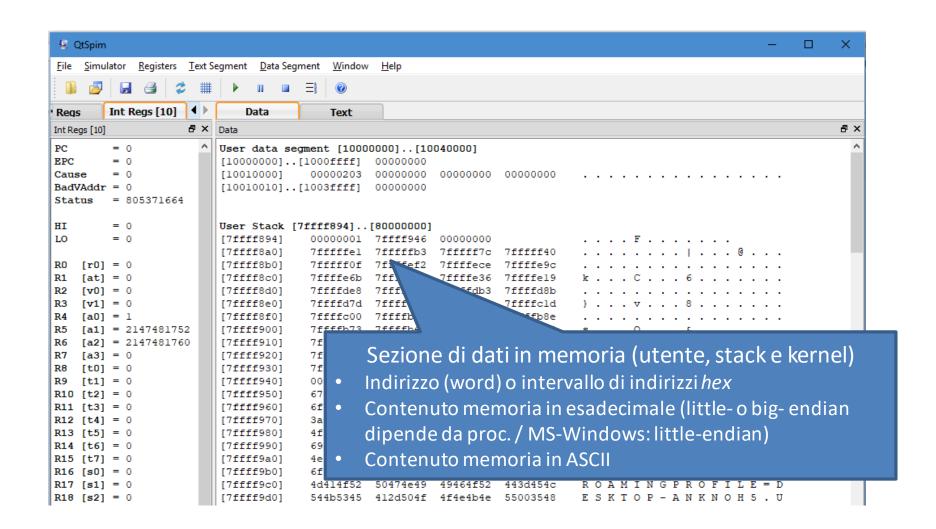
Sezione di codice in memoria (utente e kernel)

- Indirizzo (word) *hex*
- Valore binario (opcode + immediato) hex
- Istruzione disassemblata
- Istruzione sorgente e commenti

Finestra principale

```
[80000180] 0001d821 addu $27, $0, $1
                                                                      ; 90: move $k1 $at # Save $at
                         [80000184] 3c019000 lui $1, -28672
                                                                      : 92: sw $v0 s1 # Not re-entrant and we can't
R5 [a1] = 2147481752
                         trust $sp
R6 [a21 = 2147481760]
                         [80000188] ac220200 sw $2, 512($1)
R7 \quad [a31 = 0]
                         [8000018c] 3c019000 lui $1, -28672
                                                                      ; 93: sw $a0 s2 # But we need to use these
R8 | [t0] = 0
R9 [t1] = 0
                         registers
                         [80000190] ac240204 sw $4, 516($1)
R10 [t2] = 0
                         [80000194] 401a6800 mfc0 $26, $13
                                                                      ; 95: mfc0 $k0 $13 # Cause register
R11 [t3] = 0
R12 [t4] = 0
                         [80000198] 001a2082 srl $4, $26, 2
                                                                      ; 96: srl $a0 $k0 2 # Extract ExcCode Field
R13 [t5] = 0
                         [8000019c] 3084001f andi $4, $4, 31
                                                                      ; 97: andi $a0 $a0 0x1f
R14 [t6] = 0
                         [800001a0] 34020004 ori $2, $0, 4
                                                                      ; 101: li $v0 4 # syscall 4 (print str)
R15 [t7] = 0
                         [800001a4] 3c049000 lui $4, -28672 [ m1 ] ; 102: la $a0 m1
R16 [s0] = 0
                         [800001a8] 0000000c syscall
                                                                      ; 103: syscall
R17 [s1] = 0
                         [800001ac] 34020001 ori $2, $0, 1
                                                                     ; 105: li $v0 1 # syscall 1 (print int)
R18 [s2] = 0
                         [800001b0] 001a2082 srl $4, $26, 2
                                                                      : 106: srl $a0 $k0 2 # Extract ExcCode Field
R19 [s3] = 0
                         [800001b4] 3084001f andi $4, $4, 31
                                                                      ; 107: andi $a0 $a0 0x1f
R20 [s4] = 0
                         [800001b8] 0000000c syscall
                                                                      ; 108: syscall
R21 [s5] = 0
                         [800001bc] 34020004 ori $2, $0, 4
                                                                      ; 110: li $v0 4 # syscall 4 (print str)
R22 [s6] = 0
                         [800001c0] 3344003c andi $4, $26, 60
                                                                      : 111: andi $a0 $k0 0x3c
R23 [s7] = 0
                         [800001c4] 3c019000 lui $1, -28672
                                                                      ; 112: lw $a0 excp($a0)
R24 [t8] = 0
                         [800001c8] 00240821 addu $1, $1, $4
R25 [t9] = 0
                         [800001cc] 8c240180 lw $4,
R26 [k0] = 0
                         [800001d0] 00000000 nop
R27 [k1] = 0
                                                                  Console informativa
                                                          Messaggi di informazione e di errore
Memory and registers cleared
SPIM Version 9.1.20 of August 29, 2017
Copyright 1990-2017 by James Larus.
All Rights Reserved.
SPIM is distributed under a BSD license.
See the file README for a full copyright
QtSPIM is linked to the Qt library, which is distributed under the GNU Lesser General Public License version 3 and version
2.1.
```

Finestra principale



Codice di esempio

- Il codice può essere introdotto con un qualsiasi editor di testo, e salvato in un file con estensione .a, .s o .asm
 - Editor consigliato: notepad++

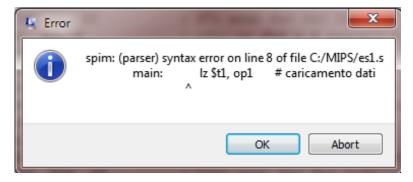
```
# dichiarazione dati
                 .data
op1:
                 .byte 3
op2:
                 .byte 2
                 .space 1
                              # allocazione spazio in memoria per risultato
res:
                 .text
                 .qlobl main
                 .ent main
                lz $t1, op1
main:
                                  # caricamento dati
                1b $t2, op2
                 add $t1, $t1, $t2 # esecuzione somma
                 sb $t1, res # salvataggio del risultato in memoria
                 li $v0,10 # codice per uscita dal programma
                                  # fine
                 syscall
                 .end main
```

Codice di esempio

 Il codice può essere introdotto con un qualsiasi editor di testo, e salvato in un file con estancione datasegment Editor consigliato: notepa Di seguito sono riportate le dichiarazioni delle variabili # dic .data op1: .byte 3 op2: .byte 2 text segment .space 1 # allo risultato res: Di seguito sono riportate le istruzioni .text .globl main .ent main main segment lz \$t1, op1 main: Punto di partenza del 1b \$t2, op2 programma. Deve essere add \$t1, \$t1, \$t2 # dichiarato come .glob1 sb \$t1, res emoria li \$v0,10 codice per uscita dal programma syscall Fine del programma .end main

Caricamento del codice

- In QtSpim, dal menu File selezionare "Reinitialize and Load File", quindi selezionare il codice salvato precedentemente
 - In alternativa, premere il pulsante 📴
 - Eventuali errori di sintassi sono segnalati e richiedono la correzione del codice



Quando il codice è correttamente caricato, è
possibile agire sugli opportuni pulsanti
 per eseguirlo

Debug

- L'esecuzione passo-passo è fondamentale per il debug
 - Osservare il valore di memoria e registri al termine di ogni istruzione
- È possibile inserire un *breakpoint* facendo click con il pulsante destro sull'istruzione desiderata nella sezione *Text* della finestra principale, e selezionando "Set Breakpoint"
- Ogni volta che il codice viene modificato, è necessario ripartire da "Reinitialize and Load File"

Debug [cont.]

• Esempio: esecuzione dell'istruzione di memorizzazione

```
[00400034] 012a4820 add $9, $9, $10 ; 10: add $t1, $t1, $t2 # esecuzione somma
[00400038] 3c011001 lui $1, 4097 ; 11: sb $t1, res # salvataggio del risultato in memoria
[0040003c] a0290002 sb $9, 2($1)
[00400040] 3402000a ori $2, $0, 10 ; 12: li $v0,10 # codice per uscita dal programma
[00400044] 0000000c syscall ; 13: syscall # fine
```

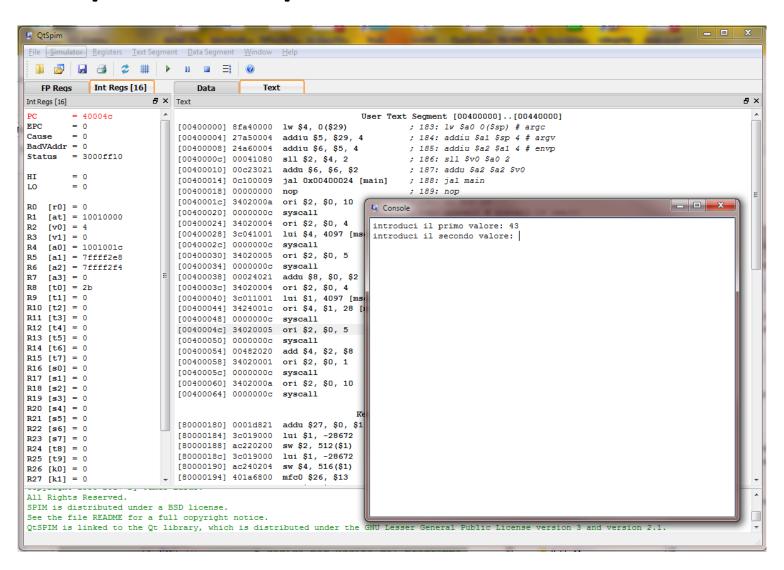
Variabili prima del salvataggio:

Variabili dopo il salvataggio:

Input/Output da console

```
.data
msq1:
            .asciiz "introduci il primo valore: "
            .asciiz "introduci il secondo valore: "
msq2:
            .text
            .globl main
            .ent main
main:
            li $v0, 4 # syscall 4 (print str)
            la $a0, msg1  # argomento: stringa
            syscall # stampa la stringa
            li $v0, 5 # syscall 5 (read int)
            syscall
            move $t0, $v0 # primo operando
            li $v0, 4
            la $a0, msg2
            syscall
            li $v0, 5
            syscall
            add $a0, $v0, $t0 # somma degli operandi
            li $v0, 1 # syscall 1 (print int)
            syscall
            li $v0,10
                       # codice per uscita dal programma
                             # fine
            syscall
            .end main
```

Input/Output da console [cont.]



Scrittura di un valore in una cella di memoria

```
.data
variabile:
            .space 4 # int variabile
            .text
            .globl main
            .ent main
main:
            li $t0, 19591501  # variabile = 19591501 (012A F14D hex)
            sw $t0, variabile
            li $v0, 10
            syscall
            .end main
```

Ricerca del carattere minimo

```
.data
wVet:
             .space 5
wRes:
             .space 1
message_in : .asciiz "Inserire caratteri\n"
message_out: .ascii "\nValore Minimo : "
             .text
             .globl main
             .ent main
main:
             la $t0, wVet
                                                # puntatore a inizio del vettore
             li $t1, 0
                                                # contatore
             la $a0, message_in
                                                # indirizzo della stringa
             li $v0, 4
                                                # system call - stampa stringa
             syscall
```

Ricerca del carattere minimo [cont.]

```
ciclo1: li $v0, 12
                               # legge 1 char
       syscall
                               # system call (risultato in $v0)
       sb $v0, ($t0)
       add $t1, $t1, 1
       add $t0, $t0, 1
       bne $t1, 5, ciclo1 # itera 5 volte
       la $t0, wVet
       li $t1, 0
                            # contatore
       1b $t2, ($t0)
                               # in $t2 memorizzo MIN iniziale
ciclo2: 1b $t3, ($t0)
       bgt $t3, $t2, salta # salta se NON deve aggiornare MIN
       1b $t2, ($t0)
                               # aggiorna MIN
salta: add $t1, $t1, 1
       add $t0, $t0, 1
       bne $t1, 5, ciclo2
```

Ricerca del carattere minimo [cont.]

```
la $a0, message_out
li $v0, 4
syscall

li $v0, 11  # stampa 1 char
move $a0, $t2
syscall

li $v0, 10
syscall
.end main
```

Laboratorio:

- Si prendano gli esempi di codice presentati in precedenza e quelli nell' "Introduzione al linguaggio MIPS" (ASSEM_00.pdf).
- Si richiede di inserire tali esempi di codice in QtSpim, compilarli, eseguirli e analizzarne il comportamento in modalità di debug.