Universidade Federal de Minas Gerais

Escola de Engenharia – Departamento de Engenharia Eletrônica

Disciplina: Laboratório de Sistemas Digitais

Guia de aula: 03

## Assuntos:

- Linguagens de Descrição de Hardware (HDLs).
- VHDL
- Modelo de Descrição de um Sistema em VHDL (library/package/entity/architecture).

## Objetivos:

- Conhecer os princípios de uma linguagem de descrição de hardware.
- Estudar os recursos de VHDL usados como modelos de descrições de sistemas em VHDL.
- Exercitar a montagem e compilação de um projeto com uma descrição de um sistema usando VHDL e o Quartus II (use o template do Quartus II).

Espera-se que ao final do Estudo Dirigido o aluno saiba responder as seguintes questões:

- 1) Se você tivesse que explicar para alguém leigo o que é VHDL e para que serve, o que você diria?
- 2) Qual o princípio fundamental de VHDL que o difere de uma linguagem de programação?
- 3) O que é uma library em VHDL e quais são as libraries fundamentais?
- 4) O que é um package em VHDL e quais packages estão padronizados?
- 5) Para que serve uma design unit: entity e quais os recursos de VHDL usados na descrição de uma entity?
- 6) Para que serve uma design unit: architecture em VHDL?

Parte das referências a serem estudadas:

[1] pág. 1 a 4 e Pág. 11 a 16

[5] pág. 463 a 467.

[6] pág. 433 a 438.

## Lista de referências:

[1] B. Mealy, F. Tappero. Free Range VHDL. Free Range Factory. 2012.

The electronic version of this book can be downloaded free of charge from: http://www.freerangefactory.org

[5] Frank Vahid. Sistemas Digitais: Projeto, Otimizações e HDLs. Bookman. 2008.

Disponível no Google Books em:

https://books.google.com.br/books?id=8xT9sD0kpfUC&lpg=PR2&dq=Frank%20vahid&hl=pt-

BR&pg=PR3#v=onepage&q=Frank%20vahid&f=false

[6] Pedroni, Volnei A. Eletrônica Digital Moderna e Vhdl. Editora Campus. 2010.