

Universidade Federal de Minas Gerais
Escola de Engenharia – Departamento de Engenharia Eletrônica
Disciplina: Laboratório de Sistemas Digitais
Guia de aula: 08
Assuntos: <ul style="list-style-type: none"> <li>Modelos de Representação de um Sistema top-level em VHDL: Comportamental, Fluxo de dados e Estrutural.</li> </ul>

Objetivos: <ul style="list-style-type: none"> <li>Saber explicar quando, como e o porquê usar os modelos de representação de um sistema.</li> <li>Identificar os diferentes modelos de representação de um sistema.</li> <li>Analisar as implicações da implementação de cada modelo de representação.</li> </ul>
Espera-se que ao final do Estudo Dirigido o aluno saiba responder às seguintes questões: <ol style="list-style-type: none"> <li>Como descrever uma arquitetura em VHDL?</li> <li>Quais são as diferenças entre os modelos de representação de sistemas: Comportamental, Fluxo de dados, Estrutural?</li> <li>Quais as vantagens/desvantagens dos modelos para representação de sistemas top-level.</li> <li>Quais são as declarações concorrentes que envolvem cada modelo?</li> <li>Qual é o modelo de representação de sistemas mais usado?</li> </ol>
Parte das referências a serem estudadas: <p>[1] pág. 51 a 68.</p> <p>[9] pág. 121 a 172.</p>
Lista de referências: <p>[1] B. Mealy, F. Tappero. Free Range VHDL. Free Range Factory. 2012.</p> <p>The electronic version of this book can be downloaded free of charge from: <a href="http://www.freerangefactory.org">http://www.freerangefactory.org</a></p> <p>[9] Voleni A. Pedroni. Circuit Design and Simulation with VHDL. The MIT Press. 2010. <b>Referência opcional</b> (<i>no free</i>).</p>