

컴퓨터구조설계

강의개요

1. 언어 배우기

HDL → 회로를 만드는 Input

2. 디자인

HDL 로 sequential logic 구현 (simple to complex)

_____여기까지는 로직설계 복습 개념_____

3. ROM (read only memory)

이또한 로직으로 설계되어있는데 구조에대해 알아볼거임

4. FPGA ★

rom 의 진화형태 장치인데

프로그래밍 가능한 회로 반도체 인 모양이다.

VHDL 을 이용해 프로그래밍 할것

5. CPU Design ★★(최종목표)

CPU (CU

DP (ALU)

)

이 각 유닛에 대한 이해를 하는 모양.. 아직은 별안궁

컴퓨터 로직 복습

프로그램 사용 콘틀

ROM(Read Only Memory).

FPGA

Micro programming

RAM

ALU

DataPath & Control logic Unit

Test bench

General purpose micro processor

mp_EC2

Microprocessor

기말고사