

# Roteiro utilizando TCL Scripting

Prof. Dr. Alexandre Coelho

## 1 Exercícios

Nesta seção estão descritas as atividades a serem feitas e enviadas através do Moodle. Os entregáveis são os códigos fonte em TCL que podem ser compactados e enviados em um arquivo zip ou tar.

### Exercício 1

Criar uma lista de números aleatórios, pelo menos 10 números, e depois indexar os números em ordem crescente em uma nova lista. No final, imprimir os valores contidos na lista de números aleatórios e na lista indexada crescente.

### Exercício 2

Criar um proc ("função") que seja capaz de encontrar o número de elementos de uma lista sem utilizar o comando `length`. O retorno desse proc deve ser o tamanho da lista.

### Exercício 3

Utilizando os processos de escrever e ler em arquivos, criar um script que escreva em um arquivo a linha contendo os nomes abaixo, e depois leia essa linha do arquivo e ordene de forma crescente adicionando cada elemento em uma nova lista.

Linha que deve ser inserida ao arquivo:

Arquitetura FPGA ASIC Inovador Circuito Integrado VLSI Microelectronics CMOS System-Verilog

### Exercício 4

Criar um script para obter o número total e a lista de pinos de entrada e saída de um arquivo Verilog Netlist. Para esse exemplo, pode ser utilizado o netlist fornecido pelo genus na Prática de laboratório 03.