

9.1. 输入三态: 仅允许被选中的设备在读/写周期中享用数据总线, 则要接口为输入设备提供三态缓冲作用。

输出锁存: CPU输出周期短, 输出设备需加锁存器锁存数据, 在输出总线周期结束后, 保持该数据提供外设使用, 以协调主机和外设间数据传送速度不匹配的矛盾。

9.5. (1) MOV AL, 99H
OUT 63H, AL

(2) MOV AL, 0B7H
OUT 63H, AL

9.7. 共3个通道: 计数器0, 计数器1, 计数器2.

各有6种工作方式

(1) 方式0: 计数结束产生中断方式, 软件启动, 不自动重复计数

(2) 方式1: 外触发的单稳脉冲方式, 硬件启动, 不自动重复计数, 装入初值后变高电平。

(3) 方式2: 软, 硬件启动, 方波发生器工作方式, 自动重复计数 计数频率

(4) 方式3: 方波发生器工作方式, 软, 硬件启动, 自动重复计数



- (5) 方式4. 软件触发选通方式, 软件启动, 自动重复计数
16) 方式5. 硬件触发选通方式, 硬件启动, 不自动重复计数

```
8.  MOV AL, 16H
    MOV DX, 46H
    OUT DX, AL
    MOV AL, 32H
    MOV DX, 40H
    OUT DX, AL
    MOV AL, 74H
    MOV DX, AE 46H
    OUT DX, AL
    MOV AL, 51H
    MOV DX, 42H
    OUT DX, AL
    MOV AL, 09H
    OUT DX, AL
```

