**2023-2024学年第一学期《数字逻辑电路》课后作业题：**

**第一章数字逻辑基础：**

1.2 （4） （5） （6）

1.3 （2）

1.5 （2）（5）

1.7

1.10（1）（3）（6）（题目最后中加入：机器字长为9位）

1.12

1.13

1.17

1.18（1）

1.20

1.22（第（4）小题改为：）

1.23（2）（4）

**第二章组合逻辑电路：**

**第一次作业：门级组合电路分析/设计、代数法险象判断/消除**

2.2（题目改为：列出习题图2.2所示电路的输出函数表达式，并分析电路的功能。）

2.4（1）

2.5

2.8

2.11

**第二次作业：卡诺图险象判断/消除、MSI组合电路分析/设计**

2.12

2.13（第（4）小题改为：）

2.17

2.18（第（2）小题改为：）

2.19（题目应为：使用4位加法器74LS283设计下列十进制代码转换器。）

**第三章时序逻辑电路：**

**第一次作业：双稳态元件、同步时序电路分析题、同步时序电路设计之状态化简**

3.2

3.3

3.5

3.6

3.14

3.15

**第二次作业：同步时序电路设计题、脉冲异步时序电路分析、MSI同步时序电路分析/设计题**

3.16

3.19

3.21

3.9

3.10

3.12

3.22

**第四章可编程逻辑器件：**

4.2

4.3

4.4

4.5

**第五章数字系统：**

5.17

5.18

5.20