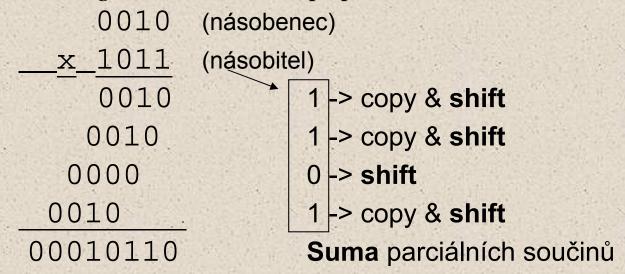
## Úvod do organizace počítače

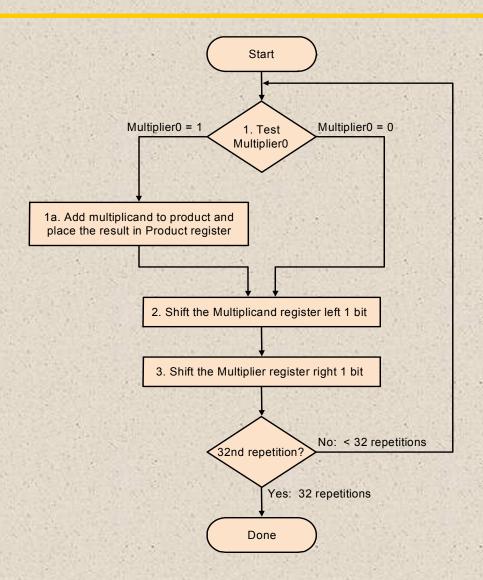
# Operace násobení a dělení

#### Násobení

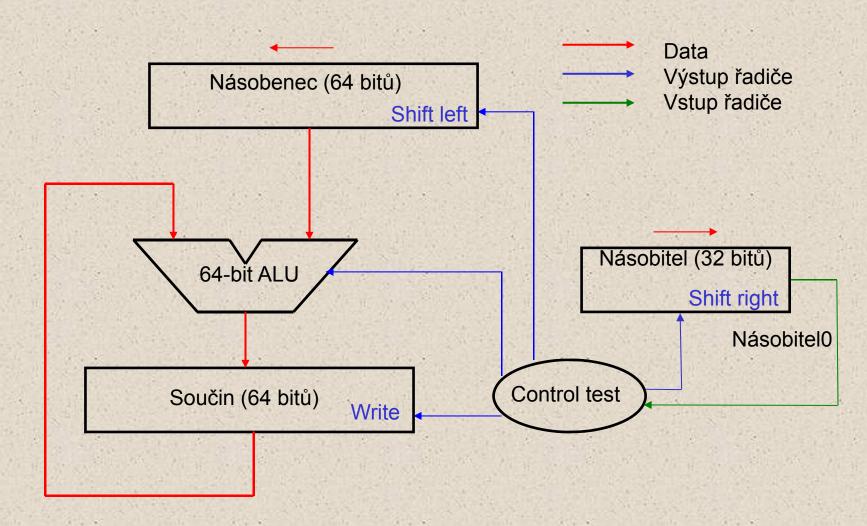
- Algoritmus je podobný algoritmu ze základní školy
- Složitější operace než sčítání
  - Realizace pomocí posuvů a sčítání
  - Vyžaduje více času a zabere větší plochu čipu
- 3 verze algoritmu tužka-a-papír



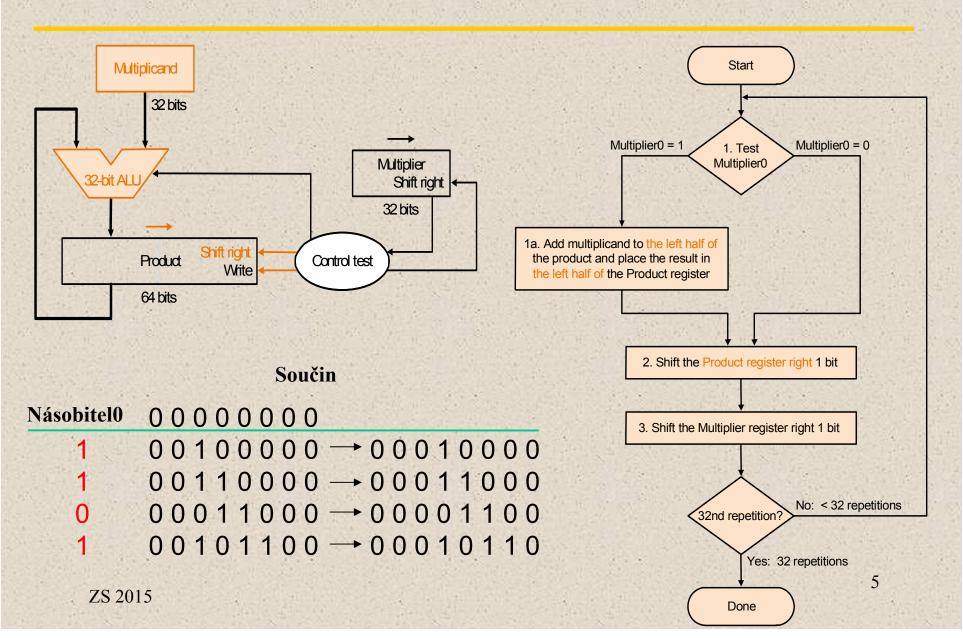
## První verze (V.1)



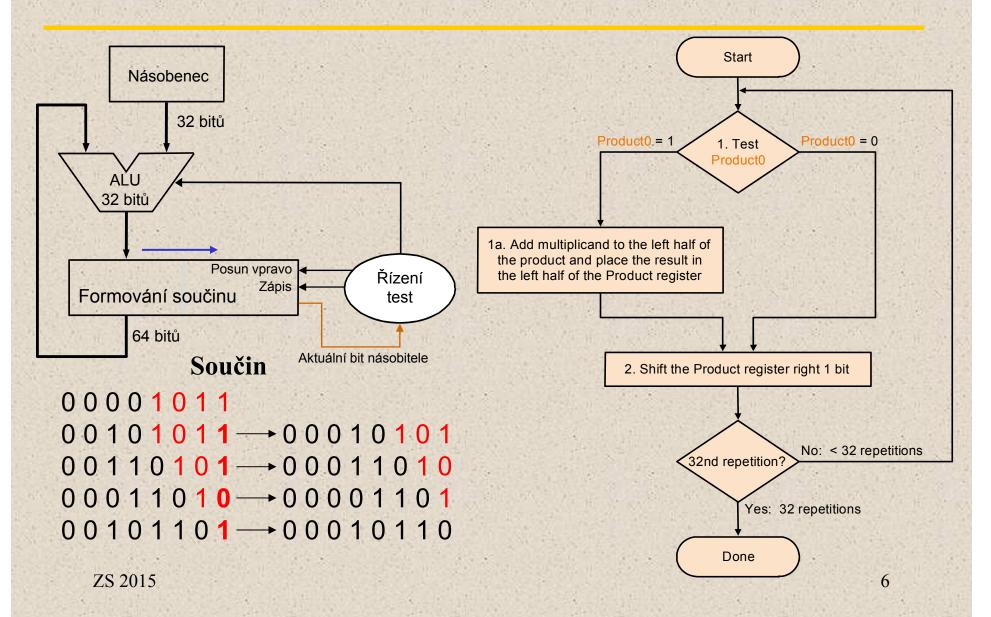
## Hardware (V.1)



## Druhá verze (V.2)



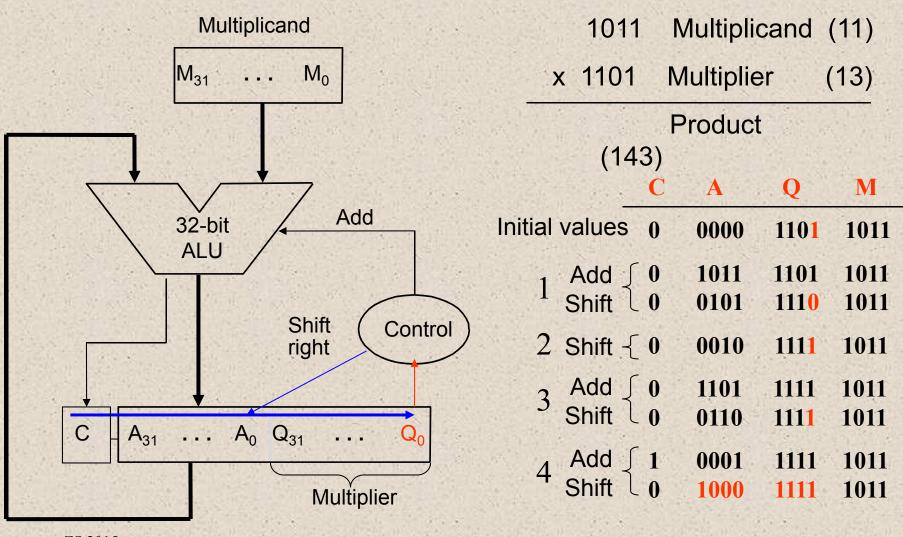
## Konečná verze (V.3)



#### Souhrn

- Násobení bez znaménka
  - Generace parciálního součinu pro každou cifru násobitele
  - $\mbox{ Parciální součin = } \begin{cases} 0 & \mbox{ If cifra násobitele = 0} \\ \mbox{Násobenec} & \mbox{ If cifra násobitele = 1} \end{cases}$
  - Celkový součin = součet parciálních součinů (správně posunutých vlevo)
  - Násobení dvou n-bitových binárních čísel dává výsledek o šířce 2n bitů

#### Celkový pohled



#### Aritmetika se znaménkem

- Sčítání a odčítání se znaménkem
  - S operandy se zachází jako s čísly bez znaménka
  - Používá stejné algoritmy i hardware upoužívané pro odpovídající operace bez znaménka

	Unsigned	Signed		
1001	9	-7		
+ 0011	3	3		
1100	12	-4		

Pro násobení nelze použít!

#### Příklad

	Unsigned	Signed
1011	11	-5
x 1101	13	-3
10001111	143	-113

· Částečné řešení, je-li násobenec záporný

Nelze použít, je-li násobitel záporný

## Záporný násobitel

- Bity násobitele nekorespondují s parciálními součiny
- Příklad: (-3) = 1101
  - Parciální součiny by se generovaly podle stavu bitů násobitele:

1: 
$$-1 \times 2^0$$

$$0: -0 \times 2^{1}$$

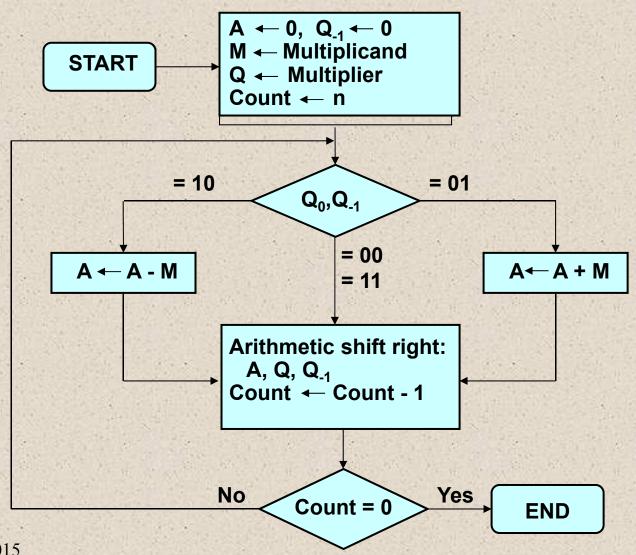
1: 
$$-1 \times 2^3$$

 Měly by však být generovány s použitím následujících mocnin 2:

$$-1 \times 2^{0}$$

$$-1 \times 2^{1}$$

## Boothův algoritmus

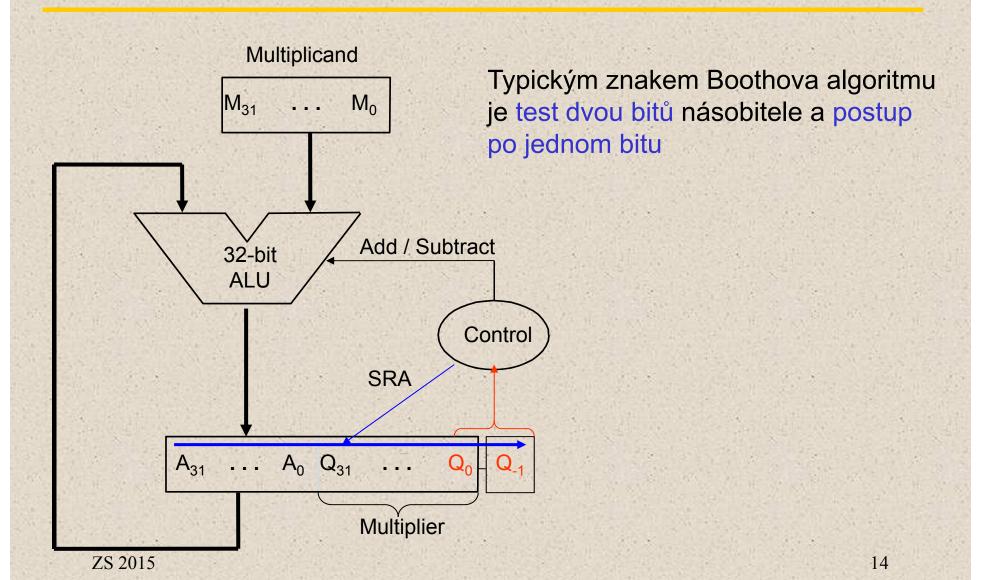


## Boothův algoritmus

#### Boothův algoritmus pro dvojkový komplement

- Zpracovává kladné i záporné operandy
- Mnohem efektivnější než konvenční algoritmus
   2<sup>n</sup> + 2<sup>n-1</sup> + 2<sup>n-2</sup> + ... + 2<sup>k</sup> = 2<sup>n+1</sup> 2<sup>k</sup>
- Je možná další optimalizace
- Operaci násobení lze implementovat pomocí hardware pro posuvy, sčítání (! odčítání)
- Instrukce násobení MIPS ignorují přetečení
  - Multu: Hi = 0
  - Mult: Hi = rozšířené znaménko z Lo

#### Hardware pro Boothův algoritmus



## Příklad

	A	Q	Q <sub>-1</sub>	M		
Počáteční hodnoty	0000	0011	0	0111		
	1001 1100	0011 1001	0 1	0111 0111	A = A - M Shift	} 1
	1110	0100	1	0111	Shift	} 2
	0101 0010	0100 1010	1 0	0111 0111	A = A + M Shift	} 3
	0001	0101	0	0111	Shift	} 4

#### Důkaz: kladný násobitel

Předpokládejme jednoduchý kladný násobitel

```
0 0 0 1 1 1 1 0 (jeden blok jedniček obklopený nulami)

M \times (0 \ 0 \ 0 \ 1 \ 1 \ 1 \ 1 \ 0) = M \times (2^4 + 2^3 + 2^2 + 2^1)

\uparrow \uparrow \uparrow \uparrow \uparrow \uparrow \uparrow \uparrow \uparrow = M \times (16 + 8 + 4 + 2)

5 \ 4 \ 3 \ 2 \ 1 \ 0 = M \times 30
```

- Poznámka:  $2^n + 2^{n-1} + ... + 2^{n-k} = 2^{n+1} 2^{n-k}$ => M x (0 0 0 1 1 1 1 0) = M x (2<sup>5</sup> - 2<sup>1</sup>)
- Boothův algoritmus odpovídá schématu:
  - Odečti, jestliže je nalezena kombinace (1-0)
  - Přičti, jestliže je nalezena kombinace (0-1)
- Toto pravidlo se použije na každý blok jedniček

## Důkaz: záporný násobitel

Reprezentace záporného čísla (X):

$$\{1 x_{n-2} x_{n-3} \dots x_1 x_0\}$$

- $X = -2^{n-1} + x_{n-2}^{*} + x_{n-3}^{*} + x_{n-3}^{*}$
- Předpokládejme 0 nejvíc vlevo v k-té pozici

Reprezentace 
$$X = \{ 1 1 1 ... 10 X_{k-1} ... X_0 \}$$

$$X = -2^{n-1} + 2^{n-2} \dots 2^{k+1} + x_{k-1}^* 2^{k-1} \dots x_0^* 2^0$$

$$-2^{n-1} + 2^{n-2} + ... + 2^{k+1} = -2^{k+1}$$

$$X = -2^{k+1} + x_{k-1}^* 2^{k-1} \dots x_0^* 2^0$$

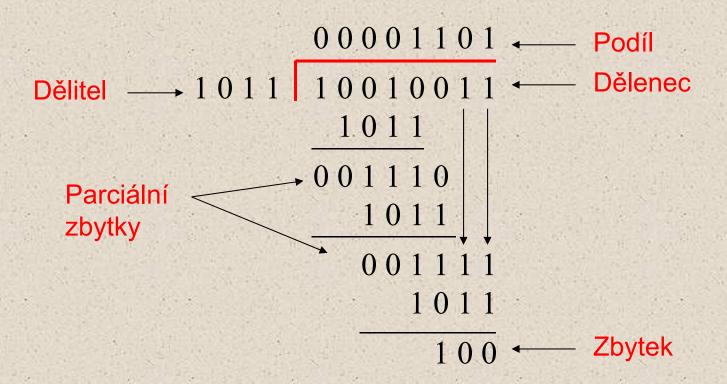
(1-0) tato změna znamená operaci odečtení

#### Násobení u MIPS

- Pro výsledek jsou vyhrazeny registry (Hi, Lo)
- · Dvě instrukce pro násobení
  - Mult: se znaménkem
  - Multu: bez znaménka
- mflo, mfhi přesune obsah Hi, Lo do obecných registrů (GPR)
- Neprovádí se žádná hardwarová detekce přetečení
  - => Softwarová detekce přetečení
    - Hi musí být 0 pro multu nebo rozšířené znaménko operandu Lo pro mult

#### Dělení

Dlouhé dělení binárních čísel integer bez znaménka



Dělenec = Podíl \* Dělitel + Zbytek

#### Dělení

- Operace dělení je z principu sekvenční.
- Převážná většina sekvenčních metod pracuje podle rekurentního vztahu:

$$\begin{split} R_{j+1} &= z . R_j - q_j . D \\ & \text{kde } R_{j+1} ... \text{ zbytek do dalšího kroku} \\ R_0 ... \text{ dělenec} \\ R_j ... \text{ aktuální zbytek} \\ q_j ... \text{ cifra podílu generovaná v j-tém kroku} \\ z ... \text{ základ číselné soustavy} \\ D ... \text{ dělitel} \\ Q &= \{q_0, q_1, q_2, q_3, q_4, ..., q_{n-2}, q_{n-1}\} ... \text{ podíl} \end{split}$$

## Některé metody dělení

Sekvenční metody binárního dělení se hlavně odlišují množinou generovaných cifer:

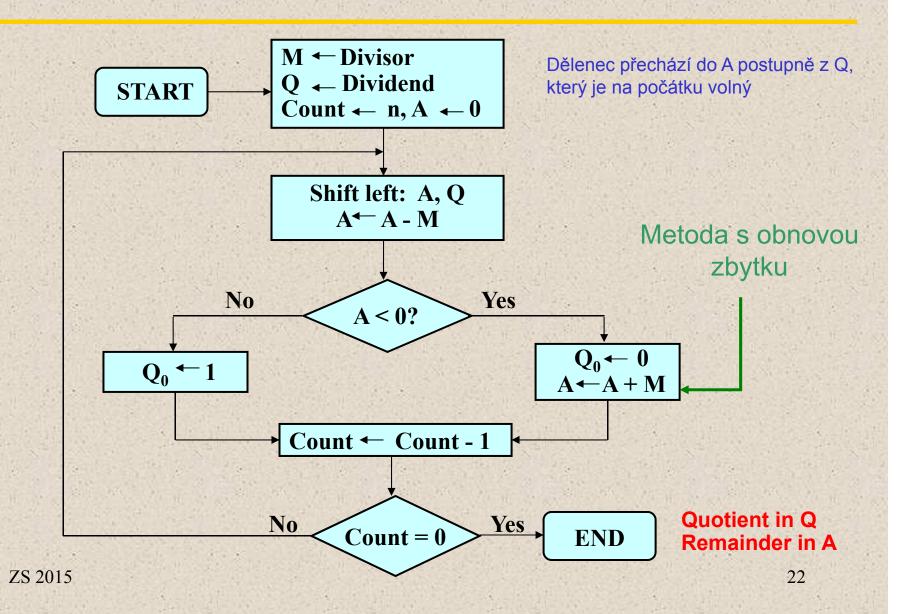
```
z = 2
```

```
q_j \in \{0, 1\} ... metoda binárního dělení s obnovou zbytku q_j \in \{-1, 1\} ... metoda binárního dělení bez obnovy zbytku q_i \in \{-1, 0, 1\} ... binární metoda SRT (Sweeny-Robertson-Toucher)
```

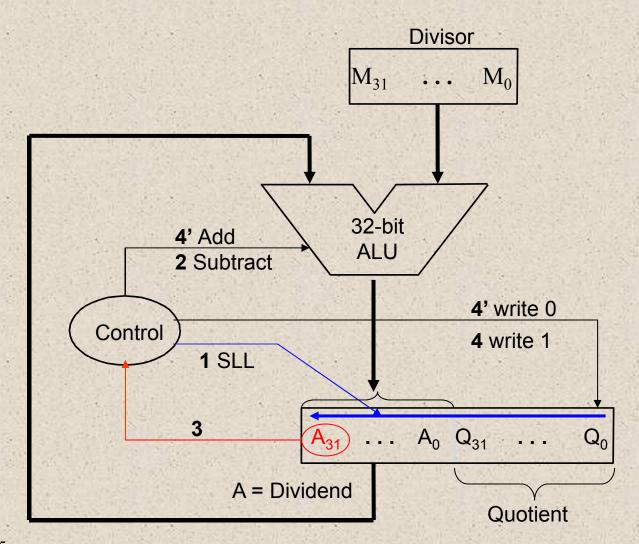
#### Poznámka:

Metody, které generují záporné cifry výsledku, vyžadují korekční kroky. Lze je provádět většinou již v průběhu dělení (nezpůsobují další zpoždění).

#### Dělení bez znaménka



## Hardware pro operaci dělení



## Příklady

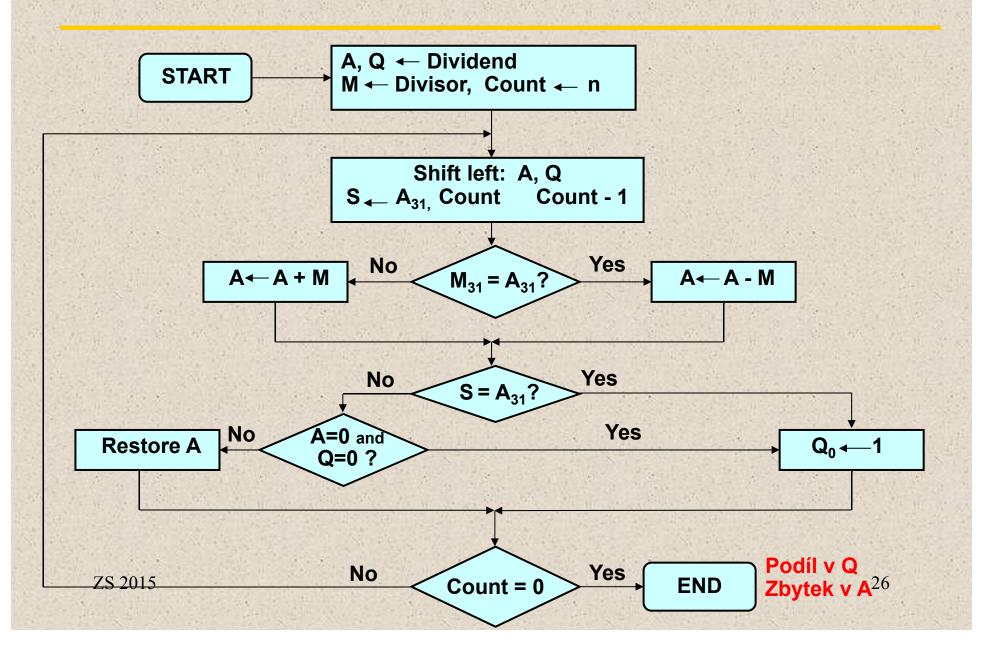
	Α	Q	M = 0011	
7/3:	0000	0111	Initial values	
	0000	1110	Shift	
	1101	1110	A = A - M	1
	0000	1110	A = A + M	
	0001	1100	Shift	
	1110	1100	A = A - M	2
	0001	1100	A = A + M	
	0011	1000	Shift	
	0000	1000	A = A - M	3
	0000	1001	$Q_0 = 1$	
	0001	0010	Shift	
	1110	0010	A = A - M	4
	0001	0010	A = A + M	000

#### Operace dělení se znaménkem

- Jednoduché řešení
  - Negovat podíl, jestliže znaménka dělitele a dělence nejsou shodná
  - Zbytek a dělenec musí mít shodná znaménka
- Zbytek = (Dělenec Podíl \* Dělitel)

$$(+7) / (+3)$$
: Q = 2; R = 1  
 $(-7) / (+3)$ : Q = -2; R = -1  
 $(+7) / (-3)$ : Q = -2; R = 1  
 $(-7) / (-3)$ : Q = 2; R = -1  
Quotient Remainder

#### Algoritmus dělení se znaménkem



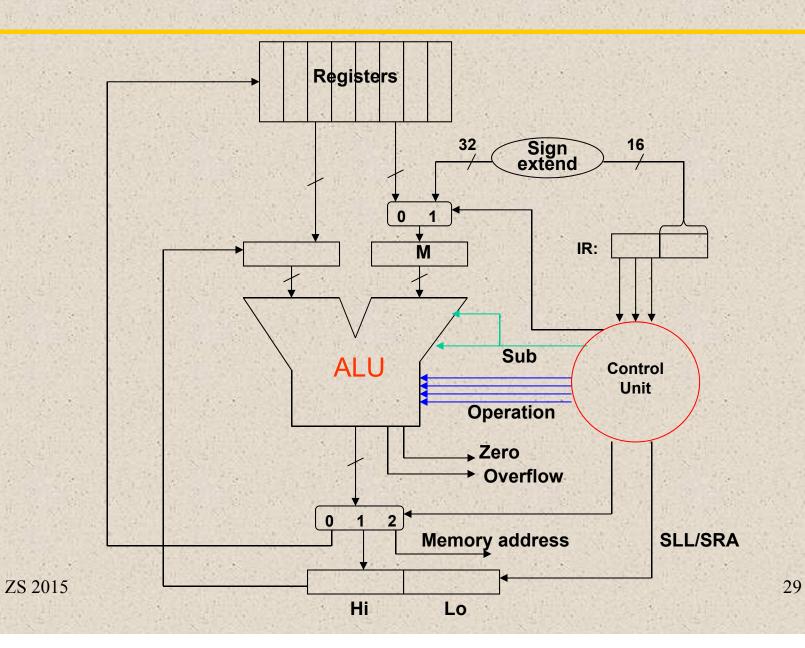
# Příklady (1/2)

200	The second second		4	The second second			
Α	Q	M = 0011		Α	Q	M = 1101	
0000	0111	Initial valu	ies	0000	0111	Initial valu	ıes
0000	1110	Shift		0000	1110	Shift	
1101		Subtract	1	1101		Add	1
0000	1110	Restore		0000	1110	Restore	
0001	1100	Shift		0001	1100	Shift	
1110		Subtract	2	1110		Add	2
0001	1100	Restore		0001	1100	Restore	
0011	1000	Shift		0011	1000	Shift	
0000		Subtract	3	0000		Add	3
0000	1001	$Q_0 = 1$	)	0000	1001	$Q_0 = 1$	
0001	0010	Shift		0001	0010	Shift	
1110		Subtract	<b>}</b> 4	1110		Add	} 4
0001	0010	Restore		0001	0010	Restore	
	(7) /	(3)			(7) / (	_3)	
ZS 2015					(/)/(	-3)	27

# Příklady (2/2)

Α	Q	M = 0011		Α	Q	M = 1101	
1111	1001	Initial valu	es	111	1 1001	Initial valu	ies
1111	0010	Shift		111	1 0010	Shift	
0010		Add	1	001	0	Subtract	1
1111	0010	Restore		111	1 0010	Restore	
1110	0100	Shift		111	0 0100	Shift	
0001		Add	2	000	1	Subtract	2
1110	0100	Restore		111	0 0100	Restore	
1100	1000	Shift		110	0 1000	Shift	
1111		Add	3	111	1	Subtract	3
1111	1001	$Q_0 = 1$		111	1 1001	$Q_0 = 1$	
1111	0010	Shift		111	1 0010	Shift	
0010		Add	4	001	0	Subtract	} 4
1111	0010	Restore		111	1 0010	Restore	
	(-7)	/(3)			(-7	7) / (-3)	

## Procesor MIPS



#### Závěr

- Násobení => Posuv-&-součet
- Násobení bez znaménka = násobení se znaménkem
- Pro násobení se znaménkem se používá Boothův algoritmus
- Základní verze Boothova algoritmu:
  - Test dvou bitů
  - Postup po jednom bitu
- MIPS má speciální (vyhrazené) registry (Hi, Lo) a dvě instrukce (mult, multu)

#### MIPS

- Operace násobení a dělení využívá existující hardware
  - ALU a posuvovou jednotku
- Extra hardware: 64-bitový registr pro operace SLL/SRA
  - Hi obsahuje zbytek (mfhi)
  - Lo obsahuje podíl (mflo)
- Instrukce
  - Div: dělení se znaménkem
  - Divu: dělení bez znaménka
- MIPS ignoruje přetečení?
- Dělení nulou se musí testovat softwarově!