Mikroelektronika BMEVIEEAB01 Laboratórium beosztás 2023/2024 I.

05L10 = 5. laboratóriumi gyakorlat az L10-es csoportnak

Verzió 1.4 Csoportbeosztás kurzuskódok alapján (L01 - L09)

Szeptember				er	Október						November				December		
V					V	1											
Н		4	2	_	Н	2		Schönhe	erz Qpa								
K			Rechistration of	_	K	3		E4 L03									
Sz			Sacro	•	Sz	4	04			Sz	1		Mindenszentek ünnepe				
Cs			-	165 <u>-</u>	Cs	5	04 04		repet. I.	Cs	2		repet III.				
P	1			-	P	6	04	Schönhe		P	3		терет ііі.	Р	1	09 L08 09 L09	
Sz	2				Sz	7				Sz	4			Sz	2	09 L01	
V	3				V H	9		L_iMSc		V H	5 6		L_iMSc NZH	V H	3		
K	5		E1	_	K	10	04	L10 E5		K	7	07	L10 E9	K	5	E13	
Sz	6				Sz	11	05	L06		Sz	8	07 07 07 07 07	L05 L06	Sz	6		
Cs	7			_	Cs	12	05	L02	uel+ Indie	Cs	9	07	L02 uel+ Bosch	Cs	7	10 L02 repet V.	
Р	8				Р	13	04 04 04			Р	10	07 07 07	L09	Р	8	10 L08 10 L09 10 L01	
Sz V	9 10				Sz V	14 15				Sz V	11 12			Sz V	9 10		
Н	11		L_iMSc L10		Н	16		L_iMSc L10		Н	13		L_iMSc L10	Н	11		
K	12	01	Egyete L03	emi sportnap	K	17	06	E6		K	14		E10 L03	K	12	Po-	
Sz	13	01 01 01	L03 L04 L05 L06 L07		Sz	18		L04 L05 L06		Sz	15	08 08 08	L04 L05	Sz	13	Portagnition of the state of th	
Cs	14	01	L02	uel+ Bosch	Cs	19	06	L02	repet II.	Cs	16		TDK	Cs	14	E	
Р	15	01	L08 L09 L01		Р	20				Р	17	08 08 08		Р	15	4	
Sz V	16 17				Sz V	21 22				Sz V	18 19			Sz V	16 17		
Н	18		L_iMSc L10		Н	23		Nemzeti	ünnep	Н	20		L_iMSc PZH L10	Н	18		
K	19		E2		K	24		E7		K	21		E11	K	19		
Sz	20	02 02 02	L03 L04 L05 L06 L07		Sz	25				Sz	22	09 09 09 09	L05 L06	Sz	20		
Cs	21	02	L02	uel+ & repet 0.	Cs	26			uel+ LED	Cs	23	08		Cs	21		
Р	22	02	L08 L09 L01		Р	27	06 06 06	L09		Р	24		Középiskolás nyíltnap	Р	22		
Sz V	23 24	52	201		Sz V	28 29				Sz V	25 26			Sz V	23 24	Szenteste	
Н	25		L_iMSc L10		Н	30		L_iMSc L10		Н	27		L_iMSc L10	Н	25	Karácsony	
K	26		E3		K	31	50	E8		K	28		E12	K	26	- randosony	
		03 03 03 03	L03 L04 L05 L06 L07							Sz	29	10 10 10 10	L05 L06 L07	_	27		
Cs	28	03	L02 L08	uel+ ARM						Cs	30	09	L02 uel+ Modern		28 29		
P	30		L09 L01												30		
OL.	30														31		
										Ē	Előadás	5					

10-12	L_iMSc
12-14	L10
8-10	L03
10-12	L04
12-14	L05
14-16	L06
16-18	L07
14-16	L02
16-18	uel++
10-12	L08
12-14	L09
14-16	L01
	8-10 10-12 12-14 14-16 16-18 14-16 16-18 10-12 12-14

	12-14 QII Minden neten	
1 L	Félvezető tech. I Bevezető	
2 L	Félvezető tech. II Félvez lab. Bemutató	
3 L	Termikus	
4 L	Digit I Kombinációs, HDL alapok	
5 L	Digit II Sorrendi, állapotgép	
6 L	Digit III Szintézis FPGA-ra	
7 L	Félvezető tech. III Reverse engineering	
8 L	Analóg II CMOS	
9 L	Analóg III Ring	
10 L	Analóg IV FS	