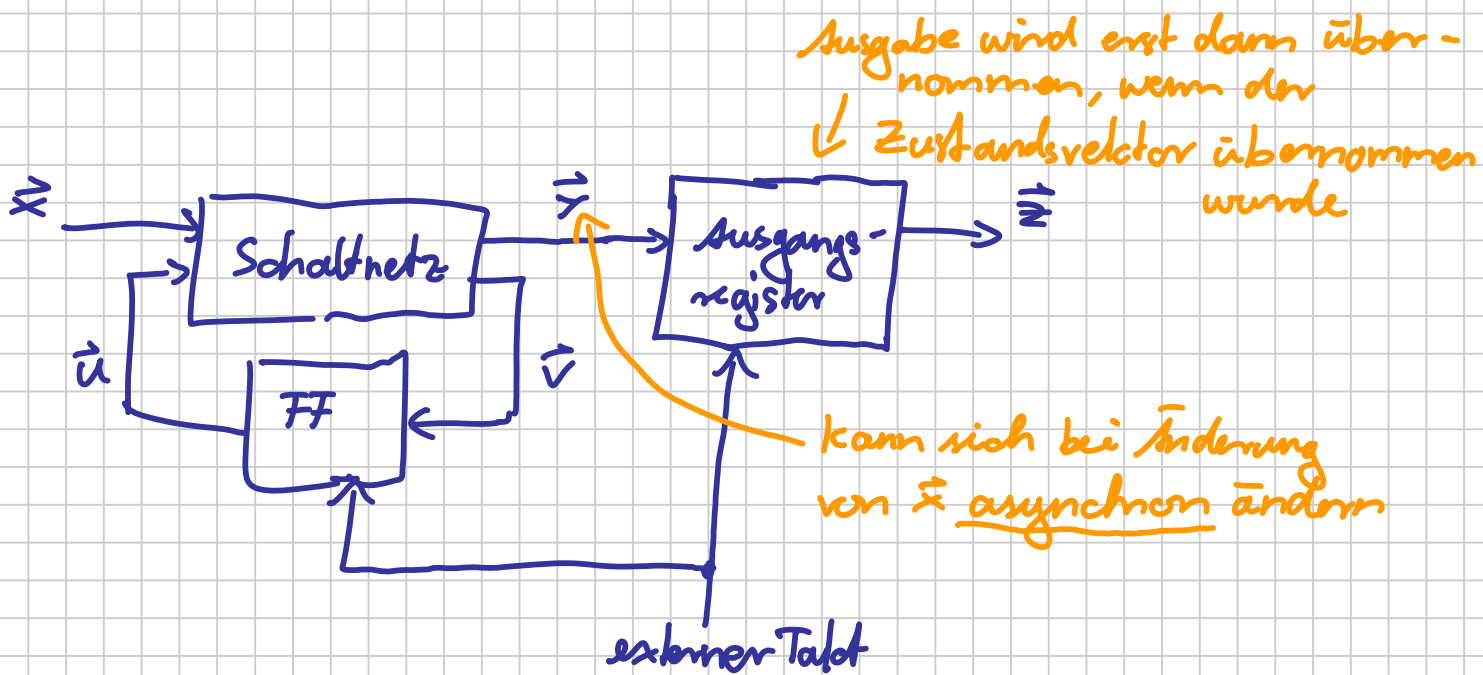


Schaltwerke mit getaktetem Ausgangsregister



- verhindert unkontrollierten Wechsel der Ausgangssignale
→ sichere Arbeitsweise

Schritte beim Schaltwerksentwurf

1. Problemanalyse

- Zustände und Zustandsvariablen definieren
- Übergänge und logische Übergangsbedingungen ermitteln
- Ausgangsvariablen und Ausgangswerte bestimmen
- Zustandsgraphen, Übergangstabelle

2. Minimierung der Zustände (Kontrolle auf unwesentliche)

3. FF-Typ-Auswahl (D-FF nicht immer aufwand-optimal)

4. Schaltung des Schaltwerks aus der Übergangstabelle

Automaten mit sequentiellen Algorithmen

- Beispiel: Fahrkartenautomat als Schaltnetz?

→ **gleichzeitige** Eingabe von z.B.:
Entfernung, Tarif, Münzen, etc...

- vernünftige Alternative:

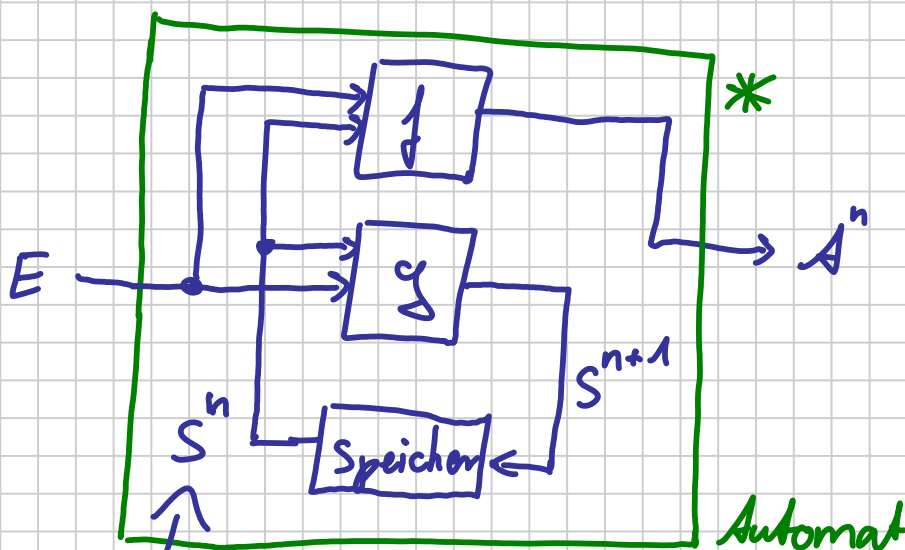
Automat mit sequentieller Eingabe

Eingabealphabet $E = \{E_1, \dots, E_n\}$
Ausgabealphabet $A = \{A_1, \dots, A_r\}$



Ausgabefunktion $A^n = f(E^n, S^n)$

Überföhrungsfunktion $S^{n+1} = g(E^n, S^n)$ ↖ Zustand



Rückkopplung durch Einführung des Zustandsalphabetes

Automatentypen

Mealey-Automat (*)

$$A^n = f(E^n, S^n)$$

Ausgang hängt von Eingabe und Zustand ab.

$$\hat{y}^n = f(\hat{x}^n, \hat{a}^n)$$

$$\text{Bsp.: } \gamma_0 = x_0 \bar{u}_1 \wedge u_1 \bar{u}_0$$

Moore-Automat

$$A^n = \lambda(S^n)$$

Ausgang hängt direkt nur von Zustand ab.

$$\hat{y}^n = f(\hat{a}^n)$$

$$\text{Bsp.: } \gamma_0 = u_0 u_1 \vee \bar{u}_0 u_2$$

Medwedew-Automat

$$A^n \equiv S^n$$

f = Identität;
Ausgabe ist gleich dem Zustand.

$$\hat{y}^n \equiv \hat{a}^n$$

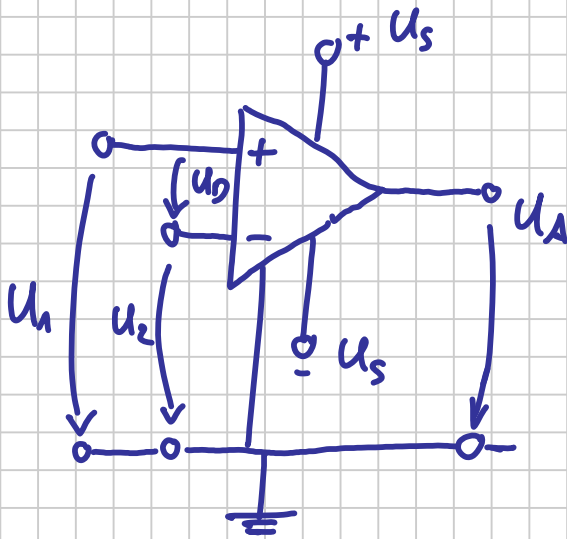
$$\gamma_0 = u_0$$

$$\gamma_1 = u_1$$

usw.

Operationsverstärker und ihre Eigenschaften

Der ideale OpV



beliebiges Spannungssignal
lässt sich als gewichtete Summe
von Sinusschwingungen

Sinusspg $U_{w1} \rightarrow \boxed{\text{OpV}} \rightarrow S_{w1}$

$U_{w2} \rightarrow \boxed{\text{OpV}} \rightarrow S_{w2}$

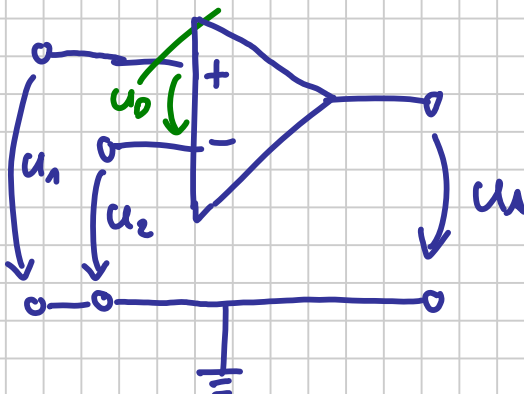
↑
verstärkte Spg

Bei der Verstärkung bleibt die Frequenz
 ω gleich, Amplitude und Phase ändern
sich i.A.

$a U_{w1} + b U_{w2} \rightarrow \boxed{\text{OpV}} \rightarrow a S_{w1} + b S_{w2}$

\Rightarrow OpV ist lineares System

zeitlich änderliche Differenzspannung

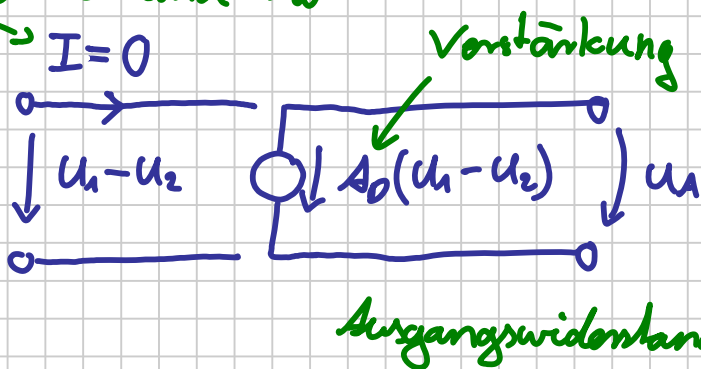


Schaltungssymbol



Eingangswiderstand $\rightarrow \infty$

$I = 0$

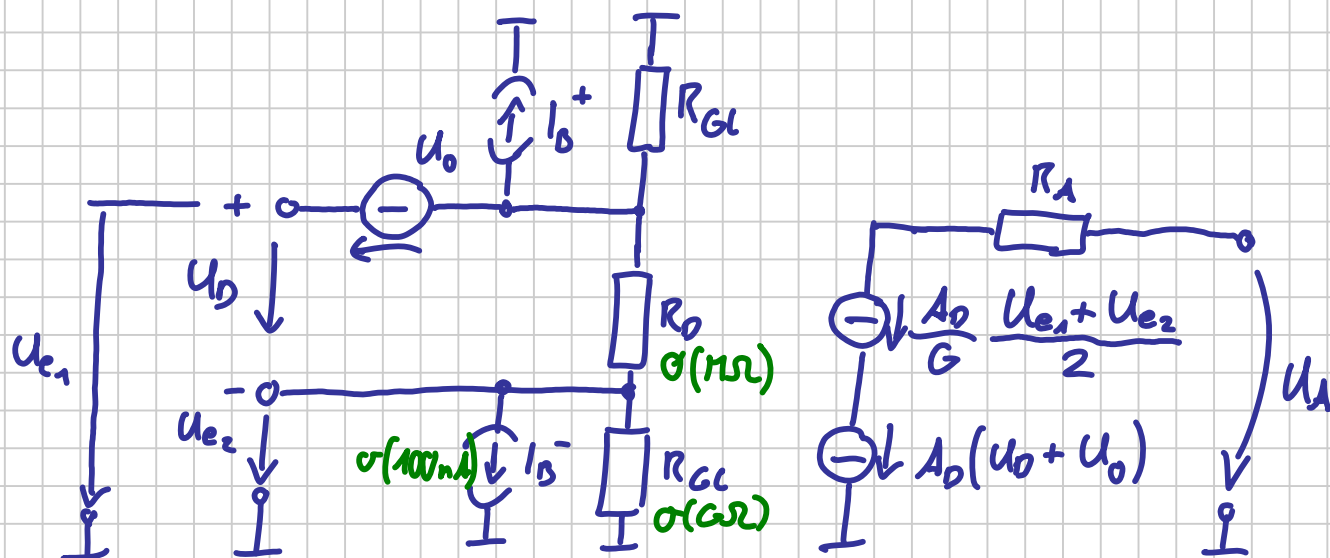


Ersatzschaltbild

$$U_A = \lim_{A_O \rightarrow \infty} A_O (U_1 - U_2)$$

Amplitude wird vervielfacht
Phase bleibt gleich

"Realer" Operationsverstärker (ESB)



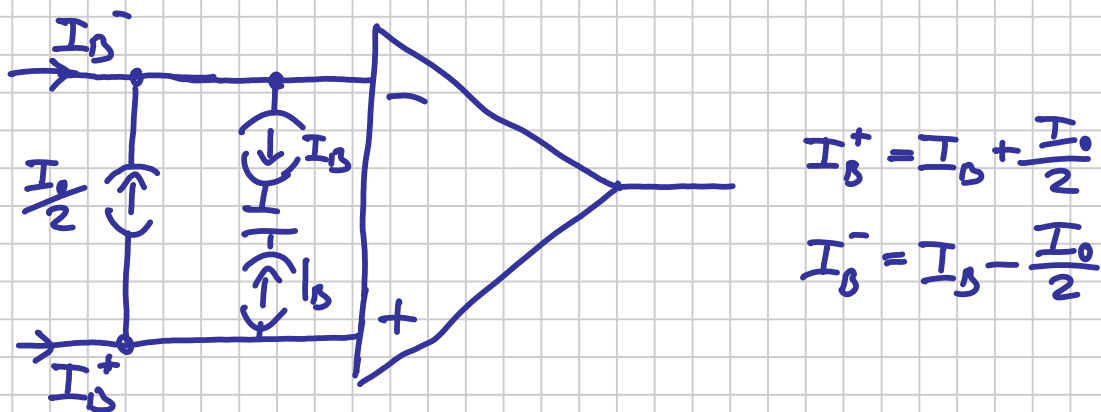
$A_{Gl} = \frac{A_O}{G}$ ← Differenzverstärkung
← Gleichtaktunterdrückung

Gleichtaktverstärkung

U_A ergibt sich aus:

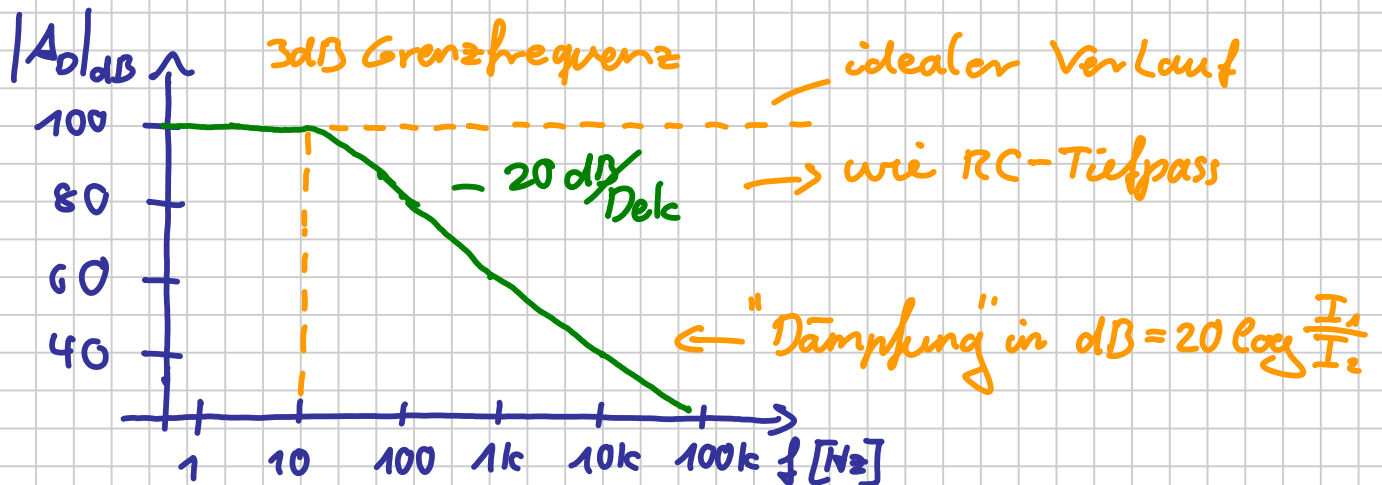
- Differenzanteil (gewünscht) + Offsetverschiebung U_0
- Gleichtaktanteil $\frac{A}{2}(U_{e1} + U_{e2})$ (unerwünscht)

- Offseteingangstrom u. Eingangsruhestrom
 ↪ Eingangssymmetrie I_0 ↪ Basisströme der Eingangsstufen I_B



- (Leerlauf-) Differenzverstärkung $\rightarrow A_D$

$$A_D = \frac{\Delta U_A}{\Delta U_D} = \frac{\Delta U_A}{\Delta (U_+ - U_-)} = \begin{cases} \frac{\Delta U_A}{\Delta U_+} & \text{für } U_- = \text{const} \\ -\frac{\Delta U_A}{\Delta U_-} & \text{für } U_+ = \text{const} \end{cases}$$

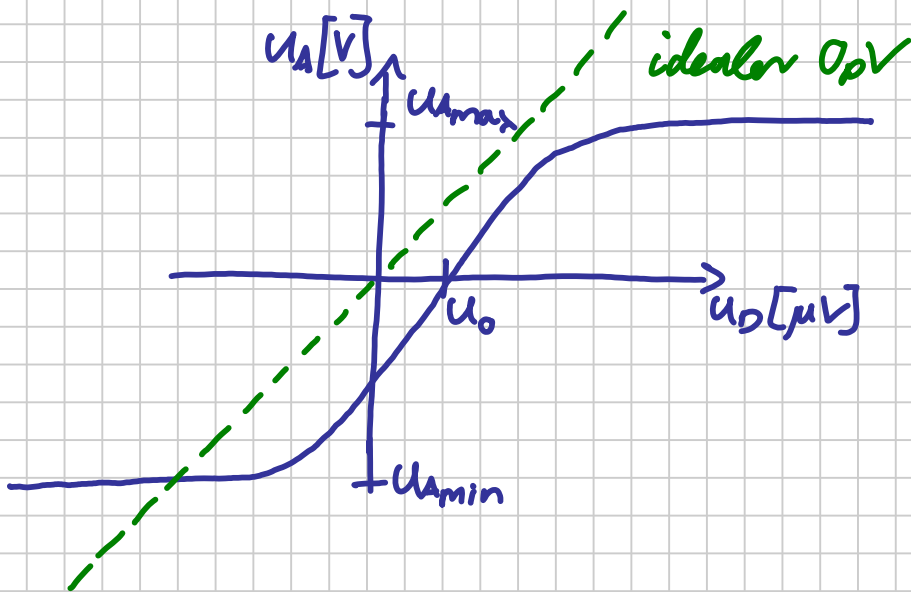


Signal

The diagram shows a complex signal (red line) decomposed into a sum of sinusoidal components (orange lines). The components are labeled f_0 , f_1 , and f_2 , and the sum is followed by "usw." (etc.).

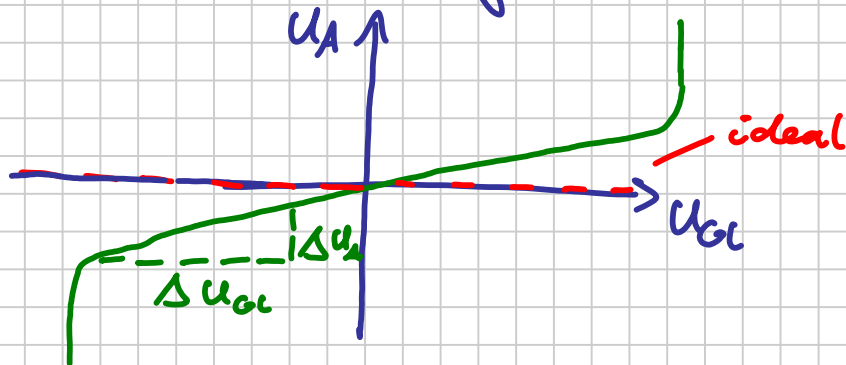
$$\text{Signal} = \sin(f_0 t) + \sin(f_1 t) + \sin(f_2 t) + \text{usw.}$$

Offsetspannung - Kennlinie



$$\Delta u_0(r, t, u_b) = \underbrace{\frac{\partial u_0}{\partial r}}_{\text{Temperatur}} dr + \underbrace{\frac{\partial u_0}{\partial t}}_{\text{zeit}} dt + \underbrace{\frac{\partial u_0}{\partial u_b}}_{\text{Betriebsspannung}} du_b$$

- Gleichabstärkung / - unterdrückung



$$A_{Gl} = \frac{\Delta u_A}{\Delta u_{Gl}}$$

Gleichabstärkung

$$G = \frac{A_D}{A_{Gl}}$$

Gleichabstärkung

	ideal	real
A_D	∞	$10^5 - 10^7$
G	∞	$10^4 - 10^7$
u_0	0	$100 \mu V - 2 mV$
I_0	0	$0,1 \mu A$

