Плютто Андрей

+7 (985) 110-83-85 | Москва, Россия | pluttan@ya.ru | github.com/pluttan | t.me/pluttanru

Здравствуйте! Меня зовут Андрей, я студент старших курсов МГТУ им. Баумана. Ищу смешанную или удаленную работу в ІТ индустрии. Интересуют вакансии Junior frontend/backend разработичка, программиста микроконтроллеров, инженера FPGA. Лучшими своими качествами я считаю целеустремленность и быструю обучаемость. Если вас заинтерисовала моя анкета свяжитесь со мной.



Образование

Московский государственный технический университет имени Н. Э. Баумана Информатика и вычислительная техника

Москва, Россия 2022 — 2026

- **Математические дисциплины**: Математический анализ, Интегралы и диференциальные уравнения уравнения, Теория вероятности, Дискретная математика, Теория автоматов
- Инженерные дисциплины: Инженерная графика, Физика, Электротехника, Электроника, Схемотехника
- Системное администрирование: Операционные системы (Linux/bash), Сети
- **Программирование**: Основы программирования (Pascal/Delphi), Объектно ориентированное программиорование (C/C++/Qt), Машинно-зависимые языки (NASM/MASM), Разработка программных систем

Колледж архитектуры, дизайна и реинжиниринга 26 кадр

Москва, Россия 2020 — 2021

Оператор электронно-вычислительных машин

Опыт работы

Программист микроконтроллеров

2023

Разрабатывал алгоритмы под $\Pi \Pi U C$, программы для микроконтроллера STM32

Проекты

- **POV-голограмма**: Из-за эффекта персистенции зрения человек может определить быстродвижущийся n-мерный объект за статичный (n+1)-мерный. Так, если быстро изменять картинку и положение двухмерного дисплея можно созать эффект трехмерного.
- Освещение помещений: Дневной свет оказывает положительное воздействие на жизнедеятельность человека, но когда такого света мало, можно смешивать его с цветами RGB-лент, похожих по гамме.
- Семейное древо: Сайт, для интерактивного построения семейного древа на React.
- **Библиотека по отрисовке и моделированию логических элеметов**: Мультиязыковая библиотека, помогающая схемотехникам нарисовать любой логический блок.

Стек технологий

Схемотехника

и микроэлектроника

- Verilog
- Multisim, Microcap
- EasyEDA
- Программирование микроконтроллеров семейств Altera, STM32 (регистры + HAL), ESP32, ESP8266

Программирование

- NASM x86/64
- C, C++
- Qt5
- Pascal, Delphi
- Ruby, Ruby on rails
- JS, TS (+ Языки разметки, CSS, SCSS)
- React
- Python

Остальное

- Typst, LaTeX, Markdown
- Notion, Weeek
- Linux, shell
- SQL, PostgresSQL, MySQL
- Git, Github (+ci/cd)