

#### Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

## «Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ: ИНФОРМАТИКА И СИСТЕМЫ УПРАВЛЕНИЯ

КАФЕДРА: КОМПЬЮТЕРНЫЕ СИСТЕМЫ И СЕТИ

#### ОТЧЕТ

по лабораторной работе № 1

Тема: Исследо	вание дешифратор	ОВ	
Дисциплина: _(	Схемотехника		
		/ <del>\$6</del> 7	
Студент	<u>ИУ6-42Б</u> (Группа)	18.05.24 (Подпись, дата)	А. П. Плютто (И. О. Фамилия)
Преподаватель			В. Д. Шульман (И. О. Фамилия)
		(подпись, диги)	(11. O. # umminn)

### Содержание

1.	Задание	. 3
2.	Выполнение	. 4
	2.1. Цель работы	. 4
	2.2. Задание 1: Исследование преобразователя ДДК 8421в заданный код	. 4
	2.2.1. Таблица переходов	. 4
	2.2.2. Совершенная дизъюнктивная форма	. 4
	2.2.3. Карты Карно и минимизация СДНФ	. 4

#### 1. Задание

- 1. Исследование преобразователя ДДК 8421в заданный код:
  - Выполнить синтез схемы преобразователя кода. Результаты синтеза представить в базисе И-НЕ;
  - Выполнить синтез схемы двоично-десятичного счетчика на ЈК-триггерах по безвентильной схеме с естественным порядком изменения состояний; скоммутировать схемы счетчика и преобразователя кода; выходные сигналы счетчика использовать в качестве переменных A3, A2, A1, A0;
  - Исследовать схему преобразователя кода в статическом и динамическом режимах. В статическом режиме сигналы выходные сигналы счетчика использовать в качестве переменных АЗ, А2, А1, А0. В статическом режиме сигналы на вход счетчика подавать от ключа, в динамическом режиме от генератора импульсов.

Провести анализ работы преобразователя кода по таблице истинности и временной диаграмме входных и выходных сигналов преобразователя кода.

- 2. Исследование преобразователя заданного ДДК в ДДК 8421:
  - выполнить синтез схемы преобразователя кода. Результаты синтеза представить в базисе И-НЕ;
  - скоммутировать схемы 4-разрядного двоичного счетчика и преобразователя кода; выходные сигналы счетчика использовать в качестве переменных B3, B2, B1, B0;
  - исследовать схему преобразователя кода в статическом и динамическом режимах. В статическом режиме выходные сигналы счетчика использовать в качестве переменных ВЗ, В2, В1, В0. В статическом режиме сигналы на вход счетчика подавать от ключа, в динамическом режиме от генератора импульсов. Провести анализ работы преобразователя кода по таблице истинности и временной диаграмме входных и выходных сигналов преобразователя кода.

#### 3. Составить отчет.

#### 2. Выполнение

#### 2.1. Цель работы

Изучение принципов построения и методов синтеза преобразователей двоично-десятичных кодов (ДДК); моделирование электрических схем ДДК.

# 2.2. Задание 1: Исследование преобразователя ДДК 8421в заданный код

#### 2.2.1. Таблица переходов

A	$a_3$	$a_2$	$a_1$	$a_0$	B	$b_3$	$b_2$	$b_1$	$b_0$
0	0	0	0	0	0	0	0	0	0
1	0	0	0	1	1	0	0	0	1
2	0	0	1	0	3	0	0	1	1
3	0	0	1	1	4	0	1	0	0
4	0	1	0	0	5	0	1	0	1
5	0	1	0	1	8	1	0	0	0
6	0	1	1	0	9	1	0	0	1
7	0	1	1	1	11	1	0	1	1
8	1	0	0	0	12	1	1	0	0
9	1	0	0	1	13	1	1	0	1

#### 2.2.2. Совершенная дизъюнктивная форма

$$b_3 = \overline{a}_3 \, a_2 \, \overline{a}_1 \, a_0 \vee \overline{a}_3 \, a_2 a_1 \, \overline{a}_0 \vee \overline{a}_3 \, a_2 a_1 a_0 \vee a_3 \, \overline{a}_2 \, \overline{a}_1 \, \overline{a}_0 \vee a_3 \, \overline{a}_2 \, \overline{a}_1 \, a_0$$

$$b_2 = \overline{a}_3 \, \overline{a}_2 \, a_1 a_0 \vee \overline{a}_3 \, a_2 \, \overline{a}_1 \, \overline{a}_0 \vee a_3 \, \overline{a}_2 \, \overline{a}_1 \, \overline{a}_0 \vee a_3 \, \overline{a}_2 \, \overline{a}_1 \, a_0$$

$$b_1 = \overline{a}_3 \, \overline{a}_2 \, a_1 \, \overline{a}_0 \vee \overline{a}_3 \, a_2 a_1 a_0$$

$$b_0 = \overline{a}_3 \, \overline{a}_2 \, \overline{a}_1 \, a_0 \vee \overline{a}_3 \, \overline{a}_2 \, a_1 \, \overline{a}_0 \vee \overline{a}_3 \, a_2 a_1 \, \overline{a}_0 \vee \overline{a}_3 \, a_2 a_1 \, \overline{a}_0 \vee \overline{a}_3 \, a_2 a_1 a_0 \vee \overline{a}_3 \, a_2 a_1 a_0 \vee \overline{a}_3 \, \overline{a}_2 \, \overline{a}_1 \, \overline{a}_0 \vee \overline{a}_1$$

#### 2.2.3. Карты Карно и минимизация СДНФ

Минимизируем  $b_3$  и приведем его к базису И-НЕ

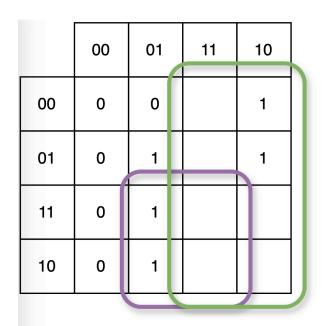


Рисунок 1 — Карта Карно для  $b_3$ 

$$b_3=a_3\vee a_2a_1=\overline{\left(\overline{a}_3\wedge \overline{(a_2\wedge a_1)}\right)}$$

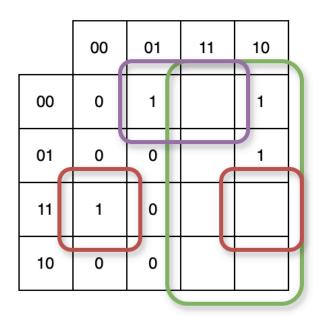


Рисунок 2 — Карта Карно для  $b_2$ 

$$b_2 = a_2\,\overline{a}_1\,\overline{a}_0 \vee a_3 \vee \overline{a}_2\,a_1a_0 = \overline{\left(\overline{a}_3 \wedge \overline{(a_2\,\overline{a}_1\,\overline{a}_0)} \wedge \overline{(\overline{a}_2\,a_1a_0)}\right)}$$

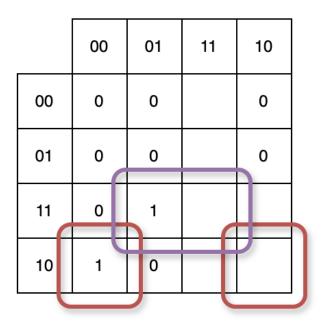


Рисунок 3 — Карта Карно для  $b_1$ 

$$b_1 = a_2 a_1 a_0 \vee \overline{a}_2 \, a_1 \, \overline{a}_0 = \overline{\left( \overline{(a_2 a_1 a_0)} \wedge \overline{(\overline{a}_2 \, a_1 \, \overline{a}_0)} \right)}$$

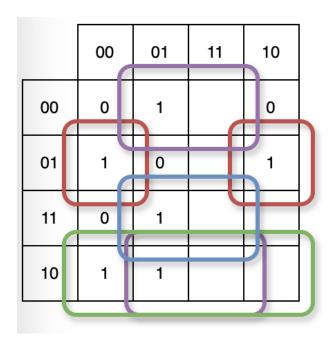


Рисунок 4 — Карта Карно для  $b_0$ 

$$b_0 = a_2 a_1 a_0 \vee \overline{a}_2 \, \overline{a}_1 \, a_0 \vee a_1 \, \overline{a}_0 \vee a_2 \, \overline{a}_0 = \overline{\left(\overline{(a_2 a_1 a_0)} \wedge \overline{(\overline{a}_2 \, \overline{a}_1 \, a_0)} \wedge \overline{(a_1 \, \overline{a}_0)} \wedge \overline{(\overline{a}_2 \, \overline{a}_0)}\right)}$$