QuestionnaireGroupe3

Merci de prendre part à cette étude qui vise à comprendre l'influence que peut avoir la visualisation sur la compréhension du comportement de logiciel. Vous avez à répondre à 12 questions dont les réponses vont de remplissages automatiques à quelques calculs que vous pouvez faire mentalement. Vous pouvez aussi vous servir d'une calculatrice ou d'une feuille de calcul Excel. Si vous le souhaitez, vous pouvez répondre de façon anonyme à ce questionnaire en fournissant un pseudonyme à la place de votre nom. Cette étude a obtenu une certification éthique du Comité d'éthique de la recherche avec les êtres humains de l'université TELUQ (CER-TELUQ) numéro 2022-08 du 12 avril 2022.

A- Renseignements personnels, date et heure du début de remplissage du questionnaire

Q1- Nom ou pseudonyme Klions

Q2-Date : Q3-Heure du début :

2022-05-17 06:4

C- Compréhension du comportement des instructions vectorielles _mm512_mask_add_ps et _mm_shuffle_epi32

1- Instruction vectorielle _mm512_mask_add_ps

Avant de répondre aux questions Q7 et Q8, observez attentivement la figure ci-dessous qui est une capture d'écran du prototype SIMDGiraffe, disponible en ligne sur https://github.com/pmntang/SIMDGiraffe. Cette capture d'écran est divisée en trois cadrans.

Sur le cadran de gauche il y a une description de l'instruction fournie par Intel©.

Sur le cadran d'en bas, il y a la traduction graphique de cette description. Cette traduction consiste à afficher pour chacun de ces vecteurs, ses champs (ou coordonnées). Nous utilisons les lettres indexées de l'alphabet (A0, A1, ...B0, B1,..., ...) inscrites à l'intérieur de rectangles bleus pour désigner ces champs. Par exemple les champs (coordonnées) du vecteur src sont A0, A1, ... ce qui veut dire que src0 = A0, src1 = A1...; ainsi de suite pour les autres vecteurs opérandes; quant au vecteur résultat, les champs (coordonnées) de r sont E0, E1, ... ce qui veut dire que r0 = E0, r1 = E1... La description graphique est précédée sur la ligne, à gauche du signe de l'égalité (=), par le nom du vecteur en question (src, k, a, b, r) et son type (m512, mmask16, m512, m512).

Sur le cadran de droite, il y a la description visuelle des liens entre chaque champ (ou coordonnée) du vecteur résultat r et les champs (ou coordonnées) des vecteurs opérandes utilisés pour calculer ce champ (ou cette coordonnée). Cette description consiste comme on peut le remarquer, à donner pour chaque champ du vecteur résultat r la formule qui permet de calculer ce champ à partir des champs opérandes utilisés pour effectuer ce calcul. Par exemple on peut voir sur ce cadran que $r0 = E0 = (1-B0) \times A0 + B0 \times (C0 + D0)$, $r1 = E1 = (1-B1) \times A1 + B1 \times (C1 + D1)$, ...

Vous ne devez utiliser que les explications fournies (vous pouvez naturellement consulter le site d'Intel© ou le site de <u>SIMDGiraffe</u>), mais ne faites pas recours à d'autres ressources (par exemple recherche sur Google, autres documents, etc.). Vous pouvez aussi regarder cette

courte vidéo où cette instruction est expliquée par un expert du domaine de la programmation vectorielle: https://youtu.be/omQ0ebeYJBg

```
Choose SIMD Instruction
                                                                                                                              Novice view
_mm512_mask_add_ps
                                                                                                                              How to compute these fields:
 _m512 _mm512_mask_add_ps (_m512 src, _mmask16 k, _m512 a, _m512 b)
                                                                                                                              E_{15} = (1-B_{15}) \times A_{15} + B_{15} \times (C_{15} + D_{15}) E_{14} = (1-B_{14}) \times A_{14} + B_{14} \times (C_{14} + D_{14})
                                                                                                                              E_{13} = (1-B_{13}) \times A_{13} + B_{13} \times (C_{13} + D_{13}) E_{12} = (1-B_{12}) \times A_{12} + B_{12} \times (C_{12} + D_{12})
             _m512 _mm512_mask_add_ps (_m512 src, _mmask16 k, _m512 a, _m512
                                                                                                                              E_{11} = (1-B_{11}) \times A_{11} + B_{11} \times (C_{11} + D_{11}) E_{10} = (1-B_{10}) \times A_{10} + B_{10} \times (C_{10} + D_{10})
b)
                                                                                                                              E_9 = (1-B_9) \times A_9 + B_9 \times (C_9 + D_9) E_8 = (1-B_8) \times A_8 + B_8 \times (C_8 + D_8)
                                                                                                                              E_7 = (1-B_7) \times A_7 + B_7 \times (C_7 + D_7) E_6 = (1-B_6) \times A_6 + B_6 \times (C_6 + D_6)
            Instruction: vaddps zmm {k}, zmm, zmm
                                                                                                                              E_5 = (1-B_5) \times A_5 + B_5 \times (C_5 + D_5) E_4 = (1-B_4) \times A_4 + B_4 \times (C_4 + D_4)
            CPUID Flags: AVX512F/KNCNI
                                                                                                                              E_3 = (1-B_3) \times A_3 + B_3 \times (C_3 + D_3) E_2 = (1-B_2) \times A_2 + B_2 \times (C_2 + D_2)
                                                                                                                              E_1 = (1-B_1) \times A_1 + B_1 \times (C_1 + D_1) E_0 = (1-B_0) \times A_0 + B_0 \times (C_0 + D_0)
      Description
             Add packed single-precision (32-bit) floating-point elements in "a" and "b",
and store the results in "dst" using writemask "k" (elements are copied from "src" when
the corresponding mask bit is not set).
                                                                                                                              return to expert view
      Operation
            FOR j := 0 to 15
                          i:= j*32
                         IF k[j]
                                       dst[i+31:i] := a[i+31:i] + b[i+31:i]
                          ELSE
                                       dst[i+31:i] := src[i+31:i]
                          FI
            ENDFOR
             dst[MAX:512] := 0
  operator =
 _m512 src = A15 A14 A13 A12 A11 A10 A9 A8 A7 A6 A5 A4 A3 A2 A1 A0
_mmask16 k = B<sub>15</sub> B<sub>14</sub> B<sub>13</sub> B<sub>12</sub> B<sub>11</sub> B<sub>10</sub> B<sub>9</sub> B<sub>8</sub> B<sub>7</sub> B<sub>6</sub> B<sub>5</sub> B<sub>4</sub> B<sub>3</sub> B<sub>2</sub> B<sub>1</sub> B<sub>0</sub>
 _m512a = C15 C14 C13 C12 C11 C10 C9 C8 C7 C6 C5 C4 C3 C2 C1 C0
 _m512b = D<sub>15</sub> D<sub>14</sub> D<sub>13</sub> D<sub>12</sub> D<sub>11</sub> D<sub>10</sub> D<sub>9</sub> D<sub>8</sub> D<sub>7</sub> D<sub>6</sub> D<sub>5</sub> D<sub>4</sub> D<sub>3</sub> D<sub>2</sub> D<sub>1</sub> D<sub>0</sub>
 _m512r = E15 E14 E13 E12 E11 E10 E9 E8 E7 E6 E5 E4 E3 E2 E1 E0
```

Q7- Après avoir bien observé la figure ci-dessus, dites ce que fait l'instruction _mm512_mask_add_ps en effectuant le calcul suivant: étant donnés src=(1, 3, 4, 1, 2, 5, 4, 1, 2, 3, 4, 1, 1, 3, 4, 1); k=(1, 0, 0, 1, 1, 0, 0, 1, 1, 0, 0, 0, 1, 0); a=(6, 1, 2, 3, 1, 4, 5, 1, 2, 3, 4, 1, 3,1, 2, 1); b=(6, 1, 2, 3, 1, 4, 5, 1, 2, 3, 4, 1, 3,1, 2, 1). Calculer r = _mm512_mask_add_ps(src, k, a, b) r = (12, 2, 4, 6, 2, 8, 10, 2, 4, 6, 8, 2, 6, 2, 4, 0)

Q8- Toujours à l'aide de la figure ci-dessus, donnez une formule générale de calcul des coordonnées de r(ri) en fonction de celles de src(srci), k(ki), a(ai) et b(bi). ri= ? ri=Ei=(1-Bi) x Ai+Bi x (Ci+Di)=(1-ki) x srci+ki x (ai+bi)

2- Instruction vectorielle _mm_shuffle_epi32

Avant de répondre aux questions Q9 et Q10, observez attentivement la figure ci-dessous qui est une capture d'écran du prototype SIMDGiraffe, disponible en ligne sur https://github.com/pmntang/SIMDGiraffe. Cette capture d'écran est divisée en trois cadrans.

Sur le cadran de gauche il y a une description de l'instruction fournie par Intel©.

Sur le cadran d'en bas, il y a la traduction graphique de cette description. Cette traduction consiste à afficher pour chacun de ces vecteurs, ses champs (ou coordonnées). Nous utilisons les lettres indexées de l'alphabet (A0, A1, ...B0, B1,..., ...) inscrites à l'intérieur de rectangles bleus pour désigner ces champs. Ainsi les champs (coordonnées) du vecteur a sont A0, A1, A2, A3, ce qui veut dire que a0 = A0, a1 = A1, a2 = A2, a3 = A3; les champs (coordonnées) du vecteur imm8 sont B0, B1, B2, B3, ce qui veut dire que

imm80 = B0, imm81 = B1, imm82 = B2, imm83 = B3; quant au vecteur résultat, les champs (coordonnées) de r sont C0, C1, C2, C3; ce qui veut dire que r0 = C0, r1 = C1, r2 = C2, r3 = C3. La description graphique est précédée sur la ligne, à gauche du signe de l'égalité (=), par le nom du vecteur en question (a, imm8, r) et son type (__m128i, int, __m128i).

Sur le cadran de droite, il y a la description visuelle des liens entre chaque champ (ou coordonnée) du vecteur résultat r et les champs (ou coordonnées) des vecteurs opérandes utilisés pour calculer ce champ (ou cette coordonnée). Cette description consiste comme on peut le remarquer, à donner pour chaque champ du vecteur résultat r la formule qui permet de calculer ce champ à partir des champs opérandes utilisés pour effectuer ce calcul. On peut ainsi voir sur ce cadran que r0= C0 = AB0 r1 = C1 = AB1 r2 = C2 = AB2 r3 = C3 = AB3.

Vous ne devez utiliser que les explications fournies (vous pouvez naturellement consulter le site d'Intel© ou le site de <u>SIMDGiraffe</u>), mais ne faites pas recours à d'autres ressources (par exemple recherche sur Google, autres documents, etc.). Vous pouvez aussi regarder cette courte vidéo où cette instruction est expliquée par un expert du domaine de la programmation

vectorielle: https://www.youtube.com/watch?v=WVz1jHTIOtY

__m128i a =

int imm8 =

__m128i r =

```
Choose SIMD Instruction
                                                                                  Novice view
_mm_shuffle_epi32
                                                                                  How to compute these fields:
__m128i _mm_shuffle_epi32 (__m128i a, int imm8)
                                                                                  C_3 = A_{B_3} C_2 = A_{B_2} C_1 = A_{B_1} C_0 = A_{B_0}
     Synopsis
          __m128i _mm_shuffle_epi32 (__m128i a, int imm8)
          #include <emmintrin.h>
          Instruction: pshufd xmm, xmm, imm
                                                                                   return to expert view
          CPUID Flags: SSE2
     Description
          Shuffle 32-bit integers in "a" using the control in "imm8",
and store the results in "dst".
     Operation
          DEFINE SELECT4(src, control) {
                    CASE(control[1:0]) OF
                    0:
                              tmp[31:0] := src[31:0]
                    1:
                              tmp[31:0] := src[63:32]
                    2:
                              tmp[31:0] := src[95:64]
                    3:
                              tmp[31:0] := src[127:96]
                    ESAC
                    RETURN tmp[31:0]
          dst[31:0] := SELECT4(a[127:0], imm8[1:0])
          dst[63:32] := SELECT4(a[127:0], imm8[3:2])
          dst[95:64] := SELECT4(a[127:0], imm8[5:4])
          dst[127:96] := SELECT4(a[127:0], imm8[7:6])
 operator =
                                          mov
                                                  :(int)
                                                                                        ldx
                                                                                                Inv
                                                          exp
```

Q9- Après avoir bien observé la figure ci-dessus, dites ce que fait l'instruction _mm_shuffle_epi32 en effectuant le calcul suivant: étant donnés a=(6, 7, 4, 3); imm8=(0, 1, 2, 3). Calculez r = _mm_shuffle_epi32 (a, imm8) r = (6, 7, 4, 3)

Q10- Toujours à l'aide de la figure ci-dessus, donnez une formule générale de calcul des coordonnées de r(ri) en fonction de celles de a(ai) et imm8(imm8i). ri=? ri=Ci=Aj=aj, avec j=Bi=imm8i

B- Connaissances préliminaires

I- Connaissance de l'algèbre et de l'espace vectoriel

Considérons l'espace vectoriel réel R3. Pour A, B, C, Res1, Res2, cinq vecteurs de R3 tels que A=(a1, a2, a3), B=(b1, b2, b3), C=(c1, c2, c3), Res1=(x1, x2, x3), Res2=(y1, y2, y3) on définit vectSum(A.B,C)=Res1 et vectProd(A,B,C)=Res2 par

$$\begin{cases} x_1 = a_1 - b_1 + c_1 \\ x_2 = a_2 - b_2 + c_2 \\ x_3 = a_3 - b_3 + c_3 \end{cases} \text{ and } \begin{cases} y_1 = b_1 \times (a_1 - c_1) + c_1 \\ y_2 = b_2 \times (a_2 - c_2) + c_2 \\ y_3 = b_3 \times (a_3 - c_3) + c_3 \end{cases}$$

On suppose maintenant que A=(1,0,1); B=(1,1,0); C=(0,1,1).

Q4- Calculez chacun des vecteurs Res1 et Res2: Res1=? Res2=? Res1=(0,0,2); Res2=(1,0,1).

Q5- Donnez une formule générale de calcul des coordonnées de Res1(xi) et de Res2(yi) en fonction de celles de A (ai), B (bi) et C (ci). xi=? yi=? xi=A(ai)-B(bi)+C(ci); yi= B(bi)[ai-ci]+ci.

II- Connaissance du langage C

Considérons la fonction f suivante en C: int f (int x, int y) {return x-y;}.

Q6- Déterminez en C deux instructions (soit instruction1 et instruction2) qui permettent de déclarer trois variables entiers a, b, c et de placer dans c la différence de a et b à l'aide de la fonction f. Instruction1: ? Instruction2: ?

Instruction1: int c, a, b; Instruction2: {return c=f(a,b);}

D- Heure de la fin de remplissage du questionnaire et commentaires

Q18- Heure de fin: 07:11

Q19- Autres commentaires et remarques:

Les deux dernières questions sont très longues, Les erreurs de compréhension peuvent suivre.. Très bon questionnaire , j'ai aimé !