

Nombre: Dai, Natalia

Grupo: 43

Nombre: Pérez Castillo, El

Hoja de respuesta al Estudio Previo

1. El número -23,75 en formato IEEE se expresa:

En simple precisión: 0xC1BEC000

En doble precisión: 0xC037C00000000000

2. Dado el número 1048576,2:

Se codifica exacto en simple precisión (S/N): N

Error en simple precisión: 0.1

Se codifica exacto en doble precisión (S/N): S

3. Las instrucciones ensamblador: flds, fmuls, fadds y fstps sirven para:

El flds carga un float en el stack y el fstps lo almacena en el stack. El fadds y el fmuls, suman y multiplican floats, respectivamente

4. El primer código en ensamblador se ejecuta:

MIPS: 1280.77

MFLOPS: 196.92

El segundo código en ensamblador se ejecuta:

MIPS: 815.91

MFLOPS: 232.73

Speedup con respecto al primer código: 1.18

Comenta de forma crítica los resultados anteriores:

El segundo código al hacer las mismas operaciones en punto flotante en menos instrucciones que el primer código consigue una eficiencia en MFLOPS mayor.