01076113 DIGITAL SYSTEM FUNDAMENTALS IN PRACTICE 2566/1

ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์

สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

การทดลองที่ 3 การลดรูปสมการบูลีน (Boolean Simplification) และ การใช้ทฤษฎีบทของเดอมอร์แกน (De Morgan's theorem)

<u>วัตถุประสงค์</u>

- 1. เพื่อให้นักศึกษาสามารถลดรูปสมการบูลีนโดยใช้ Boolean Algebra และ K-Map ได้
- 2. เพื่อให้นักศึกษาสามารถใช้ทฤษฎีบทของเดอมอร์แกนในการเปลี่ยนรูปสมการ ได้
- 3. เพื่อให้นักศึกษาสามารถแก้ไขวงจรเบื้องต้นได้

<u>การทดลอง</u>

1.	ให้นักศึกษาแสดงการลดรูปด้วยวิธีพีชคณิตบูลีน (Boolean Algebra) โดยแสดงวิธีการลดรูปบรรทัดละ	1
มู้ ๆไๆ	นตอน	

$$1.1 (A + (AB)) + (C(A + B))$$

$$(A+(AB)) + (C(A+B))$$

$$= A+ (AC+BC)$$

$$= (A+AC) + BC$$

$$= A+ BC$$

$$\therefore (A+(AB)) + (C(A+B)) = A+C$$

1.2 (A + (((AB) + C) + (BC)))

(A+(((AB)+C)+(BC)))	=	A + (AB+(C+BC))
	=	A + (AB + C)
		(A+ AB) + C
	2	A+C
. (A+(((AB)+C)+(BC)))	=	A+C
	•••••	

1.3 ((A + B) (B + C)) (C + A)

2. ให้นักศึกษาแสดงการลดรูปด้วยวิธีพีชคณิตบูลีน (Boolean Algebra) และ ใช้ทฤษฎีบทของเดอมอร์แกน โดย
แสดงวิธีการลดรูปบรรทัดละ 1 ขั้นตอน (เงื่อนไขในการตรวจ แลปนี้จะมีการหักคะแนน ถ้าส่งแล้วคำตอบผิด โดย
การหักคะแนน ผิดครั้งละ 10%)
$2.1 (\overline{A + B + C}) (\overline{ABC})$
$(\overline{A+B+C})(\overline{A}\overline{B}\overline{C}) = (\overline{A}\overline{B}\overline{C})(\overline{A}\overline{B}\overline{C})$
= (ĀĒĒ)
$(\overline{A+B+C})(\overline{ABC}) = (\overline{ABC})$

$$\frac{2.2 \, (\overline{ABC}) + (\overline{A} + B + C)}{(\overline{ABC}) + (\overline{A} + B + C)} = (\overline{A} + \overline{B} + \overline{C}) + (\overline{A} + B + C)}$$

$$= (\overline{A} + \overline{B} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + \overline{A}) + (\overline{B} + C) + (\overline{B} + C)$$

$$= (\overline{A} + \overline{A}) + (\overline{B} + B) + C + C$$

$$= (\overline{A} + \overline{A}) + (\overline{B} + B) + (C + C)$$

$$= \overline{A} + (\overline{B} + B) + C$$

$$= (\overline{A} + C) + (\overline{B} + B)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

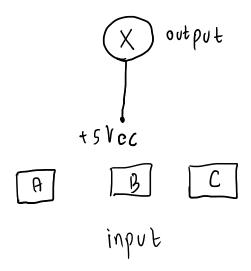
$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + B + C)$$

$$= (\overline{A} + C) + (\overline{A} + C)$$

2.4 วาด Logic Diagram ของวงจรของ ข้อ 2.2 ภายหลังการลดรูป พร้อมระบุขา IC และเบอร์ IC ที่ใช้ทุกตัวทุก เกต



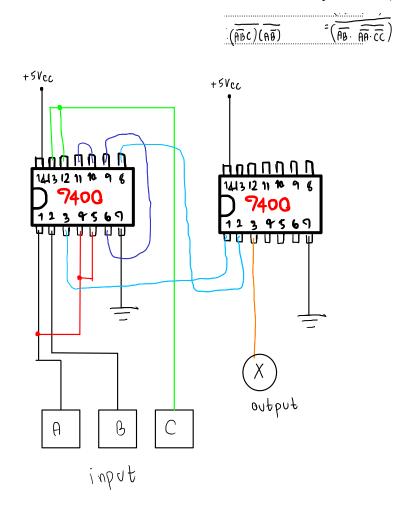
- 2.5 ให้ต่อวงจรจาก Logic Diagram ในข้อ 2.4 พร้อมอธิบายแนวทางการทดสอบวงจรว่าทำงานได้ถูกต้อง
- 2.6 เชิญอาจารย์หรือผู้คุมการทดลองตรวจ

3. ให้นักศึกษาแสดงการลดรูปด้วยวิธีพีชคณิตบูลีน (Boolean Algebra) และ ใช้ทฤษฎีบทของเดอมอร์แกน โดย แสดงวิธีการลดรูปบรรทัดละ 1 ขั้นตอน โดยคำตอบออกมาให้อยู่ในรูป NAND Gate เพียงอย่างเดียว (เงื่อนไขใน การตรวจ แลปนี้จะมีการหักคะแนน ถ้าส่งแล้วคำตอบผิด โดยการหักคะแนน ผิดครั้งละ 10%)

3.1 (ABC) (AB)	
$(\widehat{\overline{ABC}})(\widehat{\overline{AB}}) = (\widehat{\overline{AB}} + \widehat{\overline{C}})(\widehat{AB})$	(ABC)(AB)= AB+ AC+ ABC+ABC
$= (AB + \overline{C})(\overline{A}\overline{B})$	= (AB+ABC)+ AC+ABC
= (AB+c)(A+ B)	= AB(1+C)+AC+ABC
= (AB+C)(A+B)	- AB(17 + A C + A B C
= A(AB)+(AB)B+ AC+BC	= AB+ AC+ABC
= (ĀA)B + (AB)B + ĀC + BC	= AB+ AC(1+B)
= 0.B+(AB)B+ AC+BC	7 AB+ Ac (1)
= 0 + (AB)B+ AC+BC	= AB+ AC
= 0 t A(BB) t A C + BC	= (AB+Ac)
= 0 + AB + AC + BC	· (AB·AC)
= 0+ (AB+AC+BC)	= (AB·AAC)
= AB+AC+BC	$(\widehat{ABC})(\widehat{AB}) = (\widehat{\overline{AB}} \cdot \widehat{\overline{AA}} \cdot \widehat{\overline{CC}})$
= AB+ AC+ BC(1)	
= AB+ AC+ BC(A+A)	
= AB+ AC+ ABC+ ABC	

3.2 เชิญอาจารย์หรือผู้คุมการทดลองตรวจ

3.3 วาด Logic Diagram ของวงจรของ ข้อ 3.1 ภายหลังการลดรูปพร้อมระบุขา IC และเบอร์ IC ที่ใช้ทุกตัวทุก



- 3.4 ให้ต่อวงจรจาก Logic Diagram ในข้อ 3.3 พร้อมอธิบายแนวทางการทดสอบวงจรว่าทำงานได้ถูกต้อง
- 3.5 เชิญอาจารย์หรือผู้คุมการทดลองตรวจ

เกต

ใบตรวจการทดลองที่ 3

วัน/เดือน/ปี กลุ่มเช้า กลุ่มเข้า กลุ่มบ่าย กลุ่มเย็น กลุ่มที่
รหัสนักศึกษาชื่อ-นามสกุล
เซนรับรองเอกสารก่อนเริ่มทำการทดลอง ลายเซ็นผู้ควบคุมการทดลอง
วัน/เดือน/ปี เวลา เวลา
การตรวจการทดลอง
การทดลองข้อ 2 ตรวจเอกสาร ลายเซ็นผู้ควบคุมการทดลอง
การทดลองข้อ 3 ตรวจเอกสาร ลายเซ็นผู้ควบคุมการทดลอง
การทดลองข้อ 2 ตรวจวงจร ลายเซ็นผู้ควบคุมการทดลอง
การทดลองข้อ 3 ตรวจวงจร ลายเซ็นผู้ควบคุมการทดลอง
🔲 หักคะแนนเพิ่ม 10% 🔲 หักคะแนนเพิ่ม 20% 🔲 หักคะแนนเพิ่ม 30% 🔲 หักคะแนนเพิ่ม 40% 🔲 หักคะแนนเพิ่ม 50%

หมายเหตุ

- 1. ไม่รับใบตรวจการทดลองที่มีร่องรอยการแก้ไข ขูด ลบ ขีด ฆ่า เปลี่ยนแปลงทุกชนิด
- 2. หากตรวจเอกสารหรือวงจรแล้วผิดพลาด หักเพิ่มครั้งละ 10%
- 3. การทดลองนี้จำกัดการหักคะแนนไม่เกิน 50%
- 4. ให้พิมพ์ใบตรวจการทดลองในรูปแบบ Gray scale
- 5. ให้อาจารย์หรือผู้คุมการทดลองเซ็นใบตรวจการทดลองภายในครึ่งชั่วโมงแรกของการทำแลป