```
Vou criar um programa mais completo que testa a RAM, ROM e
controla a barra de LEDs no endereço de I/O especificado.
Considerando o clock de 16MHz e os endereços fornecidos:
Usando um assembler como vasm ou as68k
Compilar com: vasmm68k_std -Fbin -o test_led.bin test_led.asm
*******************
                       assembly
******************
; Programa de teste para placa MC68000
; Sintaxe com Ox para valores hexadecimais
       bra
              MAIN
                             ; Pula para o código principal
; Vetores de inicialização
VECTOR_INIT:
       move.1 #0x00880000,a7; SP inicial
                             ; PC inicial
              MAIN
       jmp
                             ; Vetor de bus error
       bra
              ERROR_HANDLER
                             ; Vetor de address error
              ERROR_HANDLER
       bra
MAIN:
       move.l #0x00880000,a7 ; Inicializa stack pointer
       ; Teste simples de RAM
       move.1 \#0xA5A5A5A5, d0
       move.1 d0,0x00080000 ; Endereço da RAM (0x80000)
       move.l 0x00080000,d1 ; Lê de volta
       cmp.1 d0,d1
             ERROR_HANDLER ; Se diferente, vai para erro
       bne
       ; Loop principal - animação nos LEDs
LED LOOP:
       move.w #0x0001,d1
                            ; Padrão inicial
              #16,d2
                             ; Número de LEDs
       move.w
LED ANIMATE:
       move.w d1,0x00002000; Endereço dos LEDs (0x2000)
       rol.w
              #1,d1
                             ; Rotaciona o padrão
       ; Delay loop (ajuste conforme clock)
       move.1 #160000,d3
DELAY:
       subq.l #1,d3
       bne
              DELAY
       dbra
              d2, LED ANIMATE
       bra
              LED_LOOP
; Manipulador de erros (pisca LEDs)
ERROR HANDLER:
       move.w #0xAAAA, d4
ERROR LOOP:
       move.w d4,0x00002000
                             ; Endereço dos LEDs (0x2000)
       eori.w #0xFFFF,d4
```

move.1 #3200000,d5

# Programa MC68000 para Teste de Placa com LED

```
ERROR_DELAY:
       subq.l #1,d5
       bne
               ERROR DELAY
       bra
               ERROR_LOOP
; Preenchimento com NOPs (exemplo)
FILLER:
       nop
       nop
       nop
       ; Continue adicionando NOPs até completar 8KB
*******************
## Funcionalidades do Programa:
1. **Inicialização**:
   - Configura a pilha no topo da RAM (0x880000)
  - Copia uma mensagem para a RAM para verificar operações
básicas
2. **Teste de RAM**:
   - Verifica escrita/leitura básica
  - Testa endereçamento múltiplo
  - Retorna status de erro/sucesso
3. **Controle de LEDs**:
   - Mapeia a barra de LEDs no endereço 0x02000
  - Implementa três testes de LED:
    * Todos ligados
    * Todos desligados
    * Varredura sequencial
4. **Loop Principal**:
   - Animação rotativa contínua nos LEDs
   - Velocidade controlada por delays calibrados para ~16MHz
5. **Tratamento de Erros**:
  - Padrão de piscar alternado em caso de falha
```

- ## Como Usar:
- 1. Monte este código com um assembler para MC68000
- 2. Grave o binário resultante na Flash ROM (0x0000000)
- 3. Ao ligar a placa, você deverá ver:
  - Um teste rápido da RAM
- Uma sequência de teste nos LEDs (todos ligados, todos desligados, varredura)
  - Então uma animação contínua nos LEDs
- ## Personalização:
- Ajuste os valores de delay conforme necessário para sua placa
- Modifique os padrões de LED conforme seu hardware específico
- Adicione mais testes conforme necessário (como verificação de tamanho da RAM)