2024年硕士研究生入学考试 935 计算机专业基础 考试大纲及题型分布

一、选择题: (40 道题, 每题 2 分, 共 80 分)

操作系统: 16 道题 数据结构: 12 道题 组成原理: 12 道题

二、综合问答题: (7 道题, 平均 10 分, 共 70 分)

操作系统: 3 道题 (共 28 分) 数据结构: 2 道题 (共 21 分) 组成原理: 2 道题 (共 21 分)

考试大纲

操作系统

【考查目标】

- 1. 掌握操作系统的基本概念、基本原理和基本功能,理解操作系统的整体运行。
- 2. 掌握操作系统进程、内存、文件和I/O管理的策略、算法、机制以及互相关系。
- 3. 能够运用所学的操作系统原理、方法与技术分析问题和解决问题,并能利用C或C++等高级语言描述相关算法。
- 一、操作系统概述
- (一)操作系统的概念、特征、功能和提供的服务
- (二)操作系统的发展与分类
- (三)操作系统的运行环境
- 1. 内核态与用户态
- 2. 中断、异常
- 3. 系统调用
- (四)操作系统的结构
- 二、进程管理
- (一) 进程与线程
- 1. 进程概念
- 2. 进程的状态与转换
- 3. 进程控制和组织

进程控制块;调度队列和调度器;进程的创建和终止。

- 4.线程概念与多线程模型
- (二) CPU调度
- 1. 调度的基本概念
- 2. 调度时机、切换与过程
- 3. 调度的基本准则
- 4. 调度方式
- 5. 典型调度算法

先来先服务调度算法;短作业(短进程、短线程)优先调度算法;时间片轮转调度算法; 优先级调度算法;多级反馈队列调度算法。

(三) 同步与互斥

- 1. 进程同步和临界区的基本概念
- 2. 信号量
- 3. 使用信号量描述和解决经典同步问题

(四) 死锁

- 1. 死锁的概念
- 2. 死锁处理策略
- 3. 死锁预防
- 4. 死锁避免 系统安全状态;银行家算法。
- 5. 死锁检测和解除

三、内存管理

(一) 内存管理基础

1. 内存管理概念

程序装入与链接:逻辑地址与物理地址空间:内存保护。

- 2. 连续分配管理方式
- 3. 非连续分配管理方式

分页管理方式; 分段管理方式; 段页式管理方式。

(二)虚拟内存管理

- 1. 虚拟内存基本概念
- 2. 请求分页管理方式
- 3. 页面置换算法

最佳置换算法(OPT); 先进先出置换算法(FIFO); 最近最少使用置换算法(LRU)。

- 4. 页面分配策略
- 5. 工作集
- 6. 抖动

四、文件管理

(一) 文件系统基础

- 1. 文件概念
- 2. 文件的逻辑结构 顺序文件,索引文件,索引顺序文件。
- 3. 目录结构

文件控制块和索引节点;单级目录结构和两级目录结构;树形目录结构;图形目录结构。

- 4. 文件共享
- 5. 文件保护

访问类型;访问控制。

- (二) 文件系统实现
- 1. 文件系统层次结构
- 2. 目录实现
- 3. 文件实现

(三)磁盘组织与管理

- 1. 磁盘的结构
- 2. 磁盘调度算法
- 3. 磁盘的管理
- 五、输入输出(I/O)管理
- (一) I/O管理概述
- 1. I/O控制方式
- 2. I/O软件层次结构
- (二) I/O核心子系统
- 1. I/O调度概念
- 2. 高速缓存与缓冲区

数据结构

【考查目标】

- 1. 理解数据结构的基本概念;掌握数据的逻辑结构、存储结构及其差异以及各种基本操作的实现。
 - 2. 掌握基本的数据处理原理和方法的基础上,能够对算法进行设计与分析。
- 3. 能够选择合适的数据结构和方法进行问题求解; 具备采用 c 或 c++语言设计与实现算法的能力。

【考查范围】

- 一、线性表
- (一) 线性表的定义和基本操作
- (二) 线性表的实现
- 1. 顺序存储结构
- 2. 链式存储结构
- 3. 线性表的应用
- 二、栈、队列和数组
- (一) 栈和队列的基本概念
- (二) 栈和队列的顺序存储结构
- (三) 栈和队列的链式存储结构
- (四) 栈和队列的应用
- (五) 多维数组的存储和特殊矩阵的压缩存储
- 三、树与二叉树

- (一) 树的基本概念
- (二) 二叉树
- 1. 二叉树的定义及其主要特征
- 2. 二叉树的顺序存储结构和链式存储结构
- 3. 二叉树的遍历
- 4. 线索二叉树的基本概念和构造
- (三) 树、森林
- 1. 树的存储结构
- 2. 森林与二叉树的转换
- 3. 树和森林的遍历
- (四) 树和二叉树的应用
- 1. 二叉搜索树
- 2. 平衡二叉树
- 3. 哈夫曼(Huffman)树和哈夫曼编码
- 4. 并查集
- 三、图
- (一) 图的概念
- (二) 图的存储及基本操作
- 1. 邻接矩阵法
- 2. 邻接表法
- (三) 图的遍历
- 1. 深度优先搜索
- 2. 广度优先搜索
- (四) 图的基本应用
- 1. 最小(代价)生成树
- 2. 最短路径
- 3. 拓扑排序
- 4. 关键路径
- 四、查找
- (一) 查找的基本概念
- (二) 顺序查找法
- (三) 分块查找法
- (四) 折半查找法
- (五) B 树及其基本操作、B+树的基本概念
- (六) 散列(Hash)表
- (七) 查找算法的分析及应用
- 五、排序
- (一) 排序的基本概念
- (二) 插入排序
- 1. 直接插入排序
- 2. 折半插入排序
- (三) 冒泡排序(bubble sort)
- (四) 简单选择排序
- (五) 希尔排序(shell sort)

- (六) 快速排序
- (七) 堆排序
- (八) 二路归并排序(merge sort)
- (九) 基数排序
- (十) 外部排序
- (十一) 各种排序算法的比较
- (十二) 排序算法的应用

计算机组成原理

【考查目标】

- 1. 理解单处理器计算机系统中各部件的内部工作原理、组成结构以及相互连接方式,具有完整的计算机系统的整机概念。
- 2. 理解计算机系统层次化结构的概念,熟悉硬件与软件之间的界面,掌握指令集体系结构的基本知识和基本实现方法。
- 3. 能够运用计算机组成的基本原理和基本方法,对有关计算机硬件系统中的理论和实际问题进行计算、分析,并能对一些基本部件进行简单设计。
 - 一、计算机系统概述
 - (一)计算机发展历程
 - (二)计算机系统层次结构
 - 1. 计算机硬件的基本组成
 - 2. 计算机的工作过程
 - (三)计算机性能指标

响应时间、吞吐率, CPU 时钟周期、主频、CPI、CPU 执行时间, MIPS、MFLOPS

- 二、数据的表示和运算
- (一)数制与编码
- 1. 进位计数制及其相互转换
- 2. 数据编码: 机器数及其编码, BCD 码, 字符编码
- (二)数据的表示
- 1. 数值数据的定点表示: 无符号数的表示, 有符号数的表示
- 2. 数值数据的浮点表示: 浮点表示方法, IEEE754 标准
- 3. 非数值数据的表示: 字符与字符串的表示, 逻辑数的表示
- (三)定点数的运算

位移运算,位扩展运算,补码加/减运算,原码一位乘法运算,补码一位乘 法运算,溢出概念和判别方法

(四)浮点数的运算

加/减运算

- (五)算术逻辑单元 ALU
- 1. 串行进位加法器和并行进位加法器
- 2. 算术逻辑单元 ALU 的功能和结构
- 三、存储器层次结构
- (一)存储器的分类
- (二)存储器的层次化结构
- (三)半导体随机存取存储器
- 1. SRAM 存储器的工作原理
- 2. DRAM 存储器的工作原理
- 3. 只读存储器
- (四)主存储器

主存的逻辑设计,主存与 CPU 的连接,提高访存速度的措施

- (五)高速缓冲存储器(Cache)
- 1. Cache 的基本工作原理
- 2. Cache 和主存之间的映射方式
- 3. Cache 中主存块的替换算法
- 4. Cache 写策略
- (六)虚拟存储器
- 1. 虚拟存储器的基本概念
- 2. 虚拟存储器的实现

页式虚拟存储器,段式虚拟存储器,段页式虚拟存储器,TLB(快表)

- 四、指令系统
- (一)指令格式

指令的功能,指令的基本格式,操作码字段的功能及表示,地址码字段的功能及表示,指令字的相关概念

- (二)指令的寻址方式
- 1. 有效地址的概念
- 2. 数据寻址和指令寻址
- 3. 常见寻址方式
- (三)CISC 和 RISC 的基本概念
- 五、中央处理器(CPU)
- (一) CPU 的功能和基本结构
- (二)指令执行过程

CPU 的工作流程,指令的执行过程,CPU 基本操作与微操作的关系,指令执行过程的微操作序列

(三)数据通路的功能和基本结构

数据通路的类型,单总线数据通路的基本结构,微操作与微操作命令的关系, 指令执行过程的微操作命令序列

- (四)控制器的功能和工作原理
- 1. 硬布线控制器

基本结构, 时序系统组成, 时序信号形成, 微操作控制信号形成

- 2. 微程序控制器
- (五)异常和中断机制
- 1. 异常和中断的基本概念
- 2. 异常和中断的处理过程
- (六)指令流水线
- 1. 指令流水线的基本概念
- 2. 指令流水线的基本实现
- 3. 超标量和动态流水线的基本概念
- (六)多核处理器的基本概念

六、总线

- (一)总线概述
- 1. 总线的基本概念
- 2. 总线的分类
- 3. 总线的组成及性能指标
- 4. 总线的操作过程
- (二)总线仲裁
- 1. 集中仲裁方式:链式查询,计数器定时查询,独立请求
- 2. 分布仲裁方式的基本概念
- (三)总线传输与定时

总线事务类型, 总线定时方式, 总线标准

- 七、输入输出(I/0)系统
- (一) I/0 系统基本概念
- (二)外部设备

输入设备,输出设备,外存储器

- (三) I/0接口(I/0控制器)
- 1. I/0 接口的功能和基本结构
- 2. I/O 端口及其编址

(四) I/0 方式

- 1. 程序查询方式
- 2. 程序中断方式

中断响应过程, 中断处理过程, 多重中断和中断屏蔽的概念

3. DMA 方式 DMA 控制器的组成, DMA 传送过程