stOR/SW zzzzzzzz00			zzzzzzzz10		ZZZZZZZ	zz01		zzzzzzzz11	
OR/LEDR zzzzzzzzz0	 	<u> </u>	zzzzzzzz1	 	 	 		 	
ON LEDIC LELLELLE			1						
0+4	1 1	. 1 .		1		1	1		