

کاهش makespan در زمانبندی اینترنت اشیا مبتنی بر ابر با روش بازپخت شبیه سازی شده*

زهره محمدبیگی دهقی^۱، عبدالرضا رسولی کناری^۲، محبوبه شمسی^۳

^۱ دانشجوی کارشناسی ارشد مهندسی کامپیوتر (نرم افزار)، گروه برق و کامپیوتر دانشگاه صنعتی قم
mohammadbeigi.z@qut.ac.ir

^۲ استادیار دانشکده برق و کامپیوتر دانشگاه صنعتی قم
rasouli@qut.ac.ir

^۳ استادیار دانشکده برق و کامپیوتر دانشگاه صنعتی قم
shamsi@qut.ac.ir

چکیده

اینترنت اشیا در دنیای امروز پیشرفت فزاینده ای داشته. همچنین در کنار آن فناوری هایی رشد کرده که باعث تحمیل بار محاسباتی زیاد بر سرورهای ابر می کند بنابراین استفاده از محاسبات مه افزایش یافته است. در نتیجه برنامه ها به بخش های کوچک تر خود تقسیم می شوند و ارتباطات بین آن ها زمان بندی این کارها را چالش برانگیز کرده است. از این رو نویسندگان بر این شدند تا یک روش بهینه برای زمان بندی کارها مبتنی بر اینترنت اشیا را معرفی کنند. روش پیشنهادی، الگوریتم بازپخت شبیه سازی شده است که یک روش فراابتکاری برگرفته از عملیاتی در متالورژی است. الگوریتم های فراابتکاری راه حل های مناسبی برای مسائل بهینه سازی ارائه می دهند که بهترین پاسخ یا پاسخی نزدیک به بهترین را ارائه می دهند. الگوریتم بازپخت شبیه سازی شده روی چندین گراف تصادفی اعمال شده و کارها روی دو پردازنده شبیه سازی شده قرار گرفتند. نتایج در زمان اجرای کل برنامه (makespan) در این الگوریتم در مقایسه با الگوریتم MMAS کاهش ۱۰۷ درصدی را نشان می دهد. همچنین زمان اجرای برنامه (execution time) کمتر از الگوریتم بازپخت MMAS است.

کلمات کلیدی

اینترنت اشیا، ابر، مه، زمان بندی، بازپخت شبیه سازی شده، scheduling, simulated annealing

۱- مقدمه

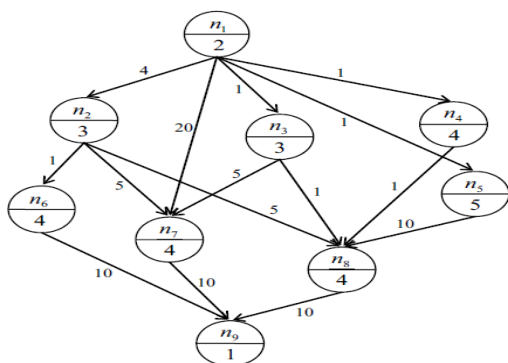
می رسد. بنابراین استفاده از ماشین های چندپردازنده ای و یا پردازنده های چند هسته ای رو به گسترش هستند. اینترنت اشیا^۱ نیز در حال گسترش است. اینترنت اشیا شبکه ای از دستگاه های فیزیکی، خودروها، وسایل کاربردی خانگی، سیستم های نهفته، نرم افزارها، سنسورها و تجهیزات ارتباطی است که به این وسایل در ارتباط با یکدیگر، اتصال و جمع آوری داده کمک میکند. این شبکه ی وسایل

امروزه برنامه های کاربردی روز به روز در حال بزرگ شدن هستند. استفاده روز افزون از شبکه های عصبی و یا رشد مفهوم کلان داده ها نمونه ای از این داده های بزرگ هستند. از این رو اجرای آنها با ماشین های تک پردازنده ای معمولی کاری سخت و زمان بر به نظر

* Simulated Annealing(SA)
Internet of Things^۱

۱-۱- گراف جهت دار بدون دور

گراف جهت دار بدون دور که با نام گراف کار شناخته می شود برای مدل سازی مسئله زمان بندی در محیط های چندپردازنده به کار می رود و به شکل مقابل تعریف می شود. $G = \{N, E, W, C\}$ شامل $N = \{n_1, n_2, \dots, n_n\}$ یعنی تعدادی رأس یا گره، $E = \{(n_i, n_j) | (n_i, n_j) \in E\}$ شامل لبه هایی که دو رأس را به صورت جهت دار به هم متصل می کنند و $(n_i, n_j) \in E$ به این معناست که n_i باید پیش از n_j اجرا شود که n_i پدر و n_j فرزند نامیده می شوند. $W = \{w_1, w_2, \dots, w_n\}$ وزن هر گره است. وزن هر گره زمان لازم برای



شکل ۱ نمونه ای از یک گراف جهت دار بدون دور

اجرای آن وظیفه است. $C = \{c(n_i, n_j) | (n_i, n_j) \in E\}$ که وزن هر یال است. وزن یال زمان لازم برای انتقال داده از کار i به کار j است. اگر هر دو گره پدر و فرزند روی یک پردازنده اجرا شوند، زمان انتقال برابر با صفر در نظر گرفته می شود. چرا که داده های مورد نیاز گره فرزند روی حافظه محلی موجود است. گره ای که پدر ندارد، گره ورودی و گره ای که فرزند ندارد، گره خروجی نامیده می شود.

۲- روش تخصیص کارها به پردازنده ها

بیشتر الگوریتم های زمان بندی از روش زمان بندی لیست به عنوان روش پس زمینه استفاده می کنند. اصول کار به این صورت است که یک لیست آماده از کارهای آماده ایجاد شود. کارهای آماده کارهایی هستند که پدر ندارند یا تمامی پدرهای آنها از پیش زمان بندی شده اند. سپس کاری که اولویت بیشتری دارد انتخاب شده و به پردازنده ای که اجازه ای EST می دهد تخصیص داده می شود. هر زمان که نوبت به اجرای وظیفه ای می رسد، پارامتری به نام $EST(n_i, p_j)$ برای کار n_i و پردازنده p_j محاسبه می شود. این عبارت بیانگر زودترین زمانی است که کار n_i روی پردازنده p_j قابل اجرا است. این پارامتر برای تمام پردازنده ها محاسبه می شود. سپس پردازنده ای که کمترین میزان EST را برای n_i داشته باشد، به عنوان پردازنده میزبان این کار انتخاب می گردد. برای محاسبه ای EST قواعدی وجود دارد:

معمولاً از طریق دستگاه های استاندارد مانند رایانه های دسکتاپ، لپ تاپ ها، تلفن های هوشمند و تبلت ها کنترل میشوند. داده های حسگر اینترنت اشیا نمی توانند به راحتی و به طور مستقیم در سرورهای راه دور بارگذاری شوند. این مشکل به علت محدودیت در زیرساخت های شبکه به وجود می آید [1]. از این رو با گسترش رایانش مه ۲، استفاده از مراکز داده ی کوچک محلی برای بارگذاری داده های اینترنت اشیا رو به رشد است. بنابراین در چنین ساختاری برنامه ها به بلاک های سازنده ی خود تقسیم می شوند که وظیفه ۳ نامیده می شوند. سپس یک گراف جهت دار بدون دور ۴ (DAG) شامل وظایف به عنوان گره ها و اولویت بین وظایف به عنوان لبه ها ساخته می شود. با توجه به وابستگی های زمانی میان این وظایف، زمان بندی انجام این وظایف به صورت بهینه و به دست آوردن کمترین زمان اجرا به یک چالش بدل شده است. [۲] مسئله بهینه سازی زمان بندی وظایف به عنوان یک مسئله NP-Hard شناخته می شود، بنابراین برای حل این گونه مسائل به سراغ روش های اکتشافی ۵ یا فرااکتشافی ۶ می رویم و تلاش می کنیم تا بهینه ترین راه حل را برای این مسائل بیابیم. Wu و Dajski در سال ۱۹۹۰ الگوریتم MCP (مسیر بحرانی اصلاح شده) را معرفی نمودند. ALAP گره به عنوان معیار محاسبه می شود. لیست آماده به ترتیب صعودی ALAP مرتب می شوند. الگوریتم MCP به ترتیب گره ها را از لیست خارج کرده و به پردازنده تحویل می دهد. [۳] پیچیدگی زمانی این الگوریتم $O(mn^2)$ است. الگوریتم ISH (اکتشاف زمان بندی درجی) در سال ۱۹۸۷ توسط Kruatrachue و Lewis معرفی گردید. این الگوریتم از تخصیص وظیفه مبتنی بر درج در اسلات های خالی زمان بیکاری پردازنده استفاده می کند. برای مرتب سازی وظایف در لیست آماده از ویژگی SLevel استفاده می شود. [۴] پیچیدگی زمانی این الگوریتم $O(mn^2)$ است. فام و همکاران روشی مبتنی بر makespan و هزینه معرفی کردند تا بالاترین مقدار trade off برای makespan و هزینه را پیدا کنند. آنها از یک فاکتور منطقی برای خطی کردن trade off استفاده کردند. [۵] در کاری دیگر زنگ و همکاران به صورت همزمان تصاویر کارها و استراتژی های زمان بندی را جای گذاری کردند تا زمان تکمیل سرویس ها را به حداقل برسانند. همچنین با ایجاد توازن در بارگذاری کارها زمان تأخیر را کاهش دادند. [۶] بویری و همکاران در سال ۲۰۱۸ از سیستم Max-Min-Ant-System (MMAS) استفاده کردند. [۲] طاهری و همکاران یک روش تلفیقی دوفازی پیشنهاد کردند که مبتنی بر تجزیه ی گراف ورودی و بر مبنای پارتیشن بندی طیفی است. این روش هر بخش از گراف کار را به یک پردازنده کم توان به منظور کاهش توان مصرفی نسبت می دهد. [۷]

شروع می کنند و به بهترین حالت از بین حالت های همسایه حرکت می کنند تا زمانی که حالت بهتری در بین حالت های همسایه وجود نداشته باشد. این عمل ممکن است ما را در تله ی یک جواب بهینه محلی گرفتار کند. اما الگوریتم های فراابتکاری مانند SA جواب های دیگر را کامل رد نمی کنند بنابراین احتمال رسیدن به بهینه محلی از بین می رود.

۴- الگوریتم پیشنهادی

در این روش ابتدا یک جایگشت اولیه برای کارها در نظر گرفته می شود. کارهایی که پدر ندارند به صورت تصادفی در لیست قرار می گیرند سپس فرزندان غیرتکراری آن ها نیز به لیست اضافه می گردند. سپس عملیات بازپخت شبیه سازی شده روی این لیست اولیه اعمال می گردند. انرژی حالت فعلی محاسبه می شود و حالت فعلی و انرژی آن نگهداری می شوند. سپس به تعداد گام های از پیش تعیین شده عملیات Move انجام می شود و هر بار ΔE را محاسبه می گردد که تفاوت makespan ها است. اگر $\Delta E > 0$ ، با وجود اینکه انرژی محاسبه شده کمتر نشده، حالت جدید کاملاً رد نمی شود، بلکه احتمال پذیرش محاسبه می گردد، اگر احتمال از یک عدد تصادفی بزرگتر بود، حالت پذیرفته می شود. این کار از به دام افتادن در بهینه ی محلی جلوگیری می کند.

$$P(E, E', T) = \exp(-\Delta E/T)$$

اگر $P(E, E', T) < \text{random}(0,1)$ به حالت قبل باز می گردیم. این عملیات بارها تکرار شده و حالت با کمترین انرژی به دست می آید. طبق الگوریتم بازپخت شبیه سازی شده دو پارامتر برای کار در نظر گرفته شده است.

Move: دو گره از لیست به صورت تصادفی انتخاب می شوند. سپس جای این دو گره عوض می شود. پس از جابه جایی، محدودیت های اولویت^۶ بررسی می شوند. این محدودیت ها به این موضوع اشاره دارند که بعضی کارها به خروجی کارهای دیگر برای اجرا نیاز دارند، بنابراین نمی توانند زودتر اجرا شوند. اگر محدودیت های اولویت رعایت نشده باشند، جابه جایی لغو شده و مجدداً انجام می گیرد.

energy: از آنجایی که هدف ما کاهش makespan است، پارامتر makespan را به عنوان انرژی انتخاب می کنیم. بنابراین هر بار که move صورت می گیرد، makespan محاسبه می گردد و با مقدار قبلی آن مقایسه می شود.

در پایان جایگشتی از کارها که هم محدودیت های اولویت را رعایت کند و هم کمترین makespan را داشته باشد به عنوان خروجی معرفی می گردد.

اگر تمام پیشینیان کار روی همین پردازنده اجرا شده اند $EST(n_i, p_j)$ برابر خواهد بود با $Avail(p_i)$. پارامتر Avail نشان دهنده ی زودترین زمانی است که p_j آماده ی اجرای یک کار است. در غیر این صورت، EST با فرمول زیر محاسبه می گردد:

$$EST(n_i, p_i) = \begin{cases} 0, & \text{if } n_i = \text{entry} - \text{node} \\ \max_{n_k \in \text{Parent}(n_i)} \left\{ \begin{aligned} &(AFT(n_k)), \text{ if } \text{processor}(n_k) = p_j \\ &(AFT(n_k) + c(n_k, n_i)), \text{ else} \end{aligned} \right. \end{cases}$$

که:

$AFT(n_k) = AST(n_k) + w_k$ زمان پایان واقعی کار n_k و $parents(n_i)$ مجموعه همه ی پدران n_i است. و $AST(n_k)$ زمان شروع واقعی کار n_k است و با فرمول زیر محاسبه می شود.

$$AST(n_k) = \min_{j=1}^m (\max(Avail(p_i), EST(n_k, p_i)))$$

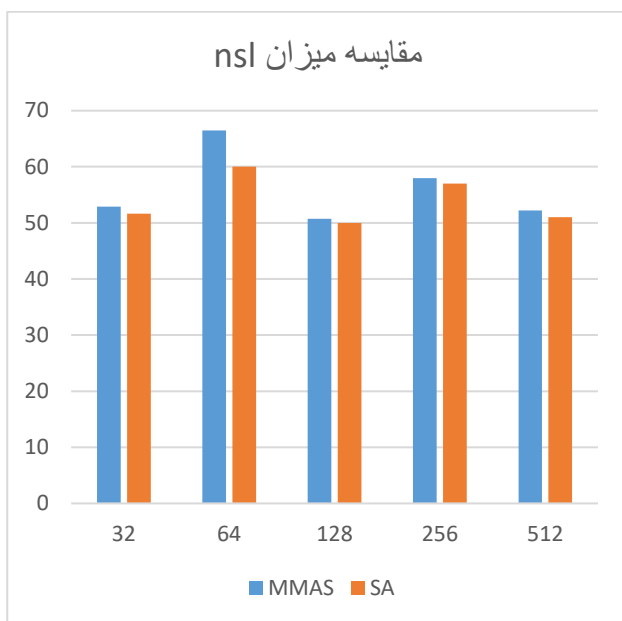
پس از تخصیص همه کارها به پردازنده های مورد نظر، پارامتر Makespan برای کل مجموعه کارها محاسبه می شود. این پارامتر نشان دهنده ی کل زمان لازم برای انجام کارها است و با فرمول زیر محاسبه می شود:

$$\text{makespan} = \max_{i=1}^n (FT(n_i))$$

۳- simulated annealing

بازپخت یا تبرید شبیه سازی یک الگوریتم فراابتکاری ساده و موثر برای حل مسائل بهینه سازی است. این الگوریتم از روشی با همین نام در رشته متالورژی الهام گرفته است. در متالورژی برای رسیدن به کریستال های مقاوم ابتدا ماده را تا حداکثر مقدار گرم کرده و سپس آن را به تدریج خنک می کنند تا انرژی آن به حداقل برسد و ذرات ماده یکدیگر را مرتب کنند و ساختار کریستالی تشکیل دهند. تبرید تدریجی را می توان اینگونه تعبیر کرد که در این روش احتمال انتخاب پاسخ های بد به تدریج کم می شود. در این روش یک آشفستگی تصادفی بین دو ذره به وجود می آید که این تغییر در الگوریتم SA به جابه جایی تصادفی دو عضو لیست تعبیر می شود. سپس میزان تغییر انرژی یا ΔE محاسبه می شود. اگر $\Delta E < 0$ یعنی انرژی کاهش داشته باشد، روند ادامه پیدا می کند، در غیر این صورت اگر $\Delta E \geq 0$ حالت جدید با یک احتمال غیرصفر پذیرفته می شود. این مراحل آنقدر تکرار می شود تا سیستم به یک حالت معقول با کمترین انرژی برسد. [۸] هر جایگشت از وظایف یک حالت نامیده می شود. هر حالت یک پاسخ محتمل است. همسایه ی یک پاسخ، جایگشت تازه ای است که از انتخاب دو وظیفه به صورت تصادفی و جابه جایی آن ها به دست می آید. الگوریتم های ابتکاری ساده از یک حالت

مقایسه میزان nsI



۵- شبیه سازی

برای شبیه سازی این الگوریتم از زبان python 3.8 استفاده شده است. پایتون با توجه به متن باز بودن، امکان توسعه کتابخانه های گوناگون را فراهم کرده است. از این رو کتابخانه قدرتمندی نیز برای شبیه سازی بازپخت شبیه سازی شده برای آن توسعه یافته است.

برای آزمودن این الگوریتم ۳۰ گراف جهت دار بدون دور به صورت تصادفی تولید شده است. این گراف ها تعداد گوناگونی گره دارند که به طور تصادفی از لیست {۳۲، ۶۴، ۱۲۸، ۲۵۶، ۵۱۲} انتخاب می شوند. این گراف ها با استفاده از زبان پایتون تولید شده و در پایگاه داده ی قدرتمند Neo4j که مختص گراف است، ذخیره می گردند. تعداد گام های الگوریتم ۵۰۰۰ در نظر گرفته شده است. به این معنا که با تکرار ۵۰۰۰ باره ی الگوریتم روی گراف، به پاسخ مورد نظر خواهیم رسید. وزن گره ها و وزن یال ها از طریق توزیع یکنواخت و به طور تصادفی تولید می گردد، بنابراین آزمایش به طور استاندارد انجام می گیرد.

۶- نتایج اجرا

با شبیه سازی الگوریتم زمان بندی وظایف با روش بازپخت شبیه سازی شده و مقایسه ی آن با الگوریتم MMAS^۸ به این نتیجه می رسیم که این الگوریتم همیشه جایگشتی از وظایف با کوتاه ترین زمان اجرا یا makespan را پیدا می کند. در صورتی که MMAS معمولاً پاسخی نیمه بهینه را پیدا می کند و ممکن است در بهینه های محلی به تله افتد.

به دلیل متفاوت بودن اندازه ی گراف ها، از پارامتری به نام nsI^۹ استفاده می گردد.

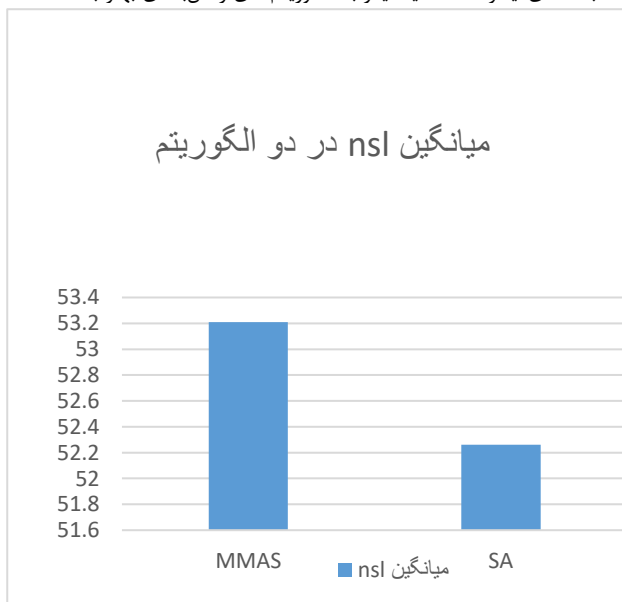
$$NSL = \frac{Scheduled\ Length(makespan)}{\sum n_i \in cp^{wi}}$$

همچنین زمان اجرا^۱ی الگوریتم بازپخت شبیه سازی شده کمتر از الگوریتم MMAS است.

۷- نتیجه

در این پژوهش یک روش فراابتکاری برای زمان بندی وظایف در اینترنت اشیا مبتنی بر ابر ارائه شد. با توجه افزایش بار محاسباتی در شبکه های اینترنت اشیا نیاز به الگوریتم های زمان بندی بهتر به شدت

میانگین nsI در دو الگوریتم



حس می شود که در این پژوهش از الگوریتم بازپخت شبیه سازی شده برای زمان بندی بهتر گره های شبکه بهره گرفته شد. ملاک ارزیابی

Pham, X.-Q. and E.-N. Huh. *Towards task scheduling in a cloud-fog computing system*. in 2016 18th Asia-Pacific network operations and management symposium (APNOMS). 2016. IEEE

Zeng, D., et al., *Joint optimization of task scheduling and image placement in fog computing supported software-defined embedded system*. IEEE Transactions on Computers, 2016. **65**(12): p. 3702-3712

G., et al., *A hybrid algorithm for task scheduling on heterogeneous multiprocessor embedded systems*. Applied Soft Computing, 2020. **91**: p. 106202

Van Laarhoven, P.J. and E.H. Aarts, *Simulated annealing*, in *Simulated annealing: Theory and applications*. Springer. p. 7-15, ۱۹۸۷.

۵. زمان اجرای کل یا makespan بود و آزمایش بر روی ۳۰ گراف تصادفی انجام شد که این الگوریتم در مقایسه با الگوریتم مورچه کمینه-بیشینه حدود ۱.۷ درصد بهبود داشت. همچنین زمان اجرای این الگوریتم نسبت به mmas مقداری کاهش نشان می دهد.

۸- مراجع

۱. Botta, A., et al., *Integration of cloud computing and internet of things: a survey*. Future generation computer systems, 2016. **56**: p. 684-700

۲. Boveiri, H.R., et al., *An efficient Swarm-Intelligence approach for task scheduling in cloud-based internet of things applications*. Journal of Ambient Intelligence and Humanized Computing, 2019. **10**(9): p. 3469-3479

۳. Wu, M.-Y. and D.D. Gajski, *Hypertool: A programming aid for message-passing systems*. IEEE transactions on parallel and distributed systems, 199۰. **۱**(۳): p. 330-343

۴. Kruatrachue, B., *Static task scheduling and grain packing in parallel processing systems*. 1987

زیر نویس ها

meta heuristic ^۱
predecence constrains ^۷
Max Min Ant System ^۸
Normalized scheduled length ^۹
Execution time ^{۱۰}

sensory data ^۱
fog computing ^۲
task ^۳
Directed Acyclic Graph ^۴
heuristic ^۵