## Source Register

s5	1111 1111	0001 1100	0001 0000	1110 0111

## **Assembly Code**

## Result

slli t0,				1000 1110			
				0000 0000			
srai t2,	s5,	3 <b>t</b>	2	1111 1111	1110 0011	1000 0010	0001 1100