sck

counter

3

cnt

=0

reset

[6:0]

d[7:0]

7

sdi

[6:0]

[7]

sck

[7]

qdelayed

reset

cnt | 0 | 1 | 2 | 3 | 4

d | D7:0

sck

sdi | T7 | T6 | T5 | T4 | T3

sdo | D7 | D6 | D5 | D4 | D3

q | D6:0, T7 | D5:0, T7:6 | D4:0, T7:5 | D3:0, T7:4 | D2:0

sck

8

q[7:0]

di

sdo

| 4 | 5 | 6 | 7 | 0 |

| | T2 | T1 | T0 | |

| D3 | D2 | D1 | D0 | |

| 4 | D2:0, T7:3 | D1:0, T7:2 | D0, T7:1 | T7:0 |