





RA: 10410686

Nome: Luís Fernando de Mesquita Pereira

**1-** Crie dois executáveis para a parte de multiplicação de matrizes: um que percorre em ordem de linha e outro que percorre em ordem de coluna.

a) Implementação para percorrer a matriz em ordem de linha

b) Implementação para percorrer a matriz em ordem de coluna

luisf@Luis MINGW64 ~/OneDrive/Área de Trabalho/Faculdade/threads
 \$ g++ colunas\_matriz.cpp -o colunas\_matriz

luisf@Luis MINGW64 ~/OneDrive/Área de Trabalho/Faculdade/threads
 \$ ./colunas\_matriz.exe
 Tempo de execucao: 21414643 microsegundos

- 2 Crie um terceiro executável para utilizar corretamente o cache (hierarquia de memória):
  - a) desligando todas as otimizações do compilador, como indicado acima.
    - i) Com block size de 32

```
luisf@Luis MINGW64 ~/OneDrive/Email attachments/Documentos/Linguagem C/threads
• $ g++ -00 -fno-tree-vectorize -fno-inline blocking.cpp -o blocking
luisf@Luis MINGW64 ~/OneDrive/Email attachments/Documentos/Linguagem C/threads
• $ ./blocking
Tempo de execucao: 14005504 microsegundos
```

b) ligando a otimização máxima.

```
luisf@Luis MINGW64 ~/OneDrive/Email attachments/Documentos/Linguagem C/threads
• $ g++ -03 -funroll-loops -march=native -o blocking_otm blocking.cpp
luisf@Luis MINGW64 ~/OneDrive/Email attachments/Documentos/Linguagem C/threads
• $ ./blocking_otm
Tempo de execucao: 725843 microsegundos
```





# Faculdade de Computação e Informática

### 3 - Valgrind

Percorrendo matriz por linha

```
luis@Ubuntu-2-25:/media/sf_Linguagem_C/threads$ valgrind --tool=cachegrind ./linhas_matriz
==19594== Cachegrind, a cache and branch-prediction profiler
==19594== Copyright (C) 2002-2017, and GNU GPL'd, by Nicholas Nethercote et al.
==19594== Using Valgrind-3.18.1 and LibVEX; rerun with -h for copyright info
==19594== Command: ./linhas_matriz
==19594==
--19594-- Warning: Cannot auto-detect cache config, using defaults.
                  Run with -v to see.
==19594== brk segment overflow in thread #1: can't grow to 0x485b000
==19594== (see section Limitations in user manual)
==19594== NOTE: further instances of this message will not be shown
Tempo de execucao: 325632599 microsegundos
==19594==
==19594== I refs:
==19594== I1 misses:
                         126,015,566,827
==19594== LLi misses:
                                    2,265
==19594== I1 miss rate:
==19594== LLi miss rate:
                                     0.00%
                                     0.00%
==19594==
==19594== D refs:
==19594== D1 misses:
                         66,008,376,403 (41,005,499,146 rd + 25,002,877,257 wr)
                           1,154,066,945 ( 1,153,874,760 rd +
                                                                           192,185 wr)
                             63,081,850 (
                                                62,890,597 rd +
==19594== LLd misses:
                                                                               0.0% )
==19594== D1 miss rate:
==19594== LLd miss rate:
                                                                               0.0%)
                                      0.1% (
                                                        0.2%
==19594==
==19594== LL refs:
                            1,154,069,371 ( 1,153,877,186 rd
63,084,115 ( 62,892,862 rd
                                                                           192,185 wr)
==19594== LL misses:
                                                                           191,253 wr)
==19594== LL miss rate:
                                     0.0% (
                                                      0.0%
                                                                              0.0%
```





# Faculdade de Computação e Informática

• Percorrendo matriz por coluna:

```
Ubuntu-2-25:/media/sf_Linguagem_C/threads$ valgrind --tool=cachegrind ./colunas_matriz
==19890== Cachegrind, a cache and branch-prediction profiler
==19890== Copyright (C) 2002-2017, and GNU GPL'd, by Nicholas Nethercote et al. ==19890== Using Valgrind-3.18.1 and LibVEX; rerun with -h for copyright info
==19890== Command: ./colunas_matriz
==19890==
--19890-- Warning: Cannot auto-detect cache config, using defaults.
--19890--
==19890== brk segment overflow in thread #1: can't grow to 0x485b000
==19890== (see section Limitations in user manual)
==19890== NOTE: further instances of this message will not be shown
Tempo de execucao: 362812323 microsegundos
==19890==
==19890== I refs:
==19890== I1 misses:
                              126,015,566,913
                                          2,429
==19890== LLi misses:
                                          2,268
==19890== I1 miss rate:
                                           0.00%
==19890== LLi miss rate:
                                           0.00%
==19890==
                              66,008,376,410 (41,005,499,153 rd + 25,002,877,257 wr)
2,734,504,724 ( 2,734,312,539 rd + 192,185 wr)
148,410,593 ( 148,219,341 rd + 191,252 wr)
==19890== D refs:
==19890== D1 misses:
==19890== LLd misses:
==19890== D1 miss rate:
                                                                                           0.0%)
==19890== LLd miss rate:
                                                                 0.4%
                                                                                            0.0%)
==19890==
                                2,734,507,153 ( 2,734,314,968 rd
148,412,861 ( 148,221,609 rd
                                                                                       192,185 wr)
==19890== LL misses:
                                                                                       191,252 wr)
==19890== LL miss rate:
                                            0.1% (
                                                                 0.1%
                                                                                            0.0%
```





# Faculdade de Computação e Informática

- Utilizando localidade espacial e BLOCK SIZE
  - Sem otimizações

```
tu-2-25:/media/sf_Linguagem_C/threads$ valgrind --tool=cachegrind ./blocking
  ==20617== Cachegrind, a cache and branch-prediction profiler
==20617== Copyright (C) 2002-2017, and GNU GPL'd, by Nicholas Nethercote et al.
==20617== Using Valgrind-3.18.1 and LibVEX; rerun with -h for copyright info
   ==20617==
    --20617-- Warning: Cannot auto-detect cache config, using defaults.
  --20617-- Run with -v to see.
==20617== brk segment overflow in thread #1: can't grow to 0x485b000
  ==20617== (see section Limitations in user manual)
==20617== NOTE: further instances of this message will not be shown
Tempo de execucao: 339617096 microsegundos
Tempo de execucao: 3396170
==20617==
==20617== I refs: ==20617== I1 misses:
==20617== I1 misses: ==20617== ILi misses:
==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617== LLi misses: ==20617= LLi misses: ==20617== LLi misses: ==20617= LLi misses: ==206
                                                                                                                                 131,539,411,596
                                                                                                                                                                               2,358
2,254
0.00%
                                                                                                                             69,335,912,856 (44,300,978,774 rd + 25,034,934,082 wr)
5,529,680 ( 5,337,497 rd + 192,183 wr)
3,138,789 ( 2,947,536 rd + 191,253 wr)
10.0% ( 0.0% + 0.0% )
10.0% ( 0.0% + 0.0% )
 ==20617== D refs:
==20617== D1 misses:
==20617== LLd misses:
  ==20617== D1 miss rate:
==20617== LLd miss rate:
                                                                                                                                                                                                                                                                                                                                                                                          192,183 wr)
191,253 wr)
0.0% )
 ==20617== LL refs:
==20617== LL misses:
==20617== LL miss rate:
                                                                                                                                                                  5,532,038 (
3,141,043 (
0.0% (
                                                                                                                                                                                                                                                           5,339,855 rd +
2,949,790 rd +
0.0% +
```





# Faculdade de Computação e Informática

#### Com otimizações





# Faculdade de Computação e Informática

### **Análise**

Estratégia	l refs (Total de instruções)	I1 misses (Quantidade de falhas no cache L1 de instruções)	LLi misses (Quantidade de falhas que chegaram até o último nível de cache)	D refs (Total de acessos a dados leitura/escrita)	D1 misses (Falhas no cache L1 de dados)	LLd misses (Falhas que chegaram até o último nível de cache)	LL miss rate (Taxa de falhas de cache)
Matriz por linha	> 126.015B	2.426	2.265	> 66.008B	> 1.154B	0.1%	~0.0%
Matriz por Coluna	> 126.015B	2.429	2.268	> 66.008B	> 2.734B	0.2%	~0.1%
Blocagem sem otimizar	> 131.539B	2.358	2.254	> 69.335B	> 5.529B	0.0%	~0.0%
Blocagem otimizado	> 9.340B	2.153	2.104	> 3.039B	> 4.801B	0.1%	~0.0%

É possível observar a quantidade drástica da redução de instruções utilizando a blocagem com otimizações no compilador, como também, nessa abordagem há uma queda no L1 miss, ou seja, os dados não encontrados no cache de nível 1 foram menores se comparados com os demais.

Em suma, pelo princípio da localidade os dados blocados puderam ser melhores aproveitados.