Bias Nodes

B₁

B₂

W₅

W₁

W₃

H₁

W₇ W₉

W₁₁

O₁

I₁

I₂

W₂W₄

W₆

H₂

W₁₀

W₁₂

W₈

O₂

Input Nodes

Hidden Nodes

Output Nodes

1