

Kauno technologijos universitetas

Informatikos fakultetas

Procesorius. Valdymo ir operacinis įtaisai

P175B125 Kompiuterinės architektūros pirmas laboratorinis darbas

Projekto autorius

Gustas Klevinskas

Akademinė grupė

IFF-8/7

Vadovai

Rolandas Girčys

Kaunas, 2019

Turinys

Įvadas	3
Mikrokomandų kodas	3
Algoritmo medis	4
Rezultatai	5
Išvados	6

Įvadas

Darbo tikslas – naudojantis Moodle sistemoje pateikta procesoriaus simuliacija, sukurti mikrokomandinę programą, realizuojančią skaičiavimus pagal individualią užduotį.

Užduotis:

Adresacija	Kodas	Formulė	Ženklai
Priverstinė	Atvirkštinis	$\frac{N_1 - N_2^2}{N_3}$	-/-/-

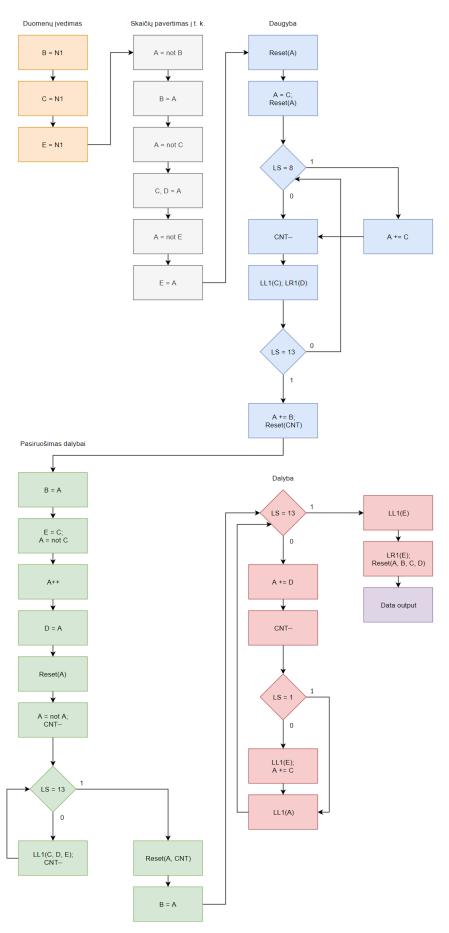
 N_2 pakėlus kvadratu skaičius taps teigiamu. Tuomet išsiprastins likusieji minusai ir gausime tokią formulę, kurioje dabar visi skaičiai bus teigiami:

$$\frac{N_1 + N_2^2}{N_3}$$

Mikrokomandy kodas

```
-- A = C, D
-- A = not E
8=>
-- LS = 12
10=>
-- A += B; Reset(CNT)
11=>
-- CNT--
^{\circ}
13=>
           -- Sudėtis
-- Poslinkiai
-- LS = 13
15=>
-- C = A
16=>
-- Dalybos pasiruošimas. B = A
-- E = C; A = not C
-- A++
-- Reset(A)
           -- A užpildome vienetais, CNT--
21=>
-- E = A, CNT--
23=>
           -- LS = 13
-- LL1(C, D, E); CNT--
25=>
           -- Reset(A, CNT)
-- LS = 13
-- A += D
-- LL1(E)
-- 15 = 1
-- CL1(E)
-- LL1(E), A += C
-- LL1(A)
-- LR1(E), Reset(A, B, C, D)
-- S_DONE
-- B = A
```

Algoritmo medis



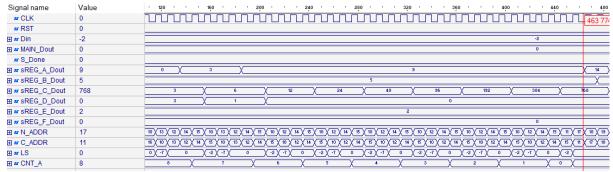
Rezultatai

Pav. 1 matome, kaip B, C ir E registruose atitinkamai įrašyti skaičiai -5, -3 ir -2. Simuliavimo programoje nustačiau, kad tie skaičiai yra atvirkštiniame kode, todėl čia dešimtainėje sistemoje jie pavaizduoti teisingai.

Signal name	Value			80	
™ CLK	1	\overline{M}	39 84	14 ps	丌
⊯ RST	0				_
⊞ № Din	-2	3XX			
■ MAIN_Dout	0				
№ S_Done	0				
■ ** sREG_A_Dout	0	0	X 5 X	3 X	X
■ * sREG_B_Dout	-5	οχ -s	\square X		
	-3	• X	-3	X	
⊞ #r sREG_D_Dout	0			X	
⊞ #r sREG_E_Dout	-2	• X	-2		X
	0				
■ N_ADDR	4	10000X	XXX	XX	∇
⊕ # C_ADDR	3	■ 00000	XXX	XX	XX
⊕ #r LS	0		0		
⊕ # CNT_A	8			8	

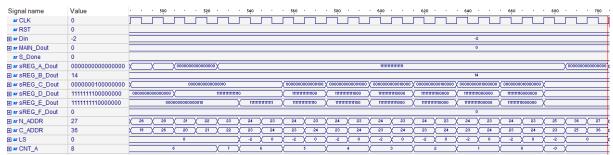
Pav. 1. Duomenų įvedimas

Pav. 2 pavaizduotas daugybos procesas. Skaičiai prieš tai buvo konvertuoti į teigiamus ir N_2 buvo įrašytas į C ir D registrus. Aiškiai matome, kaip C registre reikšmės didėja dvigubai – tai atitinka loginį poslinkį į kairę. D registras irgi yra stumiamas, tačiau į dešinę, todėl skaičius vis dvigubai pamažėja, kol galiausiai tampa 0. Pasibaigus daugybai pridedame A registro reikšmę ir gauname 14.



Pav. 2. Daugyba

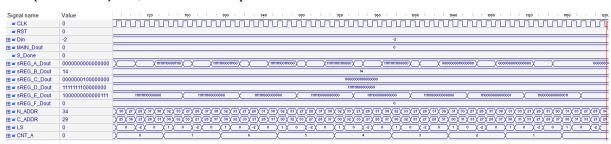
Pav. 3 pavaizduotas pasiruošimas dalybai. Vaizdavimą pakeičiau į dvejetainį, kad lengviau matytųsi postūmiai. Matome, kad reikšmė iš E registro įrašoma į C, ir pavertus ją į neigiamą ji vėliau įrašoma į D registrą. Tuomet A registras užpildomas vienetais ir tai perkeliama į E registrą. Vėliau atliekami 8 loginiai postūmiai į kairę C, D ir E registrams.



Pav. 3. Pasiruošimas dalybai

Pav. 4 pavaizduota dalyba. A registre patalpintas dalinys, E registre formuosiu atsakymą. Atėmus daliklį žiūrime, ar gauta neigiama liekana. Tuomet į E registrą įstumiamas 0 ir

pridedamas daliklis. Jei liekana teigiama, į E registrą įstumiamas 1. A registras pastumiamas į kairę ir tai kartojama, kol skaitiklis taps 0.



Pav. 4. Dalyba

Pav. 5 pavaizduoti galutiniai veiksmai. Atlikus dalybą, E registre gaunamas neigiamas atsakymas (tiesioginiame kode). Jį paverčiame teigiamu registrą pastūmus vieną kartą į kairę ir atgal į dešinę. Gavome atsakymą 111, kas dešimtainėje sistemoje yra 7.

Norint gauti liekaną reiktų A registrą pastumti 9 kartus į dešinę (nes atlikus paskutinį dalybos veiksmą registras pastumiamas į kairę).

Signal name	Value	1200 1208 1216 1224 1232 .
™ CLK	0	
™ RST	0	
⊕ љr Din	-2	
	0	
№ S_Done	1	
⊞ #r sREG_A_Dout	00000000000000000	000000000000000000000000000000000000000
⊞ # sREG_B_Dout	00000000000000000	0000000000001110 0000000000000000000000
⊞ nor sREG_C_Dout	00000000000000000	0000000100000000 0000000000000000000000
⊞ nor sREG_D_Dout	00000000000000000	1111111100000000
⊞ nr sREG_E_Dout	0000000000000111	1000000000000111 🗸 000000000001110 🗶 0000000
⊞ nr sREG_F_Dout	0	
	1	X 34 X 35 X 0 X 1
⊞ № C_ADDR	0	X 29 X 34 X 35 X 0
⊕ nr LS	0	X
⊞ nr CNT_A	0	

Pav. 5. Atsakymo formavimas

Išvados

Darbas buvo atliktas sėkmingai; testuojant programą ji grąžino teisingą rezultatą.

Programą dar būtų galima pagražinti, nes dabar pridėta tolimų šokinėjimų į buferines eilutes (kad jas reikia pridėti supratau tik padaręs didžiąją dalį darbo). Procesorius kai kurių operacijų negali atlikti iškart viena po kitos. Taip pat būtų galima pridėti liekanos išvedimą, tačiau užduotis to neprašė.