

6 接线图， LQFP-48

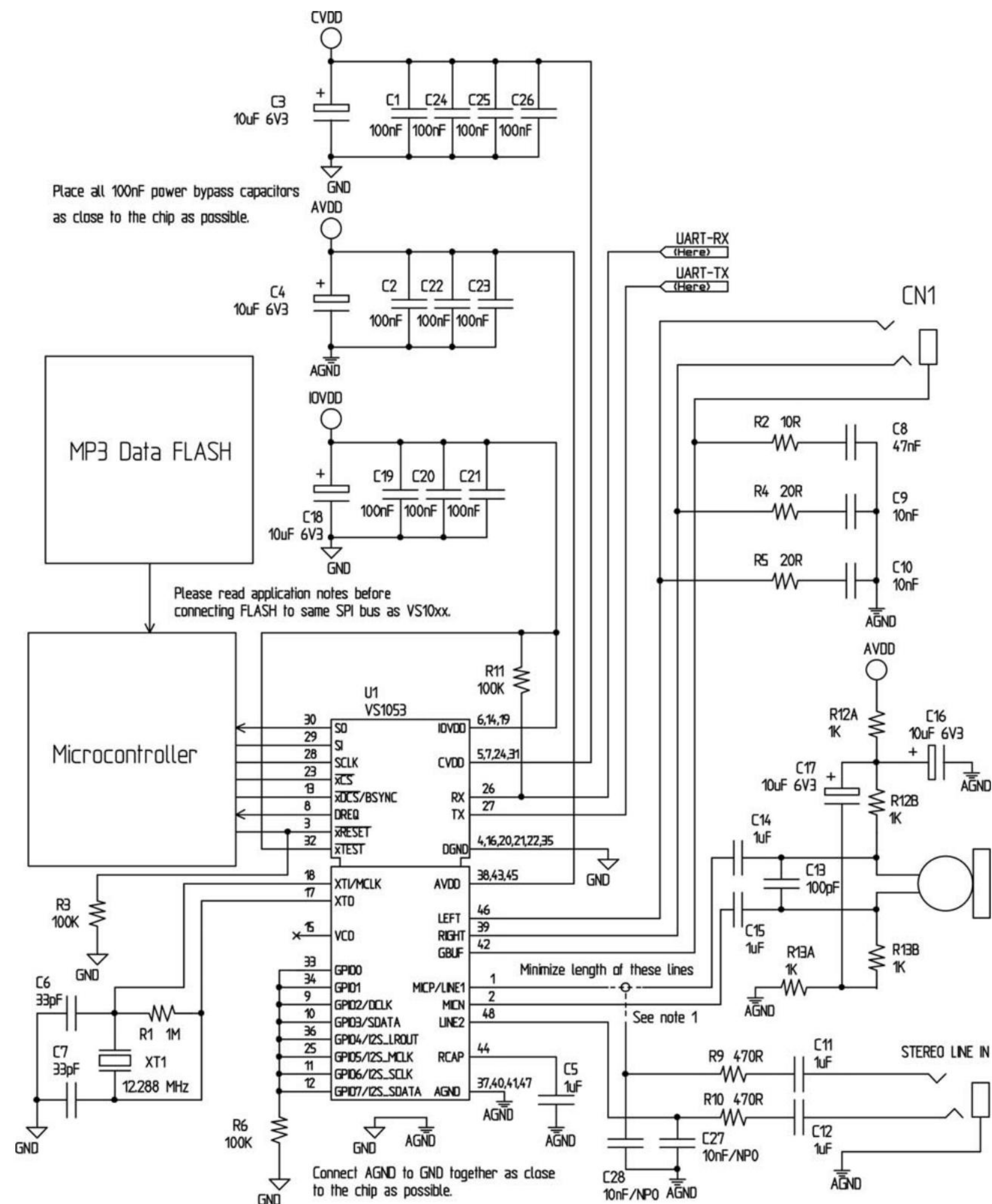
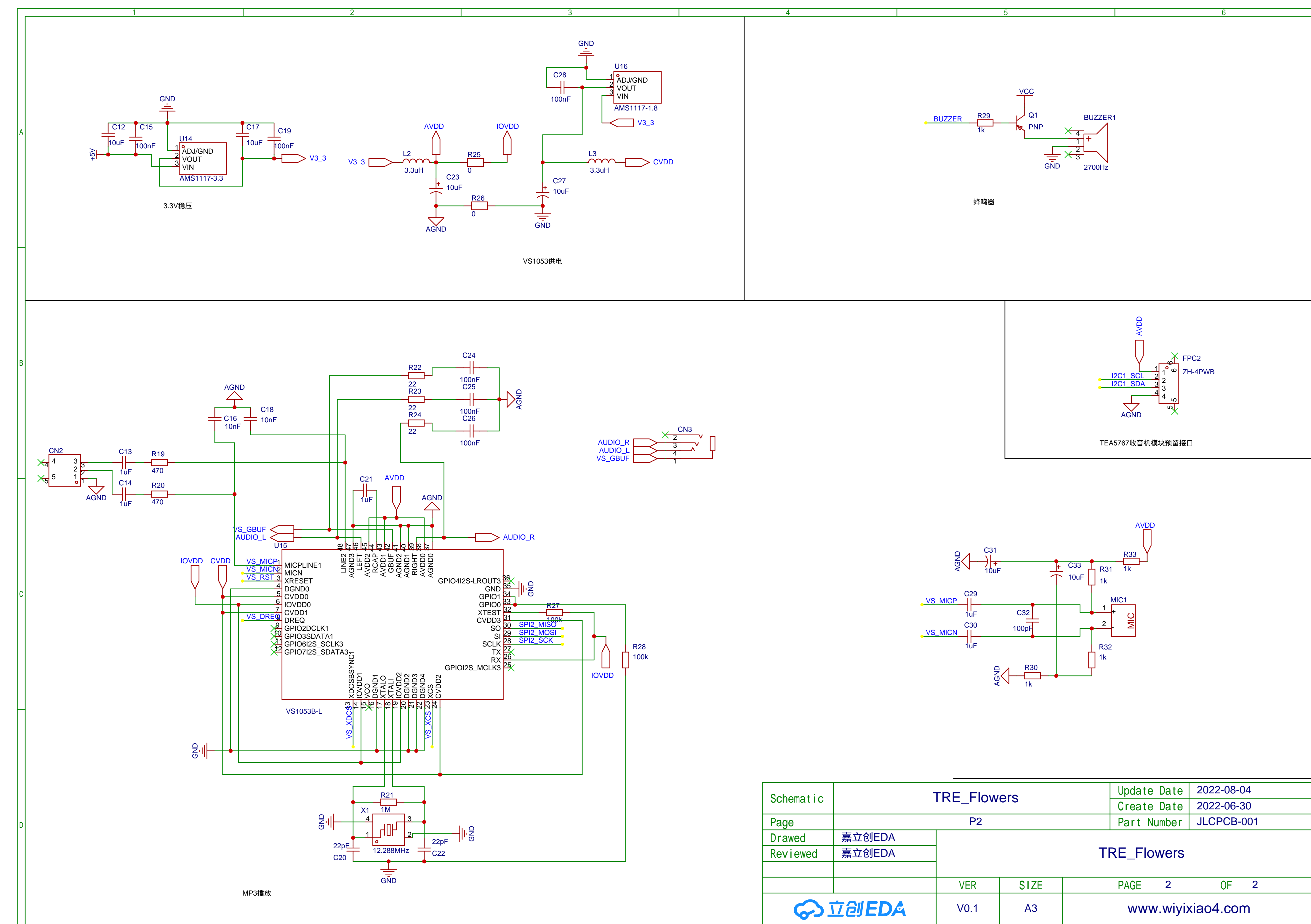


图 3：基于 LQFP-48 的典型接线图

图 3 显示了一个 VS1053 的典型接线图。

图注 1：可以连接咪输入或线路输入，但不能两者同时连接。

注意：这份连接假设 SM_SDINew 是激活的（参看章节 8.7.1）。如果 SM_SDISHARE 也被使用，则 xDCS 应该被连接到低电平或高电平上（参看章节 7.2.1）。



Schematic	TRE_Flowres	Update Date	2022-08-04
Page	P2	Create Date	2022-06-30
Drawn	嘉立创EDA	Part Number	JLPCPB-001
Reviewed	嘉立创EDA		
立创EDA			
VER	V0.1	SIZE	A3
PAGE	2	OF	2
www.wiyixiao4.com			