

ΨΗΦΙΑΚΑ ΣΥΣΤΗΜΑΤΑ HARDWARE ΣΕ ΧΑΜΗΛΑ ΕΠΙΠΕΔΑ ΛΟΓΙΚΗΣ 1

ΟΘΟΝΗ 7 ΤΜΗΜΑΤΩΝ – 4 ΨΗΦΙΩΝ

ΜΕΡΟΣ Δ

ΦΙΛΙΠΠΟΣ ΓΕΡΜΑΝΟΠΟΥΛΟΣ ΑΕΜ:10005

ΣΙΤΑΡΙΔΗΣ ΠΑΝΑΓΙΩΤΗΣ ΑΕΜ:10249

ΠΕΡΙΓΡΑΦΗ

Δημιουργήθηκε ένα νέο module, ο encoder ο οποίος λειτουργεί χρονικά πριν τον transmitter. Δέχεται την λέξη System_Data των 8bit από το σύστημα αυξάνοντας την τιμή κατά 3. Αυτό γίνεται με την βοήθεια των μεταβλητών crypt1, crypt2 των 4bit και έπειτα εξάγεται προς τον transmitter η κωδικοποιημένη λέξη των 8bit Tx_DATA.

Αντιστοίχως στον ήδη υπάρχων Decoder γίνεται η αντίστροφη διαδικασία (μειώνεται η τιμή μέσω του decrypt κατά 3 μονάδες) και εμφανίζεται σωστά η επιθυμητή λέξη.