

# Pablo Slavkin

## Currículum Vitae

Piedras 689, Bariloche  
Río Negro, Argentina  
☎ (+54)(911) 6 243 3463  
☎ (+54)(2944) 459 671  
♂ 13/12/1976

✉ [pslakin@disenioconingenio.com.ar](mailto:pslakin@disenioconingenio.com.ar)  
📄 [Online CV](#)



## Educación

- 2018–2018 **Especialización en sistemas embebidos**, *FIUBA - Facultad de Ingeniería de Buenos Aires*, Buenos Aires, *Promedio – en curso.*
- 2007–2016 **Doctorado en Ingeniería**, *UTN - Universidad Tecnológica Nacional FRBA*, Buenos Aires, *Promedio – 10 sobre 3 materias aprobadas + 3 finales adeudados.* Mención Procesamiento digital de imágenes y señales. Suspendido por mudanza a otra ciudad
- 1996–2005 **Ingeniería Electrónica**, *ITBA - Instituto Tecnológico de Buenos Aires*, Buenos Aires, *Promedio – 6.5.*
- 1990–1995 **Técnico Electromecánico**, *ENET N°1 Brigadier General Pascual Echagüe*, Concordia, Entre Ríos, *Promedio – 8.5.*
- 1982–1989 **Escuela Primaria**, *Escuela Velez Sarsfield*, Concordia, Entre Ríos, *Promedio – 8.5.*

## Experiencia

### Profesional

- 2005–Presente **Director en empresa de ingeniería**, [disenioconingenio](#), , .  
Emprendimiento personal. Estudio de ingeniería que ofrece servicios de diseño electrónico a empresas, con capacidad para desarrollar y fabricar equipos electrónicos, hardware, firmware, software, mecánica, ruteo de PBC's, montaje de PCB's SMD y TH, impresión 3D, mecanizado CNC, corte y grabado laser y comercializa equipos para control de accesos RFID, monitoreo de temperatura ethernet, automatización de maquinas, conversores de protocolos, etc. [ver detalles](#)
- 2011–2014 **Consultor y desarrollador de equipos electrónicos**, [Seconsat](#), , .  
Consultoría y desarrollo de accesorios electrónicos para el rubro AVL [ver detalles](#)

- 2003–2005 **Desarrollador de equipos electrónicos**, *Digicard*, , .  
 Empresa referente a nivel nacional en el rubro de control de accesos. Se trabajo en el desarrollo de un lector RFID de 125khz para la linea de controladores de accesos. Se participo en todas las etapas desde el requerimiento, diseño, layout, prototipo, puesta en marcha, firmware, documentación general y para producción. Actualmente es un producto comercializado activamente por la empresa. [ver detalles](#)
- 2002–2003 **Desarrollador de firmware para microcontroladores**, *Pump-Control*, , .  
 Empresa dedicada principalmente al diseño, desarrollo y producción de controladores electrónicos para la distribución de hidrocarburos. Se trabajó en el área de desarrollo de firmware para microcontroladores de 8bits de la linea Atmel, implementando protocolos de comunicaciones, control de accesos, control de dispenser de combustible, etc. [ver detalles](#)
- Investigación**
- 2015–2016 **Becario en la Comisión Nacional de Energía Atómica**, *CNEA*, , , .  
 Se trabaja como becario en la culminación de un PET (Positron Emission Tomography) íntegramente desarrollado en el centro sobre el cual se desarrolla el plan de tesis doctoral. Particularmente se trabaja en el área de adquisición y procesamiento de señales digitales sobre FPGA de alta performance. Se termina la beca por mudanza a otra ciudad [ver material 2015](#) , [ver material 2016](#)
- 2009–2009 **Ayudante en el Centro de investigaciones de Láseres y Aplicaciones**, *CIT-EDEF*, , , .  
 Se trabajó como ayudante del Dr. Jorge Codnia y la Lic. Laura Azcárate en el armado de un condensador de flujo láser para la generación de isótopos, y los primeros avances en un nuevo espectrómetro de masas de tiempo de vuelo
- Docencia**
- 2017–2017 **Jornada de introducción a la robótica**, *Siglo XXI*, , .  
 Se dicto una jornada de introducción a la robótica para alumnos de tercer a quinto año
- 2004–2004 **Curso intensivo de programación de FPGA de Altera usando Quartus II**, *ITBA*, , , .  
 Se realizó un curso introductorio con actividades practicas usando una placa de evaluación de Altera. [ver material](#)

## Cursos y seminarios

- 2017 **LASCAS 2017 Tutorials: Dependable Digital Systems and Fault Tolerant FPGA Design**, *INVAP*, 8hs , .
- 2017 **SASE 2017, Simposio Argentino de Sistemas Embebidos**, *UBA*, 8hs , [ver certificado](#) .
- 2016 **SASE 2016, Simposio Argentino de Sistemas Embebidos**, *UBA*, 8hs , [ver certificado](#) .
- 2015 **Encuentro Doctorado PSI – GIBIO – Modelos, Simulación e Ingeniería de Tejidos**, *Favaloro*, 8hs , [ver certificado](#) .

- 2015 **SASE 2015, Simposio Argentino de Sistemas Embebidos** , *UBA* , 6hs , [ver certificado](#) .
- 2015 **Técnicas avanzadas de diseño digital** , *UNICEN* , 40hs , Curso virtual avanzado de técnicas de diseño digital a cargo del ingeniero Guillermo Jaquenod .
- 2013 **SASE 2013, Simposio Argentino de Sistemas Embebidos** , *UBA* , 18hs , .
- 2012 **Primeras jornadas de procesamiento de señales e imágenes** , *UTN, GIBIO EDE2008 Electronic Design Expo* , 8hs , [ver certificado](#) .
- 2012 **SASE 2012, Simposio Argentino de Sistemas Embebidos** , *UBA* , 18hs , .
- 2011 **SASE 2011, Simposio Argentino de Sistemas Embebidos** , *UBA* , 18hs , .
- 2010 **SASE 2010, Simposio Argentino de Sistemas Embebidos** , *UBA* , 18hs , .
- 2008 **Conferencia sobre tecnologías inalámbricas de Digi RF** , *EDE2008 Electronic Design Expo* , 6hs , [ver certificado](#) .
- 2007 **Curso teórico práctico de serigrafía orientado a la fabricación de PCB's** , 32hs , [ver detalles](#) , .
- 2007 **Seminario de desempeño analógico usando microcontroladores Silabs** , 8hs , [ver detalles](#) , .
- 2006 **Lanzamiento microcontroladores Freescale RS08KA, acelerómetros y sensores** , 8hs , [ver certificado](#) , .
- 2006 **Lanzamiento microcontroladores Freescale Coldfire 32 bits** , 10hs , [ver detalles](#) , .
- 2004 **Microprocesadores Rabbit y Dinamic C** , 24hs , [ver certificado](#) , .
- 2002 **Curso teórico práctico IA "Inteligencia Artificial"** , *ITBA* , 18hs , [ver certificado](#) .
- 1995 **Curso de radio aficionado con obtención de licencia LU9JGM** , *Radio Club Concordia (LU9JJ)* , 48hs , [ver detalles](#) .

## Premios

- 2002 **Iniciación en I+D ITBA, 1<sup>er</sup> Premio.**  
*Diseño y Simulación de una Unidad de Punto Flotante con estructura Pipeline Multi-Thread para procesadores de propósitos generales de alta performance* [ver mas](#)
- 2001 **Robots de lucha Battle Tek, ITBA “ingenio en acción”, 3<sup>er</sup> Puesto.**  
*Robot Discotech*  
Se diseño y fabricó un robot de lucha basado en un disco giratorio de alta velocidad de rotación con 2 salientes filosas que impactan contra el adversario. [ver mas](#)

## Trabajos y publicaciones

- 2010 **Suavizado de imágenes por difusión inhomogénea, Procesamiento de imágenes Biomédicas, UTN.**  
Trabajo final Procesamiento de imágenes biomédicas, Tutor: Dr. Castro [ver trabajo](#)
- 2008 **Estudio de técnicas foto térmicas aplicadas a la medición de flujo gaseoso, CITEDEF.**  
Se presentó bajo la tutela Dr. Francisco Manzano y como meta de aprobación de Opto-electrónica II. [ver trabajo](#)
- 2004 **Diseño e implementación de una pantalla dinámica basada en 3200 lámparas de filamento con 16 escalas de grises y 20fps actualizable por ftp, LampMatrix, Tesis de grado, ITBA.**  
Bajo la tutela del Profesor Villamil, se diseñó y fabricó íntegramente una pantalla publicitaria basada en lamparas de filamento. [ver video](#), [ver trabajo](#).
- 2003 **Design and Simulation of a pipeline-structured Floating Point Unit for high performance general purpose processors, JAIIO 32<sup>as</sup> Jornadas Argentinas de Informática e Investigación Operativa.**  
[ver trabajo](#)
- 2003 **Selección del número de etapas óptimas en unidades de punto flotante con estructura pipeline, CACIC, Congreso argentino de ciencias de la computación.**  
[ver trabajo](#)

## Dominio de tecnologías

### Programas de computadora destacados

- Avanzado linux, crypsetup, vim, mutt, git, mercurial, gnumeric, ssh, bash, screen, tmux, pass, Allegro PCB Router, Slic3r, Pronterface, Mach3, LinuxCNC, Rhinoceros, RhinoCam, Orcad16(Design CIS,Layout,Pspice), Windows(XP,Seven,Server2003,Office2000), Flash MX, Borland C++ Builder, Octave, Wireshark, gcc, Xilinx ISE, Microsoft Visual Studio, VirtualBox, gdb, openocd, redmine, cups, Swat, Samba, Cura, Freecad
- Intermedio L<sup>A</sup>T<sub>E</sub>X, OpenOffice, LibreOffice, Matlab, Mathcad, quemu, Arduino, svn, ffmpeg, Openscam, Webadmin
- Básico Quartus II, Delphi, Eclipse, Kicad, Blender

### Lenguajes de programación

- Avanzado C, Octave, Verilog, assembler

Intermedio C++, C#, Pascal, bash, makefiles, openHab, VHDL

Básico Java, HTML, Python

### Microcontroladores, microprocesadores y FPGA

Avanzado Freescale(HC9S08 8b, HC11 8b, HCS12 16b, Coldfire V2 32b, Kinetis ARM Cortex-M0 32b(E,W), Kinetis ARM Cortex-M4 32b(K,KE)), Atmel AtmegaXX 8b, Texas ARM Cortex-M4 32b(CC3200, TM4C12x), Xilinx (Spartan3, Spartan6, Arty7)

Intermedio Rabbit 2200 8b, Altera Flex 10K10, Microchip Pic168xa

Básico Texas MSP430 16b, Scilabs 8b

### Protocolos de comunicaciones y técnicas digitales

Avanzado TCP, IPv4, SNMP, SMTP, NTP, ARP, Ethernet, UDP, SCI, SPI, I2C, LVDS, USB FS/HS, Zigbee, RFID, PWM, ADC, DAC, 1-Wire, RS232, RS485

Intermedio IPv6, CAN, 6LoWPAN, IEEE 802.15.4, I2S, Radius

Básico

### Otras tecnologías de Interés

Avanzado Manejo de línea de montaje SMD, Soldado de PCB's manual por horno y ola, Impresión 3D FDM, serigrafía sobre rígido, serigrafía de PCB's, mecanizado CNC, Manejo de maquina de corte laser, manejo de máquinas herramientas

Intermedio Manufactura de PCB's

Básico

## Idiomas

Español Oral/Lectura/Escritura Avanzado

*Lengua nativa*

Inglés Oral/Lectura/Escritura Intermedio

*TOEIC 2005–785 [ver certificado](#)*

Hebreo Lectura Intermedio, Escritura/Oral Básico

*Escuela primaria hebrea completa*