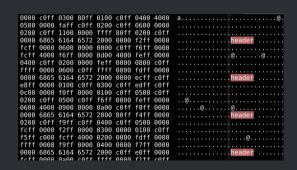


Procesamiento de señales, fundamentos

Maestría en sistemas embebidos Universidad de Buenos Aires MSE 5Co2O2O

Clase 2 - CIAA<>Python

Ing. Pablo Slavkin slavkin.pablo@gmail.com wapp:011-62433453



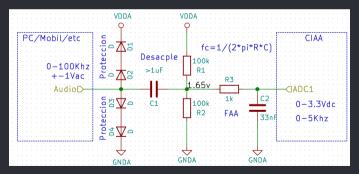
Sampleo

Acondicionamiento de señal



Acondicionar la señal de salida del dispositivo de sonido (en PC ronda $\pm 1V$) al rango del ADC del hardware. En el caso de la CIAA sera de 0-3.3V.

Se propone el siguiente circuito, que minimiza los componentes sacrificando calidad y agrega en filtro anti alias de 1er orden.



Sampleo

Acondicionamiento de señal

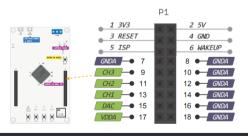


Pinout de la CIAA para conectar el ADC/DAC

CIA ADC y DAC en la EDU-CIAA-NXP

Mapeo de ADC y DAC en la biblioteca sAPI:

- 3 entradas analógicas nombradas CH1, CH2 y CH3 (ADC).
 - 1 salida analógica nombrada DAC.



Generación de audio con Python

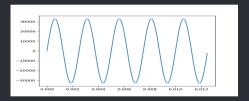
simpleaudio lib

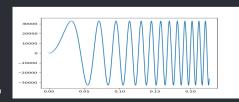


Instalar el modulo simpleaudio para generar sonidos con python

https://simpleaudio.readthedocs.io/en/latest/installation.html Y utilizamos el siguiente código como base:

```
import numpy as np
import scipy signal as sc
import simpleaudio as sa
import matplotlib.pvplot as plt
    = 100
    = 44100
    = np.arange ( 0.sec.1/fs )
note = (2**15-1)*np.sin(2 * np.pi * f * t) #sin
#note = (2**15-1)*np.sin(2 * np.pi * B*t/sec * t) #
     sweept
audio = note.astype(np.int16)
for i in range(10):
    play obj = sa.play buffer(audio, 1, 2, fs)
    play obj.wait done()
```





Ing. Pablo Slavkin

PDF MSF2020

Captura de audio con la CIAA

CIAA->UART->picocom->log.bin



Utilizando picocom https://github.com/npat-efault/picocom o similar se graba en un archivo la salida de la UART para luego procesar como sigue

picocom /dev/ttyUSB1 -b 460800 -logfile=log.bin

```
#include "sapi.h"
#define LENGTH 512
int16 t adc [ LENGTH ]:
uint16 t sample = 0:
int main ( void ) {
   boardConfig
  uartConfig
   adcConfig
                       ADC ENABLE
   cyclesCounterInit ( EDU CIAA NXP CLOCK SPEED ):
  while(1)
      cvclesCounterReset():
      uartWriteByteArray ( UART USB .(uint8 t* )&adc[sample] .sizeof(adc[0])
      adc[sample] = ((int16 t )adcRead(CH1)-512):
      if ( ++sample==LENGTH ) { //22.7hz para 512
         sample = 0:
         uartWriteBvteArray ( UART USB ."header" .6 ):
         apioTogale
   while(cvclesCounterRead()< 20400) //clk 204000000</pre>
```

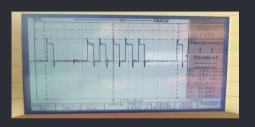
Ancho de banda



USB <> UART_{maxbps} = 460800bps
$$Eficacia = \frac{10b}{8b} = 0.8$$

$$bits_{muestra} = 16$$

$$Tasa_{efectiva} = \frac{460800_{bps} * 0.8}{16} = 23040$$





Máxima señal muestreable y reconstruible

11520hz

Sampleo

Calculo del filtro antialias 1er orden R-C

$$B = 10kbps$$

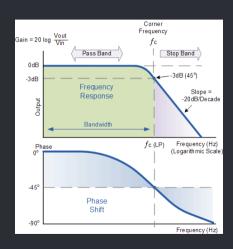
$$f_{corte} = \frac{1}{2 * \pi * R * C}$$

$$R = 1k\Omega$$

$$C = \frac{1}{f_{corte} * R * 2 * \pi} \approx 15nF$$

Máxima señal muestreable y reconstruible

11520hz



Captura de audio con la CIAA

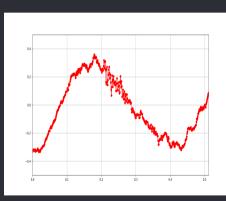
UART->Python



Lectura de un log y visualización en tiempo real de los datos

```
import numpy as np
import matplotlib.pvplot as plt
      matplotlib.animation import
      FuncAnimation
import os
length = 512
       = 10000
header = b'header'
       = plt.figure (1 )
adcAxe = fig.add subplot (1,1,1)
     = np.linspace(0.length/fs.length)
adcLn, = plt.plot ( [],[],'r' )
adcAxe.grid ( True )
adcAxe.set vlim ( -512 .512 )
adcAxe.set xlim ( 0 .length/fs )
def findHeader(f):
    index = 0
    svnc = False
    while sync==False:
        data=h'
        while len(data) <1:
            data = f.read(1)
        if data[0]==header[index]:
            index+=1
```

```
if index>=len(header):
                sync=True
            index=0
def readInt4File(f):
    raw=b'
    while len(raw)<2:
        raw += f.read(1)
    return (int.from bytes(raw[0:2],"
          little",signed=True))
def update(t):
    findHeader (logFile)
    adc = []
    for chunk in range(length):
        adc.append (readInt4File(logFile))
    adcLn.set data ( time.adc )
    return adcLn.
logFile=open("log.bin"."w+b")
ani=FuncAnimation(fig.update.10.None.blit=
      True.interval=10.repeat=True)
plt.draw()
plt.show()
```

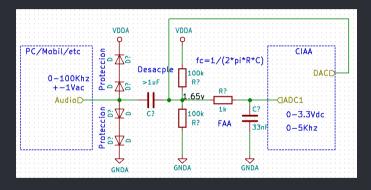


Reconstrucción

Acondicionamiento de señal



Se realiza un loop del DAC al ADC permitiendo sumar a la señal de entrada ya existente



Generación de audio con el DAC de la CIAA

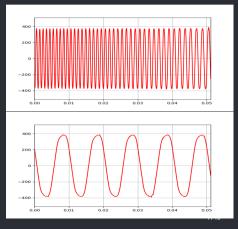
ARM CMSIS-DSP lib https://www.keil.com/pack/doc/CMSIS/DSP/html/group__sin.html



Con arm_sin_f32 se genera un tono y se convierte a analógico con el DAC

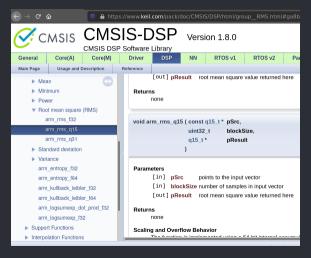
```
#include "sapi.h"
#include "arm math.h"
#define LENGTH 512
                10000
#define FS
int16 t
         adc[ LENGTH 1:
uint16 t sample = 0
uint32 t tick
uint16 t f
                = 100 :
                = 5000:
uint16 t B
uint16 t sweept = 1:
float t
                = 0:
int main ( void ) {
  boardConfig ( ):
   uartConfig ( UART USB
          .460800 ):
   adcConfig (
        ADC ENABLE ):
   dacConfig (
        DAC ENABLE ):
  Ing. Pablo Slavkin
```

```
cyclesCounterInit ( EDU CIAA NXP CLOCK SPEED
while(1) {
   cvclesCounterReset():
   uartWriteByteArray ( UART USB ,(uint8 t* )
         &adc[sample] .sizeof(adc[0]) ):
   adc[sample] = adcRead(CH1)-512:
   t=((tick%(sweept*FS))/(float)FS);
   //dacWrite( DAC. 512*arm sin f32 (t*B*(t/
         sweept)*2*PI)+512); //sweept
   dacWrite( DAC, 512*arm sin f32 (t*f*2*PI)
         +512): //tono
   if ( ++sample==LENGTH ) {
      sample = 0:
      uartWriteByteArray ( UART USB . "header"
             .6):
      apioToggle ( LEDG ):
   tick++:
   while(cvclesCounterRead()<</pre>
         EDU CIAA NXP CLOCK SPEED/FS) //clk
         204000000
                             PDF MSF2020
```



Documentación

ARM CMSIS-DSP lib https://www.keil.com/pack/doc/CMSIS/DSP/html/group__sin.html



Sistemas de números

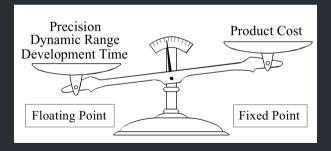
Punto fijo vs punto flotante

Punto fijo:

- Cantidad de patrones de bits= 65536
- Gap entre números constante
- Rango dinámico 32767, -32768
- Gap 10 mil veces mas chico que el numero

Punto flotante:

- Cantidad de patrones de bits= 4,294,967,296
 - Gap entre números variable
 - Rango dinámico $\pm 3,4e10^{38}, \pm 1,2e10^{-38}$
- Gap 10 millones de veces mas chico que el numero



Sistemas de números

Sistema Q

Qm.n:

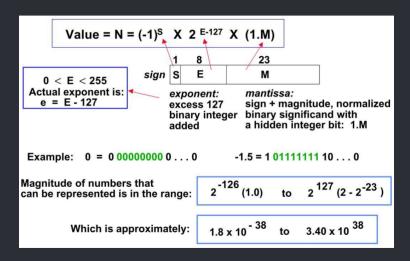
- m: cantidad de bits para la parte entera
- n: cantidad de bits para la parte decimal

Q1.15:

$$0111 1111 1111 1111 = 1/2 + 1/4 + 1/8 + .. + 1/2^{15} = 0,99$$

Q2.14:

Float32 IEEE 754

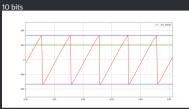


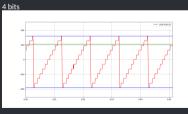
Calculo de propiedades temporales

ARM CMSIS-DSP lib

Calculamos max, min y rms con la CIAA

```
#include "sapi.h"
#include "arm math.h"
#define LENGTH 512
#define ES
int16 t adc[ LENGTH ]:
uint16 t sample
uint32 t maxIndex.minIndex = 0
g15 + maxValue.minValue.rms = 0:
int main ( void ) {
  boardConfig ( ):
  uartConfig ( UART USB ,460800 );
   adcConfig ( ADC ENABLE );
   dacConfig ( DAC ENABLE );
  cyclesCounterInit ( EDU CIAA NXP CLOCK SPEED );
  while(1) {
     cvclesCounterReset():
     uartWriteByteArray ( UART USB .(uint8 t* )&adc[sample] .sizeof(adc[0]) ):
     adc[sample] = ((adcRead(CH1) - 512) >> 6) << 12:
      if ( ++sample==LENGTH ) {
        arm max g15 ( adc. LENGTH, &maxValue,&maxIndex ):
         arm min g15 ( adc. LENGTH, &minValue,&minIndex ):
        arm rms g15 ( adc. LENGTH, &rms
        uartWriteByteArray ( UART USB .(uint8 t* )&maxValue .2 ):
        uartWriteByteArray ( UART USB .(uint8 t* )&minValue .2 ):
        uartWriteByteArray ( UART USB .(uint8 t* )&rms
         sample = 0:
        uartWriteByteArray ( UART USB , "header" .6 ):
        gpioToggle ( LEDG );
      while(cyclesCounterRead()< EDU CIAA NXP CLOCK SPEED/FS) //clk 204000000
```





Cálculo de propiedades temporales

ARM CMSIS-DSP lib



Visualizamos max, min y rms con Python

```
import numpy as np
import mathlotlib pyplot as plt
from matplotlib, animation import FuncAnimation
import os
N = 512
      = 10000
header = h'header'
fig = plt.figure (1)
adcAxe = fig.add subplot (1.1.1)
time = np.linspace(0.N/fs.N)
adcLn, maxLn, minLn, rmsLn, \
= plt.plot ([],[],'r',[],[],'b',[],[],'b',[],[],'g')
adcAxe.grid ( True )
adcAxe.set vlim ( -512 .512 )
adcAxe.set xlim ( 0 ,N/fs )
def findHeader(f):
    index = 0
    sync = False
    while sync==False:
        data=h'
        while len(data) <1:
            data = f.read(1)
       if data[0]==header[index]:
            index+=1
```

```
if index>=len(header):
                sync=True
            index=0
            print(sync)
def readInt4File(f):
    raw=h'
    while len(raw)<2:
        raw += f.read(1)
    return (int.from bytes(raw[0:2], "little", signed=True))
def undate(t):
    findHeader (logFile)
    adc = [1]
    for chunk in range(N):
        adc.append (readInt4File(logFile)/2**6)
    adcLn.set data ( time.adc )
    maxLn.set data ( time.np.full(N.readInt4File(logFile)/2**6))
    minLn.set data ( time.np.full(N.readInt4File(logFile)/2**6))
    rmsValue=readInt4File(logFile)/2**6
    rmsLn.set data ( time.np.full(N.rmsValue))
    rmsLn.set label(rmsValue)
    rmsLg = adcAxe.legend()
    return adcLn, maxLn, minLn, rmsLn, rmsLq
logFile=open("log.bin"."w+b")
ani=FuncAnimation(fig,update,10,None,blit=True,interval=10,repeat=True)
plt.draw()
plt.show()
```