Procesamiento de señales

TP1.

1) Sistemas LTI.

1. Demuestre si los siguientes son LTI.

Considerando desplazamiento en el tiempo:

$$t \rightarrow t-t_0$$

a.
$$y(t) = x(t) * cos(t)$$

Reemplazando:

Sistema -> = $x(t-t_0)*cos(t-t_0)$ Salida: $y(t-t_0) ->$ y(t) ->

Entrada: $x(t) \rightarrow x(t-t_0) \rightarrow Sistema \rightarrow x(t-t_0)*[cos(t)]$

No es LTI



b. y(t) = cos(x(t))

y(t) -> $y(t-t_0)$ -> Sistema -> = $cos[x(t-t_0)]$

 $x(t-t_0) ->$ x(t)Sistema -> = $cos[x(t-t_0)]$ Entrada: ->

Es LTI



c.
$$y(t) = e^{x(t)}$$

No es LTI

d. y(t) = 1 / 2 x(t)

Sistema -> = $e^{x(t-to)}$ Salida: $y(t-t_0) ->$ y(t) ->

Sistema -> = $e^{x(t)}$ -t₀ $x(t-t_0) ->$ x(t)Entrada: ->

> SI es invariante en el tiempo pero NO es lineal o sea, $e^{(ax1(t)+bx2(t))} = e^{ax1(t)} e^{ax2(t)}$ que no es igual a la suma de las salidas

> > independientes que serian

e^ax1(t) + e^bx2(t). En cualquier caso NO es LTI, pero a causa de la no linealdad

Salida: Sistema -> = $1/2 x(t-t_0)$ y(t) -> $y(t-t_0) ->$

 $x(t) -> x(t-t_0) ->$ Sistema -> = $1/2 x(t-t_0)$ Entrada:

Es LTI

2) Ruido de cuantización.

1. Calcule la relación señal a ruido de cuantización teórica máxima de un sistema con un ADC de:

Aplicando SNR = 1,76 + 6,02 * N, donde 'N' es la resolución en bits, se tiene:

• 24 bits: 24 * 6,02 + 1,76 = 146,24 dB

• **16 bits:** 16 * 6,02 + 1,76 = 98,08 dB

• 10 bits: 10 * 6,02 + 1,76 = 61,96 dB

• 8 bits: 8 * 6,02 + 1,76 = 49,92 dB

• 2 bits: 2 * 6,02 + 1,76 = 13,8 dB



La técnica que permitiría aumentar la SNR de un ADC de 10 bits es el oversampling (sobre muestreo).

La técnica consiste en disminuir la densidad espectral del ruido mediante un incremento en la frecuencia de muestreo. De esta manera, en el caso planteado se tiene que al realizarse un oversampling x 4 se puede lograr un incremento de 6 dB en un ADC de 10 bits, logrando aproximadamente un SNR de 68 dB.



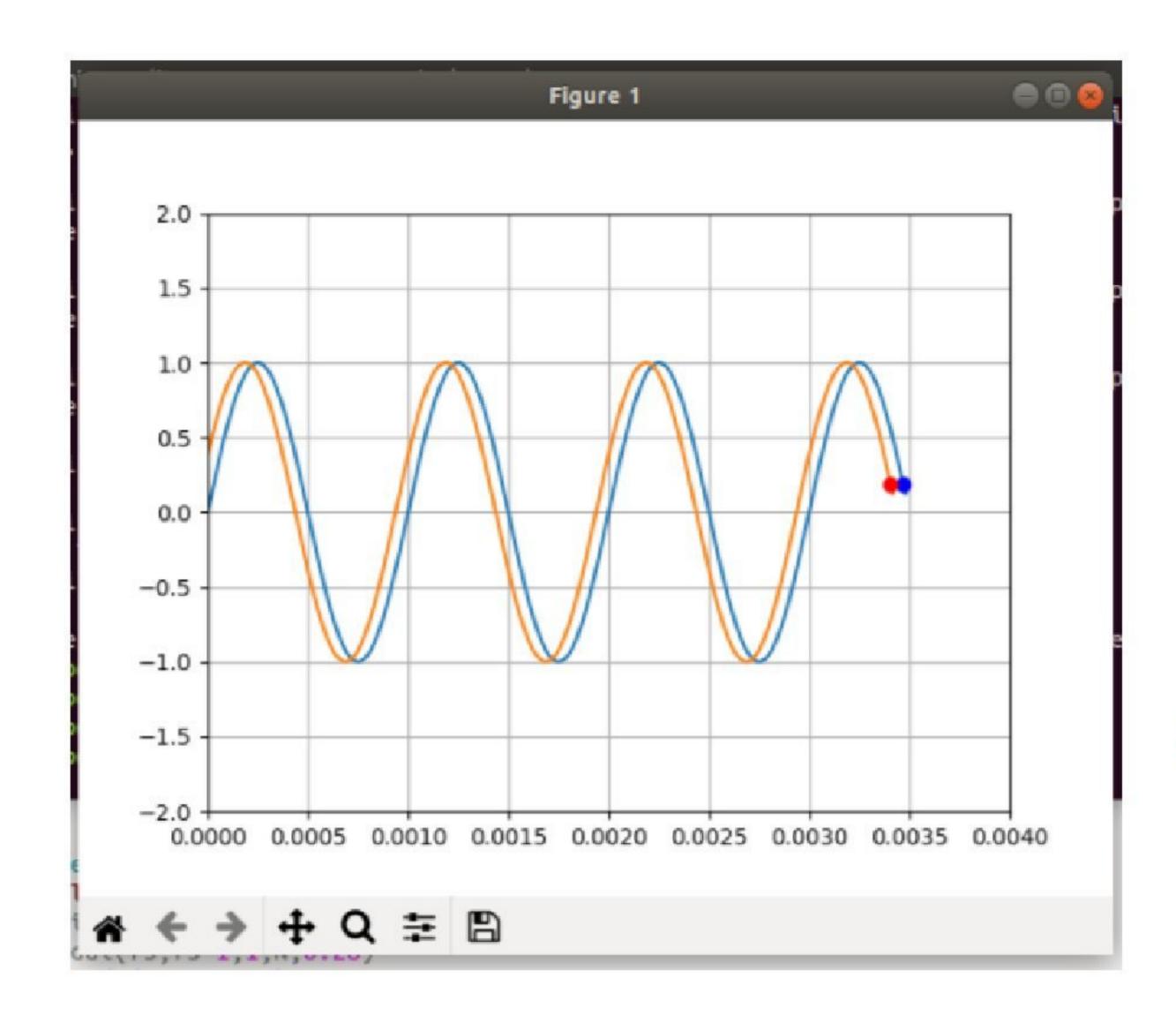
3) Filtro anti alias y reconstrucción.

Dado que el trabajo que se realizará consiste en un detector de golpes mediante el análisis de señales de audio, se considera adecuado utilizar un filtro analógico anti alias previo al digitalizador (ADC) que efectúe el filtrado de señales en frecuencias inferiores a los 20 KHz.

Se seleccionó dicha frecuencia porque es la frecuencia máxima del sonido audible.

4) Generación y simulación.

- 1. Genere un módulo o paquete con al menos las siguientes funciones: Testeo del módulo con N=1000, Amplitud {-1,1} y fs = 1000 (Para la prueba se compara la señal senoidal con las demás funcionalidades).
 - Senoidal:

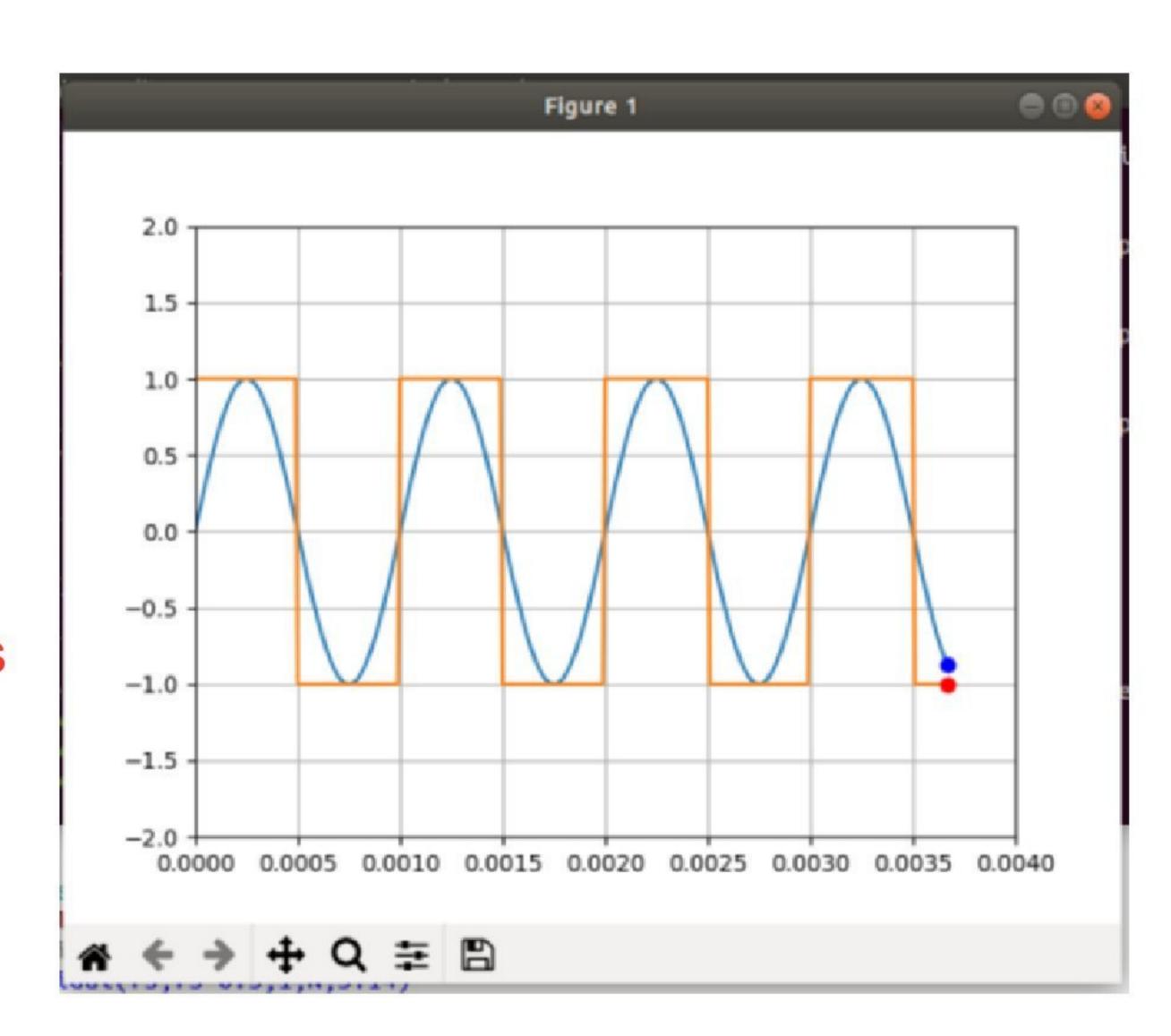


Senoidales con desplazamiento de fase

- Cuadrada:

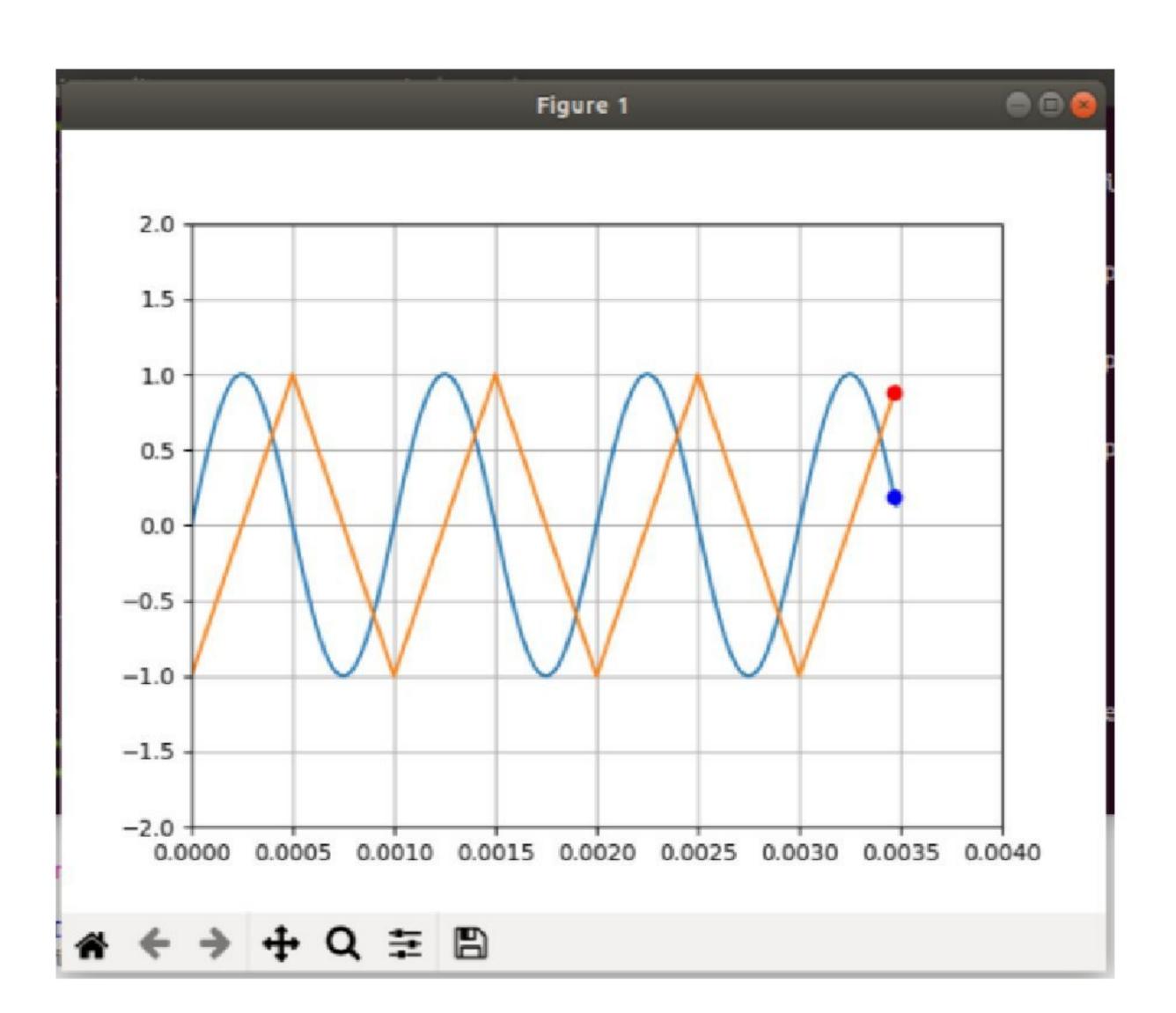
No hace falta dibujar Fs superpuesto con las otras confunde y no le encuentro el sentido.

Si se puede poner la senial con puntos en vez de lineas para que se aprecie el espaciado 1/fs.



Senoidales y señal cuadrada

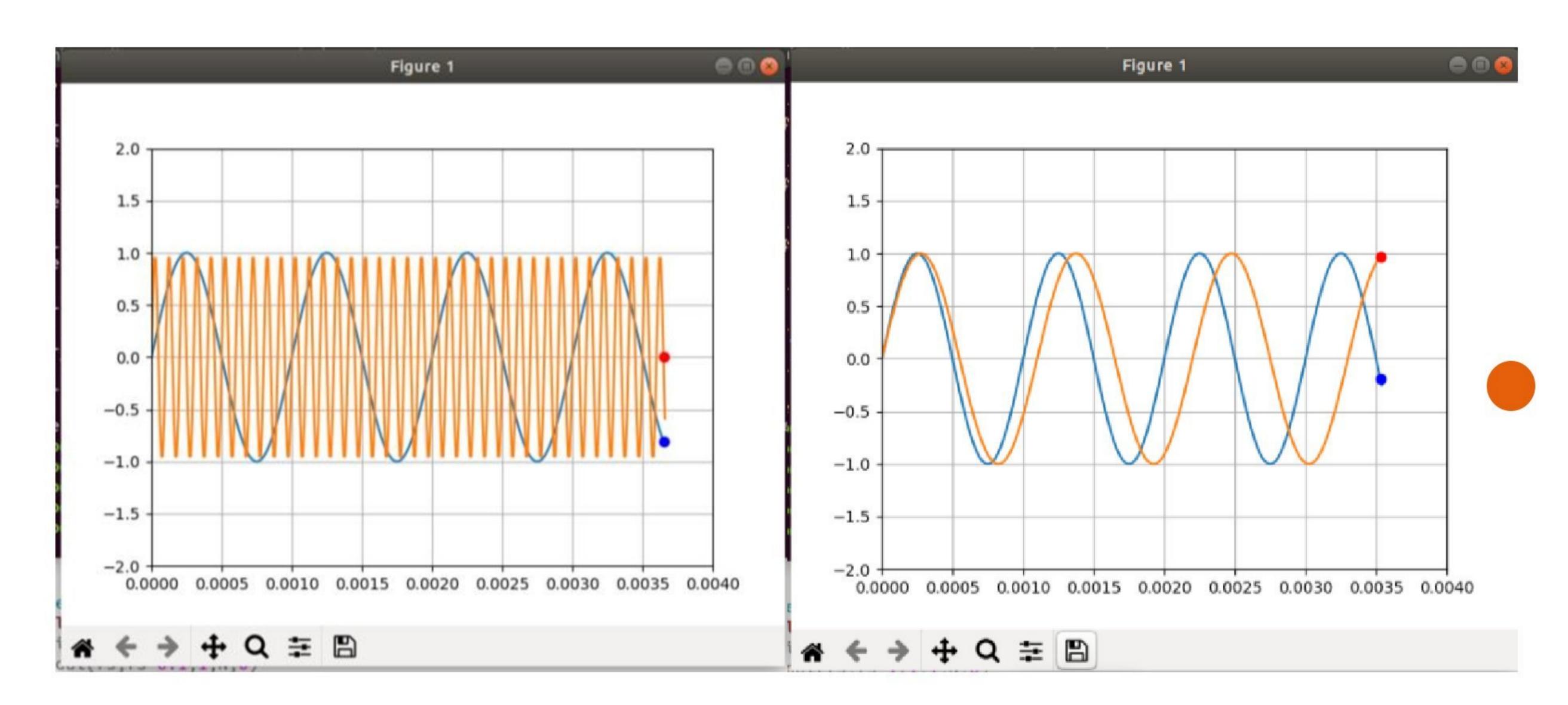
- Triangular:



Senoidales y señal triangular.

2. Realice los siguientes experimentos

2.1. f0 = 0.1*fs y 1.1*fs ¿Como podría diferenciar las senoidales?



Izquierda: Azul fs, Naranja f0 = 0.1 * fs - Derecha: Azul fs, Naranja f0 = 1.1 * fs.

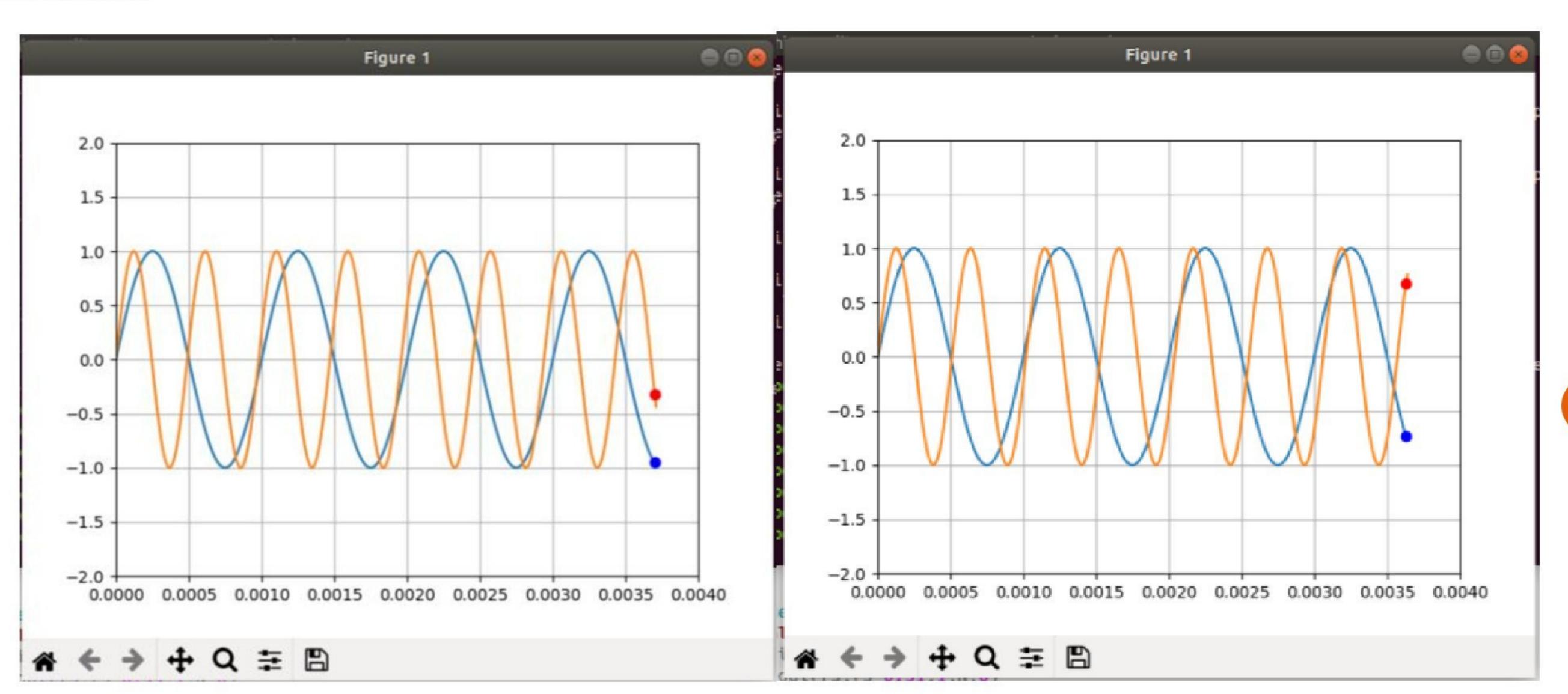
Las senoides podrían diferenciarse seleccionando una velocidad de muestreo adecuada a la frecuencia de cada una.

Lo que se busca aca es que dada tu fs, samplees a 0.1 y a 1.1, al parecer estas sampleando mucho mas rapido que fs y por eso tu seniales se ven bien. En teoria si mostras el trazo azul que es fs en un sistema que esta sampleado a fs solo verias un punto por ciclo, pero vos mostras una senoide perfecta. Mirando el codigo tenes que corregir como estas interpretando fs.

Esto es 1/fs es la distancia entre cada punto que podes graficar, en el medio no hay nada. Cuando hagas eso se te van a mezclar 0.1 y 1.1 tal que no se podran reconocer una de otra.

intenta no mostrar como 2.2. f0 = 0.49*fs y 0.51*fs ¿Como es la frecuencia y la fase entre ambas? senoide fs, no tiene mucho sentido

pero si mostra solo los puntos de la senial de interes en espacios de tiempo de 1/fs. con esa correccion se van a aclarar todos los graficos. Lo mismo para el caso de las fases.



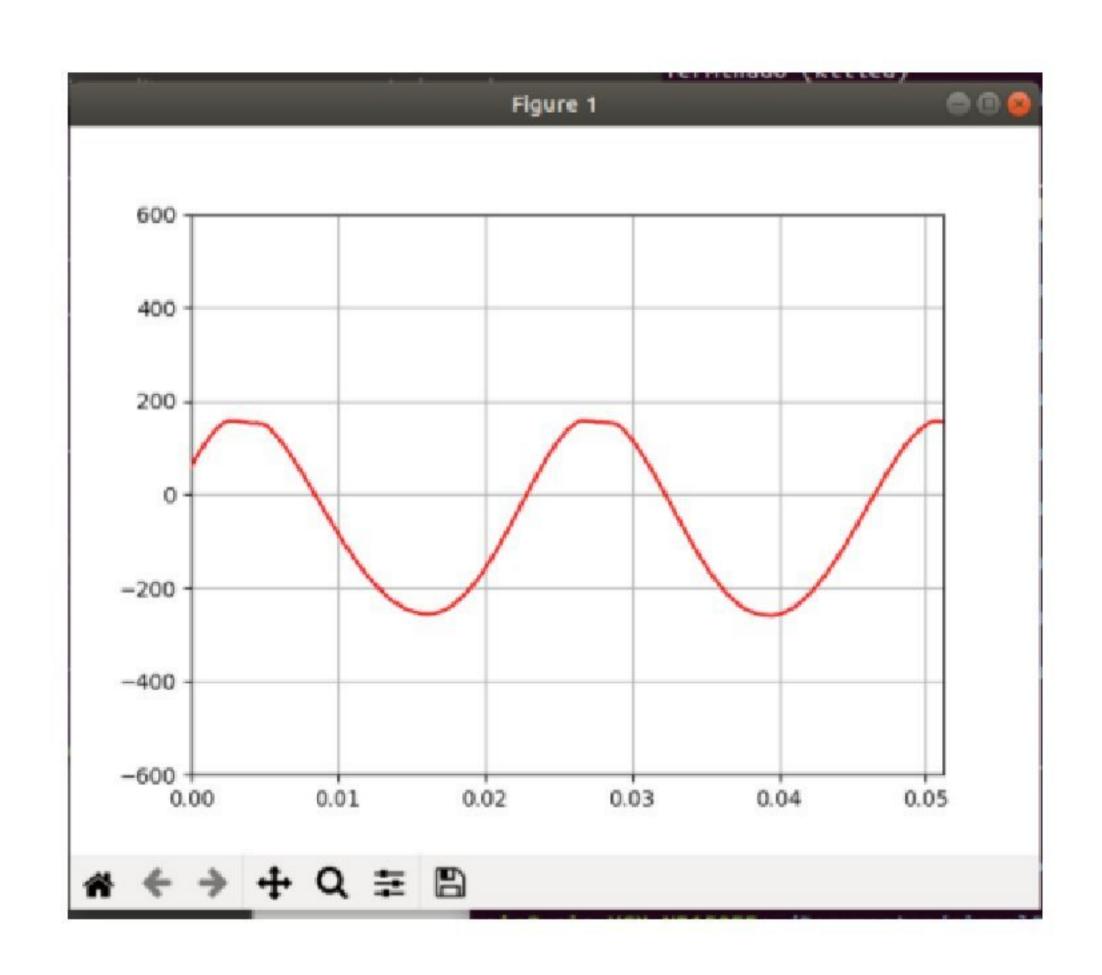
Izquierda: Azul fs, Naranja f0 = 0.49 * fs - Derecha: Azul fs, Naranja <math>f0 = 0.51 * fs.

Las frecuencias y las fases son diferentes. En ambos casos se aprecia un aumento de la frecuencia y un desplazamiento de la fase.

5) Adquisición y reconstrucción.

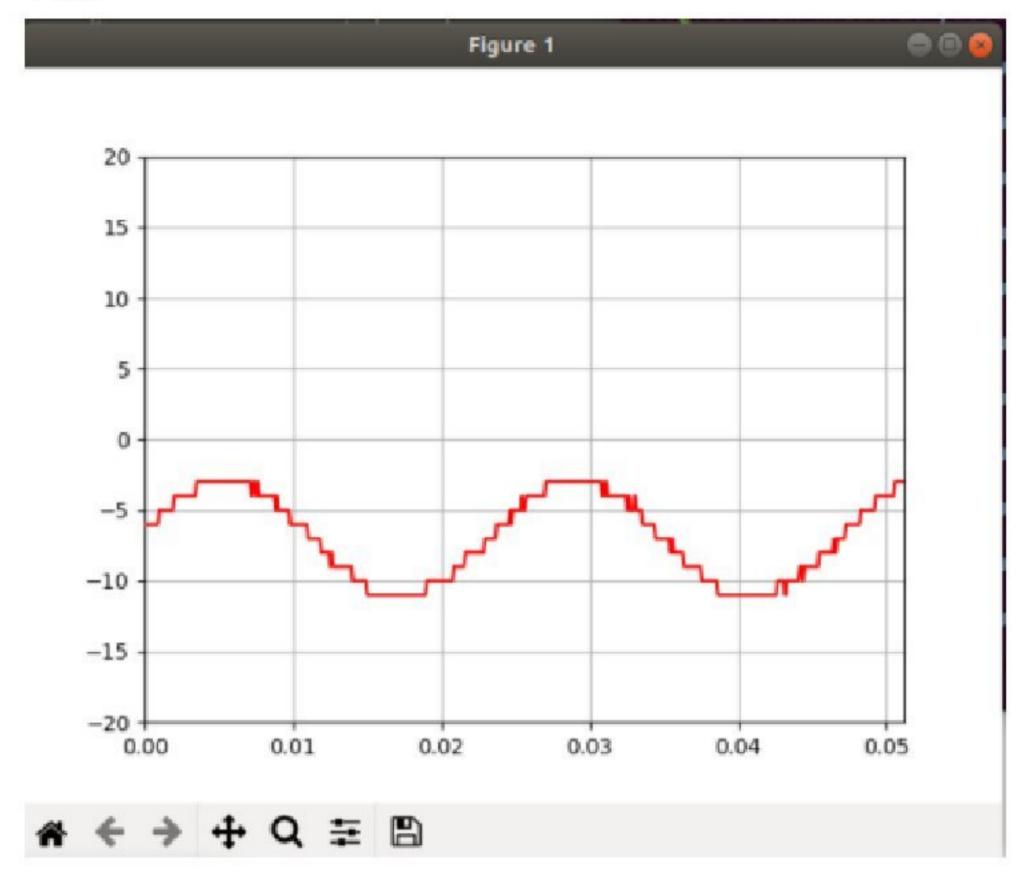
1. Señal senoidal.

10 b.

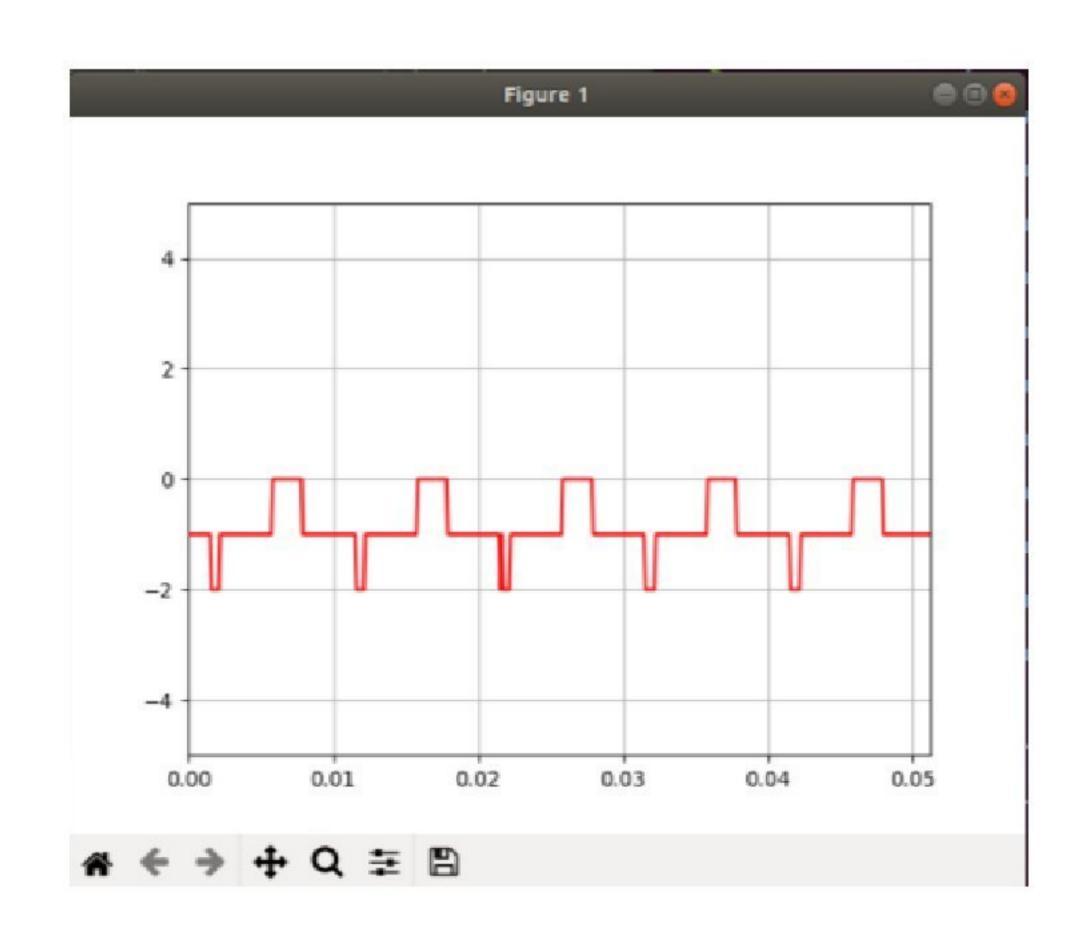


Porque te quedo en [200,-200]? en que unidad esta el eje Y? si son enteros, directo del ADC no llegas a [512,-512]?

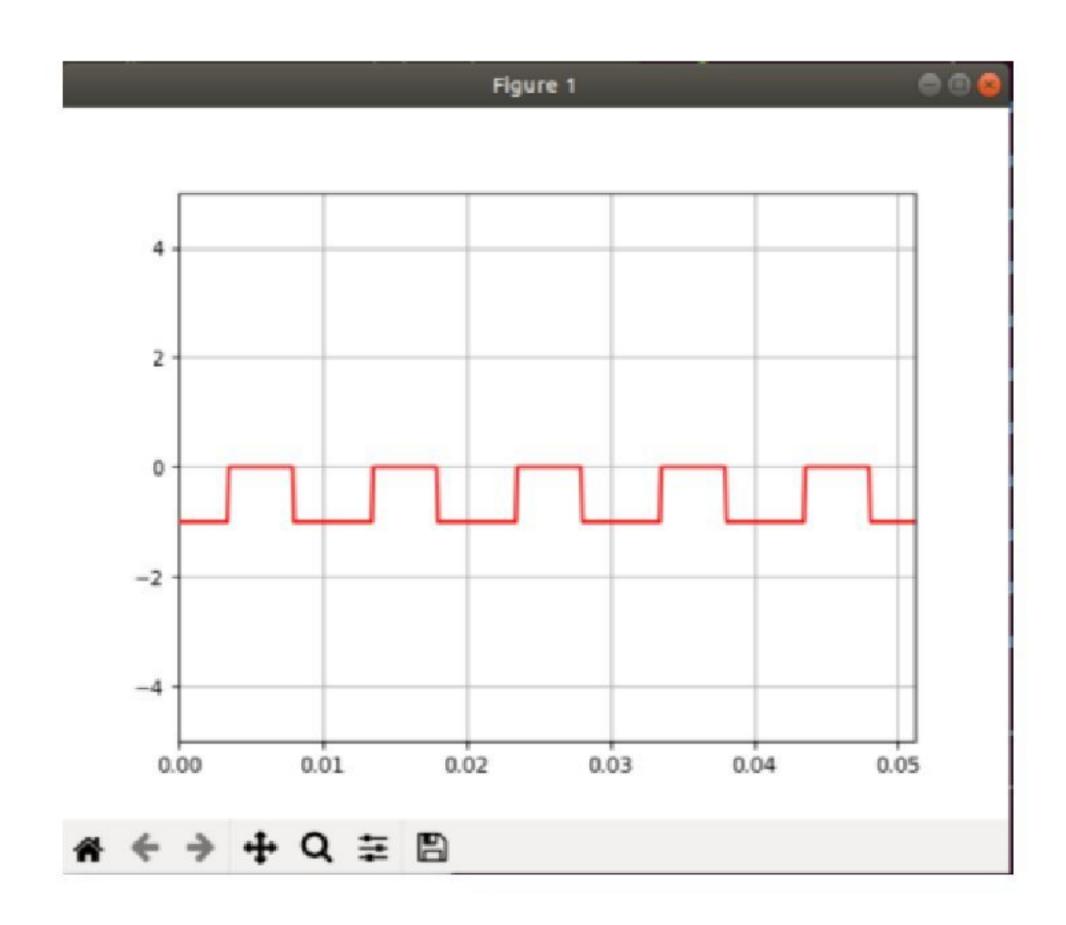




1h

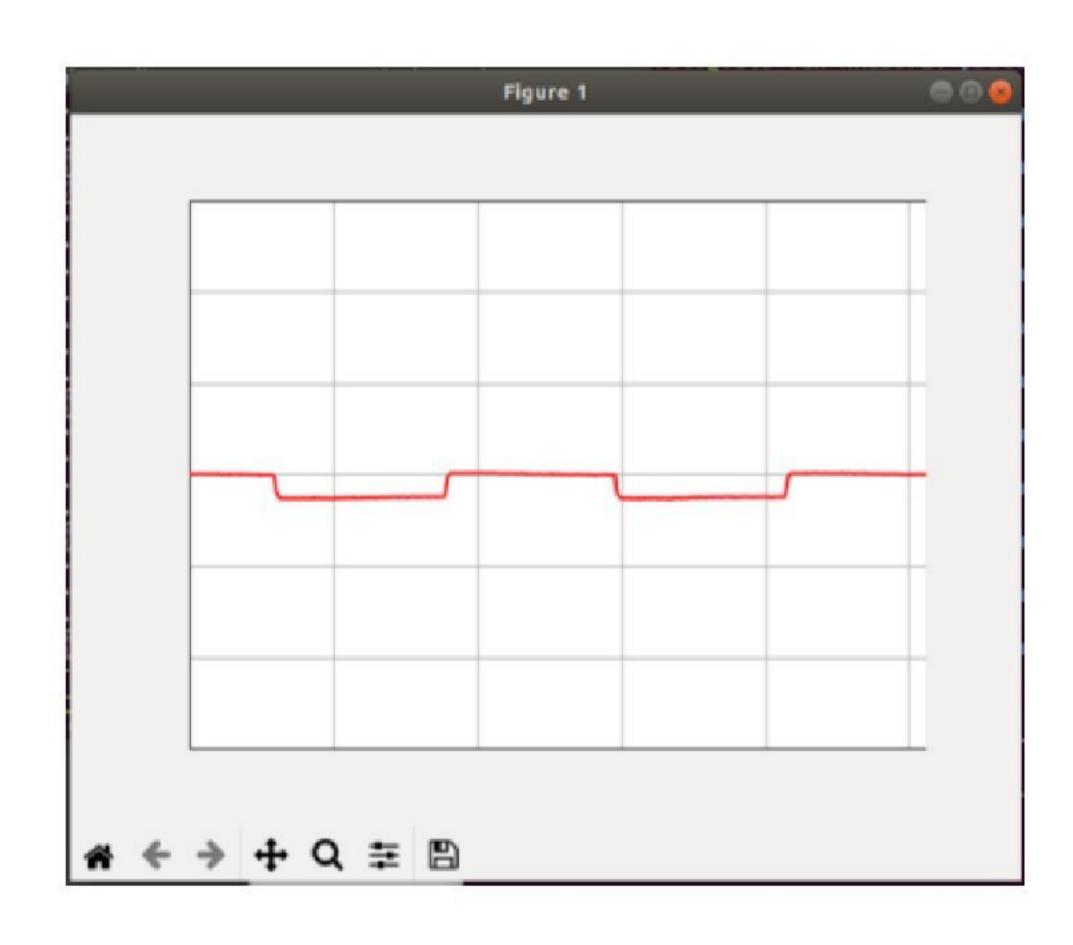


2_b

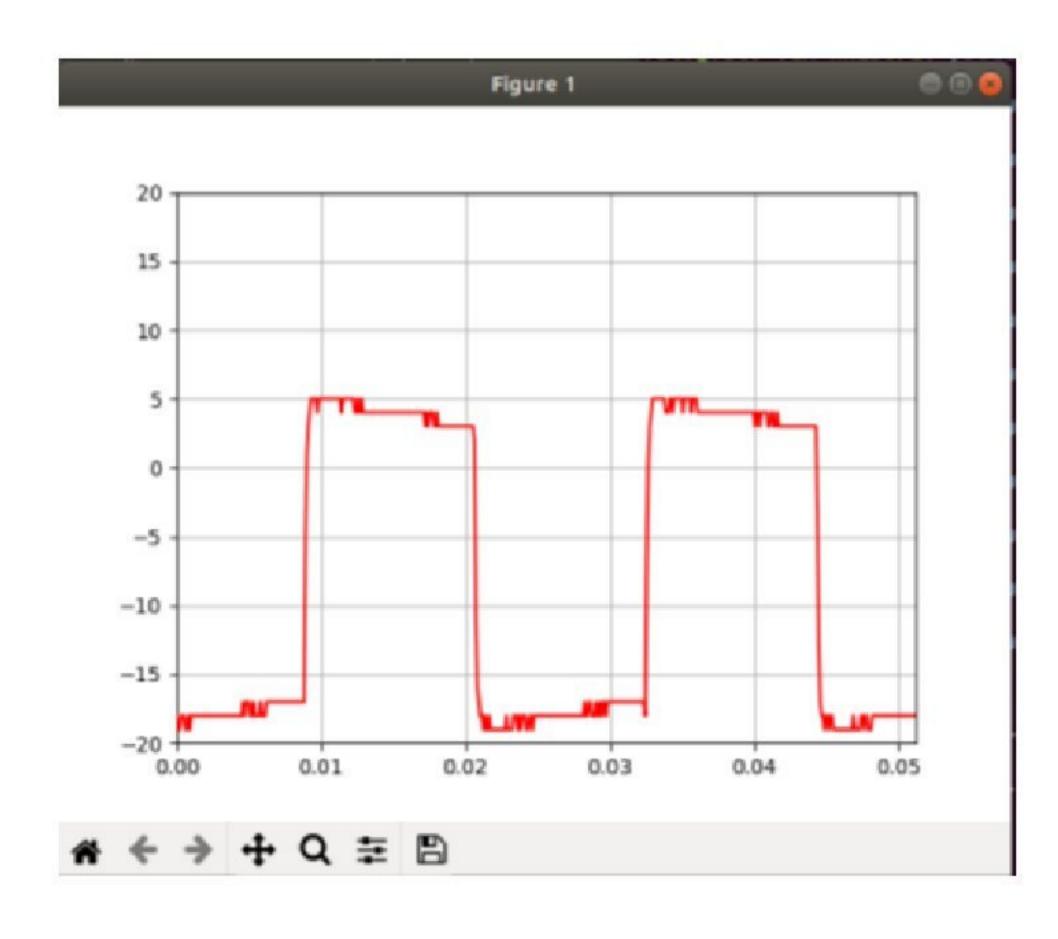


2. Señal cuadrada.

10 b.



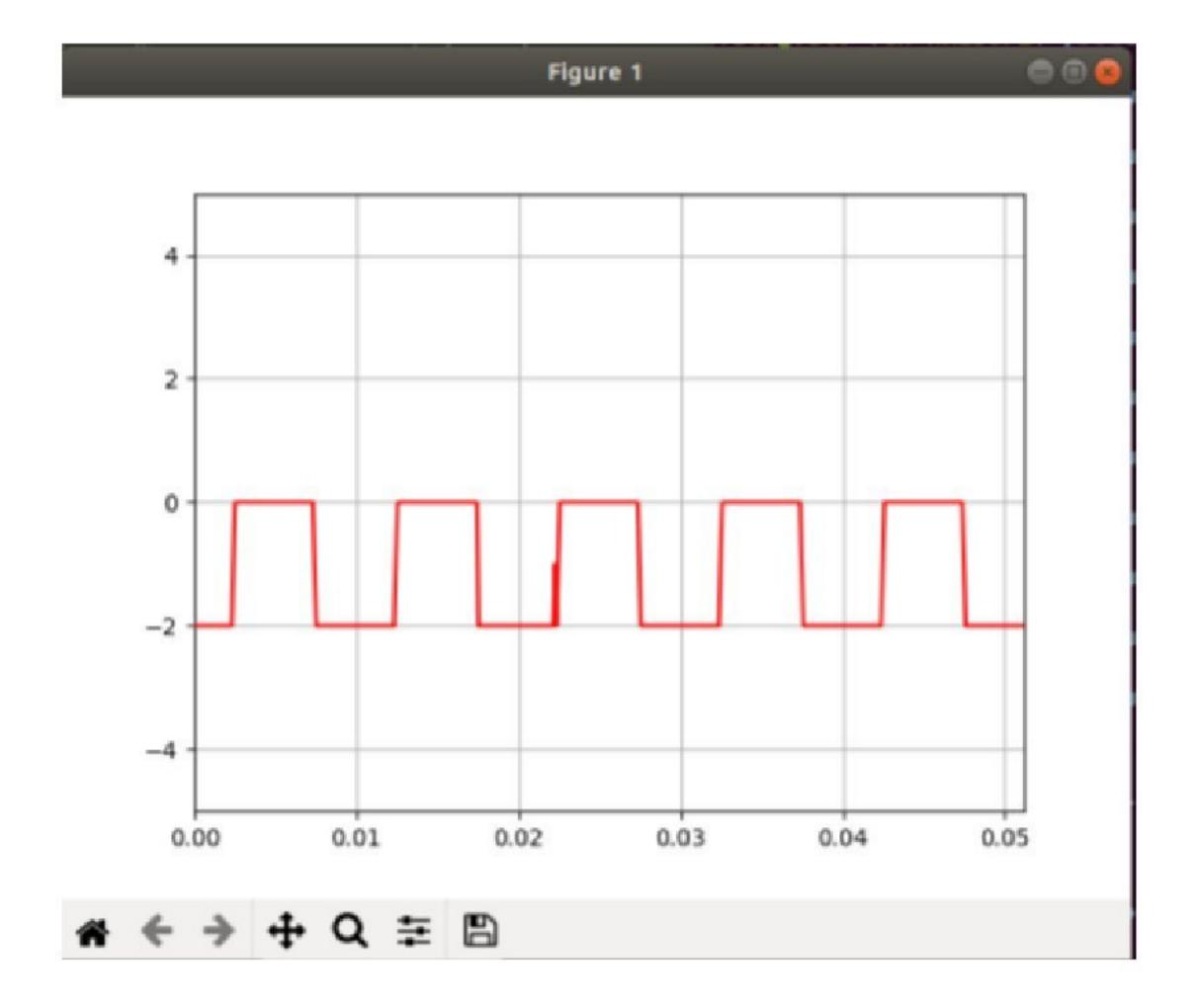
8b



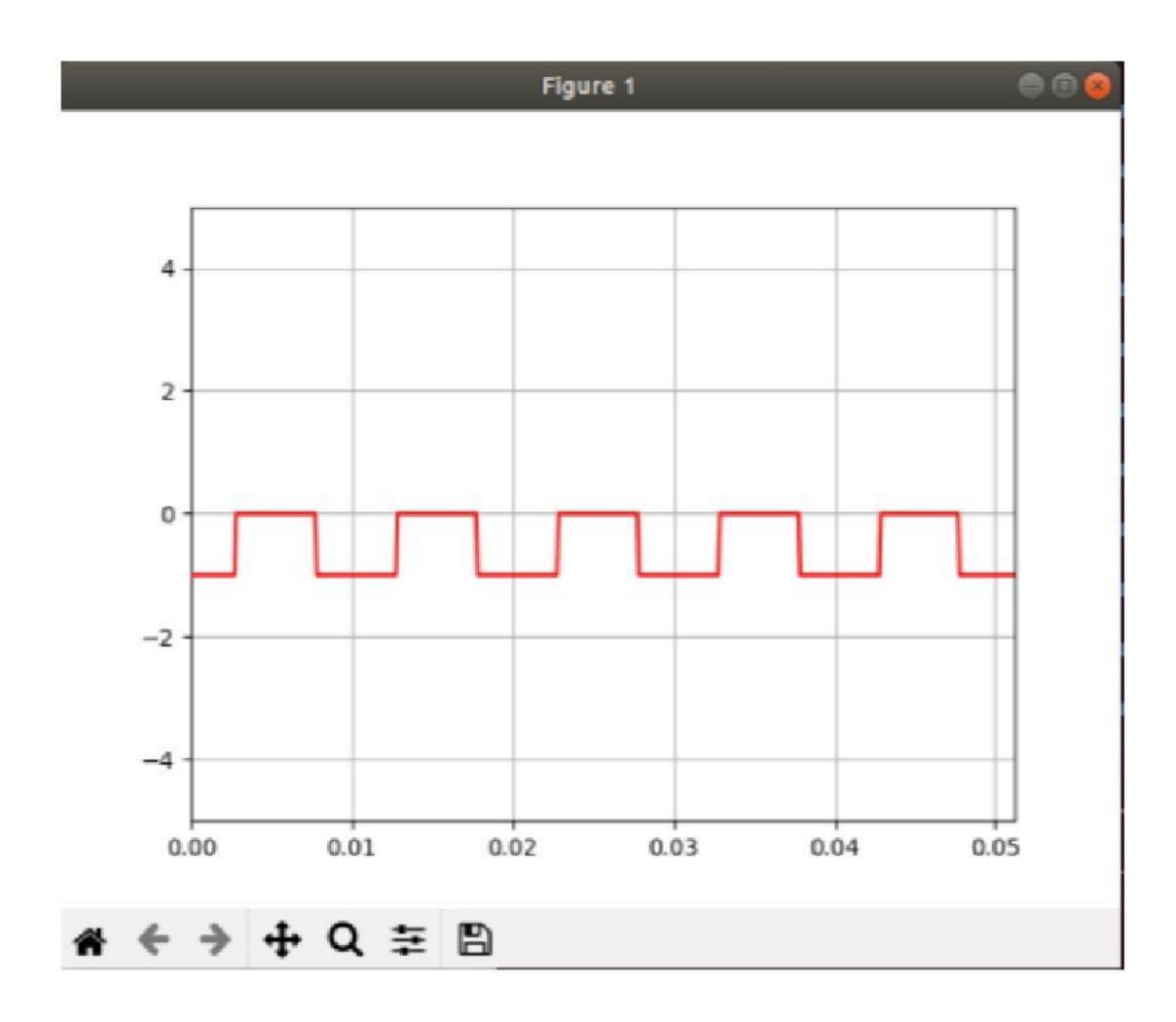
Ojo que se ve que tenes un offset hacia los valores negativos Deberian quedarte las seniales centra das en 0, con una situl variacion



Podes revisar el divisor que este ok, el capa y sino correjilo por firmw

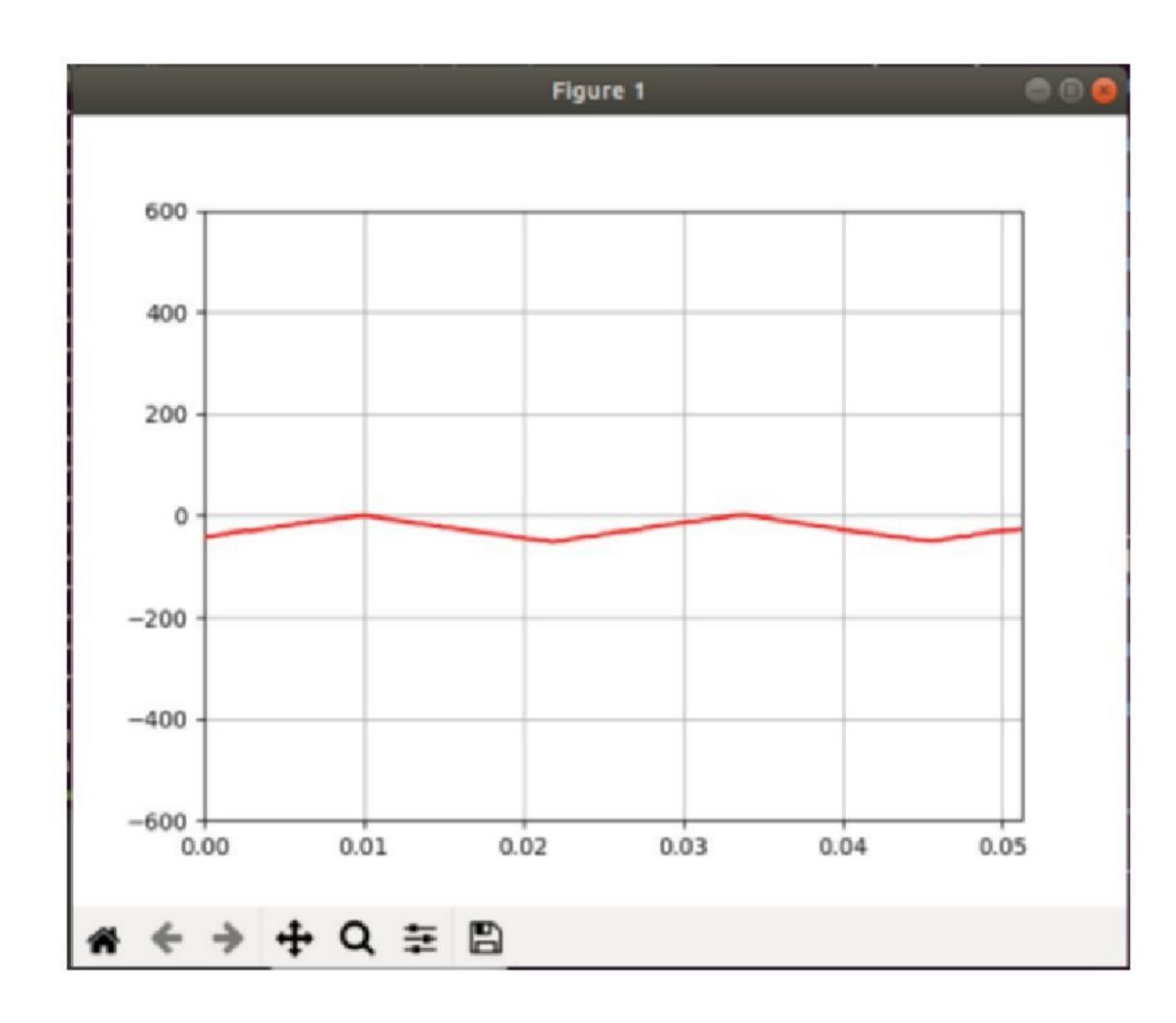


2h

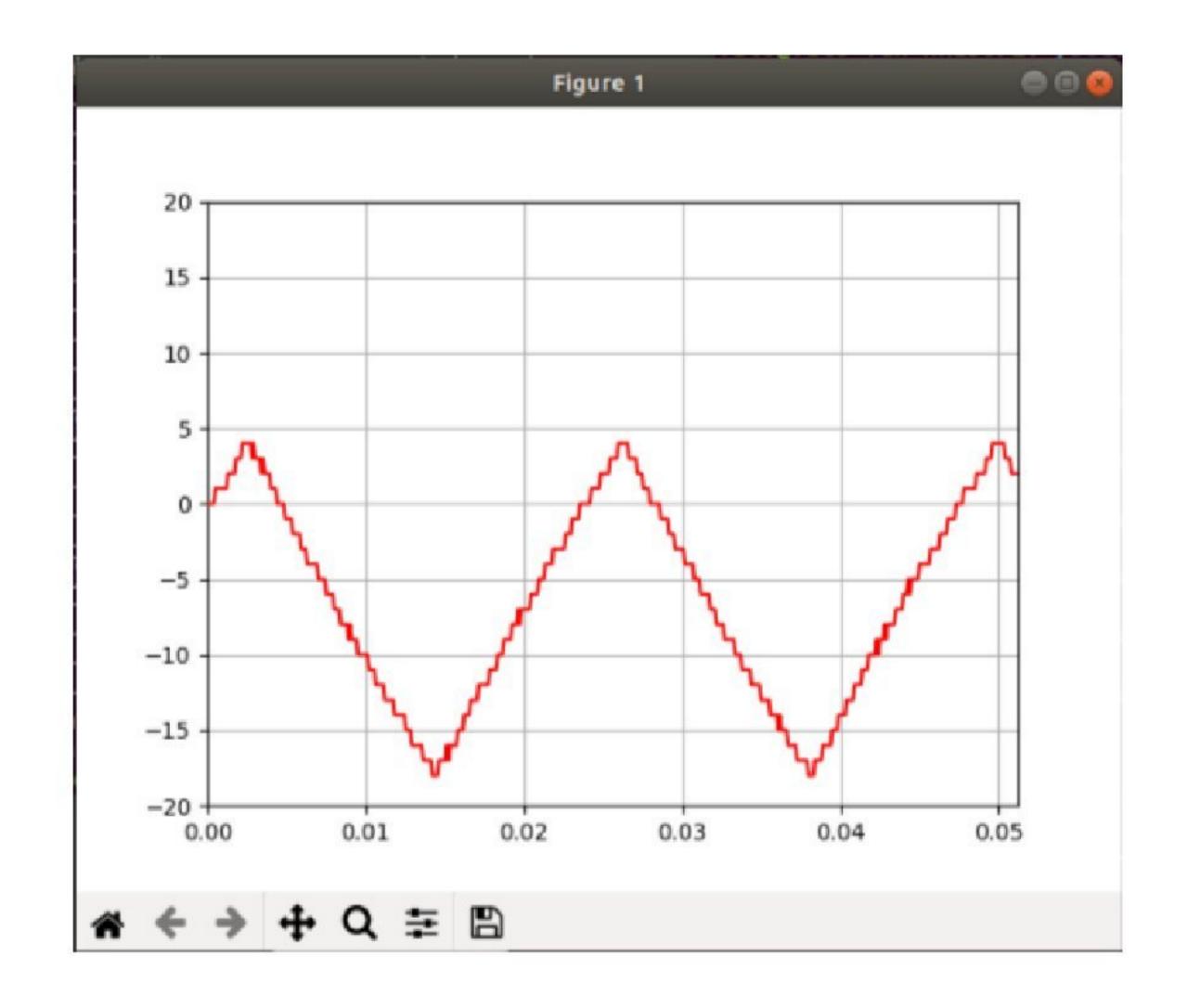


3. Señal triangular.

10 b.

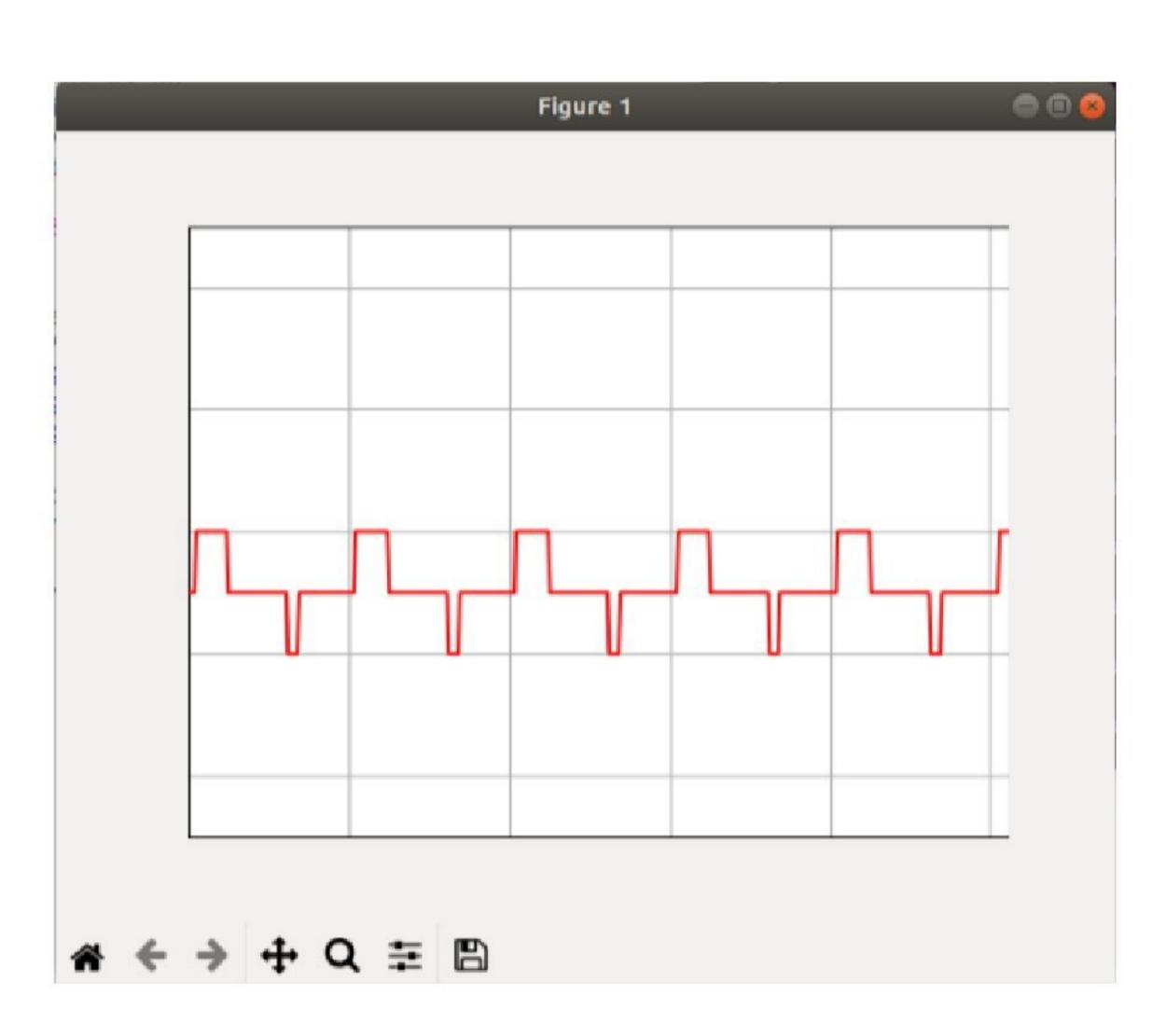


8b

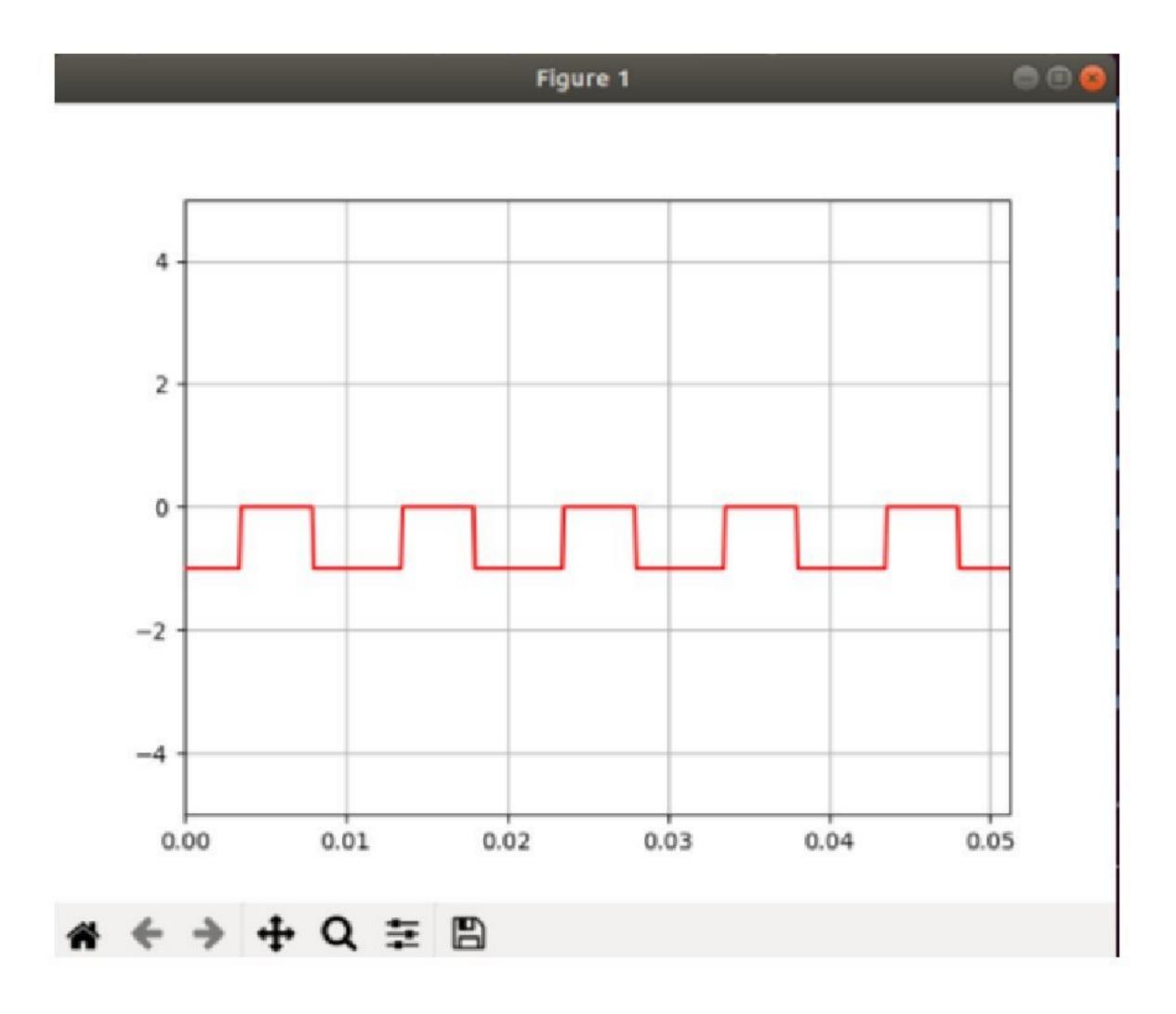


de nuevo atento con el offset

4b



2b



Conclusiones generales: al disminuir la resolución en bits se pierde definición de la señal. Finalmente con 2 bit de resolución, los tres tipos de señales se reconstruyen como una señal cuadrada, sin poder distinguir entre las mismas las diferencias.

6) Sistema de números.

1. Explique brevemente algunas de las diferencias entre la representación flotante de simple precisión (32b) y el sistema de punto fijo Qn.m

La principal diferencia radica en que el sistema de representación de punto flotante de 32 bits los números son representados de manera similar a la notación científica, con una mantisa (A) y un exponente (B) de la siguiente manera A * 2^B. En el caso del sistema de punto fijo, los números se representan con cantidades fijas de bits antes y después del punto decimal.

El sistema de representación con punto flotante puede representar un rango más amplio de números y con mayor precisión que el sistema de representación con punto fijo. Sin embargo, el sistema de representación de punto fijo permite obtener ventajas relativas al costo de la implementación con sistemas de representación en punto flotante.

2. Escriba los bits de los siguientes números decimales (o el más cercano) en float, Q1.15, Q2.14:

0.5:

Q1.15: 010000000000000Q2.14: 0010000000000000

-0.5:

Q1.15: 1100000000000000
Q2.14: 1110000000000000

-1.25:

Float:

Q1.15: 1010000000000000 no se puede representar nada mas chico que -1 en Q1.5

1001000000000000 Q2.14: este da 0xB0 00

0.001:

00111010100000110001001001101111 Float:

000000000100001 Q1.15:

000000000010000 - Q1.14:

-2.001:

- Float: 110000000000000000100001100010 •

- Q1.15: 100000000100001 no se puede representar nada menos de 01

- Q2.14: 010000000010000 no se puede representar nada menor a -2

204000000:

- Float: 01001101010000101000110010110000

00000000000000 Q1.15:

no se puede o en todo caso el mas cercano es el mas grande en cada caso

- Q2.14: