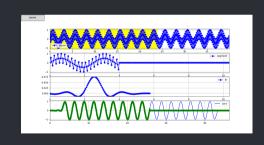


Procesamiento de señales, fundamentos

Maestría en sistemas embebidos Universidad de Buenos Aires MSE 5Co2O2O

Clase 6 - Filtrado con DFT

Ing. Pablo Slavkin slavkin.pablo@gmail.com wapp:011-62433453

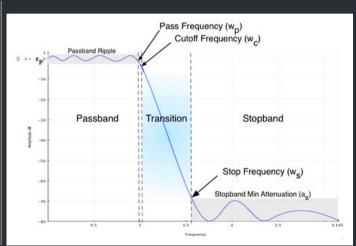


Filtrado

Definición



- Plantilla de diseño de un filtro
- En el ejemplo se aprecia un pasabajos pero se destacan las zonzas de interés y los niveles de la banda de paso y de rechazo
- Cuanto mas exigente se la plantilla del filtro, mas puntos tendrá nuestra h(n) y mas lenta y compleia su convolución
- El objetivo es llegar a un compromiso entre los requisitos y la performance

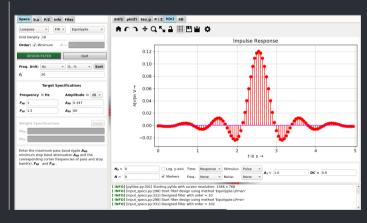


Filtrado

PyFDA /opt/anaconda3/bin/pyfdax



- Uso de PyFDA como herramienta para diseño de filtros
- Inicialmente solo nos concentramos en la H(f) para visualizar de manera practica las zonas de paso y de rechazo

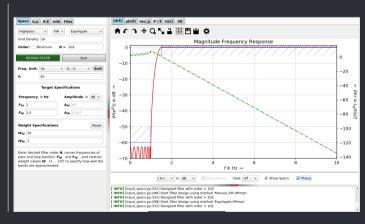


Filtrado

Pyfda /opt/anaconda3/bin/pyfdax



- Uso de PyFDA como herramienta para diseño de filtros
- Inicialmente solo nos concentramos en la H(f) para visualizar de manera practica las zonas de paso y de rechazo
- Notar la variedad de opciones disponibles y la respuesta en fase en esta imagen

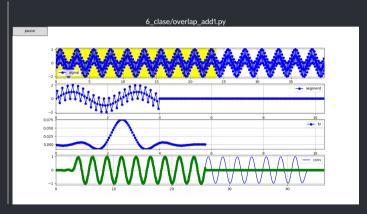


Convolución

Superponer y sumar en t



- Ejemplo de como particionar la x(n) en tramos y filtrar usando convolucion en tiempo
- Se convoliciona x(n) con h(n) ambas con zero padding hata que cada una tenga N+M-1 puntos
- Notar el efecto del inicio del filtrado en cada tramo como se corrige con el siguiente
- Esto es equivalente a tomar la x(n) completa y convolucionar con la h(n)
- Si x(n) es una señal muy larga o en tiempo real, convolucionar de una sola vez se vuelve impracticable
- Con este metodo podemos mostrar cada cierto tiempo como va evolucionando la salida

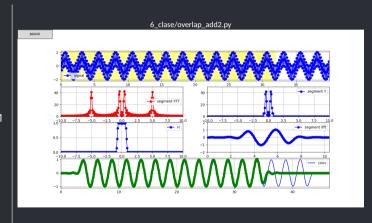


Convolución con FFT

Superponer y sumar en f



- Ejemplo de como particionar la x(n) en tramos y filtrar usando
 IFFT(fft(x-padd)*fft(h-padd))
- Se hace zero padding a x(n) y h(n) hasta que ambas tengan N+M-1 datos
- Se denera elegir N de modo tal que N+M-1 sea potencia de 2 para que la eficiencia del algoritmo FFT sea maxima
- Se calcula DFT(x)=X y DFT(h)=H
- Se calcular Y=X multiplicado H
- Se antitransforma Y y se obtiene y(n)

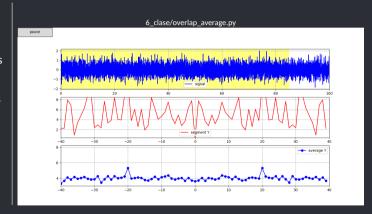


Promedio en magnitud de FFT

Superponer y promediar en f



- Ejemplo de como particionar la x(n) en tramos luego calcular fft(x) y promediar
- Se hace un promedio de la lagnitud de los espectros de cada segmento
- Se logra promediar el ruido y destacar las componentes con informacion incluso sumergidas en ruido

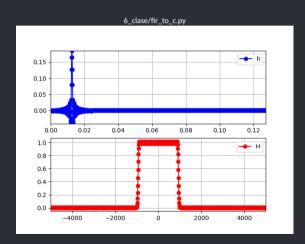


Filtrado con CIAA

Conversor PyFDA a fir.h para C



- Código en Python para convertir los coeficientes del fir extendidos en Q1.15 en C
- Util para pasar de PyFda a los codigos de C



Filtrado con CIAA

Convolución en tiempo con padding



```
#include "sapi.h"
#include "arm math.h"
#include "arm const structs.h"
#include "fir.h"
#define MAX FFT LENGTH 2048
int16 t fftLength = 512;
int16 t hLength = h LENGTH:
int16 t adc [ MAX FFT LENGTH];
a15 t x
             [ MAX FFT LENGTH]
q15 t fftOut [ ( MAX FFT LENGTH)*2 ] ;
g15 t fftMag [ ( MAX FFT LENGTH)/2+1 ]:
uint32 t maxIndex = \theta:
g15 t maxValue
arm rfft instance g15 S:
uint16 t convLength = 0:
uint16 t sample
int calcFftLength(int N.int M) {
   int convlenath=N+M-1.i:
   for(i=MAX FFT LENGTH;i>=convLength;i>>=1)
   return i<<1:
int sendStr(char A[].int N) { uartWriteBvteArray (
       UART USB .A .N ): }
int sendBlock(g15 t A[].int N) { uartWriteByteArray
         ( UART USB , (uint8 t* )A ,2*N ); }
int main ( void ) {
   boardConfig
   uartConfig
                      ( UART USB. 460800
```

```
cvclesCounterInit ( EDU CIAA NXP CLOCK SPEED ):
while(1) {
  convLength=calcFftLength(fftLength,hLength);
  for(sample=0:sample<fftLength:sample++) {
     cvclesCounterReset():
      adc[sample] = ((int16 t)adcRead(CH1)-512)
      apioTogale( LEDB):
     while(cyclesCounterRead()< 20400)
  for(sample=fftLength:sample<convLength:sample
      adc[sample]=0:
   sendStr ("header" .6):
   sendBlock ( &fftLength .1 ):
  sendBlock ( &convLength .1 ):
  arm conv fast q15 ( adc,fftLength,h,
          convLength-fftLength+1,x );
   sendBlock
                     ( x .convlenath
   arm rfft init q15 ( &S ,convLength ,0 ,1 );
  arm rfft g15
                    ( &S .x
                                .fftOut
  arm cmplx mag squared g15 ( fftOut .fftMag .
          convLength/2+1
   arm max q15
                             ( fftMag .
          convLength/2+1 .&maxValue .&maxIndex
   sendBlock ( fftOut
                         .convLenath ):
  sendBlock ( &maxValue .1 ):
  sendBlock ( (g15 t* )&maxIndex .1 );
  gpioToggle( LEDR);
```

6 clase/ciaa/psf1/src/conv1.c 0.0 -0.5 -1.0 -200 400 600 800 1000 0.0010 -0.0008 0.0008 0.0006 0.0006 0.0004 00004 0.0002 00002 0.0000

1000 2000 3000 4000 5000 0 1000 2000 3000 4000 5000

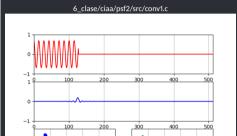
Filtrado con CIAA

Multiplicacion en frecuencia con padding



```
#include "arm math h"
#include "arm const structs.h"
#include fir h"
#define MAX FFT LENGTH 1024
int16 t fftlenath = 128:
int16 t hLength = h LENGTH:
int16 t adc [ MAX FFT LENGTH
q15 t fftOut[ 2* MAX FFT LENGTH ];
g15 t hTemp [ 2* MAX FFT LENGTH 1:
uint32 t maxIndex = 0:
g15 t maxValue
arm rfft instance g15 S:
uint16 t convLength = 0:
uint16 t sample
int calcEftLength(int N.int M) {
  int convLength=N+M-1.i:
  for(i=MAX FFT LENGTH;i>=convLength;i>>=1)
int sendStr(char A[].int N) { wartWriteByteArray ( WART USB .A
int sendBlock(q15 t A[],int N) { uartWriteByteArray ( UART USB
         (uint8 t* )A .2*N ); }
  boardConfig
  uartConfig
                    ( UART USB. 460800
  adcConfig
                    ( ADC ENABLE
  cyclesCounterInit ( EDU CIAA NXP CLOCK SPEED ):
```

```
while(1) {
   convLength=calcFftLength(fftLength.hLength):
   for(sample=0;sample<fftLength;sample++) {</pre>
      cvclesCounterReset():
      adc[sample] = ((int16 t )adcRead(CH1)-512)<<6:
      qpioToggle( LEDB);
      while(cyclesCounterRead()< 20400)
   for(sample=fftlength:sample<convlength:sample++)
      adc[sample]=θ;
   sandStr
                      "header" .6
   sendBlock
                      &fftlenath .1
   sendBlock
                     ( &convLength .1
   sendBlock
                     ( adc .convLength
   sendBlock
                     ( h . convlenath
   arm rfft init q15 ( &S ,convLength ,0 ,1 );
                     ( &S add
                                   .fftOut ):
   for(int i=0:i<convLength:i++)
      hTemp[il=h[il:
   arm rfft init g15 ( &S .convlength .0 .1 ):
   arm_rfft_d15
                     ( &S hTemp
   for(int i=0:i<convlength:i++)
      H[i]=H[i]*convLenath
   arm cmplx mult cmplx q15(fftOut,H,H,convLength):
   sendBlock ( H .convLength ):
   arm cmplx mag squared q15 ( H ,H ,convLength/2+1
                             ( H .convLength/2+1 .&maxValue
             .6mayIndex ):
   sendBlock ( &maxValue .1 ):
   sendBlock ( (q15 t* )&maxIndex .1 ):
   gpioToggle( LEDR);
```



0.005

Ö

1000 2000 3000 4000 5000

1000 2000 3000 4000 5000

0.005

0.000

Enuestas

Encuesta anónima clase a clase

Propiciamos este espacio para compartir sus sugerencias, criticas constructivas, oportunidades de mejora y cualquier tipo de comentario relacionado a la clase.

Encuesta anónima



https://forms.gle/1j5dDTQ7qjVfRwYo8

Link al material de la material



https://drive.google.com/drive/u/1/folders/1TIR2cgDPchL_4v7DxdpS7pZHtjKq38CK

Bibliografía

Libros, links y otro material

- [1] ARM CMSIS DSP. https://arm-software.github.io/CMSIS_5/DSP/html/index.html
- [2] Steven W. Smith. The Scientist and Engineer's Guide to Digital Signal Processing. Second Edition, 1999.
- [3] Wikipedia. https://en.wikipedia.org/wiki/Convolution_theorem