Risikoanalyse eines Überstrom- oder Überspannungsereignis auf der Vier-Gewinnt-Platine

Mathis Lehmann PSP20 mathis.lehmann@siemens.com Revision V1.0

25. Februar 2021

Inhaltsverzeichnis

1	Einführung			
	1.1	Abstrakt		
	1.2	Vorgehen		
3	Rundsteckerhohlbuchse			
	2.1	Verpolung		
	2.2	Überspannung		
2 3	2.3	Überstrom		
	2.4	Spannungszusammenbruch		
3	Terminal-block			
	3.1	Verpolung		
	3.2	Überspannung 5		
	3.3	Überstrom		
	3.4	Spannungszusammenbruch		
4	USB Typ B Buchse			
	4.1			
	4.2	Überspannung		
	4.3	Überstrom		
	4.4	Spannungszusammenbruch		
5	Res	zisionverzeichnis 7		

1 Einführung

1.1 Abstrakt

Diese Dokument befasst sich mit der Analyse eines Überstrom- oder Überspannungsereignis und den Konsequenzen eines solchen Ereignisses. Es analysiert die Platine und deren Komponenten welches die Form eins digitalen Vier-Gewinnt einnimmt und im Rahmen des Praxissemsterprojektes bei der Siemens Mobility GmbH von den Dualen Studenten des Jahrgangs 2019 erarbeitet wurden. Diese wird im folgenden nur noch Platine genannt. Hierbei werden Konsequenzen auf die Platine, die verbauten Komponenten und eventuelle Stromquellen betrachtet. Dies soll einen Entscheidung begründen ob zusätzliche Sicherungsmaßnahmen auf Seite der Platine zu empfehlen oder gar nötig sind.

1.2 Vorgehen

Im weiteren Verlauf diese Dokuments werden folgendene Szenarien analysiert:

- 1. Verpolung der angelegten Spannung
- 2. Zu hohe angelegte Spannung seitens der Spannungsquelle
- 3. Zu hoher Strom aufgrund eines Fehlers auf der Platine
- 4. Spannungszusammenbruch auf Seite der Stromquelle

Diese werden jeweils unter einen der 3 Einspeisungspunkte der Platine analysiert:

- 1. Rundsteckerhohlbuchse
- 2. Terminal-block
- 3. USB Typ B Buchse

2 Rundsteckerhohlbuchse

2.1 Verpolung

Einer Verpolung der Rundsteckerhohlbuchse ist sehr unwahrscheinlich, da die Platine die Standard Hohlbuchsenbelegung benutzt. Diese benutzt den äußeren Mantel als negativen Pol und den geschützten Innenpin als positiven Pol. Jedoch gibt es Netzteile die dieser Belegung nicht folgen, da sich daraus früher diesen Herstellern gewisse Vorteile boten. Diese Netzteile sind selten aber jedoch verfügbar und stellen damit ein Risiko für die Platine dar.

Im Falle einer Verpolung greift eine Schutzeinrichtung der Platine, eine Verpolungsdiode. Diese schließt die verkehrt gepolte Spannungsquelle kurz. Diese Diode ist in der Lage 3 A dauerhaft Kurzzuschließen. Hieraus ergeben sich folgende Szenarien:

- 1. Überlastabschaltung des Netzteils löst aus. In diesem Fall schaltet sich das Netzteil zum Selbstschutz aus. Eine Beschädigung der Platine ist höchst unwahrscheinlich, da die Diode eine maximale Belastung von 80 A für 8,3 ms aushält was ausreichend ist um selbst überdimensionierte Netzteile in den Überlastzustand zu bringen. Die Diode bleibt davon ungeschädigt und die Platine kann nach beheben der Verpolung weitergenutzt werden.
- 2. Überlastabschaltung des Netzteils **nicht** löst aus. In diesem Fall gibt es 2 Unterszenarien:
 - (a) Netzteil liefert maximal 3 A. In diesem Fall wird das Netzteil dauerhaft kurzgeschlossen, bis der Endbenutzer den Fehler bemerkt oder eine andere Sicherungseinrichtung greift. Die Platine bleibt unbeschädigt.
 - (b) Netzteil liefert mehr als 3 A. In diesem Fall wird das Netzteil dauerhaft kurzgeschlossen, bis der Endbenutzer den Fehler bemerkt oder eine andere Sicherungseinrichtung greift. Jedoch wurde die Diode dauerhaft überlastet und stellt einen dauerhaften niederohmigen Kurzschluss dar.

2.2 Überspannung

Test

2.3 Überstrom

Test

2.4 Spannungszusammenbruch

Test

3 Terminal-block

3.1 Verpolung

Test

3.2 Überspannung

Test

3.3 Überstrom

 Test

 $3.4\quad Spannungszusammenbruch$

 Test

4 USB Typ B Buchse

4.1 Verpolung

Test

4.2 Überspannung

Test

4.3 Überstrom

Test

 ${\bf 4.4}\quad {\bf Spannung szusammen bruch}$

 Test

5 Revisionverzeichnis