错误1:

文字第三段最后一行:指数范围就在-127和127之间。

修改为:指数范围就在-126和127之间

错误 2:

负数为: $-(2-2^{-23}) \times 2^{128}$ 到 -2^{-127} 正数为: 2^{-127} 到 $(2-2^{-23}) \times 2^{128}$

修改为:

负数为: $-(2-2^{-23}) \times 2^{127}$ 到 -2^{-126} 正数为: 2^{-126} 到 $(2-2^{-23}) \times 2^{127}$

错误3:



修改为

P21

第一行:修改为完成表 1-8 中无符号数的不同数制之间的转换

P31

错误1

第9行: 因此可以索引偏移量为±215的数据

修改为: 因此可以索引偏移量为 $-2^{15}\sim2^{15}-1$ 的数据

P32

错误1

-					
ор	rs	rt	rd	shamt	funct
			address		
100011	01001	01000	0000 0100 1011 0000		
000000	10010	01000	01000	00000	100000
101011	01001	01000	0000 0100 1011 0000		

修改为:

ор	rs	rt	rd	shamt	funct
			address		
100011	01001	01000	0000 0100 1011 0000		
000000	10001	01000	01000	00000	100000
101011	01001	01000	0000 0100 1011 0000		

错误 1: 倒数第 14 行第一个词语: 字节, 修改为: 地址

错误 2: 倒数第 7 行末尾: 高字节方向到字边界地址\$s0+0 所指示的最高字节地址为止的修改为: 高地址方向到字边界地址\$s0+0 所指示的最高地址\$s0+3 为止的

P36

错误:

0x00000000	0x84
0x00000001	0x81
0x00000002	0x83
0x00000003	0x84
0x00000004	0x82
0x00000005	0x83
0x00000006	0x84
0x00000007	0x84

0x00000000	0x84
0x00000001	0x81
0x00000002	0x83
0x00000003	0x81
0x00000004	0x82
0x00000005	0x83
0x00000006	0x84
0x00000007	0x84

图 2-15

图 2-16

修改为:

0x00000000	0x84
0x00000001	0x81
0x00000002	0x83
0x00000003	0x84
0x00000004	0x83
0x00000005	0x82
0x00000006	0x81
0x00000007	0x84

0x00000000	0x84
0x00000001	0x81
0x00000002	0x83
0x00000003	0x84
0x00000004	0x83
0x00000005	0x82
0x00000006	0x81
0x00000007	0x84

图 2-15

图 2-16

P43

错误1

图 2-18 左侧的第三条指令 lw \$s4, (\$s3)

修改为: lw \$s4, 0(\$s3)

错误2

从第 4 行~第 8 行行首的 be, 修改为 beq

P48

在第 15 行 mul \$v0,\$v0,\$a0 和第 16 行 jr \$ra 之间插入指令 addi \$sp, \$sp, 8

P50

错误1

最下面的 MIPS 汇编代码:

slti \$v0,\$a0,8 # \$v0 = a < 8

beq \$v0,\$zero, Exceed # 跳转到 Exceed if \$v0 == 0

addiu \$v1,\$sp,8 # \$v1 = pow2 地址

sll \$v0,\$a0,2 # \$v0 = a*4

```
addu $v0,$v0,$v1 # $v0 = pow2 + a*4

[w $v0,0($v0) # $v0 = pow2[a]]
```

修改为:

slti \$t0,\$a0,8 # \$t0 = a < 8
beq \$t0,\$zero, Exceed # 跳转到 Exceed if \$t0 == 0
addiu \$t1,\$sp,8 # \$t1 = pow2 地址
sll \$t0,\$a0,2 # \$t0 = a*4
addu \$t0,\$t0,\$t1 # \$t0 = pow2 + a*4
lw \$v0,0(\$t0) # \$v0 = pow2[a]

P52

错误 1 第四行 add \$t3,\$s0,\$a1 修改为: add \$t3,\$s0,\$a0

P55

错误 1 倒数第 6 行末尾: 即(-2¹⁶~2¹⁶ - 1) * 4 修改为: (-2¹⁵~2¹⁵ - 1) * 4

P59

错误: 表 2-7 第 9 行第 3 列: (x) 修改为: (y)

P60

错误1表2-8:第9行第3列:(y)

修改为: (x)

错误 2: 表 2-9 第 5 行第 3 列: lw \$a0,0x8000(\$gp)

修改为: lw \$a0,0x8020(\$gp)

错误 3: 表 2-9 第 8 行第 3 列: lw \$a0,0x8020(\$gp)

修改为: lw \$a0,0x8000(\$gp)

错误 4: 表 2-9 第 11 行第 3 列: x

修改为: y

错误 5: 表 2-9 第 13 行第 3 列: y

修改为: x

P64

错误 1:表 2-10 倒数第二行第 5 列最后一句:用户输入的字符串+回车符 0x0a 修改为:用户输入的字符串+字符串结束符 0x0 P66

错误 1: 第三行: 和回车符 0x0a。

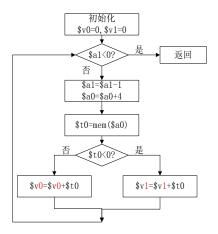
修改为: 和字符串结束符 0x0

P73

修改 1: 倒数 14 行插入倒数倒数 12 行和倒数 11 行之间,倒数 14 行删除。

图 2-34

修改为:



P76

错误 1: 倒数第 11 行: \$t1 的构成分别如(1),(2)所示,修改为: \$t1 的构成分别如(a),(b)所示

错误 2: 倒数第 10 行: (1) 修改为: (a)

错误 3: 倒数第 9 行: (2) 修改为: (b)

错误:4: 倒数第 2 行 subi \$t1,\$t1,1 修改为: addi \$t1,\$t1,-1

P77

错误 1: 第 4 行: subi \$t2,\$t2,1 修改为: addi \$t2,\$t2,-1

错误 2: 第 6 行: subi \$t1,\$t1,1 修改为: addi \$t1,\$t1,-1

修订 3: 删除第 12 行中的"\$s1","A"

修订 4: 删除第 15 行中的"j"

P78

修订 1: 最后一行 "试说明" 修改为: 试说明在小字节序计算机系统中

P82

图 3-3 修订为: 此图部分虚线没有能够显示出来

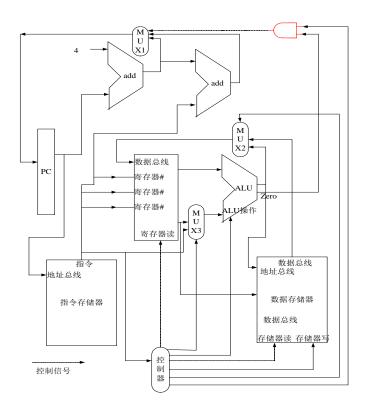
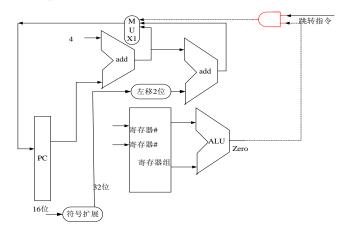


图 3-7 修订为:



P85

图 3-9 修订为:

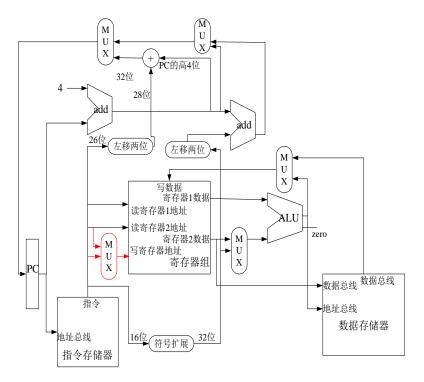
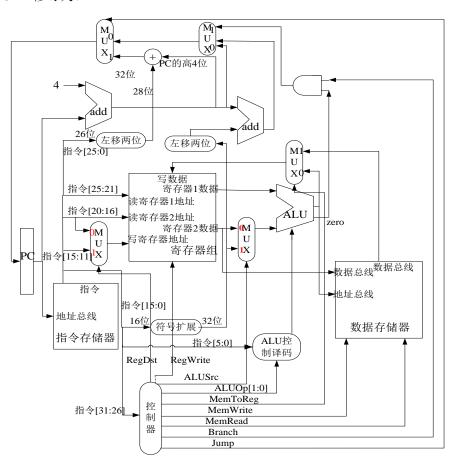


图 3-12 修订为:



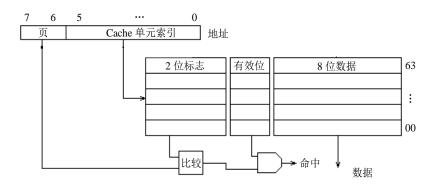
错误 1: 第12行 CD-ROM(Red) 应改为 Read

P113

错误 1: 第7行 0x64334289 修改为: 0x64334288

P118

图 4-26 修改为



P123

错误 1: 图 4-34 中的(e)(f)

索引	标志	有效位	数据
000	00011	1	01100100
001		0	
010	00100	1	0010 0100
011		0	
100		0	
101		0	
110	00010	1	1000 0100
111		0	
		(e)	

索引	标志	有效位	数据
000	00011	1	0110 0100
001		0	
010	00000	1	0000 1000
011		0	
100		0	
101		0	
110	00 <mark>01</mark> 0	1	1000 0100
111		0	
		(f)	

P158

表 5-10 错误 1 第 5 列第 5 行: 数据信号检测 修改为: 数据终端就绪错误 2 第 5 列第 10 行: 数据信号检测 修改为: 响铃指示

P174

错误 1 倒数第 7 行:整个地址范围内 A18 为 0,A19~A31 都为 1。修改为:整个地址范围内 A19 为 0,A18,A20~A31 都为 1。错误 2:

 $\overline{\text{CS}} = \text{A}18 + \overline{\text{A}19 \cdot \text{A}20 \cdot \text{A}21 \cdot \text{A}22 \cdot \text{A}23 \cdot \text{A}24 \cdot \text{A}25 \cdot \text{A}26 \cdot \text{A}27 \cdot \text{A}28 \cdot \text{A}29 \cdot \text{A}30 \cdot \text{A}31}$ 修改为:

 $\overline{\text{CS}} = \text{A19} + \overline{\text{A18} \cdot \text{A20} \cdot \text{A21} \cdot \text{A22} \cdot \text{A23} \cdot \text{A24} \cdot \text{A25} \cdot \text{A26} \cdot \text{A27} \cdot \text{A28} \cdot \text{A29} \cdot \text{A30} \cdot \text{A31}}$

错误 1: 第7行: 而 A19~A31 固定为 1,

修改为: 而 A19 固定为 0, A20~A31 固定为 1,

错误 2:

 $\overline{\text{CS}} = \overline{\text{A19} \cdot \text{A20} \cdot \text{A21} \cdot \text{A22} \cdot \text{A23} \cdot \text{A24} \cdot \text{A25} \cdot \text{A26} \cdot \text{A27} \cdot \text{A28} \cdot \text{A29} \cdot \text{A30} \cdot \text{A31}}$ 修改为:

 $\overline{\text{CS}} = \text{A19} + \overline{\text{A20} \cdot \text{A21} \cdot \text{A22} \cdot \text{A23} \cdot \text{A24} \cdot \text{A25} \cdot \text{A26} \cdot \text{A27} \cdot \text{A28} \cdot \text{A29} \cdot \text{A30} \cdot \text{A31}}$ P191

错误:

SRAM0: $\overline{CS} = \overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot \overline{A28} + \overline{BE0}$

SRAM1: $\overline{CS} = \overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot \overline{A28} + \overline{BE1}$

SRAM2: $\overline{CS} = \overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot \overline{A28} + \overline{BE2}$

SRAM3: $\overline{CS} = \overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot \overline{A28} + \overline{BE3}$

SRAM4: $\overline{CS} = \overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot A28 + \overline{BE0}$

SRAM5: $\overline{CS} = \overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot A28 + \overline{BE1}$

SRAM6: $\overline{CS} = \overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot A28 + \overline{BE2}$

SRAM7: $\overline{\text{CS}} = \overline{\text{A31}} \cdot \overline{\text{A30}} \cdot \overline{\text{A29}} \cdot \text{A28} + \overline{\text{BE3}}$

修改为:

SRAM0: $\overline{\text{CS}} = \overline{\overline{\text{A31}} \cdot \overline{\text{A30}} \cdot \overline{\text{A29}} \cdot \overline{\text{A28}} + \overline{\text{BE0}}$

SRAM1: $\overline{CS} = \overline{\overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot \overline{A28} + \overline{BE1}$

SRAM2: $\overline{CS} = \overline{\overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot \overline{A28}} + \overline{BE2}$

SRAM3: $\overline{CS} = \overline{\overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot \overline{A28} + \overline{BE3}$

SRAM4: $\overline{CS} = \overline{\overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot A28} + \overline{BE0}$

SRAM5: $\overline{CS} = \overline{\overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot A28} + \overline{BE1}$

SRAM6: $\overline{CS} = \overline{\overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot A28} + \overline{BE2}$

SRAM7: $\overline{CS} = \overline{\overline{A31} \cdot \overline{A30} \cdot \overline{A29} \cdot A28} + \overline{BE3}$

P180

错误 1: 倒数第 5 行: 片内译码地址引线为地址线的[$\log_2(K-1)$, 0], 芯片译码地址引线范围为[$\log_2 N + \log_2(K-1)$, $\log_2 K$], 块译码地址引线范围为[$\log_2 N + \log_2 K + \log_2(M-1)$, $\log_2 N + \log_2 K$]

修改为: 片内译码地址引线为地址线的[$\log_2 K - 1$, 0], 芯片译码地址引线范围为[$\log_2 N + \log_2 K - 1$, $\log_2 K$], 块译码地址引线范围为[$\log_2 N + \log_2 K + \log_2 K - 1$, $\log_2 N + \log_2 K$]

P183

错误 1: 第八行 byte1 = (char) (data); 修订为 byte1 = (char) data;

P186

错误 1: 倒数第二行 $t_{UOE} < t_{ACE}$ 修订为 $t_{DOE} < t_{ACE}$

P193

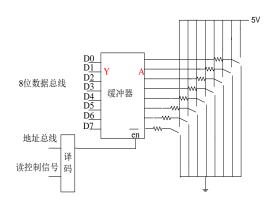
表 6-2

错误 1: 第三行 第二列 : MEM_A(HAW-AS-1:HAW-MAW-AS)

修改为: MEM_A(MAW+AS-1: AS)

P196

图 6-32 修改为:

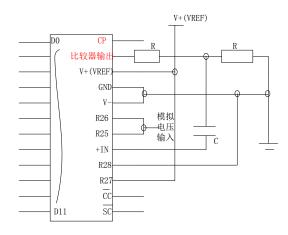


P203

错误 1: 第 6 行, CLK 修改为 CP

错误 2:

图 6-40 修改为



P204

图 6-42 修改为:

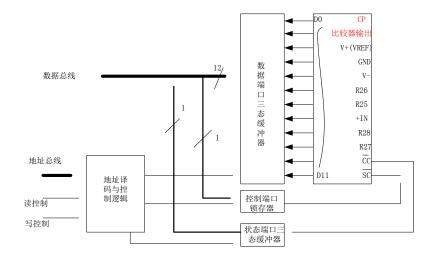
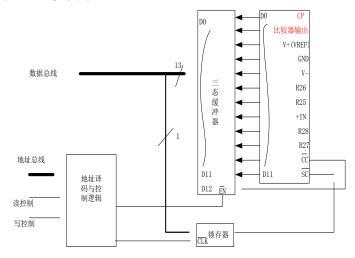


图 6-43 修改为:



P217

错误 1: 倒数第 15 行: DB₀~DB₇修改为: D₀~D₇错误 2: 倒数第 4 行: CLOCK 修改为: CLK

P219

图 6-59 修改为:

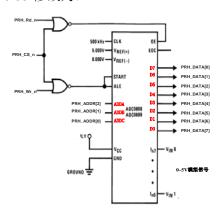
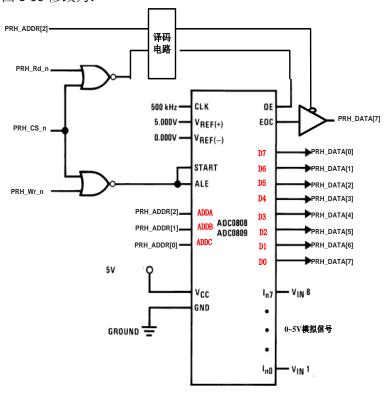


图 6-60 修改为:



P232

错误 1: 第 6 行: 5.中断屏蔽设置寄存器(SER)和中断屏蔽清除寄存器(CER)

修改为: 5.中断屏蔽设置寄存器(SIE)和中断屏蔽清除寄存器(CIE)

错误 2: 第 7 行的 SER 修改为: SIE 错误 3: 第 8 行的 CER 修改为: CIE

P234

错误 1: 倒数第 6 行 Xil_Out32(0x80000008,0x80000000f);

修改为: Xil Out32(0x80000008,0x0000001f);

错误 2: 倒数第 8 行 IER 的值为 0x80000001f。

修改为(去掉多余的 8): IER 的值为 0x0000001f。

P255

错误 1: 第7行最后两个字: 上升,修改为:下降

错误 2: 第 10 行: SCLK 下降沿转换数据,修改为: SCLK 上升沿转换数据,

P276

图 8-11 修改为(红色部分)

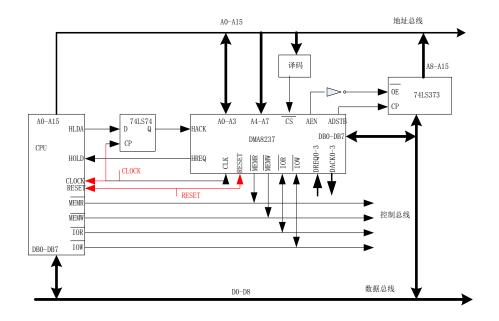
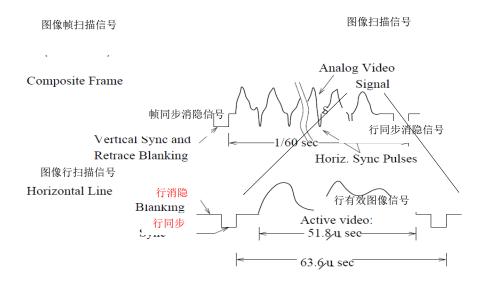


图 9-3 修改为:



P297

错误: 第7行: if((rst==1)|(vcnt<11)) 修改为: if((rst==1)|(vcnt<31))

P304

错误 1: 倒数第 15 行: 从地址(显示存储器基地址+4099)*4 开始到地址(显示存储器基地址+4496)*4 结束

修改为: 从地址(显示存储器基地址+4099*4) 开始到地址(显示存储器基地址+4496*4) 结束

错误 1: 第 15 行: #define XTFT_DISPLAY_WIDTH 640 修改为: #define XTFT_DISPLAY_BUFFER_WIDTH 1024

P307

错误 1: 倒数第 8 行: #define XTFT_DISPLAY_WIDTH 640 修改为: #define XTFT_DISPLAY_BUFFER_WIDTH 1024