

1. 最小模式下系统总线的形成

8088 微处理器工作在最小模式下，系统所有控制信号由 CPU 自身产生。最小模式下系统总线包括数据总线 D0~D7、地址总线 A0~A19，主要的控制信号有 \overline{RD} 、 \overline{WR} 、 IO/\overline{M} 和 \overline{INTA} 。

2. 最大模式下系统总线的形成

8088 工作在最大模式，系统的一些控制信号由总线控制器 8288 产生。地址总线和数据总线的生成与最小模式一样。最大模式仅仅用作系统包含 8087 算术协处理器的情况。

最大模式下系统总线包括数据总线 D0~D7、地址总线 A0~A19，主要的控制信号有 \overline{MEMR} 、 \overline{MEMW} 、 \overline{IOR} 、 \overline{IOW} 、 \overline{INTA} 。