

Explain your ROM for mapping 5-bit binary to 2-digit BCDs (or 2x8 bits seven segment displays depending on your design in Exercise.2).

Ans ผมออกแบบโดยการใช้สวิตช์ sw[4:0] มาเป็น address ให้กับ rom โดยที่ rom[address] ที่ได้จะเป็น 8 bits และผมทำการแบ่งข้อมูลที่ได้จาก data เป็น 2 ชุด คือ 4 bit แรก และ 4 bit หลัง และนำเข้า module bcd2sevensegment จาก lab ก่อนๆ และแสดงออกทาง board โดยที่ใช้ clock ที่ถูก divide 19 ครั้งเพื่อแสดงออกทาง display ได้อย่างถูกต้อง