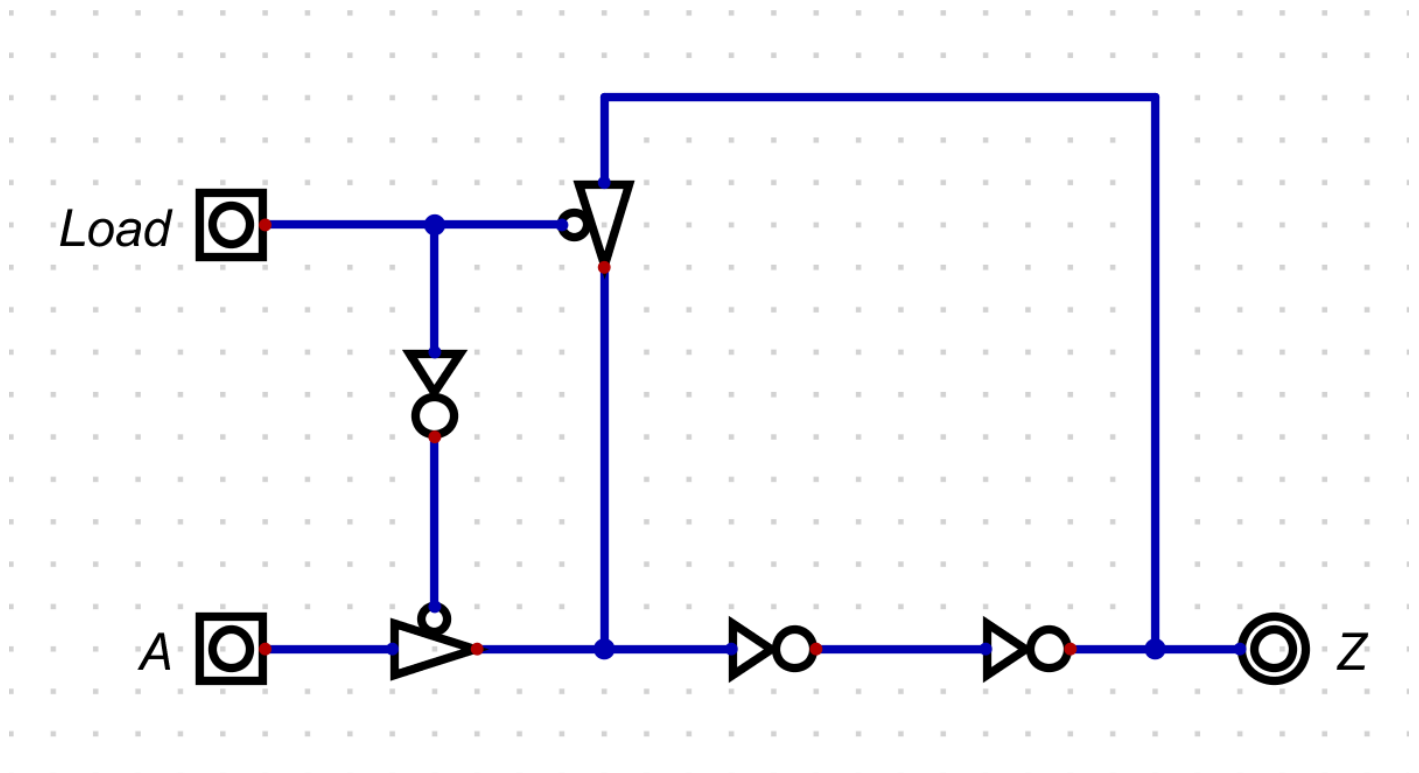
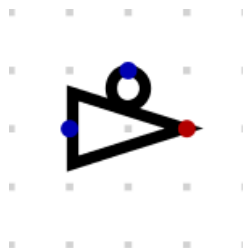


Simple Memory

ให้นักศึกษาวงจร Simple Memory ที่มี Input คือ A, Load ขนาด 1 Bit และ Output คือ Z ขนาด 1 บิต ตามรูป



รูปที่ 1 วงจร Simple Memory



รูปที่ 2 อุปกรณ์ Driver, Inverted Selector (อยู่ใน Folder Wires)

ข้อมูลนำเข้า

- A ขนาด 1 Bit
- Load ขนาด 1 Bit

ข้อมูลส่งออก

- Z ขนาด 1 Bit

ชุดข้อมูลทดสอบ

- 100% โปรแกรมทำงานถูกต้องตาม Input ทุกรูปแบบ