

# RAPPORT

## PROJET DE SYSTÈMES INTERGICIELS

Édouard LUMET <edouard.lumet@etu.enseeiht.fr>  
Bastien PELISSIER <bastien.pelissier@etu.enseeiht.fr>

18 avril 2019

# Sommaire

<b>I</b>	<b>Préambule</b>	<b>2</b>
<b>II</b>	<b>Version en mémoire partagée</b>	<b>4</b>
	Solution implantée . . . . .	5
	Problèmes rencontrés . . . . .	7
<b>III</b>	<b>Version client / mono-serveur</b>	<b>8</b>
	Solution implantée . . . . .	9
<b>A</b>	<b>Plan de tests</b>	<b>10</b>
<b>B</b>	<b>Sources</b>	<b>11</b>

# Première partie

## Préambule

Merci de me lire !

Ce document a pour but de présenter les implantations proposées ainsi que les réflexions menées lors du projet de systèmes intergiciels implantant un modèle *Linda*. Vous y trouverez les architectures, les algorithmes essentiels ainsi que les difficultés rencontrées lors de ce projet. Le plan de test se trouve en annexe A.

Le projet consiste en la conception d'un système concurrent/intergiciel. On réalise un espace de données partagé inspiré du modèle *Linda*. Les données manipulées ici sont des tuples, à l'aide de primitives afin d'écrire, lire, retirer etc ces tuples sur la base de motifs. La concurrence vient du fait que l'espace de données est partagé (appelé ici *tuplespace* tandis que la partie *intergiciel* apparaît au niveau de la communication client-serveur(s).

Concernant le système concurrent, l'enjeu se trouve au niveau de l'accès au tuple, sachant que certaines opérations sont bloquantes tandis que d'autres ne le sont pas. Concernant le système intergiciel, l'enjeu est l'utilisation de *RMI* pour la communication entre un ou plusieurs client(s) et un ou plusieurs serveur(s).

## Deuxième partie

### Version en mémoire partagée

## Solution implantée

On trouve ci-dessous l'architecture de notre système concurrent. La partie *intergiciel* n'est pas encore traitée. On réalise une implantation de l'interface *Linda* qui ne doit en aucun cas être modifiée. On doit donc implanter les différentes primitives et créer le *tuplespace*, l'espace partagé contenant les tuples.

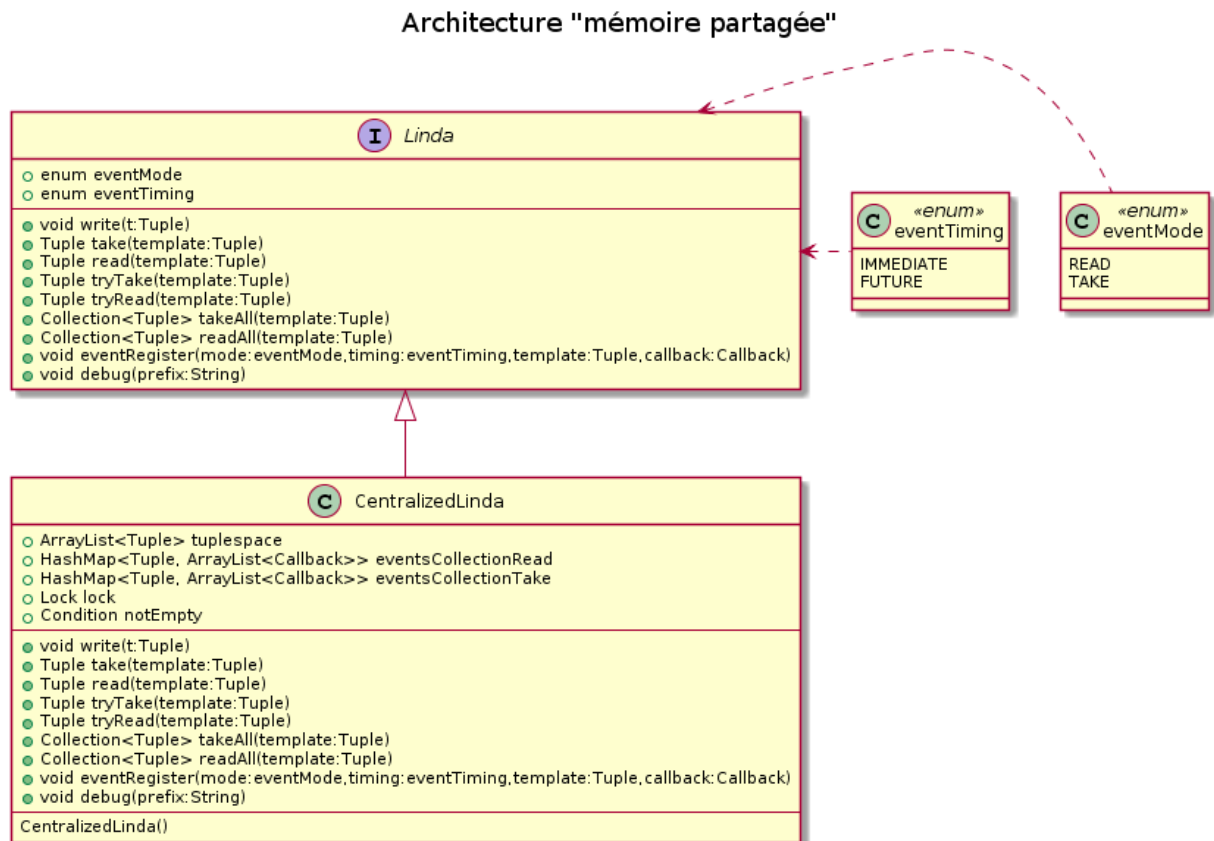


FIGURE 1 – Diagramme UML de la version en mémoire partagée

## Algorithme de eventRegister

```
1 Si timing est IMMEDIATE:
2   Cas mode.READ:
3     tentative de lecture non bloquante
4     Si échec:
5       Si la collection d'évènements contient le motif:
6         ajout du callback à la liste correspondant au motif
7       Sinon:
8         création du motif et de la liste de callbacks associée
9         ajout du callback à la liste créée
10    Sinon:
11      appel du callback
12  Cas mode.TAKE
13    tentative d'extraction non bloquante
14    Si échec:
15      Si la collection d'évènements contient le motif:
16        ajout du callback à la liste correspondant au motif
17      Sinon:
18        création du motif et de la liste de callbacks associée
19        ajout du callback à la liste créée
20 Sinon:
21   Cas mode.READ:
22     Si la collection d'évènements contient le motif:
23       ajout du callback à la liste correspondant au motif
24     Sinon:
25       création du motif et de la liste de callbacks associée
26       ajout du callback à la liste créée
27   Cas mode.TAKE
28     Si la collection d'évènements contient le motif:
29       ajout du callback à la liste correspondant au motif
30     Sinon:
31       création du motif et de la liste de callbacks associée
32       ajout du callback à la liste créée
```

## Algorithme de write

```
1 verrouillage
2 écriture du tuple dans le tuplespace
3 Si la collection d'eventRead contient le motif ajouté:
4   appel du callback
5   suppression du callback
6   Si la liste correspondant au motif est vide:
7     suppression de la liste
8 Sinon:
9   Si la collection d'eventTake contient le motif ajouté:
10    appel du callback
11    suppression du callback
12   Si la liste correspondant au motif est vide:
13     suppression de la liste
14 réveil des threads en attente
15 déverrouillage
```

Pour gérer les accès concurrents entre les *threads*, nous avons utilisé un verrou commun de type *ReentrantLock* et une condition permettant de mettre les opérations bloquantes en attente jusqu'à écriture.

*signalAll()* est utilisé lors de l'opération d'écriture pour notifier l'ensemble des *threads* en attente.

Nous avons choisi de regrouper les *callbacks* par motif dans des listes. Ces listes sont ensuite stockées dans une *HashMap* avec pour clé le motif correspondant.

Deux *HashMap* différentes sont utilisées, une pour le mode *take* et une pour le mode *read*.

## Problèmes rencontrés

Nous avons rencontré différents problèmes lors de l'implantation de cette version. Certains ont pu être résolus, d'autres non. Dans tous les cas nous avons des pistes de solutions pour pallier lesdits problèmes.

Premièrement, nous pouvons noter le manque de finesse dans l'utilisation des verrous en termes de concurrence. Cela permet d'éviter les bugs entre les différentes primitives sur un grand nombre d'opération mais on perd en performance. Malheureusement nous n'avons pas eu le temps d'implanter des *ReadWriteLock* pour affiner les blocages.

Ensuite, l'utilisation de *HashMap* paraissait judicieuse au départ pour gagner du temps dans la manipulation des collections d'évènements en attente. Cependant, cela pose un problème lorsque nous devons parcourir la collection. Utiliser une *LinkedHashMap* (ou *LinkedList*) aurait été plus judicieux.



## Troisième partie

### Version client / mono-serveur

## Solution implantée

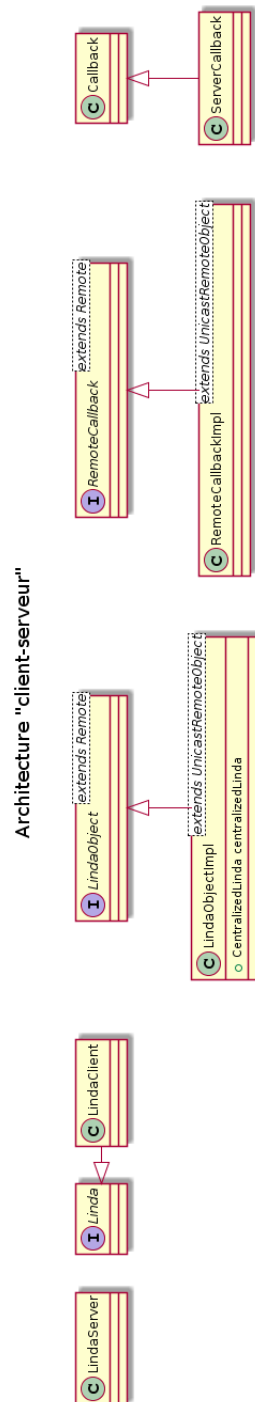


FIGURE 2 – Diagramme UML de la version client-serveur

# Annexe A

## Plan de tests

## Annexe B

### Sources