

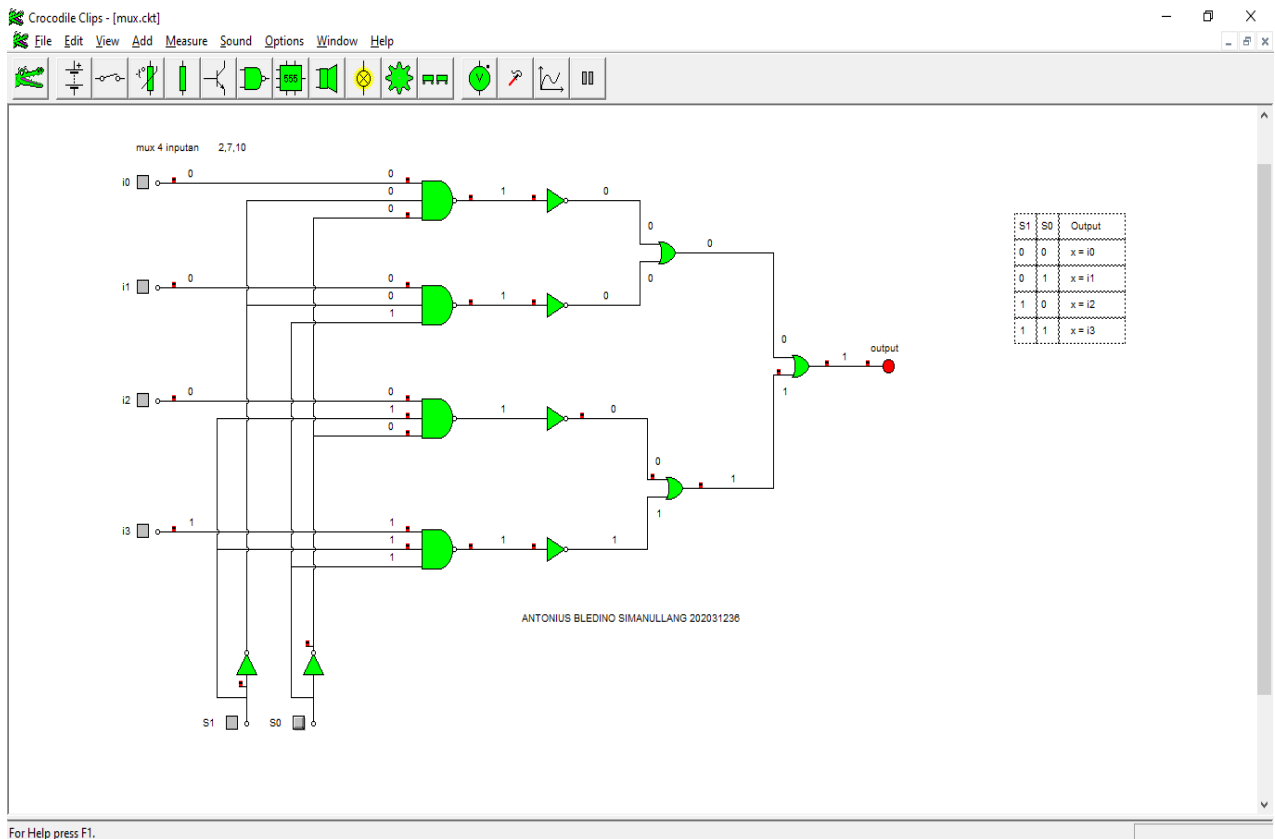
# **LAPORAN TEKNIK DIGITAL**



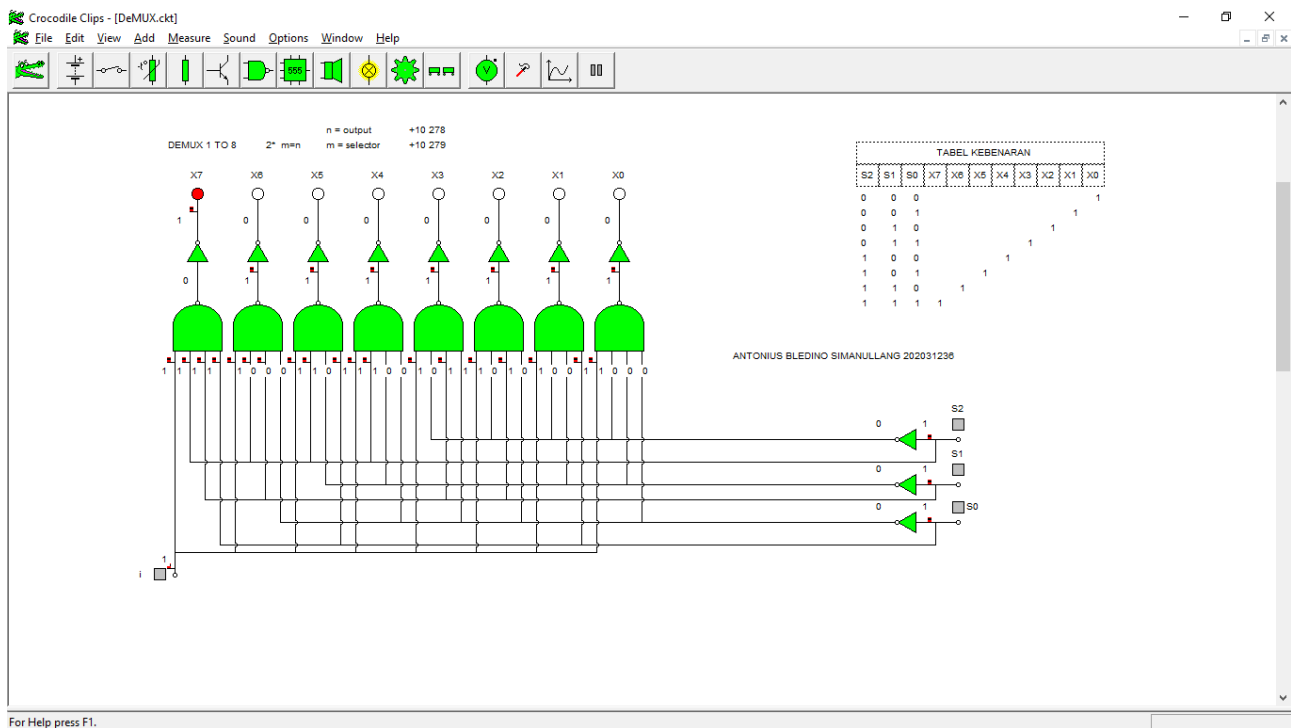
**NAMA : ANTONIUS BLEDINO SIMANULLANG**  
**NIM : 202031236**  
**KELAS : F**  
**NAMA DOSEN : MAX TEJA ACIE CIPTA W**

**LABORATORIUM EMBEDDED SYSTEM**  
**INSTITUT TEKNOLOGI PLN**  
**2021**

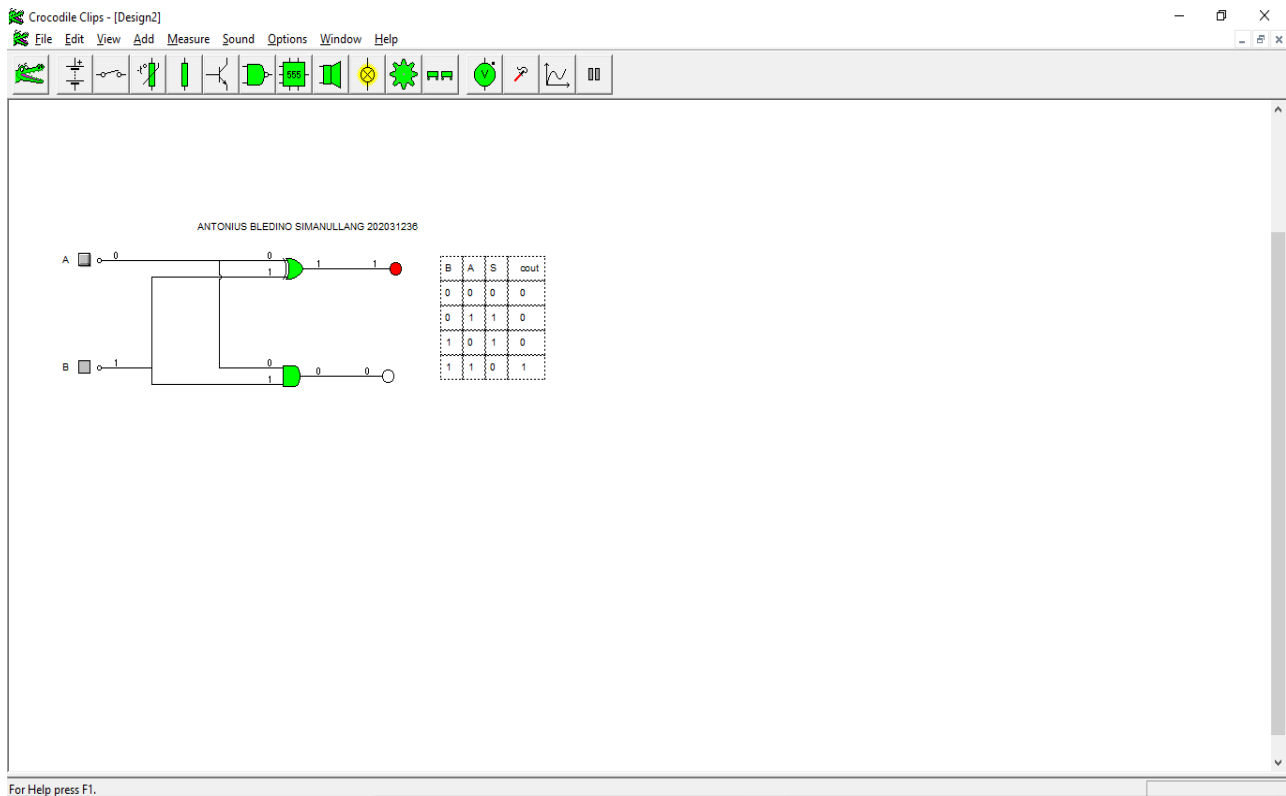
## 1. A.Untai Mux dengan 4 selektor untuk input



## B.Untai Demux 16 output



## 2. A.adder 4 bit, lakukan penjumlahan



## B. Untai gabungan 4 bit

