2023 FPGA 助教課說明

## 課程說明

本實驗課使用Xilinx Artix-7 EGO1作為教學FPGA板子，在本課程中能學到基本FPGA使用與如何使用硬體描述語言設計硬體，希望本學期課程對大家會有幫助。

## 課程安排

* Lab0\_Introduce+Lab1\_Flash\_LED
* Lab2\_Seg7+Switch
* Lab3\_One\_Shot\_Pulse+Midterm\_introduction
* Lab4\_Midterm
* Lab5\_Midterm+Final\_introduction
* Lab6\_VGA
* Lab7\_Advance\_VGA
* Lab8\_UART

## 成績占比

* Lab0
* Lab1 - 10%
* Lab2 - 10%
* Lab3 - 10%
* Midterm - 35%(含5%bonus)
* Lab6 - 10%
* Lab7 - 10%
* Lab8
* Final – 30%(含10% bonus)

總分：115分

## 助教安排

* Lab0、1、Midterm、Lab8、Final：軒宇
* Lab2：
* Lab3：
* Lab6：
* Lab7：

## 注意事項

1. 上課時拿FPGA板作為點名，下課需歸還FPGA
2. 如果要提早走，需要做完本週Lab才能走
3. 本課程不允許抄襲，抓到抄襲者，該Lab零分
4. FPGA板不外借(若太多同學反應做不完，將額外開投票時間安排教室讓大家使用)

## 成績計算

1. 成績計算按照完成順序給分(Midterm與Final除外)

規則如下表：(以下為當週lab繳交評分方式)

|  |  |  |
| --- | --- | --- |
|  | 完成順序 | 成績 |
| 區間Ａ | 1~5 | 100% |
| 區間B | 6~10 | 90% |
| 區間C | 11~15 | 80% |
| 區間D | 16~最後 | 70% |

遲交一週，繳交分數：60%

遲交兩週，繳交分數：50%

最多遲到兩週，遲交兩週後即不用繳交該lab，該lab即為0%

舉例：

學生Ａ在Lab 1拿區間A，Lab 2拿區間B，分數計算如下：

Lab 1：10\*100% = 10分

Lab 2：10\*90% = 9分

其他Lab同此計算方式。

1. Midterm與Final評分方式會在Lab3與Lab5時宣告

Midterm與Final需要繳交code(主要用來檢測是否有Code抄襲)，若抓到抄襲，該Lab0分。