

ORGANISASI KOMPUTER

Materi 2: Computer Systems

I Nyoman Kusuma Wardana Sistem Informasi STMIK STIKOM Bali

MATERI PERKULIAHAN

- Pendahuluan → top-level view
- Komponen Komputer
- Fungsi Komputer

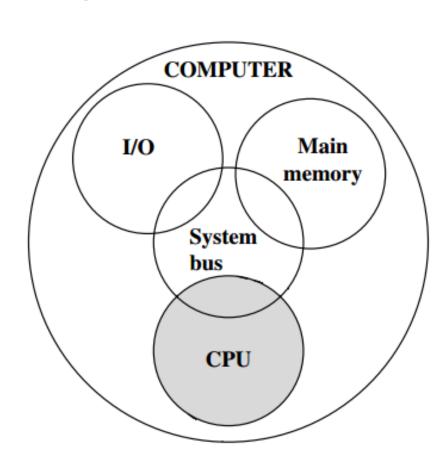


MATERI PERKULIAHAN

- Pendahuluan → top-level view
- Komponen Komputer
- Fungsi Komputer



<u>Bagian² Utama Komputer:</u>



Top level view

Komputer terdiri atas:

- 1. CPU
- 2. Memory
- 3. I/O
- 4. Interconnection

Gambar Struktur Utama Komputer

- Dgn memakai top-level view (dr atas ke bawah) kita dpt mendeskripsikan komputer dgn:
- Mendeskripsikan sifat eksternal dr setiap komponen → misal data & sinyal kontrol yg berbeda utk setiap komponen
- Mendeskripsikan struktur interkoneksinya dan sinyal kontrol utk mengatur interkoneksi tsb

- Manfaat melihat scr top-level dr struktur dan fungsi komputer adlh:
- Kemampuan yg lebih baik utk memahami sifat2 dasar dr komputer
- Pemahaman yg lebih baik thp meningkatnya kerumitan komputer
- 3. Menawarkan solusi **bottleneck**
- 4. Menawarkan alternatif solusi thp **kegagalan sistem**

- Pada banyak kasus: mengubah desain utk memperbaiki kemampuan sistem dan penanganan kegagalan lebih baik drpd hanya meningkatkan kecepatan dan kinerja setiap masing2 komponen
- Pd pertemuan ini → kita fokus pd struktur dasar yg digunakan pd interkoneksi komponen2 dlm komputer

MATERI PERKULIAHAN

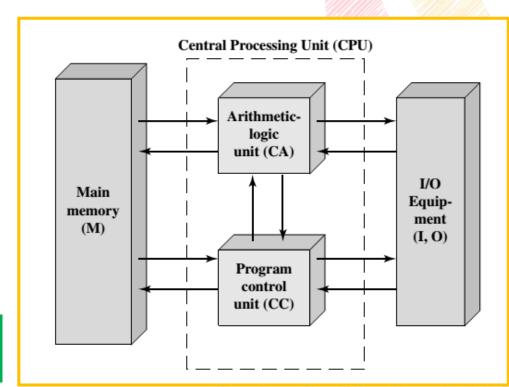
- Pendahuluan → top-level view
- Komponen Komputer
- Fungsi Komputer



Awalnya, desain komputer menggunakan konsep John von Neumann (univ.

Princeton) → dikenal sbg von Neumann

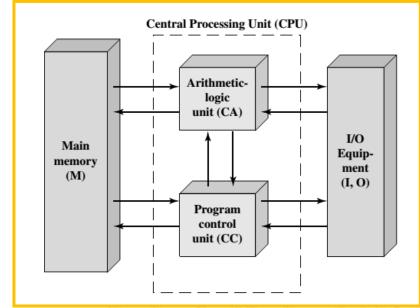
architecture



Von Neumann memperkenalkan: Struktur IAS Computer

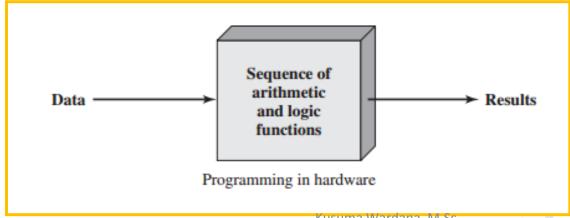
Tiga **konsep** utama arsitektur **von Neumann**:

- Data dan instruksi ditempatkan pd memori yg sama
- Isi dr memori diakses brdasarkn alamat lokasi tanpa memperhatikan jenis datanya
- Ekseskusi dijalankan scr sekuensial (berurutan)



Pendekatan Software & Hardware

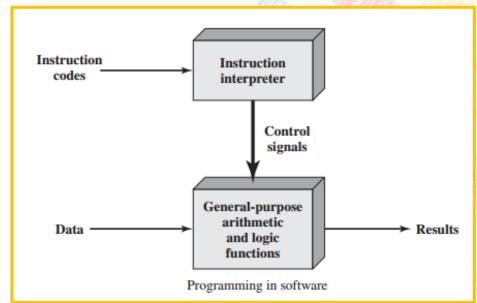
- 1. Pendekatan Hardware
- Dgn merangkai komponen logika (and, or, not, dsb) maka hardware dpt melakukan suatu logika pemrograman tertentu
- Dikenal sbg: hardwired program



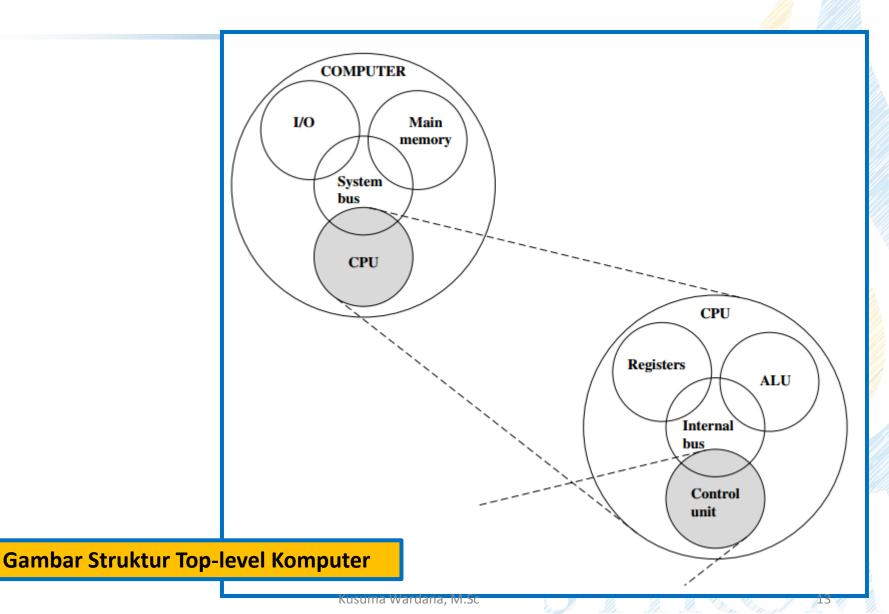
Hardwired Program

2. Pendekatan Software

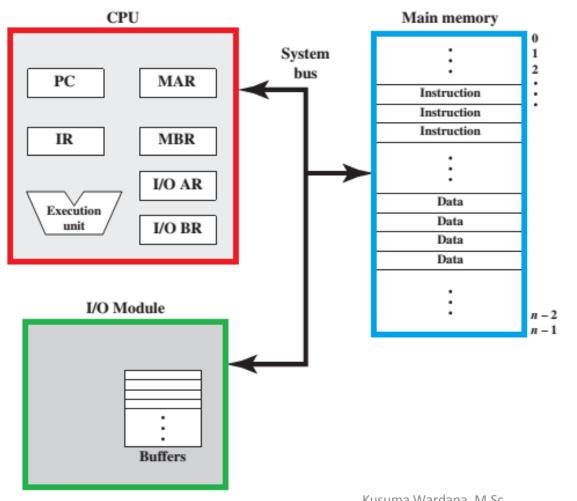
- Untuk membangun fungsi umum (generalpurpose) → hardware melakukan berbagai fungsi berdasarkan sinyal kontrol
- Dikenal sbg: software



Pemrograman Software



Komponen² komputer digambarkan sbb:



PC = Program Counter **IR** = Instruction Reg.

MAR = Memory Addrs Reg.

MBR = Memory Buffer Reg.

I/O AR = I/O Address Reg

I/O BR = I/O Buffer Reg.

Kusuma Wardana, M.Sc

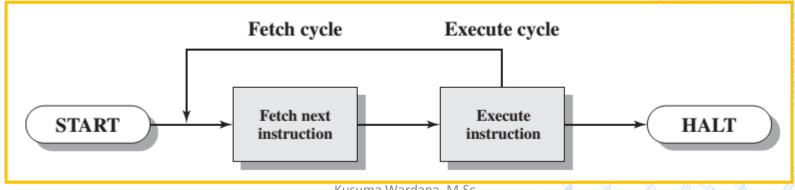
MATERI PERKULIAHAN

- Pendahuluan → top-level view
- Komponen Komputer
- Fungsi Komputer



- Fungsi dasar dr komputer adalah mengeksekusi program
- Program → terdiri dr set instruksi yg tersimpan di memori
- Sederhananya, trdapat 2 tahap dlm mengeksekusi program:
 - Prosesor membaca (fetch) instruksi dr memori, dan
 - 2. Prosesor mengeksekusi setiap instruksi

- Eksekusi program > proses perulangan instruction fetch dan instruction execution
- Proses yg diperlukan dlm sekali instruksi dikenal sebagai siklus instruksi (instruction cycle
- Instruction cycle trdr dr: fetch cycle dan execute cycle



Membaca dan mengeksekusi Instruksi

- Prosesor mengambil alamat instruksi (fetch) dr memori
- Memori ini dikenal sbg → Program Counter (PC)
- Setelah prosesor melakukan pembacaan, selanjutnya alamat PC dinaikkan (kecuali ditentukan lain) → PC = PC + 1
- Contoh: misal PC berada pd lokasi 200, maka instruksi berikutnya pd lokasi 201

- Aksi utk melakukan sesuatu sesuai dan alamat PC berada pd suatu memori
- Memori ini dikenal sbg → Instruction Register (IR)
- Prosesor menginterprestasikan instruksi dan melakukan aksi yg telah ditentukan

Empat kategori aksi dlm eksekusi program:

- Processor-memory → data bisa di transfer dr memori ke prosesor atau dr prosesor ke memori
- Processor-I/O → data bisa ditransfer dr prosesor ke modul I/O
- Data processing → prosesor mungkin melakukan bbrp operasi aritmatika atau logika
- Control → mengontrol rangkaian eksekusi

Sekarang, amati contoh berikut:

- Misal prosesor mempunyai satu register data bernama accumulator (AC)
- Regiter data dan register instruksi mempunyai lebar 16-bit > 16-bit words
- Format instruksi menyediakan 4-bit utk opcode → 2⁴ = 16 opcode yg berbeda
- Sisanya, Format instruksi menyediakan 12bit utk alamat → 2¹² = 4096 (4K) alamat yg berbeda

Opcode Address 15

format instruksi

Register internal CPU:

- Program Counter (PC) = alamat instruksi
- Instruction Reg. (IR) = Instruksi yg dieksekusi
- Accumulator (AC) = penyimpanan sementara

List opcode:

- 0001 = load AC dari memori
- 0010 = simpan AC ke memori
- 0101 = tambahkan ke AC dari memori

Langkah2 eksekusi program

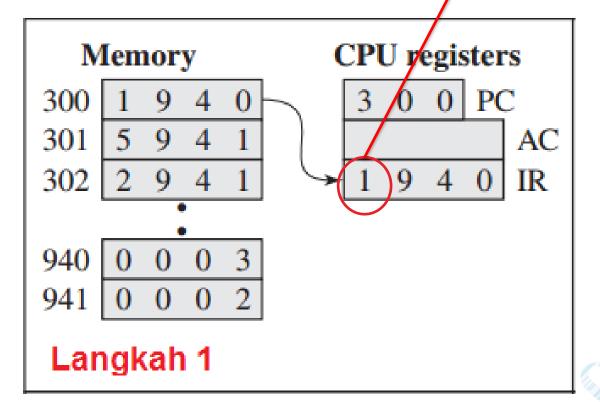
Contoh:

tambahkan isi dari memori dengan alamat 940 dengan isi memori yg beralamat 941, dan simpan hasilnya di alamat 941.

Jawab:

List opcode:

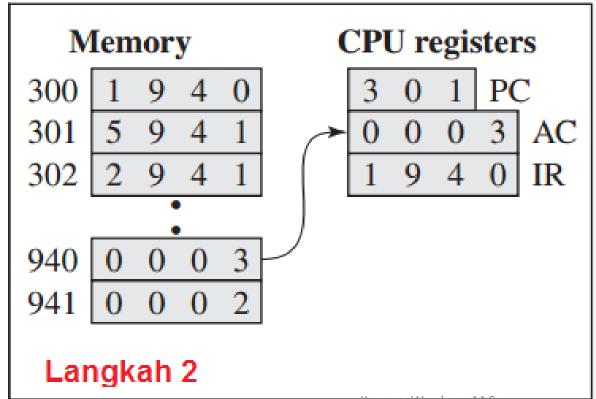
- •0001 = load AC dari memori
- •0010 = simpan AC ke memori
- •0101 = tambahkan ke AC dari memori



Jawab:

<u>List opcode</u>:

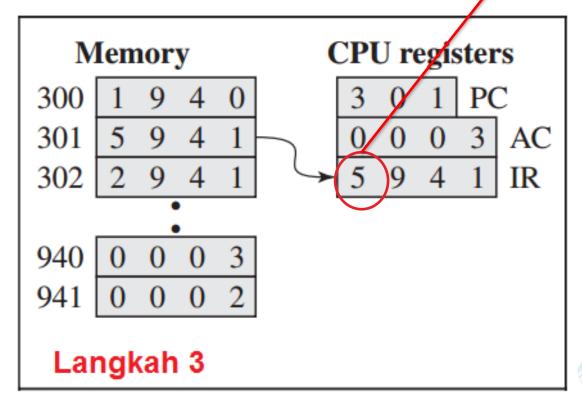
- •0001 = load AC dari memori
- •0010 = simpan AC ke memori
- •0101 = tambahkan ke AC dari memori



Jawab:

List opcode:

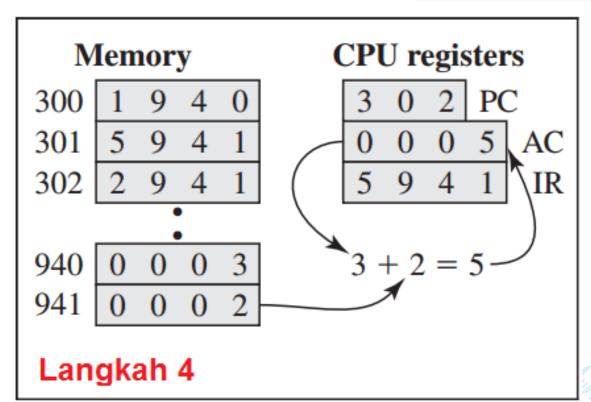
- •0001 = load AC dari memori
- •0010 = simpan AC ke memori
- •0101 = tambahkan ke AC dari memori



Jawab:

<u>List opcode</u>:

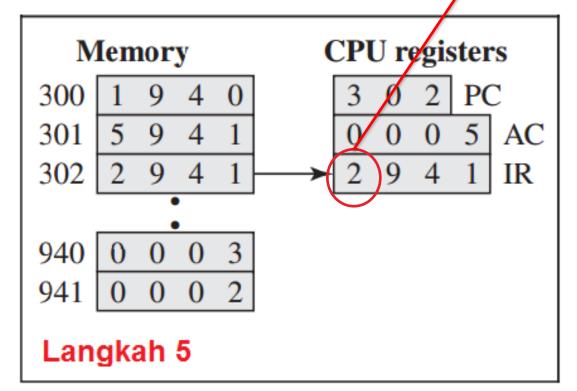
- •0001 = load AC dari memori
- •0010 = simpan AC ke memori
- •0101 = tambahkan ke AC dari memori



Jawab:

List opcode:

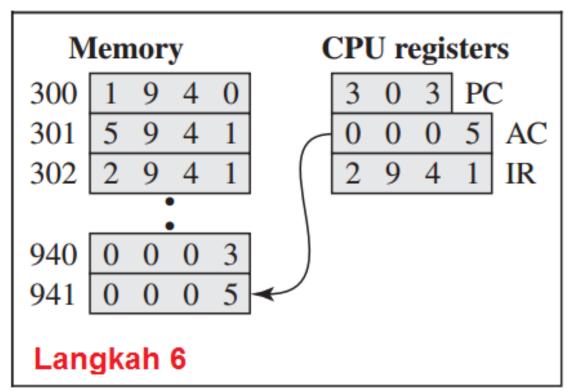
- •0001 = load AC dari memori
- •0010 = simpan AC ke memori
- •0101 = tambahkan ke AC dari memori

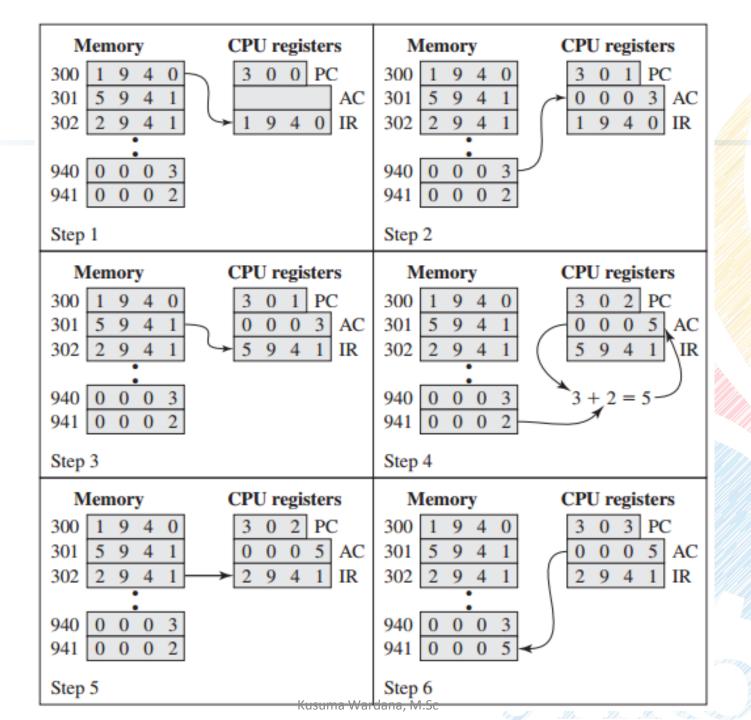


Jawab:

List opcode:

- •0001 = load AC dari memori
- •0010 = simpan AC ke memori
- •0101 = tambahkan ke AC dari memori





DAFTAR PUSTAKA

- Stallings, W., 2010, Computer Organization and Architecture: Designing for Performance 8th edition, Prentice Hall
- Hamacher, C., Vranezic, Z., Zaky, S., Manjikian, N., 2012, Computer Organization and Embedded Systems 6th edition, McGrawHill