

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ
РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное автономное образовательное учреждение
высшего образования «Санкт-Петербургский политехнический университет
Петра Великого»

Институт компьютерных наук и кибербезопасности

Направление: 02.03.01 Математика и компьютерные науки

Основы архитектуры ЦВМ

**Отчет о выполнении лабораторной работы №1
Анализ и синтез комбинационных узлов
ЭВМ. Дешифратор.**

Студент,
группы 5130201/30002

Путята М. А.

Руководитель

Вербова Н. М.

Санкт-Петербург - 2024 г.

Цель работы:

Изучить принципы построения и функционирования дешифратора.

Методика:

В соответствии с переключательной функцией, приведенной в табл. 1, был синтезирован дешифратор 3-х разрядного числа.

№	x_2	x_1	x_0	y_0	y_1	y_2	y_3	y_4	y_5	y_6	y_7
0	0	0	0	1	0	0	0	0	0	0	0
1	0	0	1	0	1	0	0	0	0	0	0
2	0	1	0	0	0	1	0	0	0	0	0
3	0	1	1	0	0	0	1	0	0	0	0
4	1	0	0	0	0	0	0	1	0	0	0
5	1	0	1	0	0	0	0	0	1	0	0
6	1	1	0	0	0	0	0	0	0	1	0
7	1	1	1	0	0	0	0	0	0	0	1

Таблица 1

В ходе синтеза дешифратора 3x8 была составлена СДНФ для каждого y_i , в соответствии с которой была построена функциональная схема дешифратора. Далее эта схема дешифратора была введена в Multisim (Рис. 1).

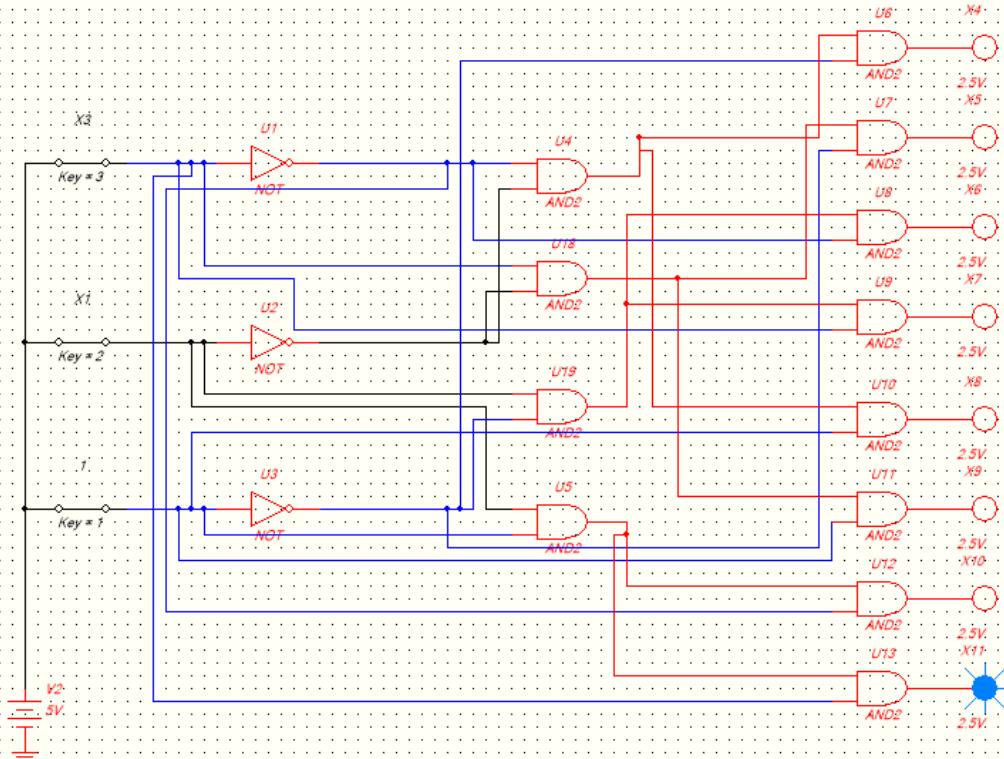


Рис. 1. Дешифратор 3x8

В процессе проверки правильности работы дешифратора лампочки для демонстрации работы схемы загорались в нужном порядке, что показывает правильность функционирования синтезируемого устройства.

Во второй части лабораторной работы были изучены принципы работы дешифратора К155ИД4 (SN74155). (Рис. 3)

Схема для исследования ИС К155ИД4

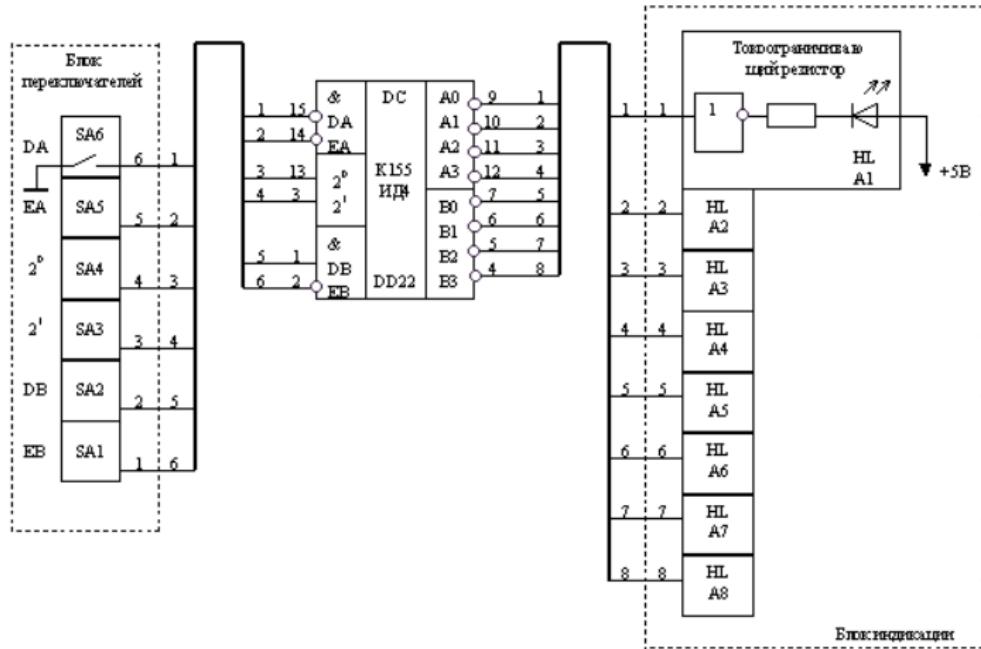


Рис.3. Схема К155ИД4

Далее схема дешифратора К155ИД4 (SN74155) была введена в Multisim. На рисунках 3 и 4 представлены двойной дешифратор 2x4 и дешифратор 3x8 соответственно.

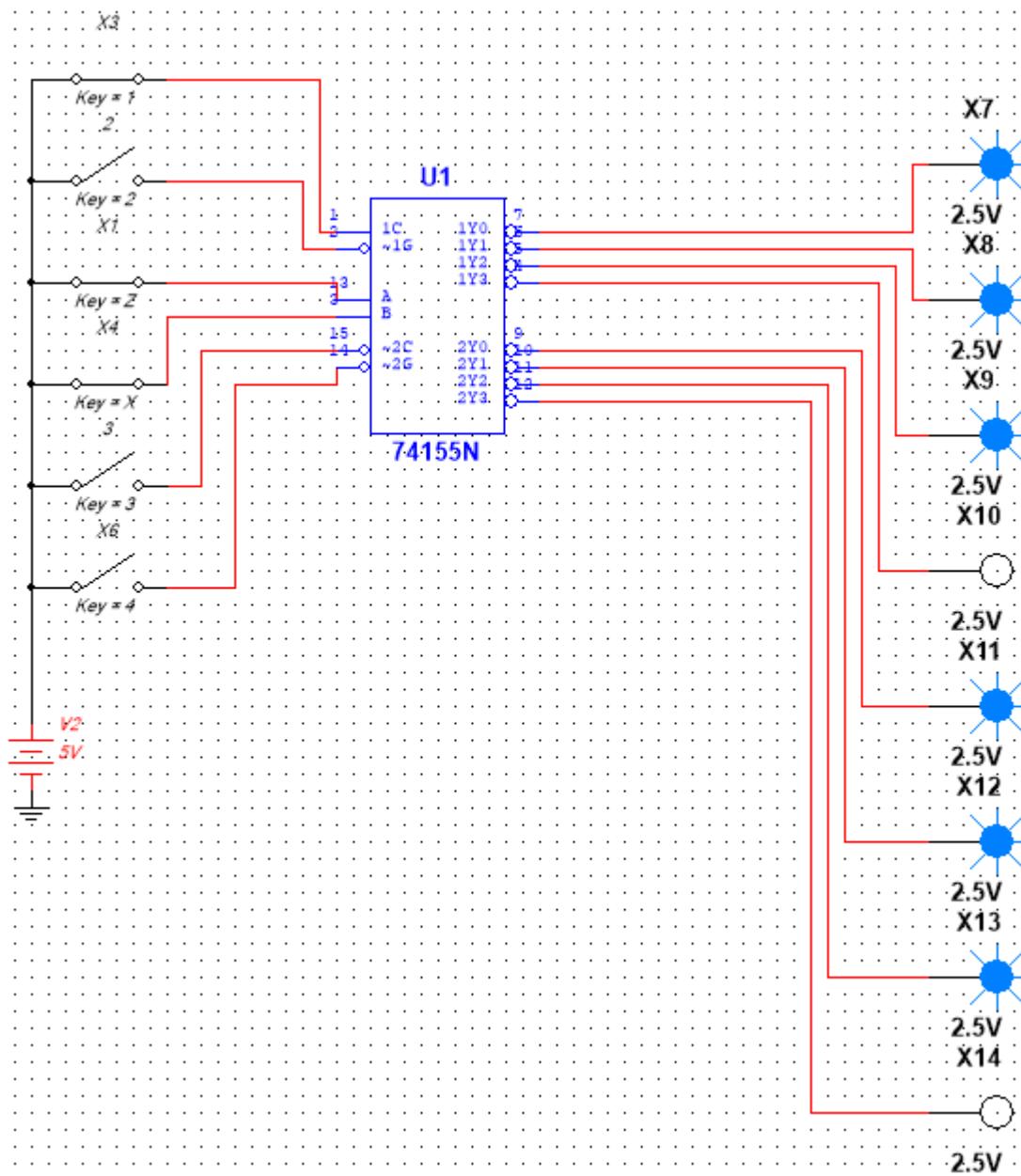


Рис.3. дешифратор К155ИД4 в режиме работы 2x4

Перевести дешифратор в режим работы 3 на 8 можно с помощью соединения входов DA и DB.

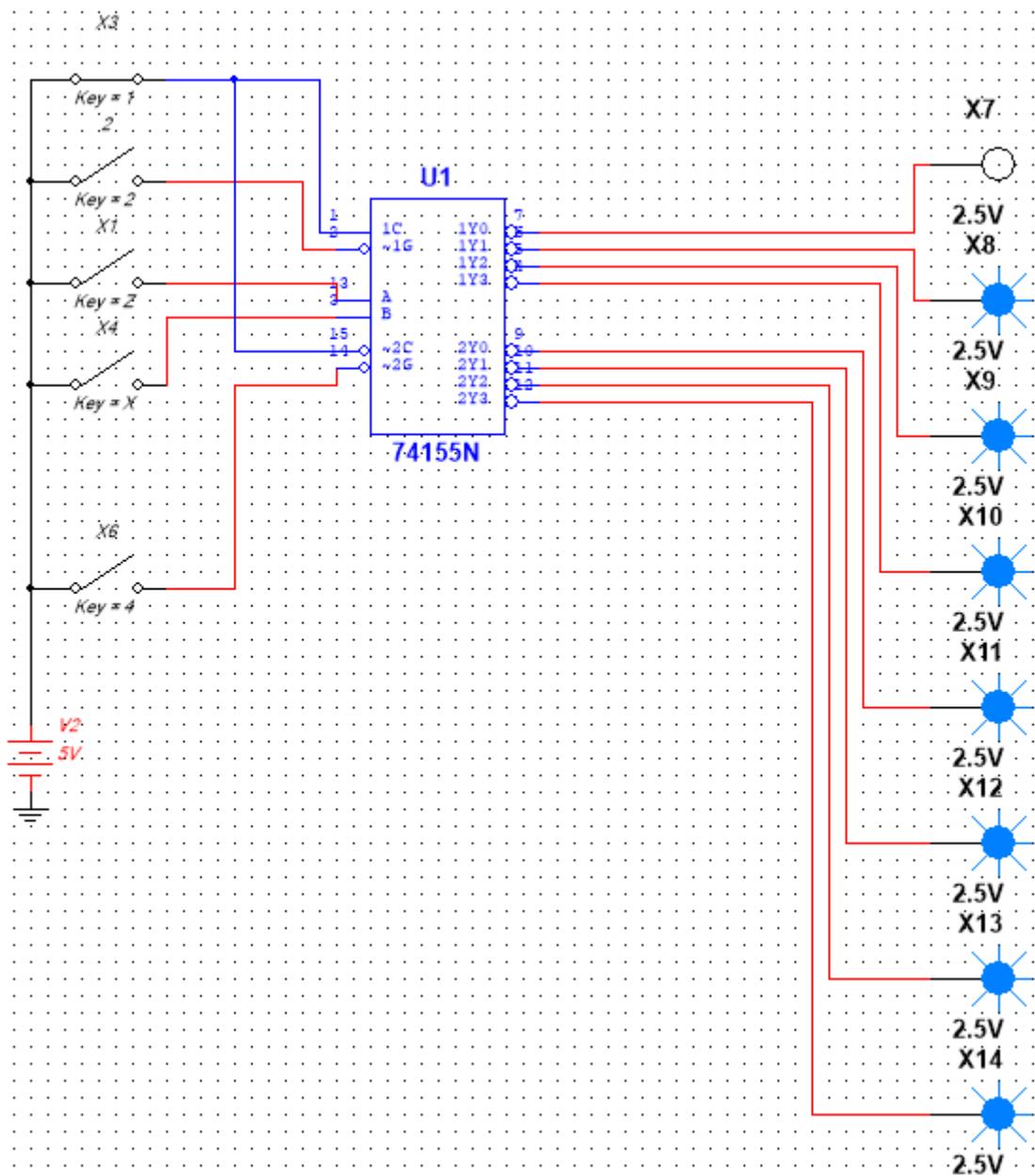


Рис.4. дешифратор К155ИД4 в режиме работы 3x8

Вывод: в ходе выполнения лабораторной работы были изучены принципы построения дешифраторов 3x8 и 2x4. Были построены СДНФ и функциональная схема в соответствии с ней. Также была изучена микросхема К155ИД4 в двух режимах работы: двойного дешифратора 2x4 и дешифратора 3x8.