

UNIVERSIDAD DE COSTA RICA
Escuela de Ingeniería Eléctrica
IE0523 – Circuitos Digitales II

Proyecto 2. Plan de trabajo

Yeison Rodríguez, B56074
Pablo Vargas B57564
Luis Soto B57082

19/06/19

1. Cronograma de trabajo

El proyecto se divide por módulos y cada módulo será asignado a uno de los integrantes del equipo. En caso de que se tengan problemas en el diseño de algún módulo los demás integrantes ayudarían a resolver el problema.

Se espera cumplir con el siguiente cronograma de trabajo:

■ Avance 1, 19 de junio:

- **Luis Soto:** Creación de módulo de máquina de estados y sus respectivas pruebas.
- **Pablo Vargas:** Creación del módulo de memoria y sus respectivas pruebas
- **Yeison Rodríguez:** Seguimiento de bitácora y plan de trabajo. Ayudar con problemas en los módulos de trabajo y arreglo del git.

■ Avance 2, 26 de junio:

- **Luis Soto:** Ayudar con problemas en los módulos de trabajo.
- **Pablo Vargas:** Creación del módulo que realiza el arbitraje.
- **Yeison Rodríguez:** Creación de módulo del FIFO

■ Avance 3, 3 de julio:

- **Luis Soto:** Aporte en la interconexión de los elementos
- **Pablo Vargas:** Aporte en la interconexión de los elementos
- **Yeison Rodríguez:** Aporte en la interconexión de los elementos

■ Avance 4,6 de julio: Todos los integrantes trabajarán en el reporte, específicamente en cada uno en los módulos que realizó

■ Presentación final:10 de julio: Todos los integrantes trabajarán en la presentación final, utilizando la bitácora para describir los principales problemas que se tuvo.

2. Plan de pruebas

En la figura 1 se presenta la arquitectura del proyecto, la cuál es la base de todos los diseños. Para cada módulo creado se deberá generar un testbench y comprobar el correcto funcionamiento tanto del modelo conductual como el estructural.

Arquitectura proyecto de diseño #2

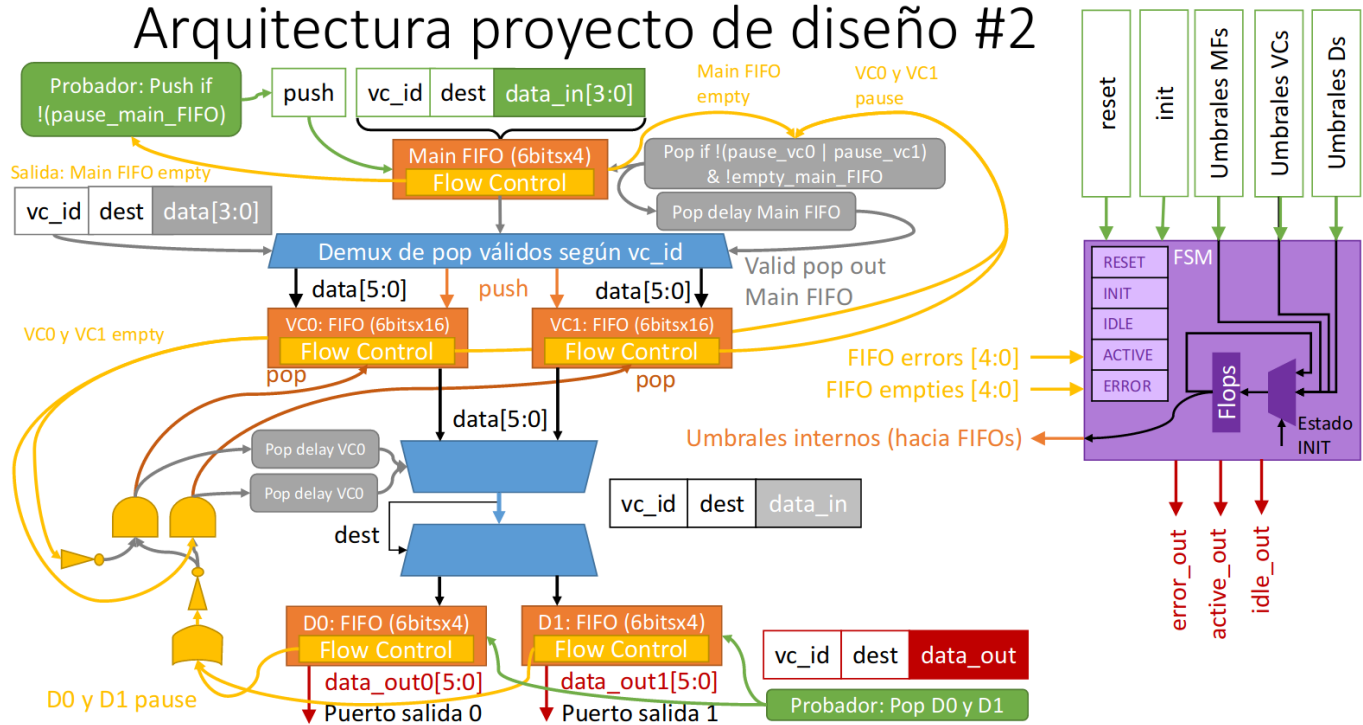


Figura 1: Diagrama de los módulos del proyecto