

Encargado del proyecto	Óscar Martín, Rubén Serrano, Pablo Villacorta, Andrés Martín
Fechas de inicio y fin del proyecto	22 sept. 2022 - 24 feb. 2023
Progreso	0%
Tarea	90
Recursos	4

El proyecto consiste en el diseño, fabricación, programación y verificación de un Datalogger for IoT

Tarea

2

Nombre	Fecha de inicio	Fecha de fin
Especificación del proyecto	22/9/22	28/9/22
Estudio sistema	22/9/22	24/9/22
Definición de objetivos	22/9/22	28/9/22
Diseño electrónico y captura esquemática	29/9/22	28/11/22
Búsqueda de componentes PCB0	29/9/22	29/9/22
Búsqueda de componentes PCB1	2/10/22	2/10/22
Búsqueda de componentes PCB2	27/10/22	29/10/22
Búsqueda de componentes PCB3	28/10/22	3/11/22
Creación de nuevos componentes PB0	30/9/22	30/9/22
Creación de nuevos componentes PCB1	3/10/22	3/10/22
Creación de nuevos componentes PCB 2	27/10/22	29/10/22
Creación de nuevos componentes PCB3	28/10/22	3/11/22
Posicionamiento de componentes PCB0	30/9/22	5/10/22
Posicionamiento de componentes PCB1	3/10/22	5/10/22
Posicionamiento de componentes PCB2	30/10/22	3/11/22
Posicionamiento de componentes PCB3	4/11/22	19/11/22
Análisis consumo eléctrico PCB0	18/10/22	19/10/22
Análisis consumo eléctrico PCB1	19/10/22	27/10/22
Análisis consumo eléctrico PCB2	30/10/22	7/11/22
Análisis consumo eléctrico PCB3	4/11/22	12/11/22
Análisis disipación de potencia PCB0	20/10/22	21/10/22
Análisis disipación de potencia PCB1	28/10/22	28/10/22
Análisis disipación de potencia PCB2	8/11/22	14/11/22
Análisis disipación de potencia PCB3	13/11/22	17/11/22
Rutado de conexiones PCB0	6/10/22	11/10/22
Rutado de conexiones PCB1	6/10/22	8/10/22
Rutado de conexiones PCB2	4/11/22	8/11/22
Rutado de conexiones PCB3	20/11/22	24/11/22
Generación de listado de materiales (BOM) PCB0	4/10/22	20/10/22
Generación de listado de materiales (BOM) PCB1	18/10/22	20/10/22
Generación de listado de materiales (BOM) PCB2	30/10/22	19/11/22
Generación de listado de materiales (BOM) PCB3	4/11/22	24/11/22
Documentación esquemático. Control de cambios PCB0	5/10/22	21/10/22
Documentación esquemático. Control de cambios PCB1	4/10/22	28/10/22
Documentación esquemático. Control de cambios PCB2	30/10/22	23/11/22
Documentación esquemático. Control de cambios PCB3	4/11/22	28/11/22
Diseño de la placa de circuito integrado	5/10/22	4/1/23
Creación de huellas de nuevos componentes PCB0	5/10/22	5/10/22
Creación de huellas de nuevos componentes PCB1	11/10/22	11/10/22

Tarea

Nombre	Fecha de inicio	Fecha de fin
Creación de huellas de nuevos componentes PCB2	24/11/22	30/11/22
Creación de huellas de nuevos componentes PCB3	29/11/22	4/12/22
Posicionado de componentes PCB0	6/10/22	6/10/22
Posicionado de componentes PCB1	11/10/22	11/10/22
Posicionado de componentes PCB2	1/12/22	13/12/22
Posicionado de componentes PCB3	5/12/22	17/12/22
Definición de borde y zonas de conectores PCB0	6/10/22	6/10/22
Definición de borde y zonas de conectores PCB1	11/10/22	11/10/22
Definición de borde y zonas de conectores PCB2	14/12/22	16/12/22
Definición de borde y zonas de conectores PCB3	18/12/22	20/12/22
Planos de disipación térmica PCB0	6/10/22	6/10/22
Planos de disipación térmica PCB1	11/10/22	11/10/22
Planos de disipación térmica PCB2	17/12/22	18/12/22
Planos de disipación térmica PCB3	21/12/22	22/12/22
Planos de masa y otros PCB0	6/10/22	6/10/22
Planos de masa y otros PCB1	11/10/22	11/10/22
Planos de masa y otros PCB2	19/12/22	20/12/22
Planos de masa y otros PCB3	23/12/22	24/12/22
Documentación: acotaciones geométricas PCB0	6/10/22	6/10/22
Documentación: acotaciones geométricas PCB1	11/10/22	11/10/22
Documentación: acotaciones geométricas PCB2	21/12/22	22/12/22
Documentación: acotaciones geométricas PCB3	25/12/22	26/12/22
Rutado de conexiones PCB0	7/10/22	13/10/22
Rutado de conexiones PCB1	11/10/22	14/10/22
Rutado de conexiones PCB2	23/12/22	27/12/22
Rutado de conexiones PCB3	27/12/22	31/12/22
Documentación: serigrafía. Control de cambios PCB0	7/10/22	8/10/22
Documentación: serigrafía. Control de cambios PCB1	11/10/22	11/10/22
Documentación: serigrafía. Control de cambios PCB2	28/12/22	29/12/22
Documentación: serigrafía. Control de cambios PCB3	1/1/23	2/1/23
Generación de ficheros para el fabricante (gerber) PCB0	14/10/22	15/10/22
Generación de ficheros para el fabricante (gerber) PCB1	12/10/22	12/10/22
Generación de ficheros para el fabricante (gerber) PCB2	30/12/22	31/12/22
Generación de ficheros para el fabricante (gerber) PCB3	3/1/23	4/1/23
Fabricación de la placa de circuito impreso	13/1/23	8/2/23
Envío al fabricante	13/1/23	28/1/23
Recepción y revisión	29/1/23	30/1/23
Montaje de componentes	31/1/23	8/2/23
Realización Firmware. Simulación y depuración	15/1/23	23/2/23

Tarea

4

Nombre	Fecha de inicio	Fecha de fin
Control de elementos hardware: drivers	15/1/23	16/2/23
Verificación	15/1/23	16/2/23
Programa principal. Especificaciones	17/2/23	23/2/23
Documentación firmware. Control de cambios	15/1/23	23/2/23
Verificación hardware	9/1/23	27/1/23
Verificación inicial	9/1/23	9/1/23
Verificación firmware	10/1/23	19/1/23
Resolución de problemas	10/1/23	19/1/23
Análisis de prestaciones	10/1/23	20/1/23
Montaje final. Piezas mecánicas	21/1/23	27/1/23
Documentación	23/9/22	27/1/23
Realización informe	23/9/22	27/1/23

Recursos

5

Nombre	Función
Óscar Martín	Encargado del proyecto
Rubén Serrano	Encargado del proyecto
Pablo Villacorta	Encargado del proyecto
Andrés Martín	Encargado del proyecto

Diagrama de Gantt



