ETSIT UVA

https://www.tel.uva.es/

Encargado del proyecto Óscar Martín, Rubén Serrano, Pablo Villacorta, Andrés

Martín

Fechas de inicio y fin del proyecto 22 sept. 2022 - 28 ene. 2023

Progreso 0%
Tarea 51
Recursos 4

El proyecto consiste en el diseño, fabricación, programación y verificación de un Datalogger for IoT

Nombre	Fec Fecha de fin ha de inici o
Especificación del proyecto	22/9 28/9/22 /22
Estudio sistema	22/9 24/9/22 /22
Definición de objetivos	22/9 28/9/22 /22
Diseño electrónico y captura esquemática	29/9 23/10/22 /22
Búsqueda de componentes PCB0	29/9 2/10/22 /22
Búsqueda de componentes PCB1	29/9 2/10/22 /22
Búsqueda de componentes PCB2	29/9 2/10/22 /22
Búsqueda de componentes PCB3	29/9 2/10/22 /22
Creación de nuevos componentes PB0	3/10 9/10/22 /22
Creación de nuevos componentes PCB1	3/10 9/10/22 /22
Creación de nuevos componentes PCB 2	3/10 9/10/22 /22
Creación de nuevos componentes PCB3	3/10 9/10/22 /22
Posicionamiento de componentes PCB0	3/10 18/10/22 /22
Posicionamiento de componentes PCB1	3/10 18/10/22 /22

Nombre	Fec Fecha de fin ha de inici o
Posicionamiento de componentes PCB2	3/10 18/10/22 /22
Posicionamiento de componentes PCB3	3/10 18/10/22 /22
Análisis consumo eléctrico PCB0	3/10 11/10/22 /22
Análisis consumo eléctrico PCB1	3/10 11/10/22 /22
Análisis consumo eléctrico PCB2	3/10 11/10/22 /22
Análisis consumo eléctrico PCB3	3/10 11/10/22 /22
Análisis disipación de potencia	12/1 18/10/22 0/22
Rutado de conexiones	19/1 23/10/22 0/22
Generación de listado de materiales (BOM)	3/10 23/10/22 /22
Documentación esquemático. Control de cambios	29/9 23/10/22 /22
Diseño de la placa de circuito integrado	24/1 13/11/22 0/22
Creación de huellas de nuevos componentes	24/1 3/11/22 0/22
Posicionado de componentes	24/1 6/11/22 0/22
Definición de borde y zonas de conectores	7/11 9/11/22 /22

Nombre	Fec Fecha de fin ha de inici o
Planos de disipación térmica	10/1 11/11/22 1/22
Planos de masa y otros	10/1 11/11/22 1/22
Documentación: acotaciones geométricas	10/1 11/11/22 1/22
Rutado de conexiones	7/11 11/11/22 /22
Documentación: serigrafía. Control de cambios	24/1 11/11/22 0/22
Generación de ficheros para el fabricante (gerber)	12/1 13/11/22 1/22
Fabricación de la placa de circuito impreso	14/1 8/12/22 1/22
Envío al fabricante	14/1 27/11/22 1/22
Recepción y revisión	28/1 29/11/22 1/22
Montaje de componentes	30/1 8/12/22 1/22
Realización Firmware. Simulación y depuración	14/1 23/12/22 1/22
Control de elementos hardware: drivers	14/1 16/12/22 1/22
Verificación	14/1 16/12/22 1/22

Nombre	Fec Fecha de fin ha de inici o
Programa principal. Especificaciones	17/1 23/12/22 2/22
Documentación firmware. Control de cambios	14/1 23/12/22 1/22
Verificación hardware	9/1/ 27/1/23 23
Verificación inicial	9/1/ 9/1/23 23
Verificación firmware	10/1 19/1/23 /23
Resolución de problemas	10/1 19/1/23 /23
Análisis de prestaciones	10/1 20/1/23 /23
Montaje final. Piezas mecánicas	21/1 27/1/23 /23
Documentación	23/9 27/1/23 /22
Realización informe	23/9 27/1/23 /22

Recursos

Nombre	Función
Óscar Martín	Encargado del proyecto
Rubén Serrano	Encargado del proyecto
Pablo Villacorta	Encargado del proyecto
Andrés Martín	Encargado del proyecto

6

Diagrama de Gantt

GANTT. project	\Rightarrow	>		2022														2023							
Nombre	F Fecha de fin		Semana 38 19/9/22	Semana 3	Semana 40 3/10/22	Semana 41 10/10/22	Semana 42 17/10/22	Semana 43 24/10/22	3 Semana 44 31/10/22	Semana 45 7/11/22	Semana 46 14/11/22	Semana 47 21/11/22	Semana 48 28/11/22	Semana 49 5/12/22	Semana 50 12/12/22	Semana 51 19/12/22	Semana 52 26/12/22	Semana 1 2/1/23	Semana 2 9/1/23	Semana 3 16/1/23	Semana 4 23/1/23	Semana 5 30/1/23	Semana 6 6/2/23	Semana 7 13/2/23	Semana 8 20/2/23
Especificación del proyecto	2	28/9/22																							
Diseño electrónico y captura esquemática	2	23/10/22		<u> </u>				•																	
Diseño de la placa de circuito integrado	2	13/11/22						\vdash			4														
Fabricación de la placa de circuito impreso	1	8/12/22									-			_											
Realización Firmware. Simulación y depuración	1	23/12/22									-					$\overline{}$									
Verificación hardware	9	27/1/23																			$\overline{}$				
Documentación	2	27/1/23		_	-	-		_		_	_	_			_	_	-	_	-	-	$\overline{}$				

7

Diagrama de recursos

Contract Con	2022												2023										
GANTT. project	\succ	_		mana 40 Semana 41	1	1	T	1	1	1	1	T	1	1	1	1	Semana 3	Semana 4	Semana 5	Semana 6	1	Semana 8	
Nombre	Función			mana 40 Semana 41 0/22 10/10/22			31/10/22		14/11/22		28/11/22					Semana 2 9/1/23	Semana 3 16/1/23	Semana 4 23/1/23	Semana 5 30/1/23	Semana 6 6/2/23	Semana 7 13/2/23	20/2/23	
	Encargado del pr	25%	200% 36	0%																			
 Especificación del proyecto 		25%																					
 Búsqueda de componentes P 			50%																				
 Análisis consumo eléctrico PCB 	0		90	%																			
Búsqueda de componentes P			50%																				
 Búsqueda de componentes P 			50%																				
Búsqueda de componentes P			50%																				
 Análisis consumo eléctrico PCB 	1		90	%																			
 Análisis consumo eléctrico PCB 	3		90	%																			
 Análisis consumo eléctrico PCB 	2		90	%																			
☐ ■ Rubén Serrano	Encargado del pr	25%	200% 40	0%																			
 Especificación del proyecto 		25%																					
Búsqueda de componentes P			50%																				
 Análisis consumo eléctrico PCB 	0																						
 Búsqueda de componentes P 			50%																				
 Búsqueda de componentes P 			50%																				
Búsqueda de componentes P			50%																				
 Análisis consumo eléctrico PCB 	1																						
 Análisis consumo eléctrico PCB 	3																						
 Análisis consumo eléctrico PCB 	2																						
□ Pablo Villacorta	Encargado del pr	25%	40	0%																			
 Especificación del proyecto 		25%																					
 Análisis consumo eléctrico PCB 	0																						
 Análisis consumo eléctrico PCB 	1																						
 Análisis consumo eléctrico PCB 	3																						
 Análisis consumo eléctrico PCB 	2																						
☐ ● Andrés Martín	Encargado del pr	25%	40	0%																			
 Especificación del proyecto 		25%																					
 Análisis consumo eléctrico PCB 	0																						
 Análisis consumo eléctrico PCB 	1																						
 Análisis consumo eléctrico PCB 	3																						
 Análisis consumo eléctrico PCB 	2																						

8