

# Datalogger for IoT

20 oct. 2022

## ETSIT UVA

<https://www.tel.uva.es/>

Encargado del proyecto

Óscar Martín, Rubén Serrano, Pablo Villacorta, Andrés Martín

Fechas de inicio y fin del proyecto

22 sept. 2022 - 12 feb. 2023

Progreso

0%

Tarea

90

Recursos

4

---

El proyecto consiste en el diseño, fabricación, programación y verificación de un Datalogger for IoT

---

## Tarea

2

Nombre	Fecha de inicio	Fecha de fin
Especificación del proyecto	22/9/22	28/9/22
Estudio sistema	22/9/22	24/9/22
Definición de objetivos	22/9/22	28/9/22
Diseño electrónico y captura esquemática	29/9/22	12/12/22
Búsqueda de componentes PCB0	29/9/22	2/10/22
Búsqueda de componentes PCB1	4/10/22	7/10/22
Búsqueda de componentes PCB2	24/10/22	27/10/22
Búsqueda de componentes PCB3	14/11/22	17/11/22
Creación de nuevos componentes PB0	3/10/22	9/10/22
Creación de nuevos componentes PCB1	8/10/22	14/10/22
Creación de nuevos componentes PCB 2	28/10/22	3/11/22
Creación de nuevos componentes PCB3	18/11/22	24/11/22
Posicionamiento de componentes PCB0	3/10/22	18/10/22
Posicionamiento de componentes PCB1	8/10/22	23/10/22
Posicionamiento de componentes PCB2	28/10/22	12/11/22
Posicionamiento de componentes PCB3	18/11/22	3/12/22
Análisis consumo eléctrico PCB0	3/10/22	11/10/22
Análisis consumo eléctrico PCB1	8/10/22	16/10/22
Análisis consumo eléctrico PCB2	28/10/22	5/11/22
Análisis consumo eléctrico PCB3	18/11/22	26/11/22
Análisis disipación de potencia PCB0	12/10/22	18/10/22
Análisis disipación de potencia PCB1	17/10/22	23/10/22
Análisis disipación de potencia PCB2	6/11/22	12/11/22
Análisis disipación de potencia PCB3	27/11/22	1/12/22
Rutado de conexiones PCB0	19/10/22	23/10/22
Rutado de conexiones PCB1	24/10/22	28/10/22
Rutado de conexiones PCB2	13/11/22	17/11/22
Rutado de conexiones PCB3	4/12/22	8/12/22

## Tarea

Nombre	Fecha de inicio	Fecha de fin
Generación de listado de materiales (BOM) PCB0	3/10/22	23/10/22
Generación de listado de materiales (BOM) PCB1	8/10/22	28/10/22
Generación de listado de materiales (BOM) PCB2	28/10/22	17/11/22
Generación de listado de materiales (BOM) PCB3	18/11/22	8/12/22
Documentación esquemático. Control de cambios PCB0	3/10/22	27/10/22
Documentación esquemático. Control de cambios PCB1	8/10/22	1/11/22
Documentación esquemático. Control de cambios PCB2	28/10/22	21/11/22
Documentación esquemático. Control de cambios PCB3	18/11/22	12/12/22
Diseño de la placa de circuito integrado	13/12/22	2/1/23
Creación de huellas de nuevos componentes PCB0	13/12/22	23/12/22
Creación de huellas de nuevos componentes PCB1	13/12/22	23/12/22
Creación de huellas de nuevos componentes PCB2	13/12/22	23/12/22
Creación de huellas de nuevos componentes PCB3	13/12/22	23/12/22
Posicionado de componentes PCB0	13/12/22	26/12/22
Posicionado de componentes PCB1	13/12/22	26/12/22
Posicionado de componentes PCB2	13/12/22	26/12/22
Posicionado de componentes PCB3	13/12/22	15/12/22
Definición de borde y zonas de conectores PCB0	27/12/22	29/12/22
Definición de borde y zonas de conectores PCB1	27/12/22	29/12/22
Definición de borde y zonas de conectores PCB2	27/12/22	29/12/22
Definición de borde y zonas de conectores PCB3	27/12/22	29/12/22
Planos de disipación térmica PCB0	30/12/22	31/12/22
Planos de disipación térmica PCB1	30/12/22	31/12/22
Planos de disipación térmica PCB2	30/12/22	31/12/22
Planos de disipación térmica PCB3	30/12/22	31/12/22
Planos de masa y otros PCB0	30/12/22	31/12/22
Planos de masa y otros PCB1	30/12/22	31/12/22
Planos de masa y otros PCB2	30/12/22	31/12/22

## Tarea

Nombre	Fecha de inicio	Fecha de fin
Planos de masa y otros PCB3	30/12/22	31/12/22
Documentación: acotaciones geométricas PCB0	30/12/22	31/12/22
Documentación: acotaciones geométricas PCB1	30/12/22	31/12/22
Documentación: acotaciones geométricas PCB2	30/12/22	31/12/22
Documentación: acotaciones geométricas PCB3	30/12/22	31/12/22
Rutado de conexiones PCB0	27/12/22	31/12/22
Rutado de conexiones PCB1	27/12/22	31/12/22
Rutado de conexiones PCB2	27/12/22	31/12/22
Rutado de conexiones PCB3	27/12/22	31/12/22
Documentación: serigrafía. Control de cambios PCB0	13/12/22	14/12/22
Documentación: serigrafía. Control de cambios PCB1	13/12/22	14/12/22
Documentación: serigrafía. Control de cambios PCB2	13/12/22	14/12/22
Documentación: serigrafía. Control de cambios PCB3	13/12/22	14/12/22
Generación de ficheros para el fabricante (gerber) PCB0	1/1/23	2/1/23
Generación de ficheros para el fabricante (gerber) PCB1	1/1/23	2/1/23
Generación de ficheros para el fabricante (gerber) PCB2	1/1/23	2/1/23
Generación de ficheros para el fabricante (gerber) PCB3	1/1/23	2/1/23
Fabricación de la placa de circuito impreso	3/1/23	27/1/23
Envío al fabricante	3/1/23	16/1/23
Recepción y revisión	17/1/23	18/1/23
Montaje de componentes	19/1/23	27/1/23
Realización Firmware. Simulación y depuración	3/1/23	11/2/23
Control de elementos hardware: drivers	3/1/23	4/2/23
Verificación	3/1/23	4/2/23
Programa principal. Especificaciones	5/2/23	11/2/23
Documentación firmware. Control de cambios	3/1/23	11/2/23

Tarea

Nombre	Fecha de inicio	Fecha de fin
Verificación hardware	9/1/23	27/1/23
Verificación inicial	9/1/23	9/1/23
Verificación firmware	10/1/23	19/1/23
Resolución de problemas	10/1/23	19/1/23
Análisis de prestaciones	10/1/23	20/1/23
Montaje final. Piezas mecánicas	21/1/23	27/1/23
Documentación	23/9/22	27/1/23
Realización informe	23/9/22	27/1/23

## Recursos

6

Nombre	Función
Óscar Martín	Encargado del proyecto
Rubén Serrano	Encargado del proyecto
Pablo Villacorta	Encargado del proyecto
Andrés Martín	Encargado del proyecto



