

# Datalogger for IoT

28-oct-2022

## ETSIT UVA

<https://www.tel.uva.es/>

Encargado del proyecto	Óscar Martín, Rubén Serrano, Pablo Villacorta, Andrés Martín
Fechas de inicio y fin del proyecto	22-sep-2022 - 24-feb-2023
Progreso	0%
Tarea	90
Recursos	4

---

El proyecto consiste en el diseño, fabricación, programación y verificación de un Datalogger for IoT

---

## Tarea

Nombre	Fecha de inicio	Fecha de fin
Especificación del proyecto	22/09/22	28/09/22
Estudio sistema	22/09/22	24/09/22
Definición de objetivos	22/09/22	28/09/22
Diseño electrónico y captura esquemática	29/09/22	15/11/22
Búsqueda de componentes PCB0	29/09/22	2/10/22
Búsqueda de componentes PCB1	4/10/22	7/10/22
Búsqueda de componentes PCB2	11/10/22	14/10/22
Búsqueda de componentes PCB3	18/10/22	21/10/22
Creación de nuevos componentes PB0	3/10/22	9/10/22
Creación de nuevos componentes PCB1	8/10/22	14/10/22
Creación de nuevos componentes PCB 2	15/10/22	21/10/22
Creación de nuevos componentes PCB3	22/10/22	28/10/22
Posicionamiento de componentes PCB0	3/10/22	18/10/22
Posicionamiento de componentes PCB1	8/10/22	23/10/22
Posicionamiento de componentes PCB2	15/10/22	30/10/22
Posicionamiento de componentes PCB3	22/10/22	6/11/22
Análisis consumo eléctrico PCB0	3/10/22	11/10/22
Análisis consumo eléctrico PCB1	8/10/22	16/10/22
Análisis consumo eléctrico PCB2	15/10/22	23/10/22
Análisis consumo eléctrico PCB3	22/10/22	30/10/22
Análisis disipación de potencia PCB0	12/10/22	18/10/22
Análisis disipación de potencia PCB1	17/10/22	23/10/22
Análisis disipación de potencia PCB2	24/10/22	30/10/22
Análisis disipación de potencia PCB3	31/10/22	4/11/22
Rutado de conexiones PCB0	19/10/22	23/10/22
Rutado de conexiones PCB1	24/10/22	28/10/22
Rutado de conexiones PCB2	31/10/22	4/11/22
Rutado de conexiones PCB3	7/11/22	11/11/22

## Tarea

Nombre	Fecha de inicio	Fecha de fin
Generación de listado de materiales (BOM) PCB0	3/10/22	23/10/22
Generación de listado de materiales (BOM) PCB1	8/10/22	28/10/22
Generación de listado de materiales (BOM) PCB2	15/10/22	4/11/22
Generación de listado de materiales (BOM) PCB3	22/10/22	11/11/22
Documentación esquemático. Control de cambios PCB0	3/10/22	27/10/22
Documentación esquemático. Control de cambios PCB1	8/10/22	1/11/22
Documentación esquemático. Control de cambios PCB2	15/10/22	8/11/22
Documentación esquemático. Control de cambios PCB3	22/10/22	15/11/22
Diseño de la placa de circuito integrado	15/11/22	4/01/23
Creación de huellas de nuevos componentes PCB0	15/11/22	20/11/22
Creación de huellas de nuevos componentes PCB1	19/11/22	25/11/22
Creación de huellas de nuevos componentes PCB2	24/11/22	30/11/22
Creación de huellas de nuevos componentes PCB3	29/11/22	4/12/22
Posicionado de componentes PCB0	21/11/22	3/12/22
Posicionado de componentes PCB1	26/11/22	8/12/22
Posicionado de componentes PCB2	1/12/22	13/12/22
Posicionado de componentes PCB3	5/12/22	17/12/22
Definición de borde y zonas de conectores PCB0	4/12/22	6/12/22
Definición de borde y zonas de conectores PCB1	9/12/22	11/12/22
Definición de borde y zonas de conectores PCB2	14/12/22	16/12/22
Definición de borde y zonas de conectores PCB3	18/12/22	20/12/22
Planos de disipación térmica PCB0	7/12/22	8/12/22
Planos de disipación térmica PCB1	12/12/22	13/12/22
Planos de disipación térmica PCB2	17/12/22	18/12/22
Planos de disipación térmica PCB3	21/12/22	22/12/22
Planos de masa y otros PCB0	9/12/22	10/12/22
Planos de masa y otros PCB1	14/12/22	15/12/22
Planos de masa y otros PCB2	19/12/22	20/12/22

## Tarea

4

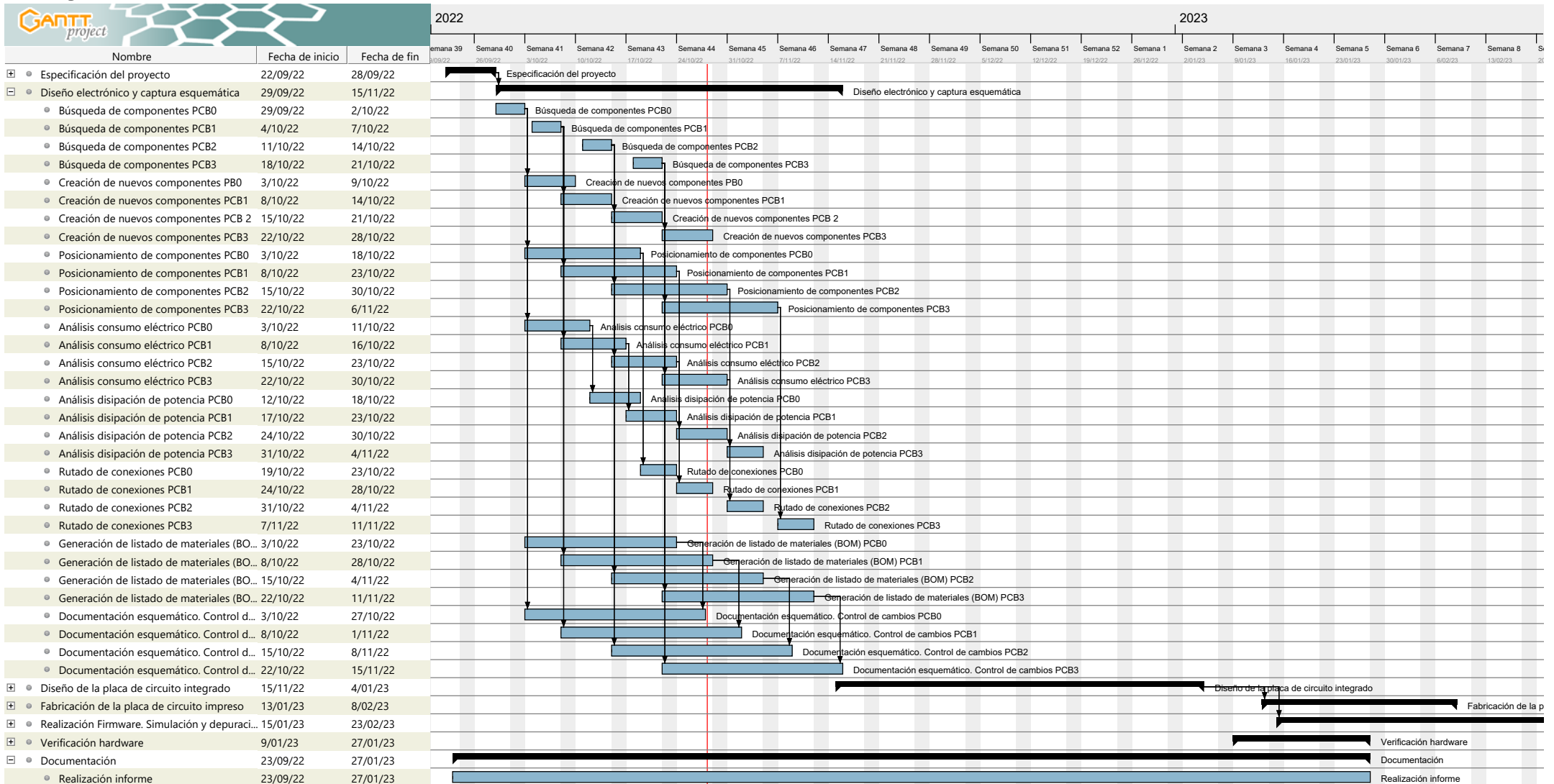
Nombre	Fecha de inicio	Fecha de fin
Planos de masa y otros PCB3	23/12/22	24/12/22
Documentación: acotaciones geométricas PCB0	11/12/22	12/12/22
Documentación: acotaciones geométricas PCB1	16/12/22	17/12/22
Documentación: acotaciones geométricas PCB2	21/12/22	22/12/22
Documentación: acotaciones geométricas PCB3	25/12/22	26/12/22
Rutado de conexiones PCB0	13/12/22	17/12/22
Rutado de conexiones PCB1	18/12/22	22/12/22
Rutado de conexiones PCB2	23/12/22	27/12/22
Rutado de conexiones PCB3	27/12/22	31/12/22
Documentación: serigrafía. Control de cambios PCB0	18/12/22	19/12/22
Documentación: serigrafía. Control de cambios PCB1	23/12/22	24/12/22
Documentación: serigrafía. Control de cambios PCB2	28/12/22	29/12/22
Documentación: serigrafía. Control de cambios PCB3	1/01/23	2/01/23
Generación de ficheros para el fabricante (gerber) PCB0	20/12/22	21/12/22
Generación de ficheros para el fabricante (gerber) PCB1	25/12/22	26/12/22
Generación de ficheros para el fabricante (gerber) PCB2	30/12/22	31/12/22
Generación de ficheros para el fabricante (gerber) PCB3	3/01/23	4/01/23
Fabricación de la placa de circuito impreso	13/01/23	8/02/23
Envío al fabricante	13/01/23	28/01/23
Recepción y revisión	29/01/23	30/01/23
Montaje de componentes	31/01/23	8/02/23
Realización Firmware. Simulación y depuración	15/01/23	23/02/23
Control de elementos hardware: drivers	15/01/23	16/02/23
Verificación	15/01/23	16/02/23
Programa principal. Especificaciones	17/02/23	23/02/23
Documentación firmware. Control de cambios	15/01/23	23/02/23

Tarea

Nombre	Fecha de inicio	Fecha de fin
Verificación hardware	9/01/23	27/01/23
Verificación inicial	9/01/23	9/01/23
Verificación firmware	10/01/23	19/01/23
Resolución de problemas	10/01/23	19/01/23
Análisis de prestaciones	10/01/23	20/01/23
Montaje final. Piezas mecánicas	21/01/23	27/01/23
Documentación	23/09/22	27/01/23
Realización informe	23/09/22	27/01/23

Recursos

Nombre	Función
Óscar Martín	Encargado del proyecto
Rubén Serrano	Encargado del proyecto
Pablo Villacorta	Encargado del proyecto
Andrés Martín	Encargado del proyecto



## Diagrama de recursos

