

Datalogger for IoT

ETSIT UVA

25 ene. 2023

<https://www.tel.uva.es/>

Encargado del proyecto	Óscar Martín, Rubén Serrano, Pablo Villacorta, Andrés Martín
Fechas de inicio y fin del proyecto	22 sept. 2022 - 26 ene. 2023
Progreso	0%
Tarea	90
Recursos	4

El proyecto consiste en el diseño, fabricación, programación y verificación de un Datalogger for IoT

Tarea

2

Nombre	Fecha de inicio	Fecha de fin
Especificación del proyecto	22/9/22	28/9/22
Estudio sistema	22/9/22	24/9/22
Definición de objetivos	22/9/22	28/9/22
Diseño electrónico y captura esquemática	29/9/22	27/11/22
Búsqueda de componentes PCB0	29/9/22	29/9/22
Búsqueda de componentes PCB1	2/10/22	2/10/22
Búsqueda de componentes PCB2	27/10/22	29/10/22
Búsqueda de componentes PCB3	3/11/22	9/11/22
Creación de nuevos componentes PB0	30/9/22	30/9/22
Creación de nuevos componentes PCB1	3/10/22	3/10/22
Creación de nuevos componentes PCB 2	27/10/22	29/10/22
Creación de nuevos componentes PCB3	3/11/22	9/11/22
Posicionamiento de componentes PCB0	30/9/22	5/10/22
Posicionamiento de componentes PCB1	3/10/22	5/10/22
Posicionamiento de componentes PCB2	30/10/22	10/11/22
Posicionamiento de componentes PCB3	3/11/22	10/11/22
Análisis consumo eléctrico PCB0	18/10/22	19/10/22
Análisis consumo eléctrico PCB1	5/11/22	5/11/22
Análisis consumo eléctrico PCB2	5/11/22	5/11/22
Análisis consumo eléctrico PCB3	27/11/22	27/11/22
Análisis disipación de potencia PCB0	20/10/22	21/10/22
Análisis disipación de potencia PCB1	5/11/22	5/11/22
Análisis disipación de potencia PCB2	6/11/22	12/11/22
Análisis disipación de potencia PCB3	27/11/22	27/11/22
Rutado de conexiones PCB0	6/10/22	11/10/22
Rutado de conexiones PCB1	6/10/22	8/10/22
Rutado de conexiones PCB2	3/11/22	10/11/22
Rutado de conexiones PCB3	11/11/22	27/11/22
Generación de listado de materiales (BOM) PCB0	4/10/22	20/10/22
Generación de listado de materiales (BOM) PCB1	18/10/22	20/10/22
Generación de listado de materiales (BOM) PCB2	11/11/22	11/11/22
Generación de listado de materiales (BOM) PCB3	14/11/22	27/11/22
Documentación esquemático. Control de cambios PCB0	5/10/22	21/10/22
Documentación esquemático. Control de cambios PCB1	12/10/22	5/11/22
Documentación esquemático. Control de cambios PCB2	6/11/22	11/11/22
Documentación esquemático. Control de cambios PCB3	10/11/22	27/11/22
Diseño de la placa de circuito integrado	5/10/22	27/11/22
Creación de huellas de nuevos componentes PCB0	5/10/22	13/10/22
Creación de huellas de nuevos componentes PCB1	11/10/22	13/10/22

Tarea

3

Nombre	Fecha de inicio	Fecha de fin
Creación de huellas de nuevos componentes PCB2	27/10/22	10/11/22
Creación de huellas de nuevos componentes PCB3	8/11/22	10/11/22
Posicionado de componentes PCB0	6/10/22	6/10/22
Posicionado de componentes PCB1	11/10/22	11/10/22
Posicionado de componentes PCB2	27/10/22	10/11/22
Posicionado de componentes PCB3	8/11/22	10/11/22
Definición de borde y zonas de conectores PCB0	6/10/22	6/10/22
Definición de borde y zonas de conectores PCB1	11/10/22	11/10/22
Definición de borde y zonas de conectores PCB2	27/10/22	29/10/22
Definición de borde y zonas de conectores PCB3	8/11/22	10/11/22
Planos de disipación térmica PCB0	6/10/22	6/10/22
Planos de disipación térmica PCB1	11/10/22	11/10/22
Planos de disipación térmica PCB2	27/10/22	28/10/22
Planos de disipación térmica PCB3	8/11/22	10/11/22
Planos de masa y otros PCB0	6/10/22	6/10/22
Planos de masa y otros PCB1	11/10/22	11/10/22
Planos de masa y otros PCB2	27/10/22	28/10/22
Planos de masa y otros PCB3	8/11/22	10/11/22
Documentación: acotaciones geométricas PCB0	6/10/22	6/10/22
Documentación: acotaciones geométricas PCB1	11/10/22	11/10/22
Documentación: acotaciones geométricas PCB2	27/10/22	28/10/22
Documentación: acotaciones geométricas PCB3	11/11/22	12/11/22
Rutado de conexiones PCB0	7/10/22	13/10/22
Rutado de conexiones PCB1	11/10/22	14/10/22
Rutado de conexiones PCB2	27/10/22	10/11/22
Rutado de conexiones PCB3	13/11/22	24/11/22
Documentación: serigrafía. Control de cambios PCB0	7/10/22	8/10/22
Documentación: serigrafía. Control de cambios PCB1	11/10/22	11/10/22
Documentación: serigrafía. Control de cambios PCB2	11/11/22	12/11/22
Documentación: serigrafía. Control de cambios PCB3	25/11/22	25/11/22
Generación de ficheros para el fabricante (gerber) PCB0	14/10/22	15/10/22
Generación de ficheros para el fabricante (gerber) PCB1	12/10/22	12/10/22
Generación de ficheros para el fabricante (gerber) PCB2	13/11/22	14/11/22
Generación de ficheros para el fabricante (gerber) PCB3	26/11/22	27/11/22
Fabricación de la placa de circuito impreso	30/11/22	23/12/22
Envío al fabricante	30/11/22	7/12/22
Recepción y revisión	8/12/22	9/12/22
Montaje de componentes	10/12/22	23/12/22
Realización Firmware. Simulación y depuración	29/11/22	25/1/23

Tarea

4

Nombre	Fecha de inicio	Fecha de fin
Control de elementos hardware: drivers	29/11/22	5/12/22
Verificación	2/12/22	5/12/22
Programa principal. Especificaciones	2/12/22	25/1/23
Documentación firmware. Control de cambios	16/1/23	25/1/23
Verificación hardware	6/12/22	16/1/23
Verificación inicial	6/12/22	6/12/22
Verificación firmware	16/12/22	19/12/22
Resolución de problemas	20/12/22	16/1/23
Análisis de prestaciones	7/12/22	17/12/22
Montaje final. Piezas mecánicas	18/12/22	24/12/22
Documentación	23/9/22	25/1/23
Realización informe	23/9/22	25/1/23

Recursos

5

Nombre	Función
Óscar Martín	Encargado del proyecto
Rubén Serrano	Encargado del proyecto
Pablo Villacorta	Encargado del proyecto
Andrés Martín	Encargado del proyecto

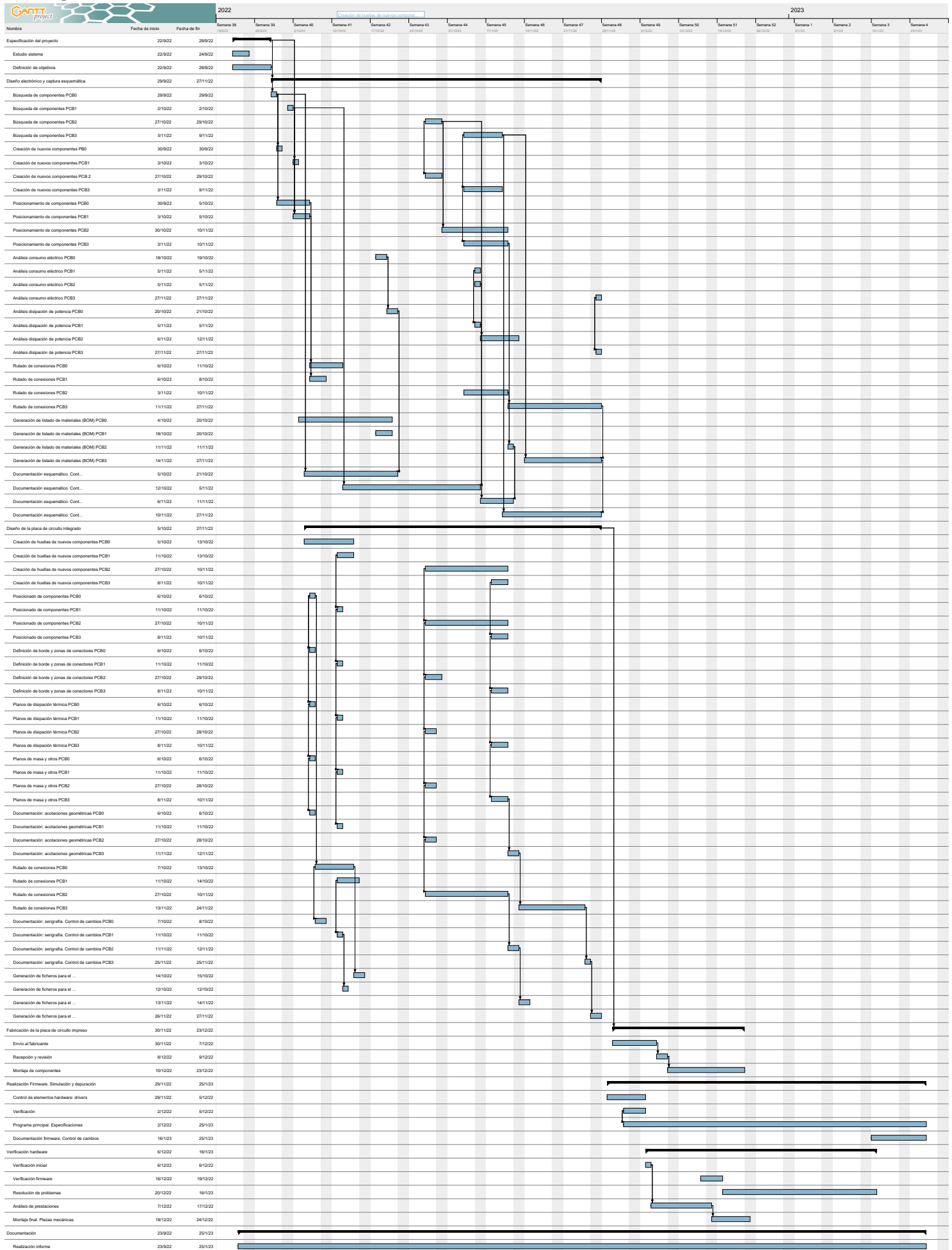


Diagrama de recursos

